

รายงานปฏิบัติการที่ 1

เรื่อง ลอจิกเกตชนิดทีทีแอนด์(TTL Logic Gate)

เสนอ

ผู้ช่วยศาสตราจารย์ ดร.อัศรพันธ์ วงศ์กังแห

จัดทำโดย

กลุ่มที่ 15

นาย ชนก ว่องถิ่นป่า	57363795
---------------------	----------

นาย ชวกร พรหมวัง	57363801
------------------	----------

นาย ชัยวัฒน์ อินทร์ประสิทธิ์	57363818
------------------------------	----------

คณะวิศวกรรมศาสตร์

สาขา วิศวกรรมคอมพิวเตอร์

รายงานนี้เป็นส่วนหนึ่งของวิชา 303213

Digital Logic

มหาวิทยาลัยนเรศวร

ภาคเรียนที่ 1 ปีการศึกษา 2558

คำนำ

รายงานเล่มนี้เป็นส่วนหนึ่งของรายวิชาตรรกศาสตร์ดิจิทัล (Digital Logic) ชั้นปีที่ 2 จัดทำขึ้นเพื่อให้ได้ศึกษาหาความรู้ในการปฏิบัติการทดลองเรื่อง ลอจิกเกตชนิดทีทีแอล ศึกษาการทำงานและคุณลักษณะของลอจิกเกตแบบทีทีแอล

ผู้จัดทำหวังว่า รายงานฉบับนี้จะเป็นประโยชน์ต่อผู้ที่กำลังศึกษาข้อมูลและการทำงานของลอจิกเกตชนิดทีทีแอล หากมีข้อแนะนำหรือผิดพลาดประการใด ผู้จัดทำขออภัยมา ณ ที่นี้ด้วย

คณะผู้จัดทำ

สารบัญ

เรื่อง	หน้า
เอกสารที่เกี่ยวข้อง	1
ผลการทดลอง	5
วงจรการทดลองที่ 1 แอนต์เกต	5
วงจรการทดลองที่ 2 ออร์เกต	6
วงจรการทดลองที่ 3 นอร์เกต	7
วงจรการทดลองที่ 4 แนนค์เกต	8
วงจรการทดลองที่ 5 นอตเกต	9
วงจรการทดลองที่ 6 เอกซ์คลูซีฟออร์เกต	10
วงจรการทดลองที่ 7 วงจรรวมชนิดทีทีแอล	11
วิเคราะห์ผลการทดลอง	12
สรุปผลการทดลอง	13
คำถามท้ายการทดลอง	14
เอกสารอ้างอิง	16