

1.....1111
1.....1110

0.....0110
0.....0101
0.....0100
0.....0011
0.....0010
0.....0001
0.....0000

Adressbus
16 Bit

00000011

Haupt-
speicher

10011010

01100111

Datenbus
8 Bit

0.....0100

Speicheradressregister

0.....0100

Befehlszählregister

CPU

01100111

Speicher-
inhaltsreg.

01100111

Befehlsreg.

00001101

Akkumulator

11111111

Register H

11111110

Register L