

Fazer a máquina de Estados para uma cache WRITE THROUGH sem alocação. No caso de leitura com o dado na cache, lê apenas da cache, no caso de falha na leitura, Lê o bloco da memória para cache. No caso de acerto na escrita, escreverá na cache e na RAM, não existe bit de validade. No caso de falha na escrita, irá escrever somente na RAM e não buscará o dado para cache. O sinal WrRd (cuidado com maiusculo e minusculo) controla a escrita e leitura. Se WrRd=0 é leitura e se for WrRd=1 será escrita.