

Cod de Op	Operando	Descripción
1	RXY	CARGAR el registro R con el patrón de bits que está en la celda de memoria cuya dirección es XY. <b>Ejemplo:</b> 13B7 se coloca en el registro 3 el contenido de la celda de memoria ubicada en la dirección B7
2	RXY	CARGAR el registro R con el patrón de bits XY. <b>Ejemplo:</b> 2FE0 se coloca el valor E0 en el registro F
3	RXY	ALMACENAR el patrón de bits que está en el registro R en la celda de memoria cuya dirección es XY. <b>Ejemplo:</b> 3B91 se coloca el contenido del registro B en la celda de memoria cuya dirección es 91.
4	ORS	MOVER el patrón de bits que está en el registro R al registro S. <b>Ejemplo:</b> 4079 haría que el contenido del registro 7 se copia en el registro 9
5	RST	SUMAR los patrones de bits de los registros S y T como si fueran representaciones en complemento a 2 y dejar el resultado en R. <b>Ejemplo:</b> 5726 haría que se sumaran los valores binarios que están en los registros 2 y 6 y se colocara la suma en el registro 7
6	RST	SUMAR los patrones de bits de los registros S y T como si fueran representaciones en punto flotante y dejar el resultado en R. <b>Ejemplo:</b> 634E haría que se sumaran los valores binarios que están en los registros 4 y E y se colocara la suma en el registro 3
7	RST	O (OR) de los patrones de bits de los registros S y T colocando el resultado en el registro R. <b>Ejemplo:</b> 7CB4 haría que el resultado de aplicar OR a los contenidos de los registros B y 4 se colocara en el registro C
8	RST	Y (AND) de los patrones de bits de los registros S y T colocando el resultado en el registro R. <b>Ejemplo:</b> 8045 haría que el resultado de aplicar AND a los contenidos de los registros 4 y 5 se colocara en el registro 0
9	RST	OR EXCLUSIVO (XOR) de los patrones de bits de los registros S y T colocando el resultado en el registro R. <b>Ejemplo:</b> 95F3 haría que el resultado de aplicar XOR a los contenidos de los registros F y 3 se colocara en el registro 5
A	R0X	ROTAR: el patrón de bits del registro R un bit a la derecha X veces. En cada ocasión, colocar en el extremo alto el bit que estaba en el extremo bajo. <b>Ejemplo.</b> A403 haría que se rotara el contenido de R4 tres bits a la derecha de manera circular
B	RXY	SALTAR a la instrucción situada en la celda de memoria cuya dirección es XY si el patrón de bits del registro R es igual al patrón de bits del registro número 0. <b>Ejemplo:</b> BA3C compararía primero el contenido del registro RA con el registro R0. Si los dos fueran iguales, la secuencia de ejecución se alteraría de modo que la siguiente instrucción ejecutada fuera la que se encuentra en la dirección de memoria 3C. Si no, la ejecución del programa continuaría en la secuencia normal.
C	000	PARAR: la ejecución. <b>Ejemplo:</b> C000 hace que se detenga la ejecución del programa

### Un Lenguaje de Máquina Representativo

Fuente: "Introducción a las Ciencias de la Computación" - 4° Edición.

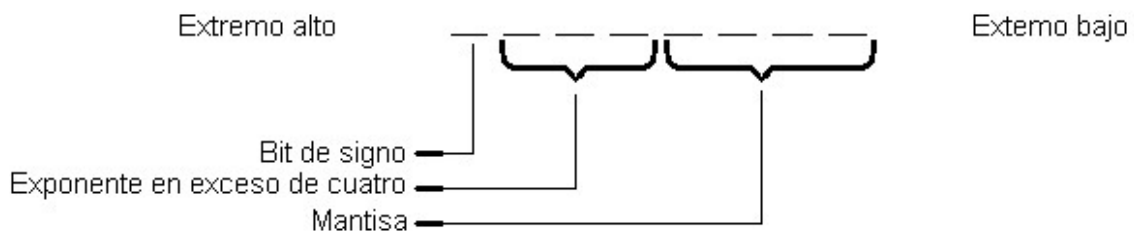
Brookshear, J. Glen - Editorial: Pearson ISBN: 201653591

### Arquitectura de la Máquina

La máquina tiene 16 registros de propósito general designados de R0 a R15 (o R0 a RF en hexadecimal). Cada registro tiene un byte (8 bits) de longitud. Para identificar los registros dentro de las Instrucciones, se asigna a cada uno un patrón único de cuatro bits que representa su número de registro. Así, R0 se identifica con 0000 (0 hexadecimal), R1 se identifica con 0001 (1 hexadecimal) y R15 se identifica con 1111 (F hexadecimal).

La memoria principal consta de 256 celdas. Cada celda contiene 8 bits (o un byte) de datos. Como hay 256 celdas en la memoria, a cada celda se le asigna una dirección única que consiste en un entero entre 0 y 255. Por lo tanto, cualquier dirección se puede representar con un patrón de ocho bits entre 00000000 y 11111111 (o u valor hexadecimal entre 00 y FF).

Se supone que los valores de punto flotante se almacenan en el formato que se muestra a continuación.



Cada instrucción de la máquina tiene 2 bytes de longitud. Los primeros cuatro bits Consisten en el código de operación; los últimos 12 bits constituyen el campo del operando. La tabla que sigue es una lista de las instrucciones en notación hexadecimal junto con una descripción breve de cada una. Se utilizan las letras R, S y T en lugar de dígitos hexadecimales en los campos que representan un identificador de registro que varía dependiendo de la aplicación específica de la instrucción. Las letras X e Y se usan en vez de dígitos hexadecimales en los campos variables que no representan registros.

### Ejercicios

1. Sume los contenidos de las posiciones de memoria CA y FE como enteros, dejando el resultado en la dirección 79.
2. Detecte si el contenido de la dirección 79 es positivo. En caso afirmativo deje en ese lugar el complemento a la base, en caso contrario deje menos uno (-1).
3. Multiplique los contenidos de las posiciones de memoria CA y FE como enteros, dejando el resultado en la dirección 79.
4. Detecte si el contenido de la dirección 79 es -85. En caso afirmativo deje en ese lugar el bit 4 en uno, en caso contrario el bit 4 en cero; sin modificar los bits restantes.
5. Cuente la cantidad de unos que tiene el byte de la posición de memoria 79, dejando el resultado en CA.
6. Detecte si el contenido de la dirección 79 tiene el bit 5 en uno y el bit 4 en cero. En caso afirmativo deje en esa dirección el complemento a la base del número, en caso contrario deje el bit 1 en uno y el bit 6 en cero sin modificar los bits restantes.
7. El puerto de un dispositivo de E/S que está en la dirección CA recibe el bit 1 y el 3. Si están en cero envíe un 1 por el bit 7. Si están en 1 envíe un 0 por el bit 6. En los demás casos envíe un 0 por el bit 5 y un 1 por el bit 4 sin modificar los bits restantes.