

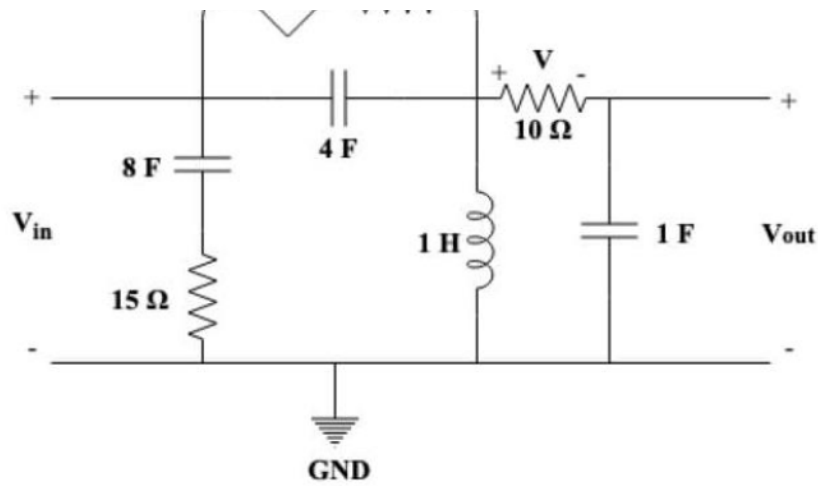
آرش. یادگاری	
یکشنبه، ۳ بهمن ۱۴۰۰، ۹:۰۰ صبح	شروع
پایان یافته	وضعیت
یکشنبه، ۳ بهمن ۱۴۰۰، ۱۲:۰۰ عصر	پایان
۲ ساعت ۵۹ دقیقه	زمان صرف شده
هنوز نمره‌دهی نشده	نمره



سوال ۱

کامل

نمره از ۱۴.۰۰



۹۹۱۰۵۸۱۵_۲.jpg

تاریخچه پاسخ‌ها

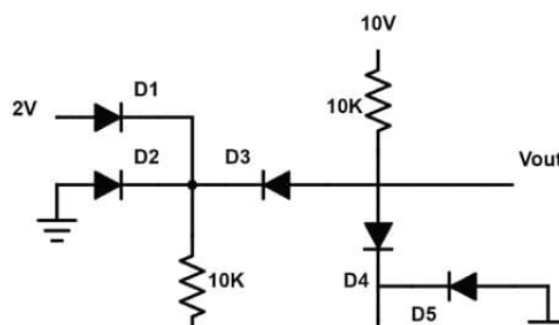
ردیف	زمان	عمل	وضعیت	نمره
۱.	۰۹:۰۰:۰۰/۱۱/۳	شروع شد	هنوز پاسخ داده نشده است	
۲.	۱۱:۳۹:۰۰/۱۱/۳	ذخیره شد: ۹۹۱۰۵۸۱۵_۲.jpg Attachments: (۶۰ کیلوبایت)	پاسخ ذخیره شد	
۳	۱۲:۰۰:۰۰/۱۱/۳	تلاش به پایان رسید	کامل	

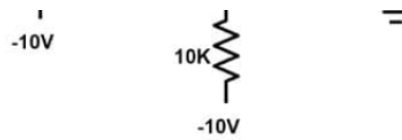
سوال ۳

کامل

نمره از ۱۲.۰۰

۳- مقدار ولتاژ خروجی و جریان‌های گذرنده از دیودهای D_1 و D_2 را بیابید. (دیودها ایده‌آل هستند)





[photo_۲۰۲۲-۰۱-۲۳_۱۱-۵۷-۳۴.jpg](#)

[photo_۲۰۲۲-۰۱-۲۳_۱۱-۵۶-۵۲.jpg](#)

تاریخچه پاسخ‌ها

نمره	وضعیت	عمل	زمان	قدم
	هنوز پاسخ داده نشده است	شروع شد	۰۵/۱۱/۳ ۰۹:۰۰	۱
	پاسخ ذخیره شد	ذخیره شد: photo_۲۰۲۲-۰۱-۲۳_۱۱-۵۷-۳۴.jpg photo_۲۰۲۲-۰۱-۲۳_۱۱-۵۶-۵۲.jpg (۴۵۰۹ کیلوبایت)	۰۵/۱۱/۳ ۱۱:۵۸	۲
	کامل	تلاش به پایان رسید	۰۵/۱۱/۳ ۱۲:۰۰	۳

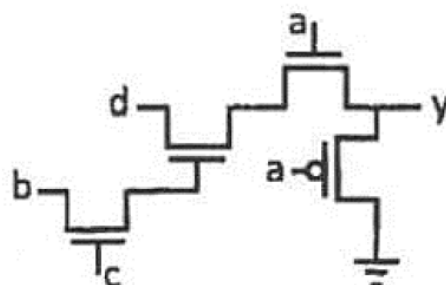


سوال ۴

کامل

نمره از ۸.۰۰

۴- با فرض آنکه $|V_{tn}| = |V_{tp}| = V_t$ است، حداقل و حداکثر ولتاژ ممکن در خروجی چقدر است؟
(دامنه تغییر ورودی ها $(0, V_{DD})$ است)



تاریخچه پاسخ‌ها				
ردیف	زمان	عمل	وضعیت	نمره
۱.	۰۹:۰۰:۰۵/۱۱/۳	شروع شد	هنوز پاسخ داده نشده است	
۲.	۱۱:۴۶:۰۵/۱۱/۳	ذخیره شد: Attachments: ۴_۹۹۱۰۵۸۱۵.jpg (۴۰۸ کیلوبایت)	پاسخ ذخیره شد	
۳	۱۲:۰۰:۰۵/۱۱/۳	تلاش به پایان رسید	کامل	

نمبره از ۱۲۰۰۰

تاریخچه پاسخ‌ها				
قدم	زمان	عمل	وضعیت	نمره
۱.	۰۹:۰۰، ۰۵/۱۱/۳	شروع شد	هنوز پاسخ داده نشده است	<div> <div>↩</div> </div>
۲	۱۱:۴۰، ۰۵/۱۱/۳	ذخیره شد: Attachments: ۵_۹۹۱۰۵۸۱۵.jpg (۵۴.۴ کیلوبایت)	پاسخ ذخیره شد	
۳	۱۲:۰۰، ۰۵/۱۱/۳	تلاش به پایان رسید	کامل	

سؤال ٦

کامل

نمره از ۱۴.۰۰

۶- تابع $F = A'B'C' + A'B'C + AB'C' + AB'C + ABC'$ را با حداقل تعداد ترانزیستور در منطق

CMOS و Transmission Gate پیاده سازی کنید

تاریخچه پاسخ‌ها

قدم	زمان	عمل	وضعیت	نمره
۱.	۰۹:۰۰، ۰/۱۱/۳	شروع شد	هنوز پاسخ داده نشده است	
۲.	۱۱:۴۱، ۰/۱۱/۳	ذخیره شد: ۶_۹۹۱۰۵۸۱۵.jpg Attachments: (۶۰۲ کیلوبایت)	پاسخ ذخیره شد	
۳.	۱۱:۴۳، ۰/۱۱/۳	ذخیره شد: ۶_۹۹۱۰۵۸۱۵.jpg Attachments: (۴۷۰ کیلوبایت)	پاسخ ذخیره شد	
۴.	۱۲:۰۰، ۰/۱۱/۳	تلاش به پایان رسید	کامل	

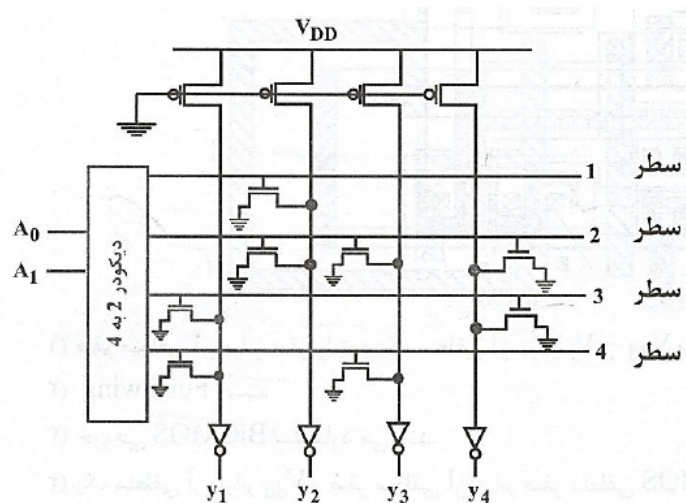


سؤال ۷

پاسخ داده نشده

نمره از ۱۰.۰۰

۷- در مدار ROM شکل زیر به سائز 64×8 ، تعداد صفرهای نوشته شده در حافظه n_0 و تعداد یک‌ها برابر n_1 است به طوری که $n_1 = 3n_0$. مشخص کنید در سطرهای اول و دوم این حافظه چه کلماتی نوشته شده است.



تاریخچه پاسخ‌ها

قدم	زمان	عمل	وضعیت	نمره
۱.	۰۹:۰۰، ۰/۱۱/۳	شروع شد	هنوز پاسخ داده نشده است	
۲	۱۲:۰۰، ۰/۱۱/۳	تلاش به پایان رسید	پاسخ داده نشده	

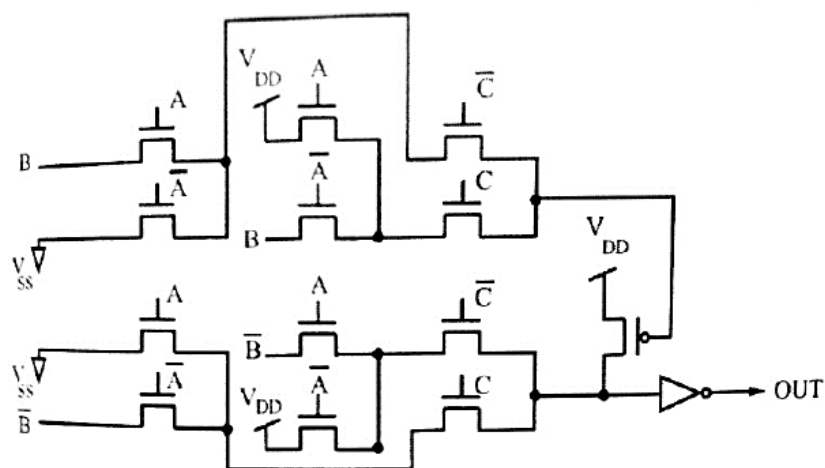


سوال ۸

کامل

نمره از ۸.۰۰

۸- تابع خروجی مدار روبورو را بدست آورید.



[۹۹۱۰۵۸۱۵_۸.jpg](#)

تاریخچه پاسخ‌ها

قدم	زمان	عمل	وضعیت	نمره
-----	------	-----	-------	------

۱.	۰۹:۰۰،۰/۱۱/۳	شروع شد	هنوز پاسخ داده نشده است
۲.	۱۱:۴۲،۰/۱۱/۳	ذخیره شد: Attachments: ۸_۹۹۱۰۵۸۱۵.jpg (۰.۲ کیلوبایت)	پاسخ ذخیره شد
۳	۱۲:۰۰،۰/۱۱/۳	تلاش به پایان رسید	کامل



تمرین ششم ▶

رفتن به...

آزمون میاتنرم ◀

