

مهلت ارسال: ساعت ۲۳ روز شنبه ۷ خرداد ۱۴۰۱

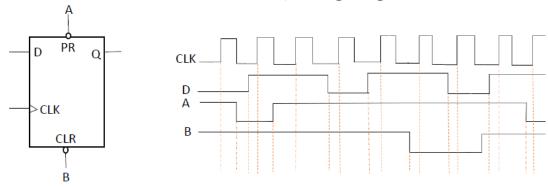
تمرین شش

به موارد زیر توجه کنید:

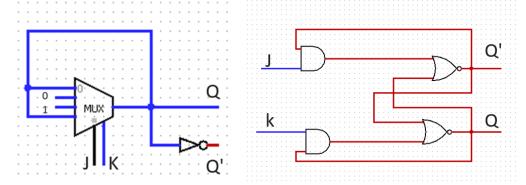
- ۱- حتما نام و شماره دانشجویی خود را روی پاسخنامه بنویسید.
- ۲- در حل سوالات به نوشتن جواب آخر اکتفا نکنید. همه مراحل میانی را هم بنویسید.
- ۳- کل پاسخ تمرینات را در قالب یک فایل pdf با شماره دانشجویی خود نام گذاری کرده در سامانه CW بار گذاری کنید.
 - ۴- در صورت مشاهده هر گونه مشابهت نامتعارف هر دو (یا چند) نفر کل نمره این تمرین را از دست خواهند داد.
 - ۵- هر ساعت تاخیر در ارسال تمرین ۲درصد از نمره آن را کم خواهد کرد و حداکثر تاخیر مجاز ۲۴ ساعت است.

سوالات:

۱- (۲ نمره) با توجه به شکل زیر نمودار زمانی خروجی Q را رسم کنید.



۲- (۳ نمره) با رسم جدول درستی توضیح دهید هر کدام از مدارهای شکل زیر می تواند JK-latch باشد یا خیر.



- ۳- (۲ نمره) با استفاده از یک D-FF و یک مالتی پلکسر ۱×۲ یک JK-FF بسازید.
- ۴- (* نمره) یک مدار ترتیبی دارای دو فلیپ فلاپ * و * از نوع * و دو ورودی * و * و یک خروجی به نام * است. معادلات ورودی فلیپ فلاپ ها نیز به شرح زیر است.

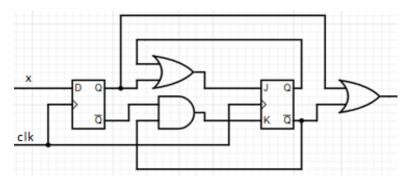
$$D_A = x'.y + x.A$$

$$D_B = x.A + x'B$$

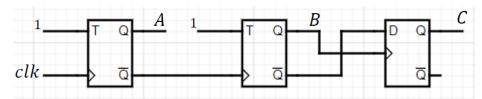
E = B

مدار آن را با استفاده از گیتهای مورد نیاز رسم کرده و جدول حالت و نمودار حالت آن را به دست آورید.

 $(-4)^{-1}$ نمره) جدول حالت و نمودار حالت مدار زیر را رسم کنید. (مقادیر $(-4)^{-1}$ و $(-4)^{-1}$ را هم در جدول خود نشان دهید.)



۶- (۲ نمره) اگر حالت ابتدایی مدار ABC=000 باشد، حالات مدار را برای ۶ پالس ساعت بعد رسم کنید.



۷- (۳ نمره) جدول حالت زير را تا حد ممكن ساده كنيد.

Present state	Next state		Output
	w = 0	w = 1	Z
Α	В	С	1
В	D	F	1
C	F	E	0
D	В	G	1
E	F	C	0
F	Е	D	0
G	F	G	0