

مهلت ارسال: ساعت ۲۴ سهشنبه ۱۹ دی

پاسخنامه تمرین هشت

به موارد زیر توجه کنید:

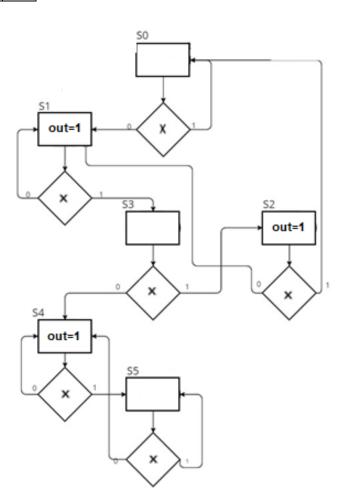
- ۱- حتما نام و شماره دانشجویی خود را روی پاسخنامه بنویسید.
- ۲- در حل سوالات به نوشتن جواب آخر اکتفا نکنید. همه مراحل میانی را هم بنویسید.
- ۳- کل پاسخ تمرینات را در قالب یک فایل pdf با شماره دانشجویی خود نام گذاری کرده در سامانه CW بارگذاری کنید.
 - ۴- در صورت مشاهده هر گونه مشابهت نامتعارف هر دو (یا چند) نفر <mark>کل نمره</mark> این تمرین را از دست خواهند داد.

سوالات:

ASM Chart .ویک خروجی out و یک خروجی x و یک خروجی ادم ادم ایرید که در آن یک ورودی x و یک خروجی out داریم. ادم ادم ادم ایرید که در آن یک ورودی x و یک خروجی ادم ادر ارسم کنید و مدار را با روش کدگذاری one-hot به مدار تبدیل کنید.

Current	Next	04		
state (Q)	x=0	x=1	out	
000	001	000	0	
001	001	011	1	
010	001	000	1	
011	100	010	0	
100	100	101	1	
101	100	101	0	

پاسخ:



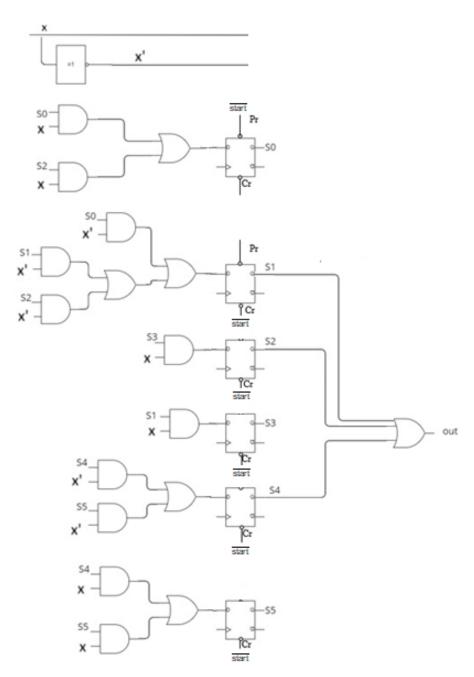
در ادامه برای رسم مدار با روش one-hot از ۶ فلیپفلاپ با نامهای S0 تا S5 استفاده می کنیم که خروجی هر کدام نشان دهندهٔ یکی از حالتهای مدار است. روابط زیر را مستقیما از روی ASM Chart می نویسیم.

$$S_0 = S_0. x + S_2. x S_1 = S_0. x' + S_1. x' + S_2. x'$$

$$S_2 = S_3. x S_3 = S_1. x$$

$$S_4 = S_3. x' + S_4. x' + S_5x' S_5 = S_4. x + S_5. x$$

$$Out = S_1 + S_2 + S_4$$



۲- (۱۵ نمره) نمودار حالت ماشین Mealy را برای شناسایی دو الگوی 100 و 0010 با همپوشانی مجاز را رسم کنید و با استفاده از ساده ترین PLA بسازید.

در شکل زیر حالتهای مختلفی که بر اساس رشته ورودی میتوانیم در آن قرار بگیریم داده شده است. برای حالت های مختلف داریم:

Start: این همان حالت شروع مدار است که فعلا هیچ ورودی دریافت نشده است.

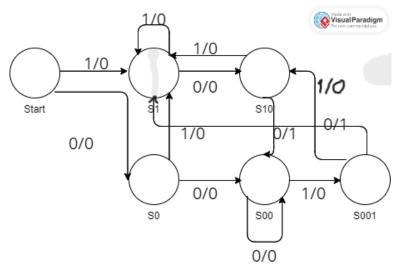
S1: یک بیت صحیح دریافت شده است (۱).

S10: دو بیت صحیح دریافت شده است (۱۰).

S0: یک بیت صحیح دریافت شد. (۰)

S00: دو بیت صحیح دریافت شده است (۰۰).

S001: سه بیت صحیح دریافت شده است (۲۰۱).



شش حالت داریم پس برای نمایش آن ۳ بیت نیاز داریم. ورودی را D و خروجی را Y مینامیم.

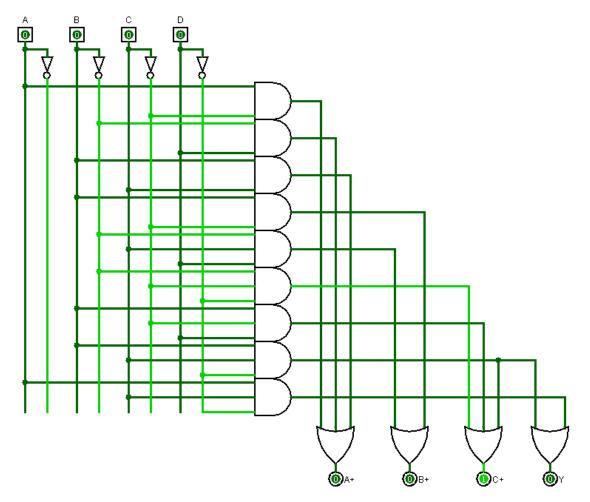
State Name	ABC
Start	000
S0	001
S00	010
S001	011
S1	100
S10	101
Don't Care	110
Don't Care	111

	A	В	C	D	Q2	Q1	Q0	Y
C44	0	0	0	0	0	0	1	0
Start	0	0	0	1	1	0	0	0
CO	0	0	1	0	0	1	0	0
S0	0	0	1	1	1	0	0	0
COO	0	1	0	0	0	1	0	0
S00	0	1	0	1	0	1	1	0
G001	0	1	1	0	1	0	1	1
S001	0	1	1	1	1	0	0	0
C1	1	0	0	0	1	0	1	0
S1	1	0	0	1	1	0	0	0
C10	1	0	1	0	0	1	0	1
S10	1	0	1	1	1	0	0	0
DC	1	1	0	0	X	X	X	X
DC	1	1	0	1	X	X	X	X
DC	1	1	1	0	X	X	X	X
DC	1	1	1	1	X	X	X	X

در ادامه بر اساس جدول بالا، جدول کارنو را برای متغیر های نیمه راست جدول بر حسب متغیر های نیمه چپ جدول رسم می کنیم تا بتوانیم ساده ترین رابطه ممکن را به دست آوریم.

AB	00	01	11	10	AB	00	01	11	10
CD				Т		$\overline{}$			
00	0	0	Х	1	00	0	1	Х	0
01	1	0	х	1	01	0	1	х	0
11	1	1	х	1	11	0	0	x	0
10	0	1	х	0	10	1	0	x	1
A^{+}	+ = <i>A</i>	1 <i>C'</i> +	- Β' Γ) + B	\mathcal{C}	B ⁺ =	: <i>BC'</i>	+ B	'CD'
					•	_			UD
AB					AB		20	, 2	
	00	01	11	10		00	01	11	10
AB					AB				
CD	00	01	11	10	CD	00	01	11	10
CD CD	00 1	01 0	11 x	10 1	CD OO	00	01	11 x	10
O0 01	00 1 0	01 0 1	11 x x	10 1 0	O0 01	00	01 0 0	11 x	10 0 0

حال بر اساس معادلات به دست آمده و با دادن ورودیهای A و B و C و D به D این معادلات را میسازیم. خروجیهای C^+ به ورودی D-FF هایی که برای ساخت مدار استفاده میشوند، وصل میشوند.

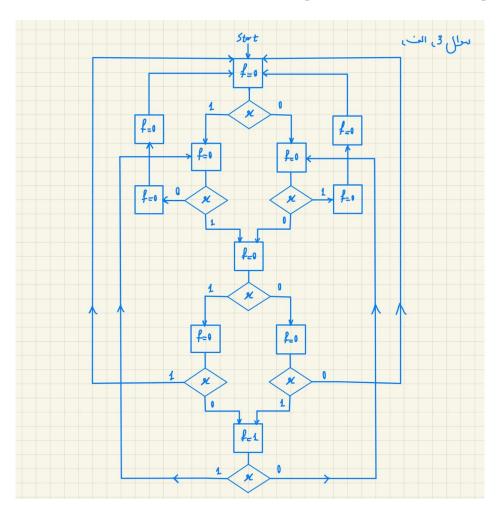


Y-(Y) نمره) فرض کنید شما مدار سنکرون بسیار پیچیدهای پیادهسازی کردید که خروجی X دارد. حال میخواهید مدارتان را به صورت دستی تست کنید و برای این کار خروجی X را به عنوان ورودی تست می گیرید. بدین شکل که هرگاه یکی از Y الگوی Y الگ

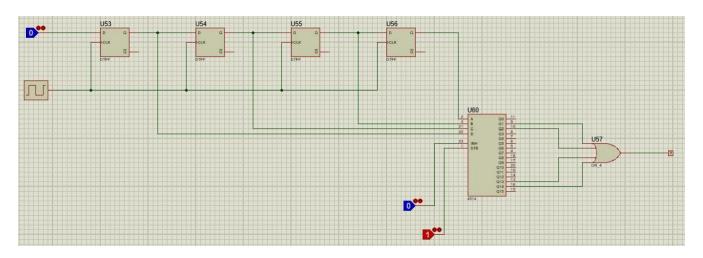
ب- حال فرض کنید که میخواهیم در هر لحظه آمادگی تشخیص الگو را داشته باشیم به طوری که به محض دیدن الگو، آن را تشخیص دهیم. برای نمونه در صورت گرفتن ورودی ۲۰۰۱۱ خروجی ۱ میشود. در چند خط توضیح دهید که با استفاده از چهار عدد D-FF، یک عدد دیکودر ۴ به ۱۶ و یک گیت OR چهار ورودی، آیا میتوان مدار را پیادهسازی کرد؟ آن را رسم کنید.

پاسخ:

الف- ASM Chart را می توانیم به شکل زیر بکشیم. البته دو حالت بالا سمت راست و چپ دو به دو با هم معادلند و می توانیم هنگام ساخت آنها را یکی بگیریم.

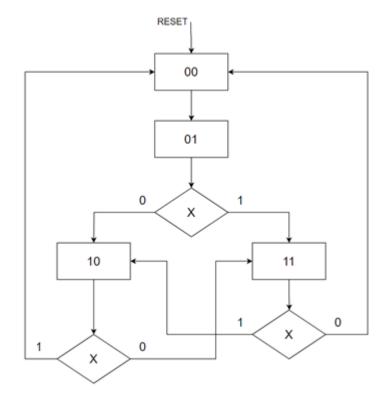


ب- بله امکان پیادهسازی مدار خواسته شده هست و مدار به شکل زیر ساخته می شود.



۴- (۱۵ نمره) یک شمارنده ۲ بیتی در نظر بگیرید که یک ورودی x دارد. اگر x=0 باشد، شمارنده دنباله ۱۵–۱۱-۱۰ را می شمارد و اگر x=1 باشد، دنباله x=1 باشد، دنباله ۱۱–۱۱-۰۰ را می شمارد. ASM Chart مربوط به این مدار را رسم کنید و مدار را به روش دیکودر بسازید.

پاسخ:

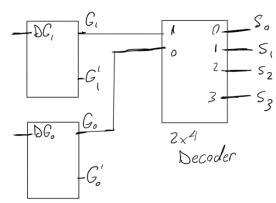


State	Assignment
S_0	00
S_1	01
S_2	10
S_3	11

P.S.	X	N.S.	G_1	G_0
S_0	0	S_1	0	1
S_0	1	S_1 0		1
S_1	0	S_2	1	0
S_1	1	S_3	1	1
S_2	0	S_3	1	1
S_2	1	S_0	0	0
S_3	0	S_0	0	0
S_3	1	S_2	1	0

$$DG_0 = S_0 + S_1 X' + S_2 X$$

$$DG_1 = S_1 + S_2 X + S_3 X'$$

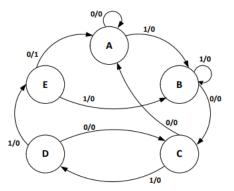


۵- (۱۵ نمره) نمودار حالت زیر مربوط به یک توالی یاب (sequence detector) است. به سوالات پاسخ دهید.

الف- مدار داده شده چه نوع دنبالههایی را تشخیص میدهد؟

ب- این مدار از نوع moore یا mealy است؟

ج- با استفاده از D-FF مدار مربوط به این نمودار حالت را بسازید.



State	Assignment
A	000
В	001
C	010
D	011
E	100

الف - در این نمودار حالت، تا زمانی که ورودی یک باشد، در حالت B هستیم و با ورودی صفر به حالت C میرویم. C میرویم. C حالت C اگر ورودی مدار صفر باشد، به حالت C برمی گردیم و اگر یک باشد به حالت C میرویم. در حالت C این اتفاق منجر به این می شود که تا زمانی که ورودی ها به صورت با ورودی صفر دوباره به حالت C میرویم. که این اتفاق منجر به این می شود که تا زمانی که ورودی ها به صورت C باشد. در حالت C می مانیم. در نتیجه این مدار دنباله هایی مانند C باشد را تشخیص می دهد. باین مدار از نوع Mealy است، زیرا خروجی مدار علاوه بر حالت، به ورودی هم بستگی دارد. C شان می دهیم. بقیه حالات ذکر نشده در جدول را don't care در نظر می گیریم.

Q_2	Q_1	Q_0	X	Output	Q_2^+	$\boldsymbol{Q_1^+}$	$\boldsymbol{Q_0^+}$
0	0	0	0	0	0	0	0
0	0	0	1	0	0	0	1
0	0	1	0	0	0	1	0
0	0	1	1	0	0	0	1
0	1	0	0	0	0	0	0
0	1	0	1	0	0	1	1
0	1	1	0	0	0	1	0
0	1	1	1	0	1	0	0
1	0	0	0	1	0	0	0
1	0	0	1	0	0	0	1



 $Output = Q_2 \mathbf{x}',$



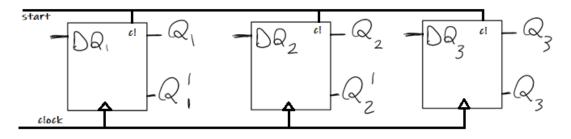
$$Q_2^+ = Q_1 Q_0 X,$$



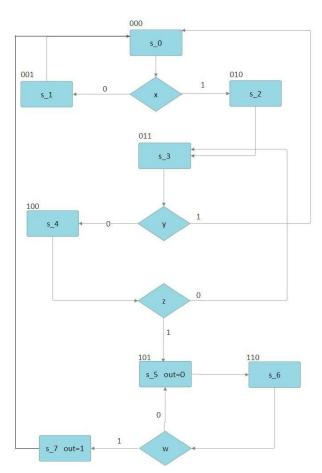
$$Q_0^+ = Q_0' X + Q_1' X$$



 $Q_1^+ = Q_1 Q_0' X,$



۶- (۲۰ نمره) ابتدا نمودار حالت و جدول حالت شکل زیر را رسم کرده و سپس مدار متناظر با آن را به روش مولتی پلکسر بسازید و رسم کنید.



x=0 S1 S7/1 W=1 S6 W=0	\$5/0
$\begin{array}{c ccccccccccccccccccccccccccccccccccc$	z=1

Current State			input	N	ext Sta	te	Output
Q_2	Q_1	Q_0		Q_2^+	Q_1^+	Q_0^+	
0	0	0	x'	0	0	1	0
0	0	0	x	0	1	0	0
0	0	1	-	0	0	0	0
0	1	0	-	0	1	1	0
0	1	1	у	0	0	0	0
0	1	1	y'	1	0	0	0
1	0	0	z'	0	1	1	0
1	0	0	Z	1	0	1	0
1	0	1	-	1	1	0	0
1	1	0	w'	1	0	1	0
1	1	0	w	1	1	1	0
1	1	1	-	0	0	0	1

