

مهلت ارسال: ساعت ۲۴ جمعه ۲۹ دی

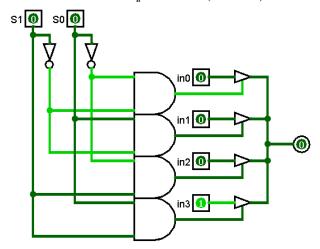
حل تمرین امتیازی

به موارد زیر توجه کنید:

- ۱- حتما نام و شماره دانشجویی خود را روی پاسخنامه بنویسید.
- ۲- در حل سوالات به نوشتن جواب آخر اكتفا نكنيد. همه مراحل مياني را هم بنويسيد.
- ۳- کل پاسخ تمرینات را در قالب یک فایل pdf با شماره دانشجویی خود نام گذاری کرده در سامانه CW بار گذاری کنید.
 - ۴- در صورت مشاهده هر گونه مشابهت نامتعارف هر دو (یا چند) نفر <mark>کل نمره</mark> این تمرین را از دست خواهند داد.

سوالات:

۱- (۵ نمره) مدار داخلی یک مولتی پلکسر چهار به یک را رسم کنید. برای ساخت این مولتی پلکسر فقط از گیتهای NOT و بافرهای سه حالته (tri-state) استفاده کنید.



۲- (۱۰ نمره) میخواهیم برای تشخیص و اصلاح خطای تکبیتی در یک مجموعه دادهٔ ۱۱ بیتی از کد همینگ استفاده کنیم. به این منظور باید چهار بیت توازنِ P1، P2، P1 و P8 را به مجموعهٔ بیتهای اصلی اضافه کنیم. الف- روابط این چهار بیت توازن را بر حسب بیتهای دادهٔ X13، X12، X10، X5، X6، X5، X6، X5، X13، X12، X11، X10، و X15 بنویسید.

ب- با فرض فقط یک بیت خطا، اگر رشتهای با این روش کد شود و به صورت ۱۰۰۰۱۱۱۱۲۰۰۱۰۰ دریافت شود، درست دریافت شده یا خطا دارد؟ توضیح دهید.

	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
P8		D								1					
P4	0	D	D	1	1	1	1	D	D	D	D	D	1	1	1
P1	0	1	1	D	D	1	1	D	D	1	1	D	D	1	1
P0	1	0	1	D	1	D	1	D	1	D	1	D	1	D	1
	D	D	D	D	1	D	1	D	D	1	1	D	1	1	D

$$P_1 = XOR(X_3, X_5, X_7, X_9, X_{11}, X_{13}, X_{15}) = 0$$

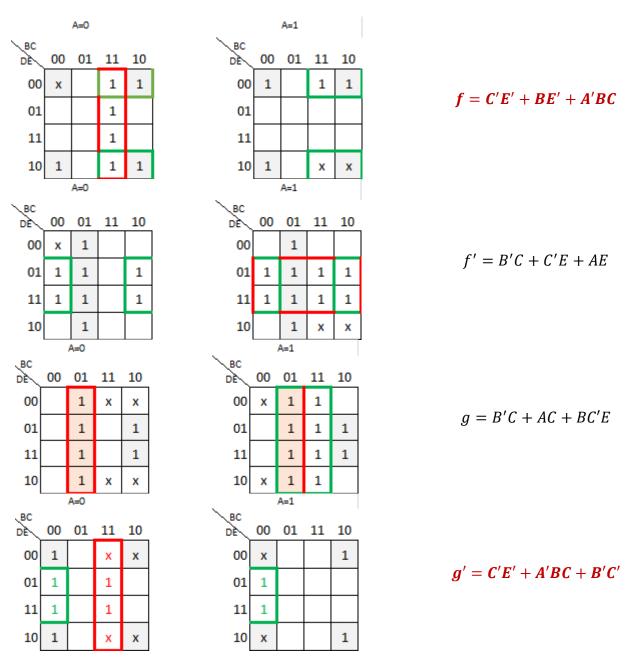
$$P_2 = XOR(X_3, X_6, X_7, X_{10}, X_{11}, X_{14}, X_{15}) = 0$$

$$P_4 = XOR(X_5, X_6, X_7, X_{12}, X_{13}, X_{14}, X_{15}) = 0$$

$$P_8 = XOR(X_9, X_{10}, X_{11}, X_{12}, X_{13}, X_{14}, X_{15}) = 0$$

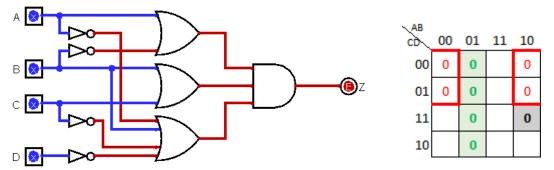
با توجه به این که مقدار هر چهار بیت توازن صفر شده، پس داده بدون خطا دریافت شده است.

۳– (۱۰ نمره) دو تابعِ زیر را در نظر بگیرید و پس از ساده کردن آنها را با سادهترین PLA ممکن بسازید. فرض کنید . XOR گیتهای ROR گیتهای XOR گیتهای به شدهاند که امکان ساخت مکمل توابع موردنظر را فراهم می کنند. $f(A,B,C,D,E) = \sum m(2,8,10,12,13,14,15,16,18,24,28) + d(0,26,30)$ $g(A,B,C,D,E) = \sum m(4,5,6,7,9,11,20,21,22,23,25,27,28,29,30,31) + d(8,10,12,14,16,18)$



با بررسی نتیجه ساده کردن f و g و g' و g' میبینیم که اگر g' و g' را بسازیم، کمترین تعداد گیت AND را نیاز خواهیم داشت که عبارتند از g' و g'

۴- (۱۰ نمره) مخاطرات پنهان را در شکل زیر پیدا کنید و مدار را طوری اصلاح کنید که مخاطرهٔ پنهانی نداشته باشد.



با رسم جدول کارنو می توانیم مواردی را که منجر به مخاطرهٔ پنهان می شود شناسایی کنیم:

$$A = 0$$
, $C = 0$, $D = \times$, $B: 0 \to 1$
 $A = 1$, $B = 0$, $D = 1$, $C: 0 \to 1$

OR برای رفع مخاطره دو کار باید انجام دهیم، m_0 و m_1 را با هم در یک گروه قرار دهیم، که معادل این است که m_1 پایینی را سه ورودی کنیم و جملهٔ A'+B+D' را بسازیم و دیگر این که یک گیت OR برای ساخت جملهٔ A+C به مدار اضافه کنیم.

۵- (۱۵ نمره) با استفاده از تعداد کافی SR-FF یک شمارندهٔ سنکرون مبنای سه بسازید و شکل مدار را رسم کنید. مطمئن شوید شمارندهٔ شما خوداصلاحگر (self-correcting) باشد.

این شمارنده باید ترتیب $0 \to 1 \to 1 \to 0$ را بشمارد. جدول حالت این شمارنده را رسم می کنیم و ورودیهای SR-FF پر می کنیم و سپس آنها را ساده می کنیم.

A	В	A^{\dagger}	\mathcal{B}^{\dagger}	SA	\mathcal{R}_{A}	SB	$\mathcal{R}_{\mathcal{B}}$
D	D	D	1	D	χ	1	D
D	1	1	D	1	D	D	1
1	D	D	D	D	1	D	χ
1	1	χ	χ	Χ	χ	χ	χ

$$S_A = B \implies dc(11) = 1$$

 $R_A = B' \implies dc(11) = 0$
 $S_B = A'B' \implies dc(11) = 0$
 $R_B = B \implies dc(11) = 1$

با توجه به مقادیر dc مدار بعد از حالت ۱۱ به حالت AB=10 میرود بنابراین خوداصلاحگر است.

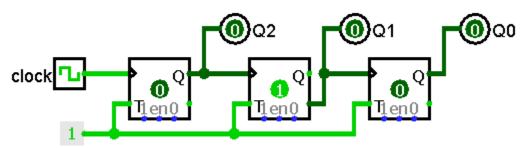
۶- (۱۰ نمره) یک شمارنده ناهمگام (آسنکرون) بسازید که به ترتیب زیر بشمارد. شکل مدار را رسم کنید. $0 \to 6 \to 2 \to 5 \to 1 \to 7 \to 3 \to 4 \to 0$

$$000 \rightarrow 110 \rightarrow 010 \rightarrow 101 \rightarrow 001 \rightarrow 111 \rightarrow 011 \rightarrow 100 \rightarrow 000$$

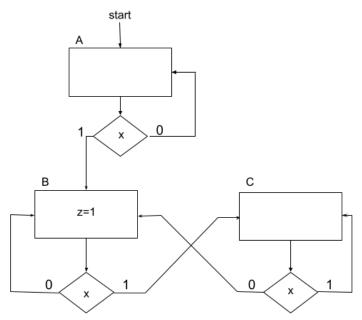
اگر معادل دودویی هر حالت را بنویسیم، میبینیم که بیت پرارزش بین هر دو حالت تغییر میکند، پس باید clock فلیپفلاپ متناظر با بیت پرارزش را به clock اصلی وصل کنیم.

بیت وسط وقتی تغییر وضعیت می دهد که بیت پرارزش از صفر به یک تبدیل می شود، بنابراین clock فلیپ فلاپ متناظر با بیت وسطی باید به خروجی فلیپ فلاپ بیت پرارزش وصل شود.

بیتِ کمارزش وقتی تغییرِ وضعیت میدهد که بیتِ وسطی از یک به صفر تبدیل میشود، بنابراین clock فلیپفلاپِ متناظر با بیتِ کمارزش باید به مکملِ خروجیِ بیت وسطی متصل باشد. بنابراین شمارنده را باید به این شکل بسازیم:



x اسازید ورودی x را به صورت سریال و با شروع از کمارزش ترین (Moore) بسازید ورودی x را به صورت سریال و با شروع از کمارزش ترین بیت و مکمل دوی آن را با همان ترتیب (با شروع از کمارزش ترین بیت) در خروجی x تولید کند. ASM Chart این مدار را رسم کنید و آن را به روش one-hot بسازید و شکل مدار را رسم کنید.



$$A^{+} = Ax'$$

$$B^{+} = Ax + Bx' + Cx'$$

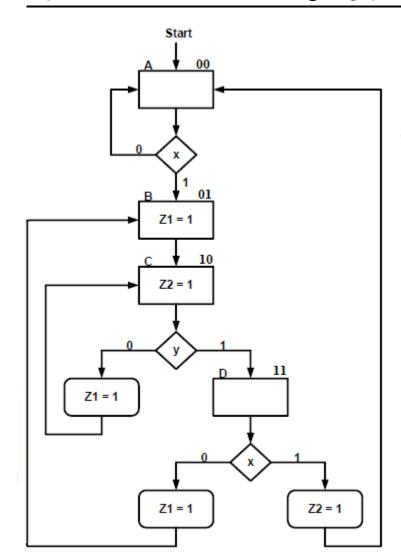
$$C^{+} = Bx + Cx$$

$$Z = B$$

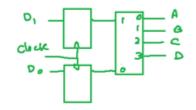
۸- (۲۰ نمره) ASM Chart شکل زیر را با دو روش زیر حل کنید و در هر مورد شکل مدار را رسم کنید. رسم خروجیها را فراموش نکنید. دقت کنید روابط جبری را تا جای ممکن ساده کنید.

الف- با استفاده از D-FF و decoder (و گیتهای موردنیاز دیگر)

ب- با استفاده از D-FF و multiplexer (و گیتهای موردنیاز دیگر)

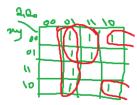


حالت معلى	ny	مر م	2, Z2
A(00)	o × 1 x	0 0	0 0
B (01)	××	٥ ١	1 0
Clio	x 0	1 P	0 1
D(11)	0 X	0 1	0 1



$$\begin{cases} Z_i = B + Cy' + Dz' \\ Z_2 = C + Dz \end{cases}$$

حالت فعلى	مشطورها	ಎ ಎ	2, Z2	with /	mux 0
[(00)	วเ ′ X	0 0	0 0	I_0= 0	J0 = ×
B 61)	- 1	٥ ١	1 0	I,=1	J1=0
Clio)	भू भू	1 1	0 1	I=5Z	J2=7
שניין	21' 7L	0 1	0 1	I3=0	J 3= 76'



$$Z_2 = Q_1Q_0' + Q_1Q_0 x =$$

= $Q_1(Q_0' + x) = Q_1Q_0' + Q_1x$