

# مدارهای منطقی

---

درباره درس و کلاس



# آشنایی...



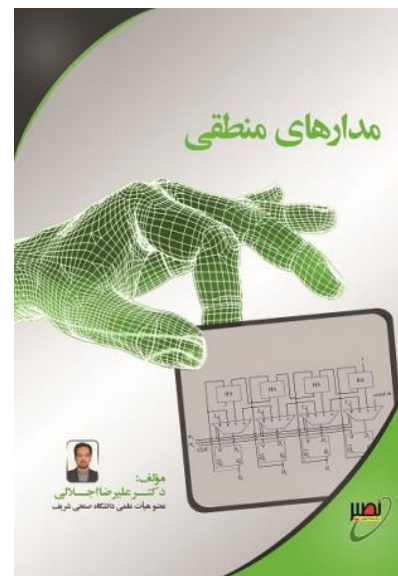
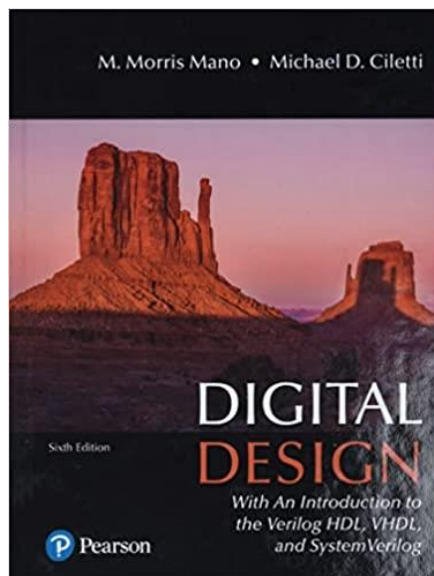
# سرفصل مطالب

- نمایش اعداد در سیستم‌های دودویی
- گیت‌های منطقی و جبر بول
- ساده‌سازی توابع منطقی
- مدارهای ترکیبی
- حافظه‌های برنامه‌پذیر
- مدارهای ترتیبی
- ثبات‌ها و شمارنده‌ها
- ASM Chart



- 🔍 Morris Mano and Michael Ciletti, “Digital Design: with an Introduction to the Verilog HDL”, 5<sup>th</sup> Edition, Pearson, 2013

🔍 علیرضا اجلالی، مدارهای منطقی (سیستم‌های دیجیتال)، انتشارات نصیر، چاپ سوم، ۱۴۰۱



# بایدها و نبایدها

- سر ساعت در کلاس حاضر باشید و از رفت و آمدهای نالازم بپرهیزید
- در کلاس حضور فعال داشته باشید
  - هر سوالی داشتید، حتما بپرسید
  - به سوالات پاسخ بدهید
  - در بحث‌ها شرکت کنید
  - با هم حرف نزنید
  - از تلفن همراه، لپ‌تاپ، تبلت... استفاده نکنید
  - به اسلایدها توجه کنید اما به غیره شدن به آنها بسنده نکنید
  - و ...



# ارزیابی

Course Title	Credit	Marks Secured	Max. Marks
AND VIVA-VOCE ESTROGEN RECEPTORS ON IN THE PROSTATE GLAND OF ENTS - IMPACT OF TIONAL AND ROIDISM	21	065	100

حدود ۸ نمره

حدود ۸ نمره

○ آزمون‌های میان‌ترم

○ آزمون پایان‌ترم

○ تمرین حدود ۴ نمره

○ فعالیت در کلاس

○ بازخورد، پیشنهاد و ...

○ شرط لازم برای قبولی، کسب حداقل ۱۴۰٪ نمره در هر بخش است

# ارتباط با کلاس

Find Resources at:

Course Webpage on CW

Send comments to: [arshadi\\_lh@yahoo.com](mailto:arshadi_lh@yahoo.com)

## Any Questions...?

