مدار منطقی فصل ۵: مدارهای ترتیبی (Sequential Circuits)

بخش پنجم: طراحی مدارهای ترتیبی اکثر شکلهای این درس از اسلایدهای ویرایش ۶ کتاب مانو اخذ شده است.

## مطالب درس امروز

• جدول تحریک FFها (FFs excitation tables)

• طراحی مدارهای ترتیبی همگام

ول خمه	<u>ک</u>				
SRQ	Q <sup>+</sup>	ب	د ل حريا	حر,	
000	ΟX	_	•		
001	/ ×		Q>Q	S	R
0   0	○ X		00		Χ
0	$ $ $\rangle$ $\rightarrow$	•	0 1	1	ð
100	ΙX		13	0	1
0	$\times$		) 0		,
	X		1 1	X	0
1   1	×			•	

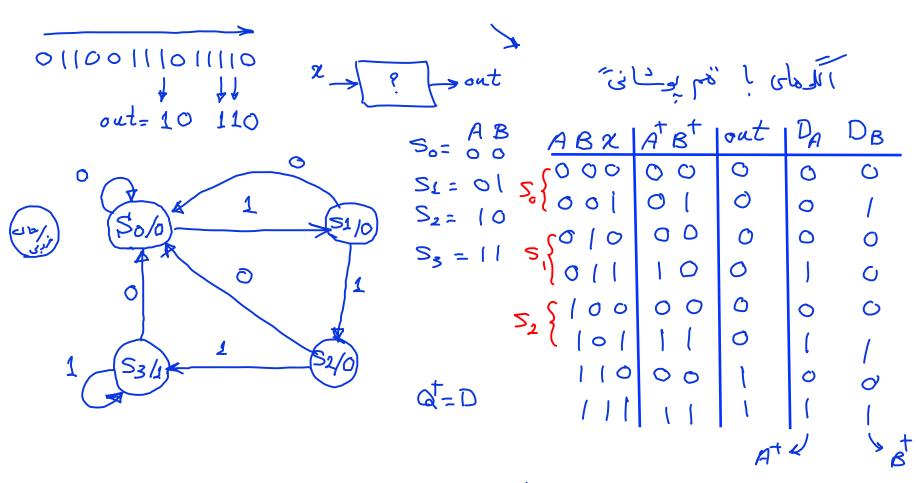
						D	
0	0	0	X	0	X	0	0
đ	1	1	0	1	X	1	1
)	0	0	1	X	1	0	1
1	1	X	0	X	0	(	0
de FF Les Jak							

## مراحل طراحی (سنتز) مدارهای ترتیبی همگام Page 3 of 8

- رسم نمودار حالت از روی توصیف مدار
- کاهش تعداد حالتها در صورت امکان
- انتساب مقادیر دودویی به حالتها (state assignment)
  - به دست آوردن جدول حالت
  - تعیین تعداد و انتخاب نوع فلیپ فلاپها
- به دست آوردن معادلات ورودی FFها و معادلات خروجیها
  - رسم مدار

## طراحي بازشناس الگو

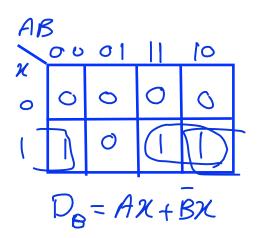
مثال: مداري طرح كنيد كه الگوي سه (يا بيشتر) "۱" متوالى را شناسايى كند.

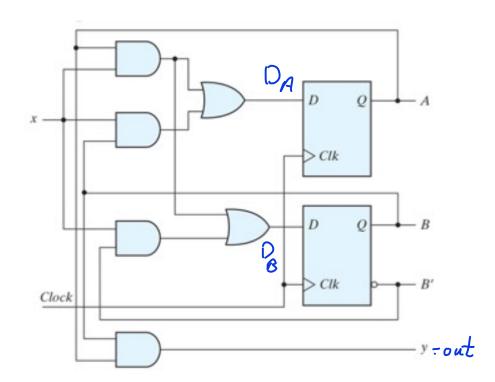


Page 5 of 8

ABOU 01 11 10

$$D_A = B \chi + A \chi$$
$$= (A + B) \chi$$

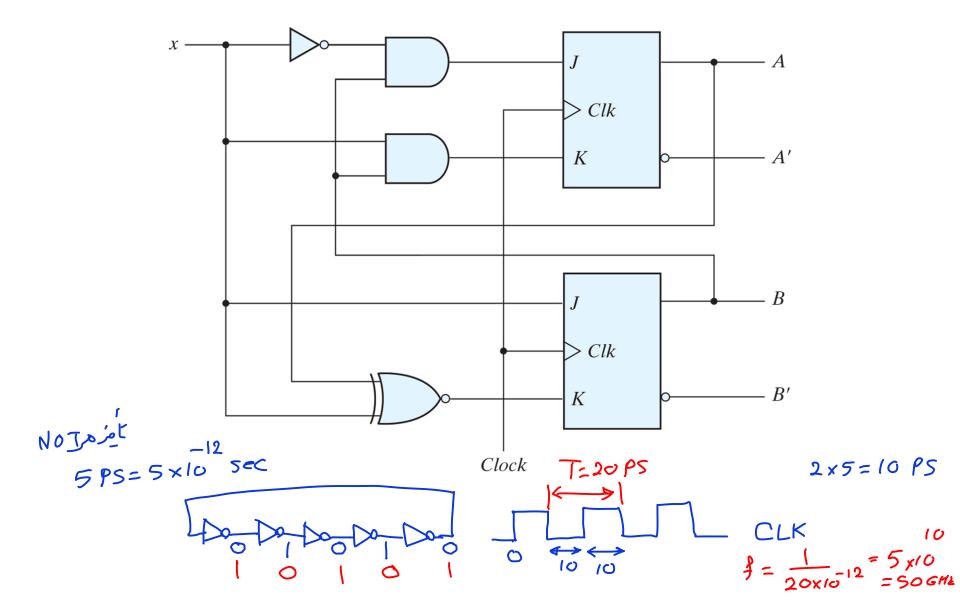




JK FF	حی با	طرا
	• ( )	

Ps in	NS	
ABK	ATB+	جدول عالت معابل را JK FF طح كند. عابل را JK FF طح كند.
000	00	OXOX -
00(	01	OX IX
010	10	$IX \times I$
011	0	$\begin{array}{c c} 0 & X & X & 0 \\ \hline & 1 & 1 & X & 0 \end{array}$
(00	10	XOOX
101	1 /	X O   X EL DA = BX
110	1 1	X O X O k ex
	0 0	$\times$ 1 $\times$ 1
		JB=X
		K- 00 0
		$K_{\beta} = A \odot \infty$

## مدار با JK FF



طراحی شمارنده سه بیتی با TFF

