

مهلت تحویل ساعت ۲۴ روز جمعه ۲۱ اردیبهشت

فعاليت عملي ٢

به موارد زیر توجه کنید:

- ۱- مدارهای زیر را به دلخواه در یکی از دو نرمافزار Quartus یا Proteus بسازید.
- ۲- اگر از Quartus استفاده می کنید، پس از ساخت طرح شماتیک نهایی یک فایل waveform درست کنید که صحت عملکرد مدار را نشان دهد. اگر از Proteus استفاده می کنید، در نقاط مناسب مدار logic probe قرار دهید و تصویر کارکرد مدار را پیوست کنید.
 - ۳- مدار متناظر با هر سوال را در یک فایل جداگانه رسم کنید و با نامی مرتبط با شماره سوال ذخیره کنید.
 - ۴- کل پاسخ تمرینات را در قالب یک فایل زیپشده با شماره دانشجویی خود نامگذاری کرده در سامانه CW بارگذاری کنید.
 - ۵- این تمرین ۱۰۰ نمره دارد که معادل یک نمره از نمره کلی درس است.
 - ۶- در صورت مشاهده هر گونه مشابهت نامتعارف هر دو (یا چند) نفر <mark>کل نمره</mark> این تمرین را از دست خواهند داد.
- در مرحلهٔ دوم، یک مالتی پلکسر دو به یک در ورودی جمع کنندههای ردیف اول و اولین جمع کنندهٔ ردیف دوم قرار می دهیم که اگر ورودی انتخاب آن یک بود، A وارد جمع کننده شود و گرنه صفر وارد شود. با این روش با کنترل ورودی های انتخاب می توانیم تعداد دفعاتی را که A با خودش جمع می شود، کنترل کنیم.
- حال یک مدار ترکیبی میسازیم که چهار بیت B به آن وارد شود و ۱۵ خروجی X_1 - X_{15} تولید کند. خروجی X_1 وقتی یک است که X_1 بزرگتر یا مساوی i باشد. برای مثال اگر X_2 باشد، همهٔ خروجیهای X_3 تا X_3 یک میشوند.
- سپس، بیتهای Xi را طوری به ورودیهای انتخابِ مالتیپلکسرها متصل می کنیم که خروجی A مالتیپلکسر برابر با A و خروجی بقیه مالتیپلکسرها صفر باشد. برای مثال اگر B=5 باشد، خروجی مالتیپلکسرِ متصل به اولین ورودیِ اولین جمع کنندهٔ ردیف دوم و چهار مالتیپلکسرِ متصل به ورودیهای دو جمع کنندهٔ ردیف اول A خواهند بود، بنابراین در نهایت A پنج بار با خودش جمع خواهد شد.
- ۲- (۶۰ نمره) یک ضرب کننده و تقسیم کننده مطابق با شکلِ زیر (اسلاید ۴۱ فصل محاسبات) بسازید که دو عدد A و B را دریافت کند و با توجه به یک بیت کنترلی A، حاصل ضرب $B \times B$ یا باقیمانده و خارج قسمت $A \setminus B$ را به دست آورد.

