

دانشکده مهندسی کامپیوتر

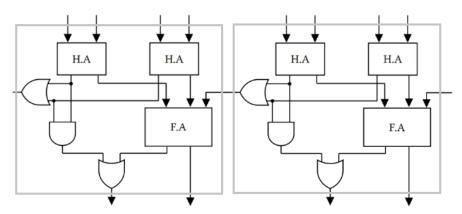
## مهلت تحویل ساعت ۲۴ روز جمعه ۱۱ اسفند

## تمرین دو – محاسبات

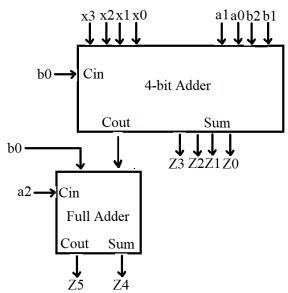
## به موارد زیر توجه کنید:

- ۱- حتما نام و شماره دانشجویی خود را روی پاسخنامه بنویسید.
- ۲- کل پاسخ تمرینات را در قالب یک فایل pdf با شماره دانشجویی خود نامگذاری کرده در سامانه CW بارگذاری کنید.
  - ۳- این تمرین ۶۰ نمره دارد که معادل ۶٫۰ نمره از نمره کلی درس است.
  - ۴- در صورت مشاهده هر گونه مشابهت نامتعارف هر دو (یا چند) نفر کل نمره این تمرین را از دست خواهند داد.

۱- (۱۰ نمره) در شکلِ زیر دو سلول که برای انجام محاسبهٔ خاصی طراحی شده، در کنار هم قرار گرفته است. اگر دو سلول دیگر را به همین ترتیب به آن اضافه کنیم، تاخیر محاسبهٔ نتیجهٔ نهایی چه تغییری میکند؟



A = a2a1a0 و X = a2a1a0 ها مورت وارد این مدار A = a2a1a0 و A = a2a1a0 ها معدد A = a2a1a0 ها bitwise وارد این مدار A = a2a1a0 ها bitwise ها bitwise ها مدار A = a2a1a0 ها bitwise ها bitwise ها مدار A = a2a1a0 ها bitwise ها bitwise ها مدار A = a2a1a0 ها bitwise ها bitwise ها bitwise ها مدار A = a2a1a0 ها bitwise ها bitwise ها bitwise ها مدار A = a2a1a0 ها bitwise ها bitwise ها bitwise ها مدار A = a2a1a0 ها bitwise ها



- ۳- (۱۰ نمره) تاخیرِ یک جمع کنندهٔ ۱۶ بیتی را که از دو لایه CLA (Carry-look-ahead) استفاده می کند با تاخیر یک جمع کنندهٔ Carry Select که از چهار لایه هر کدام با ۴ تمامافزا (Full-Adder) تشکیل شده مقایسه کنید.
- در محاسباتِ خود تاخير هر مالتي پلكسر را DMUX، تاخير هر گيت XOR را DXOR و تاخير هر گيت AND يا OR را DG بناميد و فرض كنيد هميشه DG<DXOR<2DG و DMUX=DXOR باشد.
- ۴- (۱۰ نمره) میخواهیم یک جمع کنندهٔ (CSA (Carry Select Adder) بسازیم که یک جمع ۶۴ بیتی را در k مرحلهٔ نامساوی انجام دهد. فرض کنید تاخیر تمامافزا و مالتی پلکسر برابر است. توضیح دهید تعداد بیت هر مرحله چند باشد که نتیجهٔ نهایی با کمترین تاخیر به دست آید؟ تاخیر نهایی را حساب کنید.
- ۵- (۱۰نمره) تقسیم ۲۰۳ بر ۱۷ را طبق نمودار و سختافزارِ اسلاید ۳۹ انجام دهید و پاسخ خود را در جدولی مشابه با جدول زیر وارد کنید. مقسوم را ۱۰ بیتی و مقسومعلیه را ۵ بیتی فرض کنید. دو سطر اول جدول برای آشنایی شما با روند کار پر شده است.

	remainder	divisor	rem-div (< or >)	quotient
0	0011001011	1000100000	<	0
1	0011001011	0100010000	<	00
2				
3				
4				
5				
6				

با توجه به نتیجهٔ سوالِ قبل، خارجقسمت و باقی ماندهٔ تقسیمهای زیر را به دست آورید. در هر مورد توضیح دهید علامتهای خارجقسمت و باقی مانده را بر چه اساسی به دست آورده اید.

(-203)/(-17)

(-203)/(+17)

(+203)/(-17)

9-(10) نمره) در یک روشِ نمایشِ اعدادِ اعشاری آنها به صورت یک آرایه 77 بیتی نمایش داده می شوند که بیت اول بیت علامت است و بعد از آن x بیت به نما (exponent) و y بیت به بخشِ کسری (fraction) تخصیص داده می شود. این نحوهٔ نمایش مشابه نمایش و بعد از آن x بیت به نما Single Precision Floating Point است که در درس با آن آشنا شدید، البته با x و y متفاوت. ضمنا در این روش نمایش نما هم به صورت bias نمایش داده می شود، اما bias آن هر مقداری می تواند باشد. می دانیم نمایش عدد y0 با این روش معادلِ bias و y1 با این روش معادلِ و y1 و y2 و y3 بیابید.