



معماری کامپیوتر

نیم سال اول ۱۴۰۲-۰۳

نام و نام خانوادگی:

شماره دانشجویی:

کوییز اول - اول آبان ۱۴۰۲

سخت افزاری طراحی کنید که عملیات زیر را به ترتیب و بی نهایت بار تکرار کند. فرض کنید T0 تا T3 به ترتیب و به طور متوالی یک می شوند و هر کدام یک clock یک می مانند. مدار مورد نیاز برای تولید T0 تا T3 را نیز رسم کنید.

$$T0: R1 \leftarrow R1 + R2$$

$$T1: R2 \leftarrow R1$$

$$T2: R1 \leftarrow R1 + R3$$

$$T3: R2 \leftarrow R1 + R3$$