	0000	V 0001	V 0010	V 0011	V 01.00	V 0101	V0110	0111	1000	1001	V 1010	V 1011	V 1100	V 1101	V 1110	V 1111	V 0000	V 0001
/ones_counting_testbench/in		0001	0010	0011	0100	0101	0110	0111	1000	1001	1010	1011	1100	1101	1110	1111	0000	0001
/ones_counting_testbench/count		1	+	2	1	2	+ :	3	1	2	+	3	2	3	+	4	0	1
/ones_counting_testbench/errors	0																	
/ones_counting_testbench/test_case	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	
			]	J	I	I	0 ns	liiiiiiiiii	I	1	<u> </u>	l	<u> </u>	l	]	.l	<u> </u>	I
0.0	)U ns	20	) ns	40	ns	6	0 ns	80	ns	100	) ns	12	U ns	14	U ns	16	U ns	