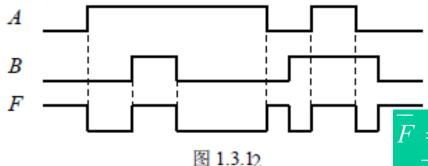
1. 选择填空题
(1) 处理的电子电路是数字电路。
(a) 交流电压信号 (b) 时间和幅值上离散的信号
(c) 时间和幅值上连续变化的信号 (d) 无法确定
(2) 用不同数制的数字来表示 2004, 位数最少的是。
(a) 二进制 (b) 八进制 (c) 十进制 (d) 十六进制
(3) 最常用的 BCD 码是。
(a) 5421 码 (b) 8421 码 (c)余 3 码 (d)循环码
(4) 格雷码的优点是。
(a) 代码短 (b) 记忆方便
(c) 两组相邻代码之间只有一位不同 (d) 同时具备以上三者
(c) 两组相邻代码之间只有一位不同 (d) 同时具备以上三者 (5) 两个开关控制一盏灯,只有两个开关都闭合时灯才不亮,则该电路
(5) 两个开关控制一盏灯,只有两个开关都闭合时灯才不亮,则该电路
(5) 两个开关控制一盏灯,只有两个开关都闭合时灯才不亮,则该电路的逻辑关系是。
(5) 两个开关控制一盏灯,只有两个开关都闭合时灯才不亮,则该电路的逻辑关系是。 (a) 与非 (b) 或非 (c) 同或 (d) 异或
(5) 两个开关控制一盏灯,只有两个开关都闭合时灯才不亮,则该电路的逻辑关系是。  (a) 与非 (b) 或非 (c) 同或 (d) 异或  (6) 已知 $F = \overline{ABC + CD}$ ,选出下列可以肯定使 $F = 0$ 的取值

#### 数字电子技术基础

- (8) 已知二输入逻辑门的输入 $A \setminus B$  和输出F 的波形如图 1.3.1 所示,这 是哪种逻辑门的波形?
  - (a) 与非 (b) 或非 (c) 同或 (d) 与



F = ABC + ABC + ABC $\overline{BC + ABC} = \overline{(B + AB)C} = ABC$ 

(9) 已知某电路的真值表如表 1.3.1 所示, 该电路的逻

辑表达式是 \_\_\_\_。

(a) 
$$F = AB + C$$

(a) 
$$F = AB + C$$
 (b)  $F = A + B + C$ 

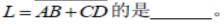
(c) 
$$F = C$$

(d) 
$$F = AB + C$$

(10) 在函数 F = AB + CD 的真值表中, F = 1 的状态 共有多少个?

F = ABC = AB + C

(11) 在图 1.3.2 所示逻辑电路图中,能实现逻辑函数



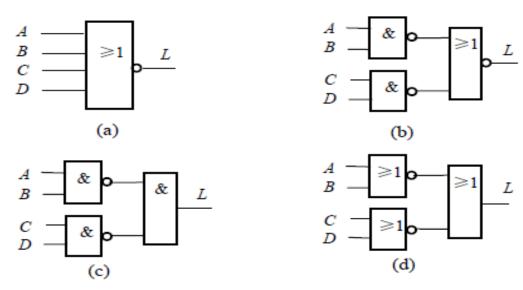


图 1.3.2

- (12) 用卡诺图化简具有无关项的逻辑函数时, 若用圈 1 法, 在包围圈内 的×是按 处理: 在包围圈外的×是按 处理。

- (a)1, 1 (b) 1, 0 (c) 0, 0 (d) 不确定。
- 2. 填空题(请在空格中填上合适的词语,将题中的论述补充完整)
- (1) 人们习惯的数制是 , 在数字电路中用的数制是 。
- (3) 数字电路中,将晶体管饱和导通时的输出低电平赋值为 0,截止时 的输出高电平赋值为1,则称为 逻辑。

(4) 逻辑代数中有、和三种基本逻辑运算。
(5) 逻辑代数中,与非、或非、与或非等是逻辑运算。
(6) 8421 和 5421 BCD 码等有固定权的代码称码。还有一类常用
的代码,像余3码、循环码等是码。
(7) 常用的字符编码是码。
(8) 一组合电路, $A$ 、 $B$ 是输入信号, $C$ 是输出信号,波形如图 1.3.3 所
示, C 的逻辑表达式为。
(9) 在两个开关 A 和 B 控制一个电灯 L
的电路中, 当两个开关都断开时灯亮, 则实
现的逻辑函数式为。 $\qquad \qquad \qquad$
(10) 5 的 8421 BCD 码是。
(11) 逻辑表达式中,异或的符号是,同或的符号是。
(12) 逻辑函数常用的传统表示方法有、、、
和等。
(13) 用代数法化简逻辑函数需要一定的和,不容易确定
化简结果是否是。
(14) 用卡诺图化简逻辑函数, 化简结果一般是最简式。
(15) 无关项在卡诺图中对应位置表示为。

### 作业

$$(10110.111)_{\rm B} = 22.875_{\rm D}$$

$$89.125_{D} = (1011001.001)_{B}$$

$$145.6875_D = (91.B)_H$$

$$(9CE)_{H} = (100111001110)_{B}$$

$$365_{D} = (0011\ 0110\ 0101)_{BCD}$$

十进制数的8421BCD码

# 2.6 在下列逻辑运算中,哪个或哪些是正确的? 并证明之。

(3)若 1+A = A, 则  $A + \overline{AB} = A + B$ 

若 1+A=A, 则 A=1, 因而  $A+\overline{AB}=A+B=1$ 。

④ 若 XY=YZ,则X=Z。

[解] 可用反证法证明 若 XY=YZ, 设X=1、 Y=0、 Z=0, 有XY=YZ, 但 $X \neq Z$ 。

#### 2.7 证明下列恒等式成立:

$$(4)$$
  $BC + AD = (B+A)(B+D)(A+C)(C+D)$   $\circ$ 

④ 重复利用吸收律: (A+B)(A+C)=A+BC ₽

$$(B+A)(B+D)(A+C)(C+D) = (B+AD)(C+AD) = BC+AD$$

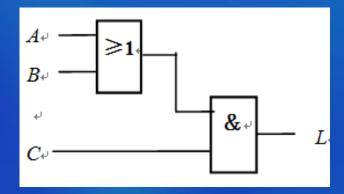
### 2.8 求下列逻辑函数的反函数:

$$\overline{L_4} = \overline{A}B + AB\overline{C}$$

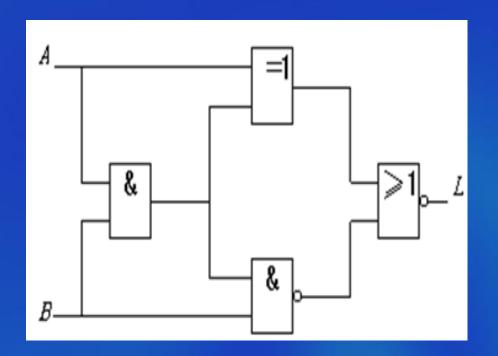
## 2.9 写出表题2.9真值表描述的逻辑函数的表达式,并画出实现该逻辑函数的逻辑图。

В	$C_{arphi}$	$L_{1}$
0	0 4	0₊
0	1.4	0₊
1	<b>0</b> ~	0₊
1	1.4	1₽
0	0.	0₊
0	1.	1₽
1	0.	0₊
1	10	1₽
	0 0 1 1 0 0	0 0 4 0 14 1 04 0 04 0 14 1 04

$$L_1 = \overline{A}BC + A\overline{B}C + ABC$$
$$= (A + B)C + ABC$$



## 2.10 写出图题2.10所示逻辑电路的表达式,并列出该电路的真值表。



A	В	$L_{^{\wp}}$
0	<b>0</b>	0₽
0	1 ₽	0↔
1	0 ↔	0↔
1	1 ₽	1₽

$$L = \overline{\left(AB\right) \oplus A + \overline{ABB}} = \overline{\left(AB\right) \oplus A} \cdot AB = (\overline{AB} \cdot \overline{A} + A \cdot AB)AB = AB$$

2.11某逻辑电路的输入逻辑变量为*A、B、C*。当输入中1的个数多于0的个数时,输出就为1。列出该电路的真值表,写出输出表达式。

A	В	<b>C</b> ₽	$L_{arphi}$
0	0	۰ 0	0+
0	0	1₽	0.
0	1	0↔	0₊
0	1	1₽	1₽
1	0	0+₁	0+
1	0	1₽	1₽
1	1	0+₁	1₽
1	1	1₽	1₽

$$L = \overline{A}BC + A\overline{B}C + AB\overline{C} + ABC$$

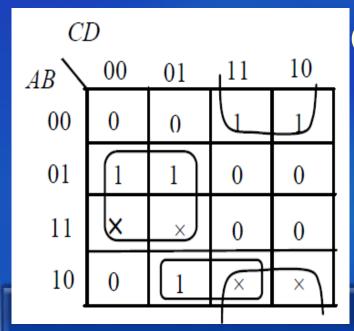
#### 2.13 用代数法将下列逻辑函数式化为最简与-或式:

$$L = \overline{(AB + \overline{B}C)(AC + \overline{A}\,\overline{C})}$$

$$= \overline{ABC + ABC}$$

$$=\overline{AC}=\overline{A}+\overline{C}$$

#### 2.15 用卡诺图将下列逻辑函数化简为最简与-或式:



**6** 
$$L=\sum m(2,3,4,5,9)+\sum d(10,11,12,13);$$

$$=B\overline{C}+\overline{B}C+A\overline{B}D$$

