成绩单序号

注意: 多选题每道题有声明, 未声明的则为单选题或填空!

1、	以下四种类型指令中,	执行时间最长的是	(C)	(单选)
----	------------	----------	---	------------	------

- A. RS 型指令
- B. RR 型指令
- C. SS 型指令
- D. 程序控制类指令
- 2、程序控制类指令的功能是(C) (单选)
 - A 进行算术运算和逻辑运算
 - B 进行 CPU 和 I/O 设备之间的数据传送
 - c 改变程序执行的顺序
 - D 进行主存与 CPU 之间的数据传送
- 3、单地址指令中为了完成两个数的算术运算,除地址码指明的一个操作数外,另一个常需采用的寻址方式是(A)(单选)
 - A 隐含寻址
 - B 立即数寻址
 - C 寄存器寻址
 - D 直接寻址
- 4、下列属于指令系统中采用不同寻址方式的目的主要是(C) (单选)
 - A 为了实现软件的兼容为了和移植
 - B 丰富指令功能并降低指令译码难度
 - C 缩短指令长度, 扩大寻址空间, 提高编程灵活性
 - D 为程序设计者提供更多、更灵活、更强大的指令
- 5、寄存器间接寻址方式中,操作数存放在(D) (单选)
 - A 通用寄存器
 - B 数据缓冲寄存器 MDR
 - C 指令寄存器
 - D 主存
- 6、指令采用跳跃寻址方式的主要作用是(C) (单选)
 - A 实现程序浮动
 - B 访问更大主存空间
 - C实现程序的有条件、无条件转移
 - D 实现程序调用
- 7、下列寻址方式中,有利于缩短指令地址码长度的是(B)(单选)
 - A 寄存器寻址
 - B 隐含寻址
 - C 间接寻址
 - D 直接寻址

姓名	成绩单序号
	间接寻址方式,假定指令中给出的寄存器编号为 00H 中的内容为 12FCH,地址 12FCH 中的内容为 该操作数的有效地址为(D) (单选)
	间接寻址方式,假定指令中给出的寄存器编号为中的内容为12FCH,地址12FCH中的内容为3888H,效为(B)(单选)
10、假定指令地址码给出的是操作数所在(B)(单选) A 直接寻址 B 寄存器寻址 C 间接寻址 D 寄存器间接寻址	的寄存器的编号,则该操作数采用的寻址方式是
11、相对寻址方式中,操作数有效地址通过 (A)(单选) A程序计数器的值 B基址寄存器的值基址 C变址寄存器的值 D段寄存器的值	过()与指令地址字段给出的偏移量相加得到
12、下列选项中不会直接成为影响指令长原 A 指令中操作码字段的长度 B 指令中地址码字段的长度 C 指令中地址码字段的个数 D 通用寄存器的位数	度的是 (D) (单选)

- A 堆栈寻址
- B 相对寻址
- C 变址寻址
- D 基址寻址

成绩单序号

- 14、假定指令地址码给出的是寄存器的编号,则该操作数采用的寻址方式可能是(ABC)(多选)
 - A 寄存器寻址
 - B 寄存器间接寻址
 - C 变址寻址
 - D 相对寻址
- 15、关于一地址指令操作数的下列描述中,错误的是(ABC)(多选)
 - A 一定有两个操作数,另一个是隐含的
 - B 只能对该唯一地址码指定的操作数进行运算
 - C 若有两个操作数,另一个操作数采用间接寻址
 - D 可能对一个操作数,也可能对两个操作数进行运算
- 16、设计指令格式时应该考虑的因素包括 (ABCD)(多选)
 - A 可供程序设计使用的通用寄存器数量可供
 - B 要求支持的地址字段数量
 - C 要求支持的指令数量和操作码设计方法
 - D 直接寻址要求访问的主存地址空间
- 17、下列寻址方式中,需要先通过计算获得有效地址,然后再访问主存的寻址方式是(BCD)(多选)
 - A 间接寻址
 - B 变址寻址
 - C 相对选址
 - D 基址寻址基址
- 18、(填空)某计算机为定长指令字结构,采用扩展操作码编码方式,指令长度为 16 位,每个地 址码占 4 位,若已设计三地址指令 15 条,二地址指令 8 条,一地址指令 127 条,则剩下的零地址指令最多有(16)条.(只需要填阿拉伯数字)
- 19、(填空)在变址寻址方式中,若变址寄存器的内容是 4E3CH,指令中给出的偏移量为 63H,则数据的有效地址为 (4E9F) H (只需要填阿拉伯数字和大写字母,共需 4 位)
- 20、(填空)某计算机采用双字节长指令,指令中形式地址字段 8 位 ,指令中的数据采用补码表示,且 PC 的值在取指阶段完成修改。 某采用相对寻址的指令的当前地址和转移后的目标地址分别为为 2008 和 2001(均为 10 进制数),则该指令的形式地址字段的值为(F7)H (只需要填阿拉伯数字和大写字母,共需 2 位)

3