题目全部为单选题

- 1、通常情况下,不包含在中央处理器(CPU)芯片中的部件是(D)
- A. ALU
- B.寄存器
- C.控制器
- D.DRAM
- 2、一定不属于冯•诺依曼机体系结构必要组成部分的是(A)
- A. Cache
- B.CPU
- C.RAM
- D.ROM
- 3、冯•诺依曼计算机中指令和数据均以二进制形式存放在存储器中,CPU 依据(A )来区分它们
- A.指令和数据的访问时间不同
- B.指令和数据的地址形式不同
- C.指令和数据的表示形式不同
- D.指令和数据的寻址方式不同
- 4、指令寄存器的位数取决于\_\_\_D\_\_。
- A.机器字长
- B.存储字长
- C.存储器的容量
- D.指令字长
- 6、PC 存放的是下一条指令的地址,故 PC 的位数与(D)的位数相同
- A.指令译码器 ID
- B.指令寄存器 IR
- C.程序状态字寄存器 PSWR
- D.主存地址寄存器 MAR
- 7、下列不属于控制器功能的是( C)
- A.异常控制
- B.操作控制
- C.算术与逻辑运算
- D.指令的顺序控制
- 8、不会影响指令执行流程的是(C)
- A.操作数的寻址方式
- B.指令的功能
- C.ALU 的进位方式
- D.CPU 内总线结构
- 9、CPU 中用以指定待执行指令所在主存地址的寄存器是\_A\_。
- A.程序计数器 PC
- B.存储器地址寄存器 MAR
- C.数据缓冲寄存器
- D.指令寄存器 IR

## 成绩单序号

- 10、下列关于微程序和微指令的叙述中 B 是正确的。
- A.微程序控制器的速度一般比硬布线控制快
- B.微程序控制器比硬连线控制器相对灵活
- C.控制器产生的所有控制信号称为微指令
- D.同一条微指令可以发出互斥的微命令
- 11、某计算机采用微程序控制器的微指令格式采用编码方式组织,某互斥命令组由4个微命 令组成,则微指令寄存器中相应字段的位数至少需( C )。
- A.5 B.2 C.3 D.4
- 12、多周期 CPU 中,下列有关指令和微指令之间关系的描述中,正确的是(C)。
- A.通过指令的形式地址字段实现指令与微程序的映射
- B.通过指令的寻址方式实现指令与微程序的映射
- C.一条指令的功能通过执行一个微程序来实现
- D.一条指令的功能通过执行一条微指令来实现
- 13、相对于微程序控制器, 硬布线控制器的特点是(A)
- A.指令执行速度快,指令功能的修改和扩展难
- B.指令执行速度快,指令功能的修改和扩展容易
- C.指令执行速度慢,指令功能的修改和扩展容易
- D.指令执行速度慢,指令功能的修改和扩展难
- 14. 多条指令在同一机器周期争用同一个功能部件引起的相关冲突称为(A)。

  - A. 资源相关 B. 数据相关 C. 控制相关
- D. 指令相关
- 15(填空). 局部性相关包括 资源 相关和 数据 相关