

# Circuitos sequenciais

---

1. Desenhe um biestável assíncrono R-S a partir de portas NAND. Acha que com este circuito se obtém a mesma tabela de verdade que se obtém implementando o biestável assíncrono R-S com portas NOR.
2. Represente simbolicamente um biestável assíncrono J-K.
3. Utilizando biestáveis assíncronos, tipo T, desenhe um circuito que divida por quatro a onda quadrada aplicada à entrada.
4. Desenhe o diagrama de blocos de uma báscula J-K síncrona activa por nível lógico.
5. Represente simbolicamente um Flip-Flop J-K activo no flanco ascendente e um Flip-Flop tipo T activo no flanco descendente.