# 大建交通大學

# 设计实践报告

题目.		<u>0CL音频功率</u>	<u>放大器设计</u>	
<b>学生</b>	亜岾泾	专业班级	电气 224	
于工灶口_	_贝岎/丰_		<u> </u>	
所在院系_		电气工程学的	完	
指导教师_	防	宝君		
报告成绩:				

完成日期 2024 年 9 月 5 日

# 摘要

本课程设计旨在设计并实现一个OCL功率放大器,以满足音频放大的需求。OCL功率放大器因其对称性好、频响宽阔、结构简单且失真度较低等特点,广泛应用于家用高保真功放电路中。本次设计通过理论分析与实际操作,详细记录了OCL功率放大器的设计过程、实现方法及实验结果,旨在提升学生的理论应用能力和实践能力。功率放大器能将微弱信号放大,在系统终端呈现信号原信息。本次试验主要对OCL放大器进行设计与仿真,低频功率放大器,根据工作状态的不同,可分为甲类,乙类和甲乙类三种.放大器的工作状态由三极管的静态工作点的设置决定. 甲类功率放 大器的最高效率只有50%,而乙类功率放大器的效率可达79%。OCL放大器的基本原理就是利用两只处于乙类工作状态的异型晶体管的互补对称特性,使其轮番工作。OCL功率放大器种类繁多,本次实验对传统放大器做了两点修改:一是采用横流长尾式差动电路;二是改用了Vbe扩大电路来对Q4、Q5 提供偏置,使温度补偿特性更好。

关键词: 功率放大 设计 仿真 OCL 原理 系统分析

# 目 录

第-	一章	设计任务书	1
1	.1设	计目的4	1
1	. 2 设	计指标5	<u>.</u>
1	. 3 总	体设计步骤	5
第_	二章	整体方案设计	3
2	.1设	计说明	7
2	. 2 整	体设计及工作原理	7
第三	三章	设计电路具体过程	8
3	.1电	路原理图	8
3	. 2 电	路参数计算及元器件的选择	9
3	. 3 计	数指标校验1	3
第	四章	结束语1	7
4	.1设	计任务完成情况1	7
4	. 2 问	题及改进1	7
4	. 3 心	得体会1	8
参	<b>⋚文</b> 南	<b>t</b>	9
附	录		9

## 第一章 设计任务书

## 1.1 设计目的

- ①学习音频功率放大器的设计方法
- ②了解集成功率放大器内部电路工作原理
- ③根据设计要求,完成对音频功率放大器的设计,进一步加强对模拟电子技术的了解
- ④采用集成运放与品体管原件设计OCL功率放大器
- ⑤培养实践技能,提高分析和解决实际问题的能力

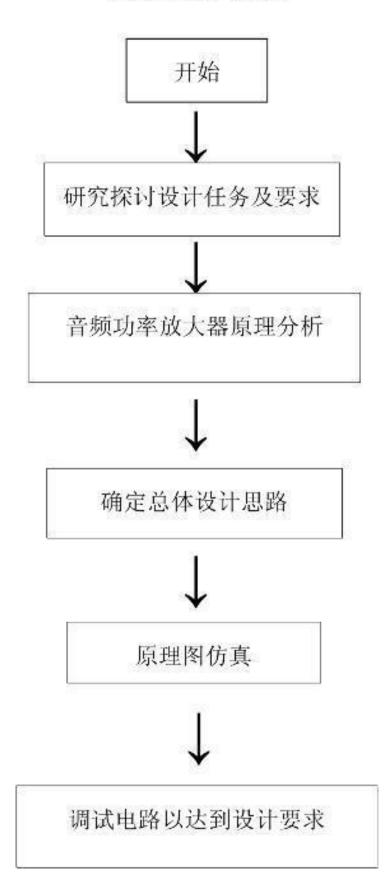
## 1. 2设计指标

表1-1 设计参数

Pom(w)	6.1	fH (KHZ)	25
RL(Ω)	8	Ri(KΩ)	270
fL (HZ)	26	Vi (mV)	40

## 1. 3总体设计步骤

表1-2 总体设计步骤



## 第二章 整体方案设计

### 2.1 设计说明

#### (1) 原理说明:

音频功率放大器实际上就是对比较小的音频信号进行放大,使其功率增加,然后输出。其原理如图(一)所示,前置放大主要完成对小信号的放大,使用一个同相放大电路对输入的音频小信号的电压进行放大,得到后级所需要的输入。音调控制电路主要对高低音进行随意提升或衰减OCL功率放大器主要对音频进行功率放大,使其能够驱动负载电阻而得到需要的音频。设计时首先根据技术指标要求,对整体电路做出适当安排,确定各级的增益分配,然后对各级电路进行具体的设计。

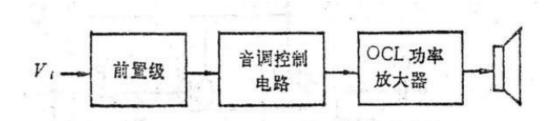
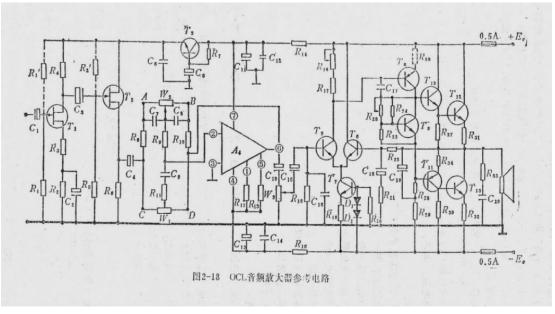


图 (一): OCL音频放大器的组成图



## 2.2 整体设计及工作原理

#### (1) 输入级的功能与选择:

主要作用是抑制零点漂移,保证电路工作稳定,同时对前级送来的信号作用低失真,低噪声放大。为此,采用带恒流源的,由复合管组成的差动放大电路,且设置的静态偏置电流较小。

#### (2) 音调控制电路的说明与选择:

所谓音调控制就是人为地改变信号里高、低频成分的比重,以满足听者的爱好、渲染某种气氛、达到某种效果、或补偿扬声器系统及放音场所的音响不足。这个控制过程其实并没有改变节目里各种声音的音调(频率),所谓"音调控制"只是个习惯叫法,实际上是"高、低音控制"或"音色调节"。

一个良好的音调控制电路,要有足够的高、低音调节范围,但又同时要求高、低音从最强到最弱的整个调节过程里,中音信号(通常指1000赫)不发生明显的幅度变化,以保证音量大致不变。

所谓提升或衰减高、低音,都是相对于中音而言的。先把中音作一个固定衰减(或加深负反馈)然后让高音或低音衰减小一些(或负反馈轻一些),就算是得到提升。因此,为了弥补音调控制电路的增益损失,常需增加一到两级放大电路。

音调控制电路大致可分为两大类:衰减式和负反馈式。衰减式音调控制电路的调节范围可以做得较宽,但因中音电平要作很大衷减,并且在调节过程中整个电路的阻抗也在变。所以噪声和失真大一些。负反馈式音调控制电路的噪声和失真较小,但调节范围受最大负反馈量的限制,这里选用衰减负反馈混合式。

#### (3) 功放级的原理:

①OCL(Output CapacitorLess )是OTL电路的升级,指省去输出端大电容的功率放大电路,省去了输出电容,使系统的低频响应更加平滑。缺点是必须用双电源供电,增加了电源的复杂性。

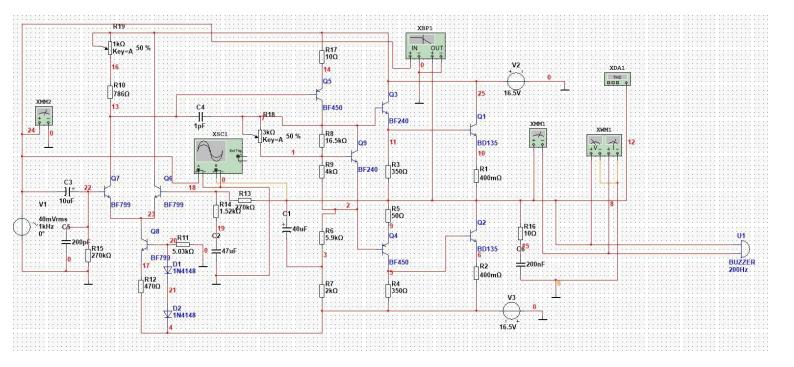
#### ②工作原理

当输入信号为正半周期时,V1导通,V2截止,电流方向为+vcc、V1的集电极、V1的发射极、负载、地。

当输入信号为负半周期时,V1截止,V2导通,电流方向为地、负载、V2的发射极、V2的集电极。

## 第三章 设计电路具体过程

## 3. 1电路原理图



## 3.2 电路参数计算及元器件选择

```
Pon=6.1W; R1=811; t=2648, tu=25KHZ
Ri=270KR, Vi=40mV
の电源电压计算:
  Vom= J2Pan R = J2x6. 1×8 29.88 V
   り为电源电压到10年取 126~128, 1= Von Ec = 16.47V
    57=08, RIEc 2 12.35V , AV= 12Vi ≈ 174.66 ≈ 4484 d.R
      取 Va 216.5V
 ②輸出功率管的选择: I.= IZ Lom, Lon= Pom ~ Q62, 全Io=20mg
中极最大功耗: Pom ~ Vcc ~ 210mg
下2管的管压降: VcEo>2Vcc=33V
                    Ica> VCC 2206A
                    Pan 722 Pomax + LoVa = 1.22 + 0.33 = 1.55 n
          ·维上, T, , 压可用BD 135,其VCEO=45V>33V, Icm=外>1.06A,
        P(m=12.5W) 1.65W,且月=度~12D
   学上TI, 互射极电阻PI, 尼一般选择为500mm·1几
  ③互补管了3、下4的选择
   最大锋极电流以下, T2最大华电极电流小月修(月=月), 见11?
       \begin{cases} V_{CEO} > 2V_{CC} = 33V \\ I_{CM} > (1.1 \sim 1.5) \frac{V_{CC}}{RLB_1} \approx 1.2 \times 0.017 = 0.02 A = 20 \text{ mA} \\ P_{CM} > \frac{0.2P_{OM} + I_{OM} V_{CC}}{RLB_1} = \frac{1.22 + 0.33}{120} \approx 0.013 
       T3、T4可用BF240 $ BF450, 其月3=月4~11月
```

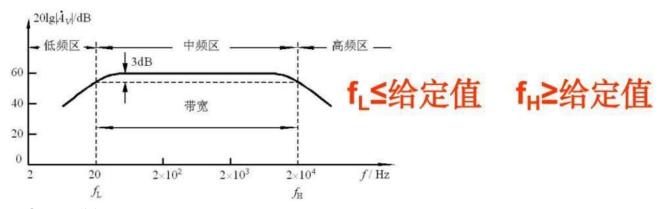
```
YTI=Ybe, + (HB, )RI, YTZ=Ybez + CHB2)P,
又rbe, rbez 约为100, P3= (5~10)ri= R4
  TRR=R== a1R1= a51, 21171,=riz=rbe, + C/+Bi)2, 2106.85
      : R3=R4=511, 2 350 NAZRS, R47400 1
平衡中的 Py=R31/rin ~600
 田偏置申路计算
   1) VB3-VB4= VRE3+VBE,+ |VBE4 =2. | V (12 VBE3= VBE, = | VBE9 /= 27V)
   RVCEQ = VB3 - VB4 & VBEQ Pa (16 VBEQ=27V)
    = P1 R9 = 3, R8=2R9
    为使了9基级电压稳定,取 IR8=(5~10) Ica9
      Icagalias, Rya Vorg , Ry = 2 VBEQ IRg
      3年,Tg选用BF240 1003
   图推动级设计
    (1) Icas的确定: Icas > (3~5) IB3max ~ (3~5) Icamax
    1/ Icamax 2/5 Icimax = 1.5 Vcc = 1.5 x 8x20 226mA
      一般Icas ~2~10mA, 取Icas=2mA
       I(Q 92 2 cas=2mA = IR7= 10 Ecag = 218mA
        Ry2 1829 ~ 3.9km,取Pg为4Ks2,211 P8/1 W2228 ga8ka
       取品为1651年的电阻, W2为11.51人的电位器。
```

「21十算月かり : Ta偏置电路输出电阻很小, Ts直流负载生要为(R,+Ps) 2 VB42-1.7V 126+27 = Vec-1/84 =7,9 KA 一般取了以6+P1)>Py>20PL=/60-12, P11耳又P7=2K12, P6=5.9K (3)自举申客门的确定 C1=10-21/12 = 21/ x2/x2000 = 30.5/ MF (4) Ts 管的选择 Ts 管軽満足 { VCED > VCES max=2 Vcc=33~ PCM>> Vcc·IC95\* 支 Pen> 5 VCCICR5=1 65mW 13失择BF450 图 有新入级电路的设计 (1)美分等工作电流的确定 ICI=ICT = (05~2) mA, IC8=IC6+ICT= 1.6mA, IC6=IC7=08mA (2) 76、万、丁建择 Tb、To的选择需满足: \ PCM>5Pc=5(Ic6·Vcc)=66mW 4T6、T7、T8均可丝用BF799 (3) 別, 以, 足川,和足肚的计算 VBE5~27V RIOTWI = VBES = 9000 若足的470九电阻,从,可用11人几可调电位器

```
Rutwi= IVBE5/+IES. RIT
芳文 To Itic 稳立,应使流过D, 凡电流ID>>INO
  Ing= Ing 1033mA, PIR 11= VCC-(Vp, +vm) = 5KA
   其中VD=VD=Q7V
    R122 VB, +V12 - VBES = 487.5-12 JER12=470-12
 同点跨支路的计算
  取名5-Ri=170KA,电路对红, 211 R13= Ris=270KA
     : 用环塘盖 AVT = 1+ R13 = Vom = 9.88
       L R14 = 1.56 K A 1
      (2) 10 My 1.30 MJ 1.30 MJ 10 ≈ 227 MF
         P11=P1=8-
   图补偿产件选择
  -般取 PIL~ PL=8-1, C6=217+11P16=21×25×103×8~280MI
   To be 极之间, Plo 两之常并死头消振电容由实验确定,
    R C4= 6=100PF
 131: R=81, R=R=0.51, R3=R4=4001, R4=601
 R6= $9KA, R=2KA, R8=165KA, R9=4KA, N2为16.5KA的地路
  RIO=4701, W, 用KA的电性器, RII=7.7KA, Ri=4.70:0
  R13=270 a, R14-156KA, R15=270KA, R16=8-12, R17=12A
   C1=30.5MF, C2=227MF C6=0.8MF (3=227nF-) C4=C5=100PF
```

## 3.3 计数指标校验

①频率响应验收标准:



#### ②Vom验收标准:

- (1) Vom≤计算值±0.1V
- (2) 零点漂移≤0.1V(理论值为0)
- (3) 正负半周幅度差≤0.1V

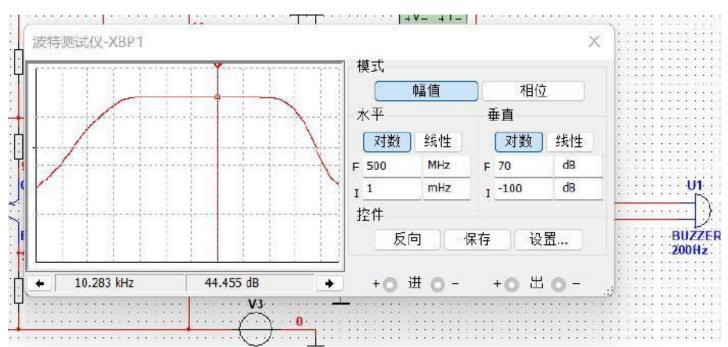
#### ③Pom验收标准:

(1) 给定值正负0.1W以内尽量接近

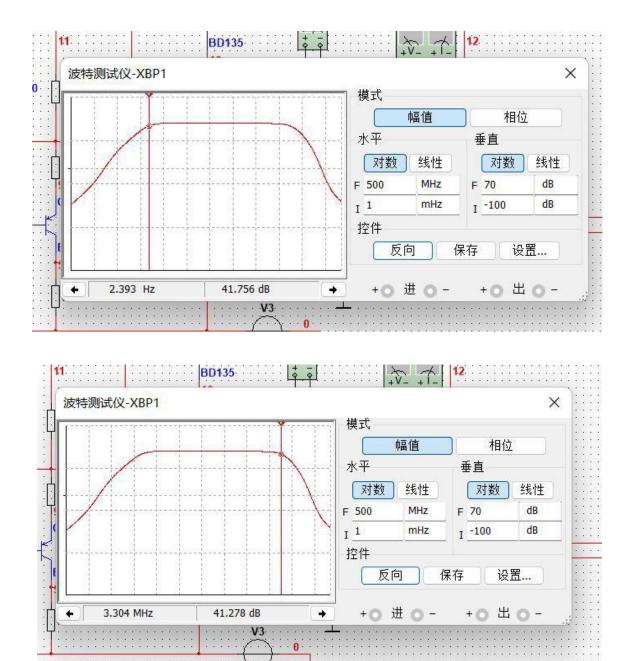
#### ④晶体管工作状态检查:

- (1) 发射结正偏,集电结反偏。|VBE|为0.7V左右
- ⑤失真度验收标准:
- (1) 失真度≤0.1%

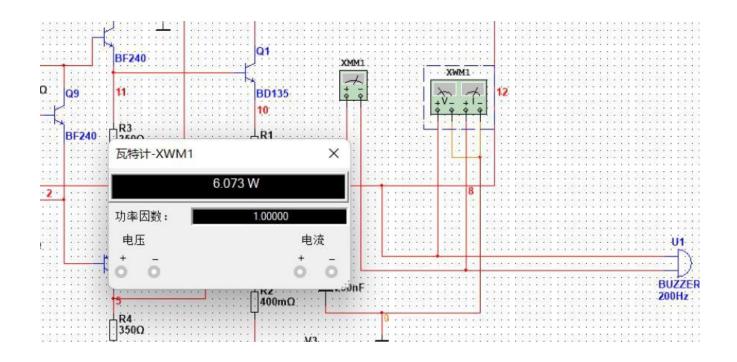
#### 实验结果:



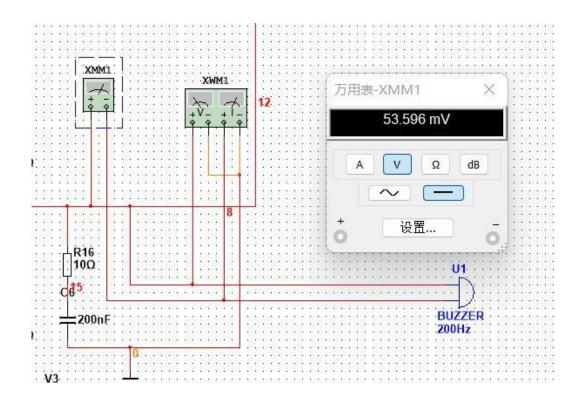
中辐增益为44.45dB左右,与计算结果基本吻合



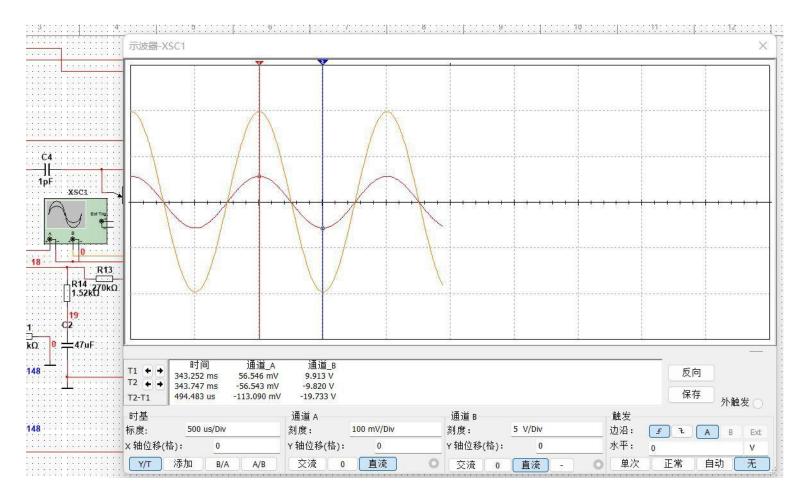
fL约为2.4HZ,小于给定的26HZ; fH约为3.3MHZ,大于给定的25KHZ,完成设计指标



Pom约为6.073w左右,与给定值6.1w的误差在0.1w内,完成设计指标



零点漂移现象在10mV以内,完成设计指标



Vom最大值为9.913V,最小值为-9.820V,两者相差在0.1V以内,且与计算值9.89V的误差也在0.1V以内完成设计指标



失真度为0.095%,在0.1%以下,满足设计指标

		Circuit1(3) 直流工作点分析		
	Variable	Operating point value		
1	@qq1[vbe]	557.55693 m		
2	@qq2[vbe]	488.29286 m		
3	@qq3[vbe]	728.06796 m		
4	@qq4[vbe]	710.93864 m		
5	@qq5[vbe]	745.59291 m		
6	@qq6[vbe]	688.31760 m		
7	@qq7[vbe]	688.24447 m		
8	@qq8[vbe]	707.28517 m		
9	@qq9[vbe]	766.04030 m		

各三极管Vbe都处于0.7V左右,三级管均正常工作

## 第四章 结束语

## 4.1设计任务完成情况

在该次模拟电路设计实验中,我完成了OCL音频功率放大器的设计和功放级的调试,其中功放级仿真得到的数据在经过调式后与给定值之间的误差都小于实验要求,较好的完成了设计实践任务。

### 4.2问题及改进

本次对OCL音频放大器的设计让我意识到并解决了许多问题,例如在计算过程中一定要细心认真,对于各个公式都要观察仔细,以免用了错误的参数来进行后续计算,导致推倒重来;还有要注意善用参数扫描和静态工作点分析功能,这些能很好的解决波形问题和零漂问题。通过本次实验,我发现了自己对理论知识的掌握尚不熟练,许多问题出现后并不能直接了解哪方面出了问题,而是碰运气似的调整可能与之有联系的参数,并且在调试过程中我对失真度和Pom的调试较为头疼,经过了许多次的试验才找到原因,在今后的学习道路上我还需要更加认真和努力,提高分析问题解决问题的能力。

#### 4.3 心得体会

本次实习让我体味到设计电路过程中的酸甜苦辣,并且对OCL音频放大器的功放级的工作原理有了进一步的了解,还意识到了解决问题有时候需要广开思路。设计是我们将来必需的技能,这次实习恰恰给我提供了一个应用自己所学知识的机会,从到网上查找资料到对电路的设计对电路的调试再到最后电路的成型,都对我所学的知识进行了检验。对电路的调试要一步一步来,不能急躁,因为是在电脑上调试,这就要求我们有一个比较正确的调试方法,像把导线接对,注意接地等等。最重要的是要灵活运用课本上的知识,这样才能对试验中出现的问题进行分析解决。

## 谢辞

本次课程设计及进行过程中得到老师的支持和建议。实验过程中,老师多次指出 我的问题,提供了许多建议。老师严谨求实的治学态度,踏实坚韧的工作精神,使我 受益良多。再在此,谨向实验指导老师致以诚挚的谢意和崇高的敬意。

# 参考文献

[1]周润景 托亚 王亮 Multisim和LabVIEW电路与虚拟仪器设计技术. 北京航空航天大学出版社(第 2版)2014.9

## 附 录

# 元件清单

元件	数量	元件	数量
BF799	3个	350 Ω	2个
二极管1N148	2个	50 Ω	1个
BF450	2个	5ΚΩ	1个
BF240	2个	16. 5K Ω	1个
BD135	2个	4k Ω	1个
16.5V 电源	2个	电容 200pF	1个
$400$ m $\Omega$	2个	电容 47nF	1个
10 Ω	2个	电容 40uF	1个
信号发生器	1个	电容 200nF	1个
失真分析仪	1个	2ΚΩ	1个
功率表	1个	波特测试仪	1个
电压表	2个	电容1pF	1个
1.5ΚΩ	1个	16.5KΩ滑动变阻器	1个