初始化：

寄存器 R7 = 13, R8 = 8, 其余全0

数据缓冲 内存地址Addr从0—20，mem[i] = i

LW mem[R0(1)]→R1 R1=1

LW mem[R0(2)]→R2 R2=2

LW mem[R0(3)]→R3 R3=3

LW mem[R0(4)]→R4 R4=4

LW mem[R0(5)]→R5 R5=5

ADD R1+R2→R4 R4=3

ADD R1+R3→R5 R5=4

LW mem[R0(10)]→R1 R1=10

NOP

NOP

NOP

LW mem[R1(1)]→R2 R2=11

LW mem[R1(2)]→R3 R3=12

NOP

NOP

NOP

ADD R3+R4→R5 R5=15

ADD R3+R2→R6 R6=23

NOP

NOP

NOP

SUB R6-R7→R9 R9=10

SUB R6-R8→R10 R10=15

NOP

NOP

NOP

LW mem[R10(0)]→R11 R11=15

LW mem[R10(2)]→R12 R12=17