R10\_R20 <=10\_20

LW格式：“Ri Rj imm”表示mem[Ri+imm]->Rj

伪指令 结果

LW R10 R11 1 R10<=18

ADD R12 R13 R14 R12<=27

ADD R15 R12 R12 R15<=54

LW R10 R11 2 R10<=19

ADD R12 R13 R14 R12<=27

ADD R15 R12 R10 R15<=46

LW R10 R11 3 R10<=20

ADD R12 R13 R14 R12<=27

ADD R15 R10 R12 R15<=47

LW R10 R11 4 R10<=21

ADD R12 R13 R14 R12<=27

ADD R15 R10 R10 R15<=42

ADD R16 R17 R18 R16<=35

LW R19 R20 1 R19<=33

ADD R10 R19 R19 R10<=66

ADD R16 R17 R18 R16<=35

LW R19 R20 2 R19<=34

ADD R10 R19 R16 R10<=69

ADD R16 R17 R18 R16<=35

LW R19 R20 3 R19<=35

ADD R10 R16 R19 R10<=70

ADD R16 R17 R18 R16<=35

LW R19 R20 4 R19<=36

ADD R10 R16 R16 R10<=70