

TRANSFERENCIA				Flags								
Nombre	Comentario	Código	Operación	O	D	I	T	S	Z	A	P	C
MOV	Mover (copiar)	MOV Dest,Fuente	Dest:=Fuente									
XCHG	Intercambiar	XCHG Op1,Op2	Op1:=Op2 , Op2:=Op1									
STC	Set the carry (Carry = 1)	STC	CF:=1									1
CLC	Clear Carry (Carry = 0)	CLC	CF:=0									0
STI	Flag de Interrupción en 1	STI	IF:=1			1						
CLI	Flag de Interrupción en 0	CLI	IF:=0			0						
PUSH	Apilar en la pila	PUSH Fuente	DEC SP, [SP]:=Fuente									
PUSHF	Apila los flags	PUSHF	O, D, I, T, S, Z, A, P, C 286+: También NT, IOPL									
PUSHA	Apila los registros generales	PUSHA	AX, CX, DX, BX, SP, BP, SI, DI									
POP	Desapila de la pila	POP Dest	Destino:=[SP], INC SP									
IN <i>i</i>	Entrada	IN Dest,Puerto	AL/AX/EAX := byte/word/double del puerto especifi.									
OUT <i>i</i>	Salida	OUT Puerto,Fuente	Byte/word/double del puerto especifi. := AL/AX/EAX									

i para más información ver especificaciones de la instrucción

Flags: ±=Afectado por esta instrucción ?=Indefinido luego de esta instrucción

ARITMÉTICOS				Flags								
Nombre	Comentario	Código	Operación	O	D	I	T	S	Z	A	P	C
ADD	Suma	ADD Dest,Fuente	Dest:=Dest+ Fuente	±				±	±	±	±	±
ADC	Suma con acarreo	ADC Dest,Fuente	Dest:=Dest+ Fuente +CF	±				±	±	±	±	±
SUB	Resta	SUB Dest,Fuente	Dest:=Dest- Fuente	±				±	±	±	±	±
DIV	División (sin signo)	DIV Op	Op=byte: AL:=AX / Op AH:=Resto	?				?	?	?	?	?
DIV	División (sin signo)	DIV Op	Op=word: AX:=DX:AX / Op DX:=Resto	?				?	?	?	?	?
IDIV	División entera con signo	IDIV Op	Op=byte: AL:=AX / Op AH:=Resto	?				?	?	?	?	?
IDIV	División entera con signo	IDIV Op	Op=word: AX:=DX:AX / Op DX:=Resto	?				?	?	?	?	?
MUL	Multipliación (sin signo)	MUL Op	Op=byte: AX:=AL*Op si AH=0	±				?	?	?	?	±
MUL	Multipliación (sin signo)	MUL Op	Op=word: DX:AX:=AX*Op si DX=0	±				?	?	?	?	±
IMUL <i>i</i>	Multipl. entera con signo	IMUL Op	Op=byte: AX:=AL*Op si AL es suficiente	±				?	?	?	?	±
IMUL	Multipl. entera con signo	IMUL Op	Op=word: DX:AX:=AX*Op si AX es suficiente	±				?	?	?	?	±
INC	Incrementar	INC Op	Op:=Op+1 (El Carry no resulta afectado !)	±				±	±	±	±	
DEC	Decrementar	DEC Op	Op:=Op-1 (El Carry no resulta afectado !)	±				±	±	±	±	
CMP	Comparar	CMP Op1,Op2	Op1-Op2	±				±	±	±	±	±
SAL	Desplazam. aritm. a la izq.	SAL Op,Cantidad		<i>i</i>				±	±	?	±	±
SAR	Desplazam. aritm. a la der.	SAR Op,Cantidad		<i>i</i>				±	±	?	±	±
RCL	Rotar a la izq. c/acarreo	RCL Op,Cantidad		<i>i</i>								±
RCR	Rotar a la derecha c/acarreo	RCR Op,Cantidad		<i>i</i>								±
ROL	Rotar a la izquierda	ROL Op,Cantidad		<i>i</i>								±
ROR	Rotar a la derecha	ROR Op,Cantidad		<i>i</i>								±

i para más información ver especificaciones de la instrucción

entonces CF:=0, OF:=0 sino CF:=1, OF:=1

LÓGICOS				Flags								
Nombre	Comentario	Código	Operación	O	D	I	T	S	Z	A	P	C
NEG	Negación (complemento a 2)	NEG Op	Op:=0-Op si Op=0 entonces CF:=0 sino CF:=1	±				±	±	±	±	±
NOT	Invertir cada bit	NOT Op	Op:=¬ Op (invierte cada bit)									
AND	'Y' (And) lógico	AND Dest,Fuente	Dest:=Dest∩ Fuente	0				±	±	?	±	0
OR	'O' (Or) lógico	OR Dest,Fuente	Dest:=Dest∪ Fuente	0				±	±	?	±	0
XOR	'O' (Or) exclusivo	XOR Dest,Fuente	Dest:=Dest (xor) Fuente	0				±	±	?	±	0
SHL	Desplazam. lógico a la izq.	SHL Op,Cantidad		<i>i</i>				±	±	?	±	±
SHR	Desplazam. lógico a la der.	SHR Op,Cantidad		<i>i</i>				±	±	?	±	±

MISCELÁNEOS		Código	Operación	Flags									
Nombre	Comentario			O	D	I	T	S	Z	A	P	C	
NOP	Hacer nada	NOP	No hace operación alguna										
LEA	Cargar direciión Efectiva	LEA Dest,Fuente	Dest := dirección fuente										
INT	Interrupción	INT Num	Interrumpe el progr. actual, corre la subrutina de int.			0	0						

SALTOS (generales)							
Nombre	Comentario	Código	Operación	Name	Comentario	Código	Operación
CALL	Llamado a subrutina	CALL Proc		RET	Retorno de subrutina	RET	
JMP	Saltar	JMP Dest					
JE	Saltar si es igual	JE Dest	(JZ)	JNE	Saltar si no es igual	JNE Dest	(JNZ)
JZ	Saltar si es cero	JZ Dest	(JE)	JNZ	Saltar si no es cero	JNZ Dest	(JNE)
SALTOS Sin Signo (Cardinal)				SALTOS Con Signo (Integer)			
JA	Saltar si es superior	JA Dest	(JNBE)	JG	Saltar si es mayor	JG Dest	(JNLE)
JAЕ	Saltar si es superior o igual	JAЕ Dest	(JNB JNC)	JGE	Saltar si es mayor o igual	JGE Dest	(JNL)
JB	Saltar si es inferior	JB Dest	(JNAE JC)	JL	Saltar si es menor	JL Dest	(JNGE)
JBE	Saltar si es inferior o igual	JBE Dest	(JNA)	JLE	Saltar si es menor o igual	JLE Dest	(JNG)
JC	Saltar si hay carry	JC Dest		JO	Saltar si hay Overflow	JO Dest	
JNC	Saltar si no hay carry	JNC Dest		JNO	Saltar si no hay Overflow	JNO Dest	

Flags:

-	-	-	-	O	D	I	T	S	Z	-	A	-	P	-	C
---	---	---	---	---	---	---	---	---	---	---	---	---	---	---	---

Flags de Control (cómo se manejan las instrucciones):

D: Dirección 1=Los op's String se procesan de arriba hacia abajo

I: Interrupción Indica si pueden ocurrir interrupciones o no.

T: Trampa Paso por paso para debugging

Flags de Estado (resultado de las operaciones):

C: Carry resultado de operac. sin signo es muy grande o inferior a cero

O: Overflow resultado de operac. sin signo es muy grande o pequeño.

S: Signo Signo del resultado. Razonable sólo para enteros. 1=neg. 0=pos.

Z: Cero Resultado de la operación es cero. 1=Cero

A: Carru Aux. Similar al Carry, pero restringido para el nibble bajo únicamente

P: Paridad 1=el resultado tiene cantidad par de bits en uno