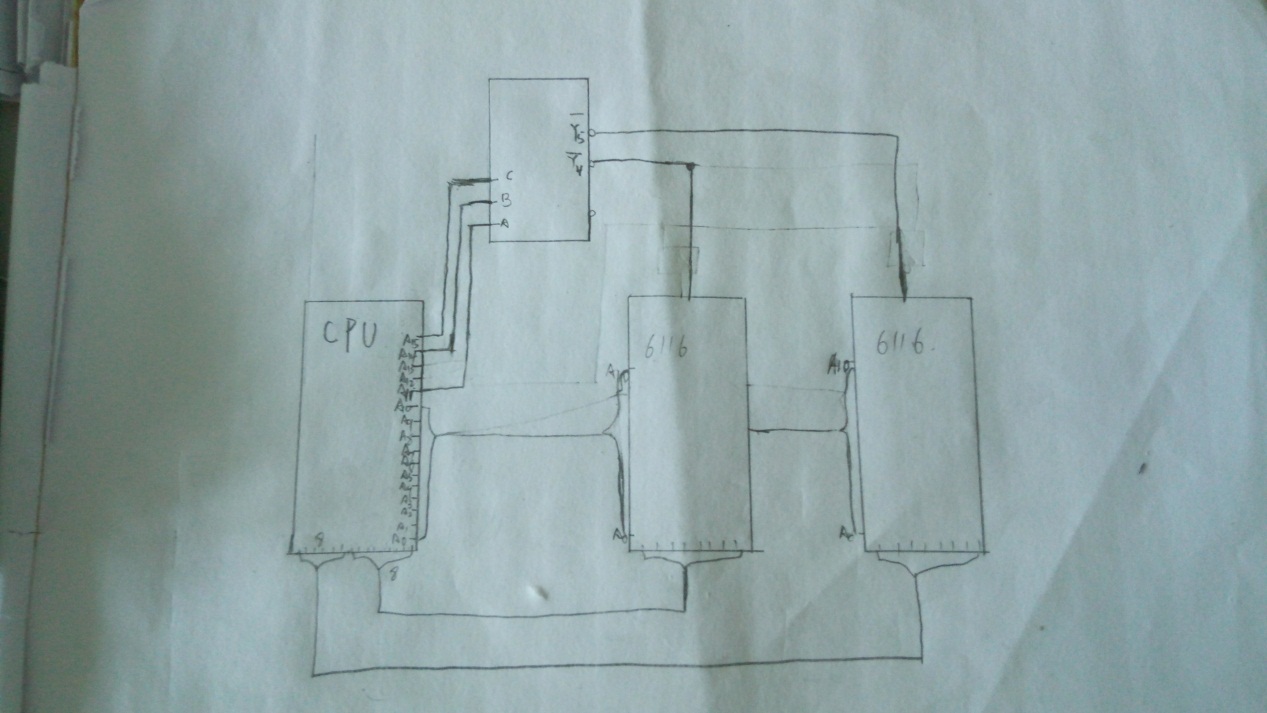
**组成原理实验报告**

**实验三、存储器字位扩展实验**

**班级：计测试2班 学号：20153546 姓名：杨尚学**

1. **实验目的：**
2. **实验内容：设CPU有16根地址线，16根数据线。存储器芯片选择6116芯片（11根地址线，8根数据线）2片。138译码器芯片1片。要求完成存储器连接，令存储器芯片的地址从8000H开始**
3. **实验步骤：**