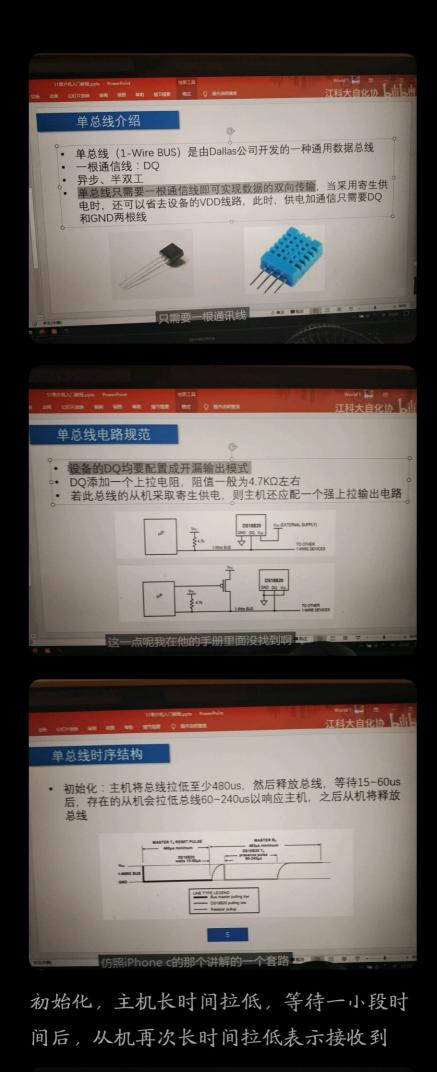
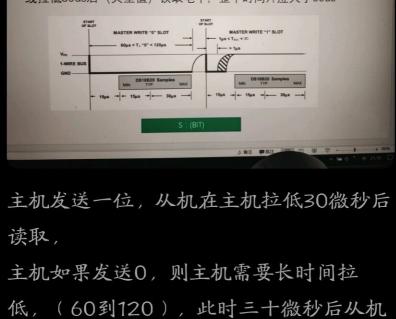
单总线和DS1820温度传感器



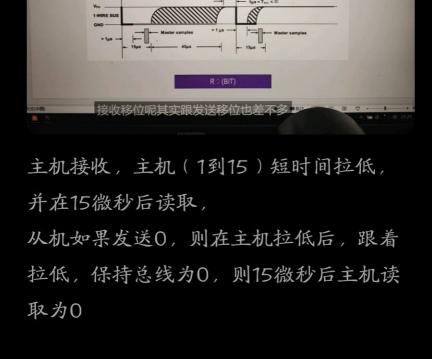
发送一位: 主机将总线拉低60~120us,然后释放总线,表示发送0; 主机将总线拉低1~15us,然后释放总线,表示发送1。从机将在总 线拉低30us后(典型值)读取电平,整个时间片应大于60us

单总线时序结构



读取为0 主机如果发送1,则主机需要短时间拉低 (1到15),此时30微秒后从机读取为1

江科大自化协 bili 单总线时序结构 接收一位: 主机将总线拉低1~15us, 然后释放总线, 并在拉低后 15us内读取总线电平(尽量贴近15us的末尾),读取为低度接收0,读取为高电平则为接收1,整个时间片应大于60us 读取为低电平则为



应,则15微秒后主机读取为1

为什么发送和接受不会混淆?

从机如果发送1,则主机拉低后,不作反

发送一个字节:连续调用8次发送一位的时序,依次发送一个字节

接收一个字节:连续调用8次接收一位的时序,依次接收一个字节

单总线时序结构

的8位 (低位在前)

的8位 (低位在前)

__@

江科大自化协 。

总线在一般情况下都由主机控制,只有主 机向从机发送需要读的指令后,从机才能 或者总线的控制权,这样读和写就不会混 淆



2.1-BIT 3 BIT 2 BIT 1 BIT 0

21 22 23 24

TEMPERATURE (C) DIGITAL OUTPUT DIGITAL OUTPUT

N来自原子笔记

2,25

江科大自化协 billibil

0.0 6)