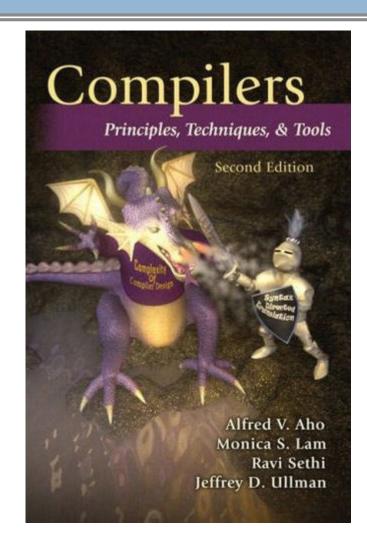
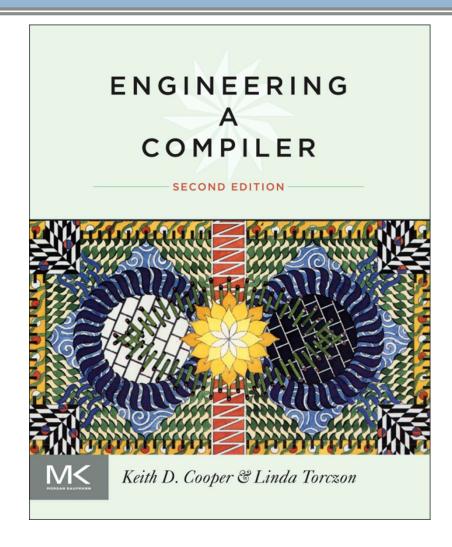
طراحی کامپایلرها

مقدمه

مراجع





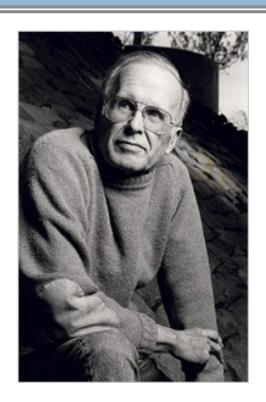
هدف

- □ ساخت یک نرم افزار بزرگ کاربردی
- 🗖 چگونگی ساخت زبانهای برنامه سازی
- 🗖 چگونگی عملکرد زیانهای برنامه سازی
 - داد و ستد در طراحی یک زبان

زبانهای برنامه سازی سطح بالا





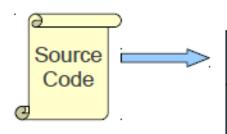


□ John Backus ر_هبر تـــيم Fortran

از توصیف تا اجرا

- تحلیل لغوی (Lexical analysis (Scanning):شناسایی قطعات منطقی کد
 - تحلیل نحوی (Syntax analysis (parsing: شناسایی این که چگ.نه این قطعات با هم مربوطند.
- تحلیل معنایی (Semantic Analysis): شناسایی معنای ساختار کلی
 - □ تولید کد میانی (IR(intermediate representation) Generation: طراحی یک ساختار ممکن
- □ بهینه سازی کد میانی IR Optimization: ساده کردن کد مقصد
 - □ تولید Generation: ایجاد ساختار
 - □ بهینه سازی Optimization: بهیود ساختار نتیجه

ساختار كامپايلر



Lexical Analysis

Syntax Analysis

Semantic Analysis

IR Generation

IR Optimization

Code Generation

Optimization



Machine Code

```
while (y < z) {
    int x = a + b;
    y += x;
}</pre>
```

Syntax Analysis

Semantic Analysis

IR Generation

IR Optimization

Code Generation

```
while (y < z) {
    int x = a + b;
    y += x;
T While
T LeftParen
T Identifier y
T Less
T Identifier z
T RightParen
T OpenBrace
T Int
T Identifier x
T Assign
T Identifier a
T Plus
T Identifier b
T Semicolon
T Identifier y
T PlusAssign
T Identifier x
T Semicolon
T CloseBrace
```

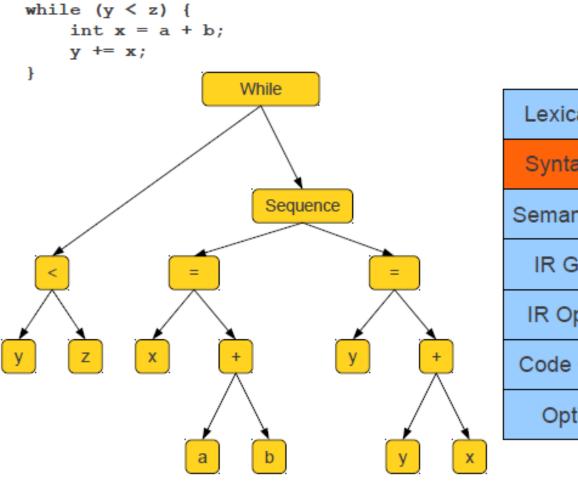
Syntax Analysis

Semantic Analysis

IR Generation

IR Optimization

Code Generation



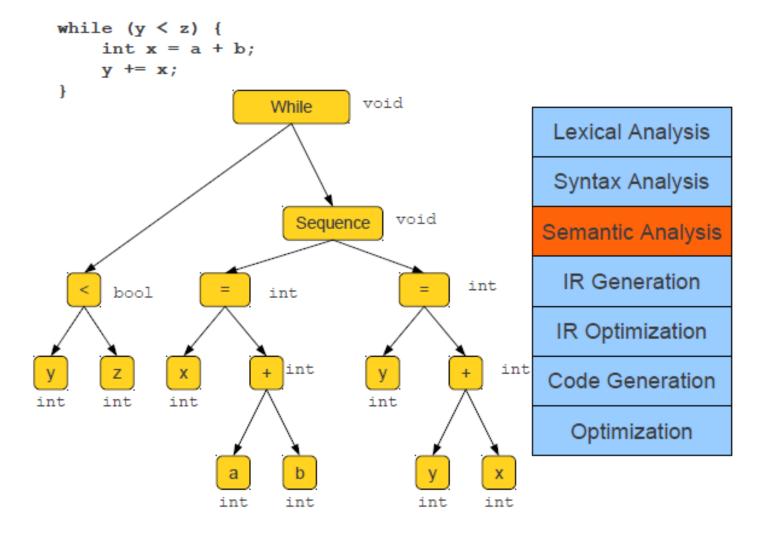
Syntax Analysis

Semantic Analysis

IR Generation

IR Optimization

Code Generation



```
while (y < z) {
    int x = a + b;
    y += x;
}

Loop: x = a + b
    y = x + y
    _t1 = y < z
    if _t1 goto Loop</pre>
```

Syntax Analysis

Semantic Analysis

IR Generation

IR Optimization

Code Generation

Syntax Analysis

Semantic Analysis

IR Generation

IR Optimization

Code Generation

```
while (y < z) {
    int x = a + b;
    y += x;
}

    add $1, $2, $3

Loop: add $4, $1, $4

    slt $6, $1, $5

    beq $6, loop</pre>
```

Syntax Analysis

Semantic Analysis

IR Generation

IR Optimization

Code Generation

```
while (y < z) {
    int x = a + b;
    y += x;
}

    add $1, $2, $3

Loop: add $4, $1, $4
    blt $1, $5, loop</pre>
```

Syntax Analysis

Semantic Analysis

IR Generation

IR Optimization

Code Generation