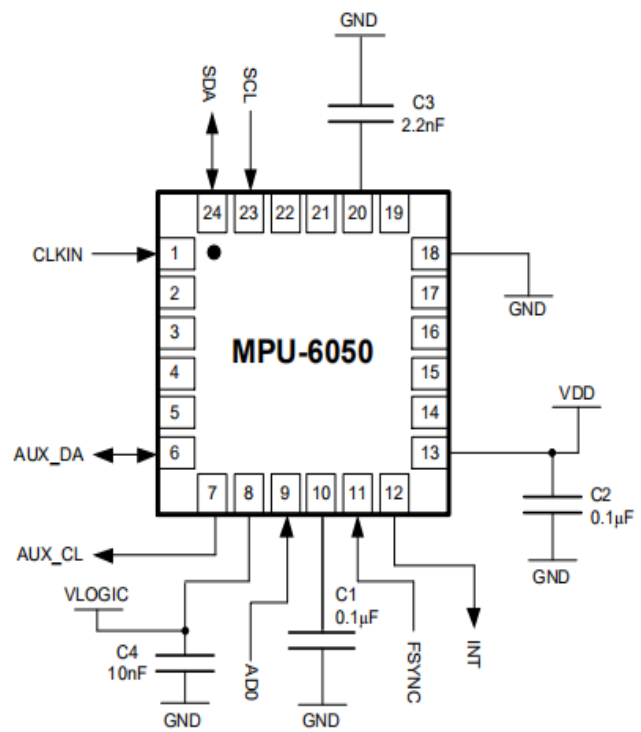
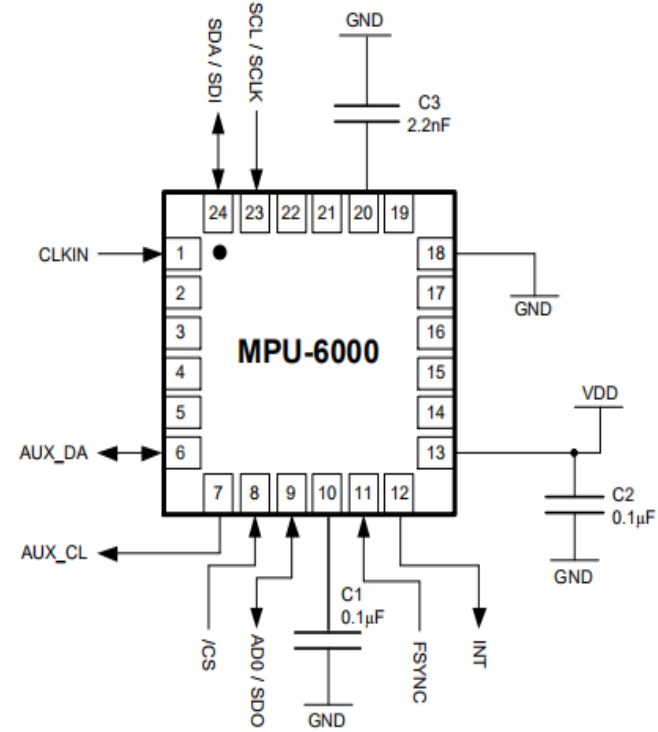


7.2 Typical Operating Circuit

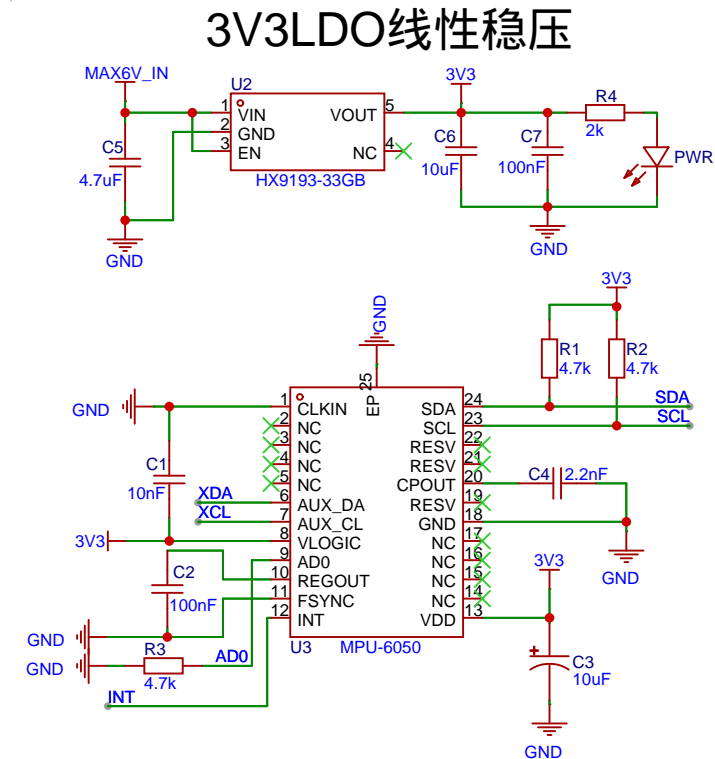


README:

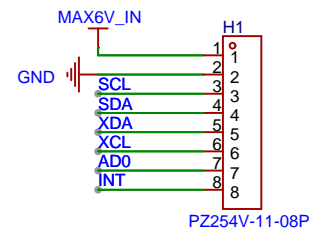
PIN9-AD0:MPU6050的I2C通信地址脚配置

AD0=0(下拉电阻) 7bit地址 : 0b1101000 0x68


AD0=1(上拉电阻) 7bit地址 : 0b1101001 0x69



MPU6050芯片驱动电路



1x8排针接口

原理图	Schematic1			更新日期	2025-09-03
				创建日期	2025-08-09
图页	P1			物料编码	
绘制		MPU6050模块			
审阅					
		版本	尺寸	页	1 共 1
		V1.0	A4	嘉立创EDA	