Евгений Иванович Клименков

osisp2019@gmail.com

Белорусский Государственный Университет Информатики и Радиоэлектроники

2019

Оно же широкоизвестно как Inter-Process Communication (IPC). IPC подразумевает не только процессы, но и потоки.

Включает в себя:

- Синхронизацию
- Обмен данными

Data race происходит, когда в программе есть как минимум два обращения к памяти, такие что для всех справедливо следующее:

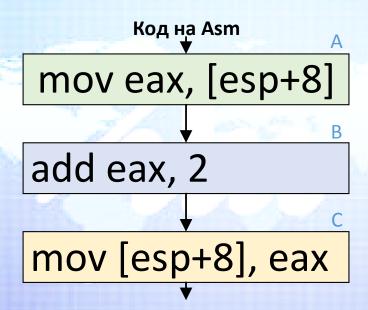
- Они затрагивают одну ячейку памяти
- Осуществляются как минимум из двух разных потоков
- Включают операцию записи
- Не являются операциями синхронизации

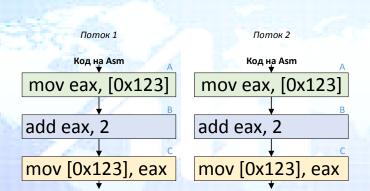
Data race MOЖЕТ и ОБЫЧНО приводит к Race Condition (Coстояние Гонки).

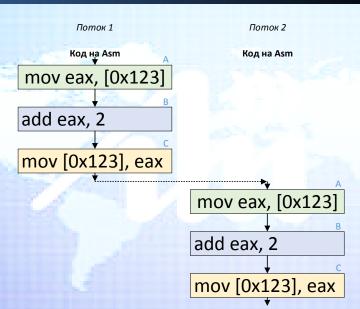
Race Condition – тип ошибок возникающих при функционировании (как следствие ошибки проектирования) параллельной системы, при которых корректность работы системы зависит от фактического порядка выполнения частей кода.

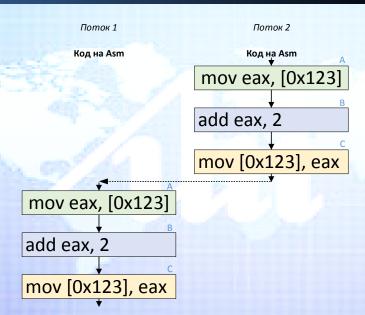
Е. И. Клименков 2019 БГУИР

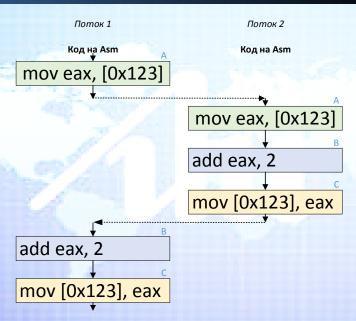
Код на С

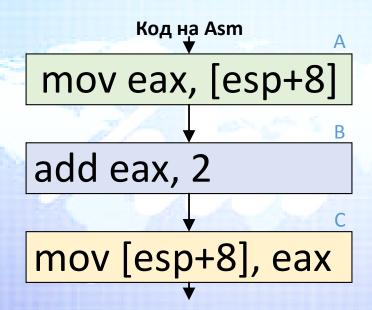




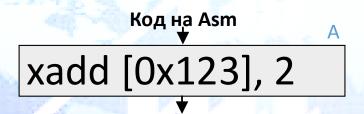








E. И. Клименков 2019 БГУИР 11 / 66



 Е. И. Клименков
 2019

 12 / 66

Инструкции процессора которые включают в себя одновременно чтение и запись в память называются Read-Modify-Write.

Классические примеры:

- SWAP (Swap) ==> xchg
 C atomic_exchange(volatile C* obj, C desired);
- CAS (Compare-And-Swap) ==> cmpxchg
 _Bool atomic_compare_exchange(volatile C* obj, C* expected, C desired);
- FAA (Fetch-And-Add) ==> xadd
 C atomic fetch add(volatile C* obj, C arg);
- TAS (Test-And-Set) ==> bts, btc
 _Bool atomic _flag _test _and _set(volatile atomic _flag* obj);

E. И. Клименков 2019 БГУИР 13 / 66

Инструкции процессора которые включают в себя одновременно чтение и запись в память называются Read-Modify-Write.

Классические примеры:

- SWAP (Swap) ==> xchg
 C atomic_exchange(volatile C* obj, C desired);
- CAS (Compare-And-Swap) ==> cmpxchg
 _Bool atomic_compare_exchange(volatile C* obj, C* expected, C desired);
- FAA (Fetch-And-Add) ==> xadd
 C atomic fetch add(volatile C* obj, C arg);
- TAS (Test-And-Set) ==> bts, btc
 _Bool atomic _flag _test _and _set(volatile atomic _flag* obj);

E. И. Клименков 2019 БГУИР 14 / 66

Инструкции процессора которые включают в себя одновременно чтение и запись в память называются Read-Modify-Write.

Неклассический пример:

- LL/SC (Load-Link/Store-Conditional)
- Транзакционная память

LL/SC - Это две связанные инструкции, которые любит RISC. Грубо, но элегантно.

Транзакционная память может рассматриваться как расширение LL/SC.

Пару слов о volatile.

volatile — это подсказка агрессивно-оптимизирующему компилятору, но не процессору!!!, о том что значение переменной может измениться непредусмотренным кодом программы образом. То есть volatile не имеет никакого отношения к синхронизации!

Е. И. Клименков 2019 БГУИР 16 / 66

Пример:

где tsc — адресс переменной которая меняется обработчиком прерывания или другим потоком.

Е. И. Клименков 2019 БГУИР 17 / 66

```
Что может сделать компилятор?
```

```
mov eax, [tsc]
NEXT_ITERATION:
cmp eax, 10000
jb NEXT ITERATION
```

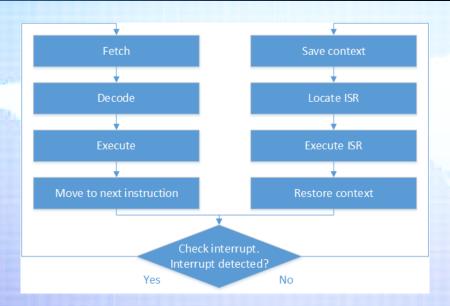
что эквивалентно:

```
mov eax, [tsc]
cmp eax, 10000
jae EXIT
NEXT_ITERATION:
jmp NEXT ITERATION EXIT:
```

Если же tsc был объявлен как volatile, то:

NEXT_ITERATION: cmp [tsc], 10000 jb NEXT_ITERATION

Concurrency



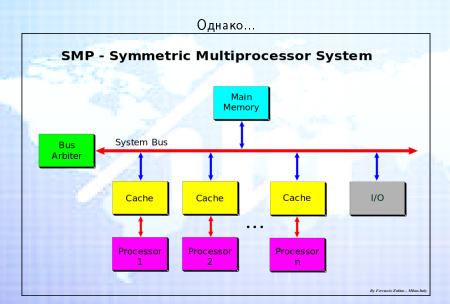
Е.И.Клименков 2019 БГУИР 20 / 66

Concurrency

Выполнение любой инструкции процессора (практически любой) в отсутствии физического параллелизма является атомарным!

Синхронизация:

- RMW в одной инструкции
- Временное отключение прерываний: cli/sti



Parallelism

Шина памяти (протокол когерентности кэшей) поддерживает только две операции:

- Read
- Write

и работает с блоками равными размеру строки кэша...

xadd "под капотом":

xadd [0x123], 2

CHEAP

lock xadd [0x123], 2

EXPENSIVE

Итого, атомарными являются:

- Чтение памяти (mov eax, [ecx])
- Запись в память (mov [ecx], eax)

но!! тогда и только тогда, когда весь доступ к памяти приходится на ОДНУ строку кэша! Для иных случаев процессор под-

держивает специальные атомарные транзакции на шине памяти.

Префикс **lock** применный к инструкции инициирует атамарную транзакцию на вермя выполнения инструкции.

xadd [0x123], 2

lock xadd [0x123], 2

Concurrency-SAFE NOT safe for parallelism

> Concurrency-SAFE Parallelism-SAFE

Е. И. Клименков 2019 БГУИР 26 / 66 xadd [0x123], 2

CHEAP

lock xadd [0x123], 2

EXPENSIVE

Spinlock

Spinlock — метод синхронизации, при котором поток, пытающийся получить ресурс, ожидает его в цикле постоянно производя попытки, захвата ресурса.

Поток остается активным в процессе ожидания, HO не выполняет полезную работу — busy waiting.

```
unit32 t slock;
```

```
lock_spinlock:
mov eax, 1
xchg eax, [slock]
test eax, eax
jnz lock_spinlock
ret
```

unlock_spinlock: mov eax, 0 xchg eax, [slock] ret

```
alignas(4) unit32 t slock;
 lock spinlock:
mov eax, 1
try again:
cmp [slock], 0
jne try again
xchg eax, [slock]
test eax, eax
jnz lock spinlock
ret
 unlock spinlock:
mov [slock], 0
ret
```

Non-Blocking Algorithms and Data Structures

Non-Blocking Algorithm — такой алгоритм, в котором отказ или зависание одного из потоков не может привести к отказу или приостановке других потоков.

To есть в Non-Blocking Algorithms гарантируется прогресс системы и не требуется участие операционной системы.

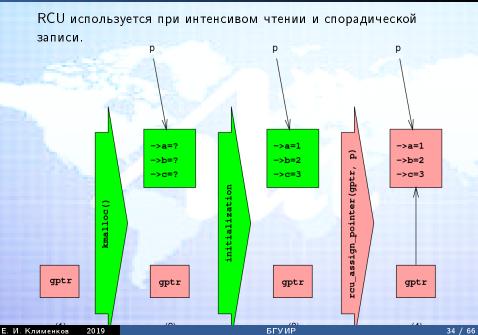
Non-Blocking Algorithms and Data Structures

- Obstruction-freedom. Гарантируется что в любой момент времени один поток, выполняемый изолированно в течение ограниченного числа шагов, завершит свою работу.
- Lock-freedom. Гарантируется что как минимум один поток в системе всегда прогрессирует. Гарантируется прогресс всей системы.
- Wait-freedom. Гарантируется что любая операция выполняемая потоком завершится в течении ограниченного числа шагов. Гарантируется прогресс каждого потока в системе.

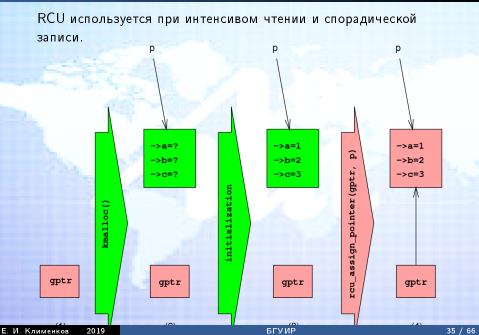
Non-Blocking Algorithms and Data Structures

- Obstruction-freedom. Гарантируется что в любой момент времени один поток, выполняемый изолированно в течение ограниченного числа шагов, завершит свою работу.
- Lock-freedom. Гарантируется что как минимум один поток в системе всегда прогрессирует. Гарантируется прогресс всей системы.
- Wait-freedom. Гарантируется что любая операция выполняемая потоком завершится в течении ограниченного числа шагов. Гарантируется прогресс каждого потока в системе.

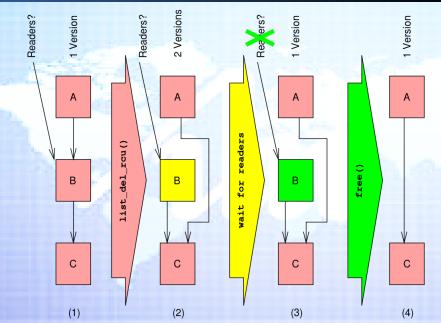
Read-Copy-Update



Read-Copy-Update



Read-Copy-Update



Е. И. Клименков 2019 БГУИР 36 / 66

Readers-writer lock

Pessimistic вариант RCU. Обычно реализуется на основе семафора

ABA problem

Значение из памяти читается два раза.

Оба раза мы получаем одно и тоже значение.

Однако, это не означает, что защищаемая структура данных не изменилась. :-(

```
void Push(Obj* obj_ptr) {
    while(1) {
        Obj* next_ptr = top_ptr;
        obj_ptr->next = next_ptr;
        // If the top node is still next, then assume no one has changed the stack.
        // (That statement is not always true because of the ABA problem)
        // Atomically replace top with obj.
        if (top_ptr.compare_exchange_weak(next_ptr, obj_ptr)) {
            return;
        }
        // The stack has changed, start over.
    }
}
```

Проблемы

Все проблемы программирования связанные с многопоточностью можно разделить на следующие классы:

- Abnormal termination.
- Starvation.
- 3 Race condition.
- 4 Deadlock.

Abnormal termination

На уровне потоков: Exit Gracefully or Fail Fast!

На уровне процессов: Be Prepared, Check Exit Codes and Have

Rollback Plan.

Основная проблема: разрушение гарантий целостности данных.

Предпосылки:

- 1 Задачи выполняются с разным приоритетом.
- 2 Высокий уровень конкуренции.
- 3 Coarse-grained locking.
- 4 Отсутствие контроля за параметрами критической секции.
- Отсутствие справедливых политик

Решения:

- Используйте повышенный приоритет выполнения только там где это действительно нужно
- Докализуйте данные
- 3 Fine-grained locking.
- 4 Сделайте код готовым к работе с неожиданными данными
- 6 Следите за политиками

Race Condition

Причина: конкурентное обращение с разделяемым ресурсом (память, устройство, файл и т.д.). Варианты:

- Нарушение атомарности
- О Нарушение порядка

Пример:

```
Thread 1::
if (thd->proc_info) {
  fputs(thd->proc info, ...);
Thread 2::
thd->proc_info = NULL;
```

 Е. И. Клименков
 2019
 45 / 66

Решение:

```
pthread_mutex_t proc_info_lock = PTHREAD_MUTEX_INITIALIZER;
1
    Thread 1::
3
    pthread_mutex_lock(&proc_info_lock);
    if (thd->proc_info) {
      fputs(thd->proc_info, ...);
      . . .
    pthread mutex unlock (&proc info lock);
10
11
    Thread 2::
12
    pthread_mutex_lock(&proc_info_lock);
14
    thd->proc info = NULL;
    pthread_mutex_unlock(&proc_info_lock);
15
```

Другое Решение:

```
1 pthread mutex t proc info lock = PTHREAD MUTEX INITIALIZER;
 3 Thread 1::
 4 int local_proc_info = thd->proc info;
 5
   if (local proc info) {
    fputs(local proc info, ...);
10 }
11
12 Thread 2::
13 thd->proc info = NULL;
```

Пример:

```
Thread 1::
1
    void init() {
       mThread = PR_CreateThread(mMain, ...);
5
7
    Thread 2::
    void mMain(...) {
10
11
        mState = mThread->State;
12
13
```

Решение:

```
1 HANDLE event = ::CreateEvent(NULL, FALSE, FALSE, NULL);
 3 Thread 1::
 4 void init() {
    mThread = PR CreateThread(mMain, ...);
 7 SetEvent (event);
 9 }
10
11 Thread 2::
12 void mMain(...) {
13 ...
14 WaitForSingleObject(event, ...);
15 mState = mThread->State;
16 ...
17 }
```

Другое Решение:

```
1 pthread mutex_t mtLock = PTHREAD_MUTEX_INITIALIZER;
 2 pthread cond t mtCond = PTHREAD COND INITIALIZER;
 3 int mtInit
 5 Thread 1::
 6 void init() {
   mThread = PR CreateThread(mMain, ...);
10 // signal that the thread has been created...
11 pthread mutex lock(&mtLock);
12 mtInit = 1;
13 pthread cond signal (&mtCond);
14 pthread mutex unlock(&mtLock);
15 ...
16 }
17
18 Thread 2::
19 void mMain(...) {
20 ...
21 // wait for the thread to be initialized...
22 pthread mutex lock(&mtLock);
23 while (mtInit == 0)
24 pthread cond wait(&mtCond, &mtLock);
25 pthread mutex unlock(&mtLock);
26
27 mState = mThread->State;
28 ...
29 }
```





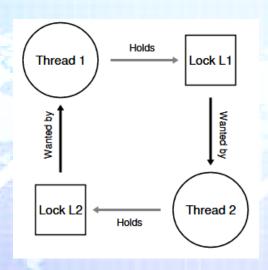
"Всё, что может пойти не так, пойдет не так"

Deadlock



Deadlock

Deadlock — ситуация в многозадачной среде, при которой несколько задач находятся в состоянии ожидания ресурсов, занятых друг другом, так что ни одна из них не может продолжать свое выполнение.



Условия возникновения (Coffman conditions):

- Взаимное исключение с пересечением двух критических секций
- Ожидание с удержанием
- 3 Отсутствие принудительного вытеснения ресурса
- Начилие цикла в графе ожидания

Причины:

- Большой объем кода
- 2 Сложные зависимости между компонентами
- Онкапсуляция

$$1 + 2 + 3 ->$$
 сложность :-(как всегда :-(

Обнаружение:

- 🕦 Манифистируется в виде зависания программы или части программы
- Источник ищется путем анализа call stack-ов потоков в режиме отладки
- 3 Анализ исходного кода

Анализ call stack-ов Thread 2: Thread 1: Mutex.Get() Mutex.Get() MakeProgress() + 0x13 TakeAction() + 0x28 TakeAction() + 0x45 MakeProgress() + 0x89ThreadMain() + 0x44 ThreadMain() + 0x50

Е. И. Клименков 2019 **БГУИР** 60 / 66

Анализ исходного кода

```
ProgressBar pb;
void TakeAction()
                      void MakeProgress()
   SomeAction();
                           EnforceAction();
   pb.lock();
                           pb.lock();
void SomeAction()
                       void EnforceAction(()
   MakeProgress();
                           TakeAction();
```

- Упорядочивание захватов блокировок
 - Явное определение весов блокировок
- Все-и-Сразу
- Оптимистичный подход
- Развязывание критических секций

```
pthread_mutex_lock(prevention); // begin lock acquisition
pthread_mutex_lock(L1);
pthread_mutex_lock(L2);
...
pthread_mutex_unlock(prevention); // end
```

Оптимистичный подход:

```
top:
pthread_mutex_lock(L1);
if (pthread_mutex_trylock(L2) != 0) {
   pthread_mutex_unlock(L1);
   goto top;
}
```

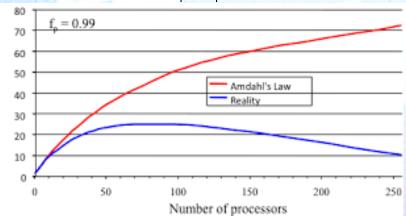
Е. И. Клименков 2019 63 / 66

Speedup:

$$S_p = rac{1}{lpha + rac{1-lpha}{p}}$$

Е. И. Клименков 2019 БГУИР 64 / 66





Speedup:

$$S_n = s + (1-s)n$$

Е. И. Клименков 2019 БГУИР 66 / 66