**Build the Hack CPU with Verilog**

<https://blog.csdn.net/solstice/article/details/4091796>

# 基于FPGA制作CPU

<https://zhuanlan.zhihu.com/p/29378035>

# 用FPGA如何自己设计CPU和制作计算机

<https://wenku.baidu.com/view/c9141daddd3383c4bb4cd27f.html>

**基于 FPGA 的八位 RISC CPU 的设计**

<http://read.pudn.com/downloads118/doc/500262/%E7%BB%84%E6%88%90%E5%8E%9F%E7%90%86%E8%AE%BE%E8%AE%A1%E5%8F%82%E8%80%83%E8%B5%84%E6%96%99/dsp_073231f.pdf>