

A seguinte imagem apresenta uma esquema conceitual da organização de um processo (disponível na página 186 do livro do Mazieiro).

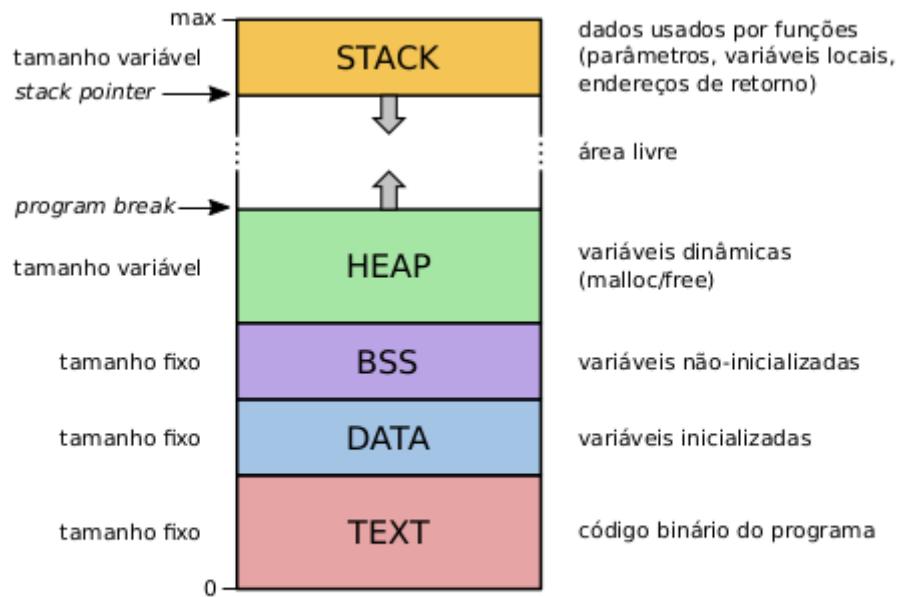


Figura 15.2: Organização da memória de um processo.

Nesta tarefa você deve executar o programa disponível [neste link](#). Este programa apresenta os endereços lógicos das variáveis e o mapa de memória do processo. Com base na saída do programa, você deve gerar uma imagem do esquema conceitual da organização da memória do processo (com área TEXT, DATA, BSS, etc) e inserir, dentro de cada área, as variáveis e funções do processo. Você também deve apresentar o endereço lógico de memória que representa o início de cada área. Na imagem, coloque o nome de cada área (STACK, HEAP, etc.)

Para gerar a imagem, você pode inserir uma tabela com uma coluna e várias linhas (cada linha representa uma área de memória do processo). Utilize um esquema de cores para distinguir as áreas de memória (semelhante ao que foi apresentado na imagem acima).

Além da imagem, apresente um print com a saída do programa.