

Tarea 6

Profesor: Luis Mateu Estudiante: Andrés Calderón

1. Parte c

1. **(i)**

Ciclo	fetch	decode	execute
1	A		
2	В	A	
3	С	В	A
4	D	С	В
5	Е	D	С
6	F	Е	D
7	G	F	Е
8	L	-	-
9	M	L	-
10	N	M	L
11	-	N	M
12	-	-	N

En el ciclo 8 se realiza efectivamente el salto de E a L por lo dicho por enunciado, y se borra el trabajo previo de fetch y decode.

2. **(ii)**

Ciclo	fetch	decode	execute
1	AB	-	-
2	$^{\mathrm{CD}}$	AB	-
3	EF	CD	AB
4	GH	(D)	С
5	IJ	EF	D
6	LM	IJ	Е
7	LM	-	-
8	N	LM	-
9	-	N	LM
10	_	-	N

Tarea 6

Finalmente aquí primero tenemos que en el ciclo 4 solo se ejecuta C pues D depende del resultado de C, de modo que queda en stand by en la etapa de decode, mientras tanto el resto se ejecuta normalmente ya que no se predice nada, luego al llegar a la ejecución de E se hace efectivamente el salto a L en el ciclo 6 y además no se ejecuta F pues E hace un salto, por el cual hay que anular el trabajo previo de fecth y decode, tras esto el resto se ejecuta con normalidad (asumiendo que M no depende del resultado de L ya que no se muestra).

Tarea 6 2