

# UNIVERSIDAD ESTATAL A DISTANCIA ESCUELA DE CIENCIAS EXACTAS Y NATURALES CARRERA INGENIERÍA INFORMÁTICA CATEDRA DESARROLLO DE SISTEMAS 00823 - Organización de Computadores Segundo Cuatrimestre 2024



## Proyecto No. 2

## **Tipo**

## **Individual**

## Valor del trabajo en la nota

Este trabajo en todas sus partes constituye un 2.5% de la nota final

## **OBJETIVO**

Poner en práctica los conceptos que se abarcan en los capítulos 7, 8 y 9 del libro de texto, cuyo énfasis son los contadores de tipo asincrónico y sincrónico.

## **DESARROLLO**

Diseñe un contador <u>síncrono</u> que realice la secuencia binaria irregular tomando como base las coordenadas del siguiente gráfico para determinar los números que conforman la secuencia:

	00	01	10	11
00	7	6		
01	8	5		
10	9	4	3	2
11	10			1

Gráfico 1. Coordenadas de posiciones.

Para determinar la secuencia de números del contador síncrono, se debe empezar por la posición donde se encuentra el número 1, cuya coordenada es 1111 que en decimal es el número 15, por lo que el primer número de la secuencia es el 15. Luego, siguiendo el orden de los números, sigue el 2 que se encuentra en la coordenada 1011 que representa el número en decimal 11, por lo que el segundo número de la secuencia es el 11. De esta forma se debe determinar el resto de la secuencia de números para el contador síncrono. Note que la secuencia de números del contador asíncrono es irregular.

Como parte de la solución del circuito, además del diseño del contador síncrono, se debe diseñar un contador asíncrono de 4 bits que se incremente en 1 cada vez que se alcance cualquiera de los estados 8 y 11 del contador síncrono. Esto quiere decir que cuando se



## UNIVERSIDAD ESTATAL A DISTANCIA ESCUELA DE CIENCIAS EXACTAS Y NATURALES CARRERA INGENIERÍA INFORMÁTICA CATEDRA DESARROLLO DE SISTEMAS

AS UNIE

00823 - Organización de Computadores Segundo Cuatrimestre 2024

muestre <u>cualquiera</u> de los dos estados anteriores (8 u 11) del contador síncrono, se deberá incrementar en 1 al contador asíncrono. El contador asíncrono deberá volver a 0 cuando contabilice hasta 9, o sea el contador asíncrono iniciará en 0 y llegará hasta 9, luego de esto, deberá volver a 0 nuevamente para seguir contabilizando.

## El contador síncrono debe contener:

- a. Tabla de estado siguiente, desarrollada a partir la lista de números de la secuencia.
- b. Mapas de Karnaugh, la indicación de las agrupaciones establecidas para la simplificación y la explicación del término resultante de cada agrupación.
- c. Ecuaciones resultantes para cada entrada de cada Flip-Flop JK.
- d. Circuito generado en Digital Works del contador, el cual debe cumplir con lo siguiente:
  - i. Las salidas Q de los Flip-Flops deben de ir conectadas a un Numeric Output para poder visualizar que el contador síncrono está generando correctamente los valores esperados de la secuencia. Los valores del Numeric Output deben ser mostrador en formato decimal.
  - ii. Para la decodificación de los estados 8 y 11, estos se deben tomar de las salidas Q de los Flip-Flops y cuando suceda cualquiera de estos estados, se debe encender un led por separado. Por consiguiente, se necesitarán 2 leds para determinar cada uno de los estados que se decodifican del contador síncrono cuando sucedan.

### El contador asíncrono deberá contar con:

- a. Cuatro (4) Flip-Flops J-K conectados de forma asíncrona.
- b. Se incrementará en 1 cada vez que se decodifique cualquiera de los estados del contador síncrono citados anteriormente.
- c. Las salidas del contador asíncrono deben ir conectadas a un Numeric Output para mostrar el conteo en formato decimal.
- d. El contador asíncrono debe de reiniciar en cero cuando alcance el valor decimal de 10, o sea debe permitir visualizar el conteo desde el 0 hasta el 9.

## **ENTREGABLES**

La solución del ejercicio debe incluir dos archivos:

 a. El documento con la solución del proyecto. El cual debe incluir la explicación de los pasos realizados para obtener las ecuaciones simplificadas por medio de los mapas de Karnaugh y el resultado de cada agrupación de términos.



## UNIVERSIDAD ESTATAL A DISTANCIA ESCUELA DE CIENCIAS EXACTAS Y NATURALES CARRERA INGENIERÍA INFORMÁTICA CATEDRA DESARROLLO DE SISTEMAS 00823 - Organización de Computadores

Segundo Cuatrimestre 2024



b. El archivo en formato .DWM generado en Digital Works, que corresponda a los requerimientos de la construcción del circuito.

Si la plataforma solo permite un archivo, se generará un archivo comprimido (.ZIP) con los archivos.

## MATRIZ DE EVALUACIÓN

Rubo por calificar	Detalle	Porcentaje
Documento con la solución del proyecto		60%
Portada	1%	
Índice		
Introducción (No menos de ½ página)		
Marco Teórico		
Desarrollo		
Tabla de estado siguiente	10%	
Mapas de Karnaugh		
Ecuaciones de las entradas de los Flip-Flops		
Explicación del funcionamiento del contador asíncrono		
Conclusión (No menos de ½ página)		
Bibliografía en formato APA	2%	
Circuito en Digital Works del contador		40%
Inclusión del Numeric Output en el contador síncrono y asíncrono	3%	
El contador síncrono corresponde a la solución correcta		
Se determinan correctamente los estados y se identifican por medio		
de los leds		
El contador asíncrono se incrementa conforme a lo solicitado	10%	
TOTAL:	100%	100%