2 1 3 4 历史版本 Α 设计 版本号 日期 变更描述 V1.1 2019-07-24 更改Core指示部分电路,删除3.3保险丝增加5V保险丝以及5VTVS Hetz<u>er</u> V1.2 2019-07-30 Hetzer 更改SD卡信号上拉部分的错误 更改部分排针引脚排序 删除SWD口上多余的丝印 将SD卡信号供电LDO输入端更改为3.3V V1.3 2019-10-16 Hetzer 增加CR引脚阻容延时,可无需外部再增加阻容延时直接控制其他电源使能。 将CR引脚与RST按键关联,在按下复位按键后可将CR引脚拉低。避免进入错误的BOOT模式。 在复位电路上增加ESD二极管与RC滤波,可以一定程度防止静电干扰 更改BOOT_CFG下拉电阻为47K В В V1.4 2020-08-18 Hetzer 将下载口上的串口上拉电阻, 移至跳线之后, 不焊跳线时不上拉 删除SDRAM,Flash,SD卡CLK信号线上的OR电阻 删除SD组IO稳压使能端电阻 增加DCDC-PSWITCH上二极管反向泄放电路,避免短时断电后,内核不启动 修改部分丝印位置,原理图样式,文字字体 更换SD卡座为自弹式 更换CSI摄像头接口为翻盖式 V1.5 2021-11-02 Hetzer 增加板载CSI接口上电时序控制, CR输出为高之后, CSI接口才开始供电 增加SD卡CD引脚与GND闭合时, 串接的470R电阻 删减CSI接口的4.7uF退耦电容 减少CR输出延时,从上电到CR输出高电平大概70ms ADC供电部分, 磁珠换为0402 120R @100Mhz USB部分,金属壳接地磁珠换为0603 120R @100Mhz USB部分, CC1 CC2引脚加5.1K下拉,默认为USB-Device С С D D Title: RT1064-Revision 逐飞科技 SEEK FREE 成都逐飞科技 Size: A4 Author: Hetzer Revision: V1.5.0 Date: 2021/12/31 Time: 17:07:32 Sheet: 1 of: 6 1 2









