

Estado da máquina após a execução da linha 17

memória de execução

<i>índice</i>	<i>valor</i>	
0		CL main
1		AL
2		ER
3	0	narg
4	1	nvar
5	10	Var 1
6	0	CL fact(10)
7	0	AL
8	linha9	ER
9	1	narg
10	0	nvar
11	10	Arg1
12	6	CL fact(9)
13	0	AL
14	linha25	ER
15	1	narg
16	0	nvar
17	9	Arg1
18	12	CL fact(8)
19	0	AL
20	linha25	ER
21	1	narg
22	0	nvar
23	8	Arg1
24	18	CL fact(7)
25	0	AL
26	linha25	ER
27	1	narg
28	0	nvar
29	7	Arg1
30	24	CL fact(6)
31	0	AL
32	linha25	ER
33	1	narg
34	0	nvar
35	6	Arg1
36	30	CL fact(5)
37	0	AL
38	linha25	ER
39	1	narg
40	0	nvar
41	5	Arg1
42	36	CL fact(4)
43	0	AL
44	linha25	ER
45	1	narg
46	0	nvar
47	4	Arg1

pilha de avaliação

<i>pilha</i>	
10	linha 13
9	linha 13
8	linha 13
7	linha 13
6	linha 13
5	linha 13
4	linha 13
3	linha 13
2	linha 13
1	linha 13
1	linha 17

registos

EP	66
PC	linha 18

48	42	CL	fact(3)
49	0	AL	
50	linha25	ER	
51	1	narg	
52	0	nvar	
53	3	Arg1	
54	48	CL	fact(2)
55	0	AL	
56	linha25	ER	
57	1	narg	
58	0	nvar	
59	2	Arg1	
60	54	CL	fact(1)
61	0	AL	
62	linha25	ER	
63	1	narg	
64	0	nvar	
65	1	Arg1	
66	60	CL	fact(0)
67	0	AL	
68	linha25	ER	
69	1	narg	
70	0	nvar	
71	0	Arg1	
72			
73			
74			
75			