DSP BOOT 设计

1.RBL简介

RBL是DSP内部ROM中出厂固话的一段boot引导程序，上电或复位后，DSP从0x 处，即，RBL存储的地址执行，其通过读取boot引脚的电平来决定进行何种引导方式，引导方式有：no-boot，SPI，I2C，NOR。。。

2.多核boot引导流程

core0 为主引导核，完成系统初始化，各核镜像搬移，唤醒从核并跳转程执行的任务。

二次boot引导

boot加载