# ΕΡΓΑΣΙΑ 2

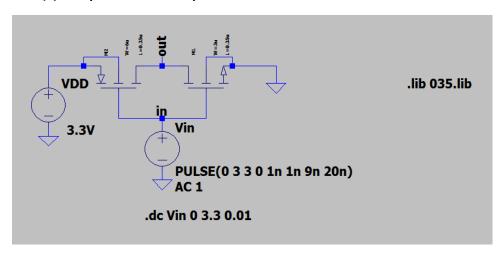
Παναγιώτης Καπετανίδης

AM:1067426

#### Άσκηση 2.1:

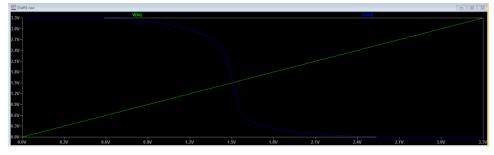
1)

Το ζητούμενο κύκλωμα:

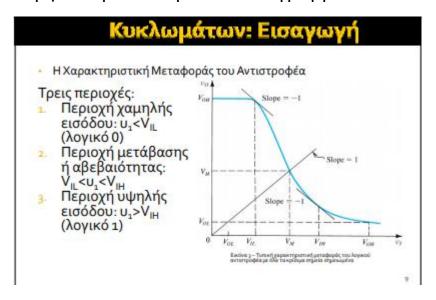


#### .dc Vin 0 3.3 0.01:

Η μεταβολή της εξόδου **Vout:** 



#### Σύμφωνα με το παρακάτω διάγραμμα:

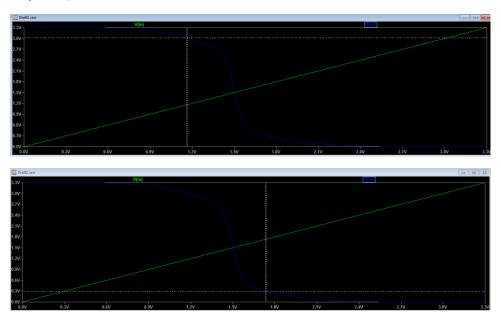


Όταν slope=-1 προκύπτει πως:

Για **NMH =NML = 10%VDD** οι ζητούμενες τάσεις είναι:

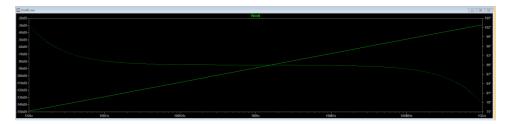
**VIH**=1.73V και **VIL**=1.16V

Γεγονός το οποίο αποδεικνύεται από:



#### .ac dec 101 1k 1g

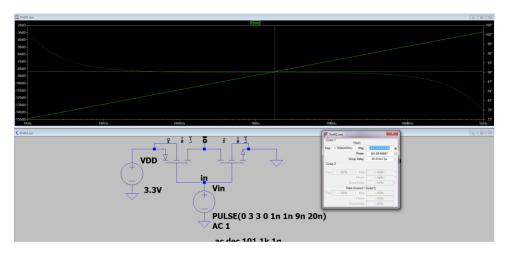
Το ζητούμενο γράφημα:



Όπως φαίνεται από το γράφημα έστω Α το πλάτος της καμπύλης. Τότε

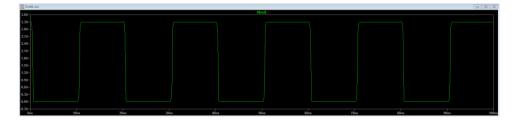
Επομένως ψάχνουμε το σημείο όπου υποδιπλασιάζεται το πλάτος , δηλαδή A/2=118/2=59dB

Άρα ψάχνουμε το σημείο -30 – 59 -> -89dB όπου **F=1.8MHz** όπως διαπιστώνεται από το παρακάτω γράφημα:

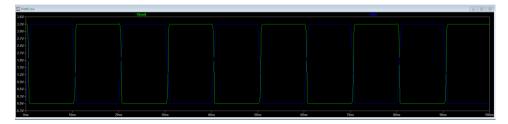


.trans 0 100n 0 1n

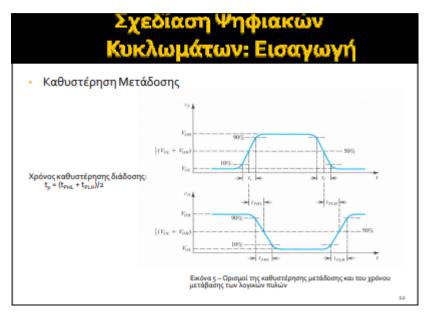
Το πρώτο γράφημα:(vout)



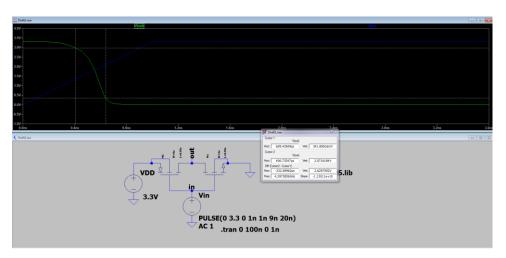
# Το δεύτερο**(vin-vout)**

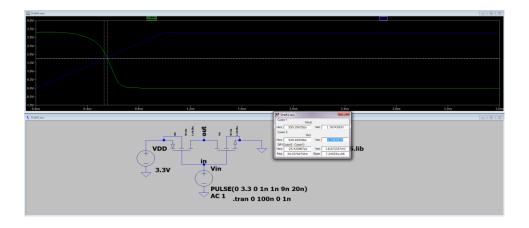


#### Σύμφωνα με το παρακάτω διάγραμμα:



#### Και





tthl=ttlh=232,69 ps

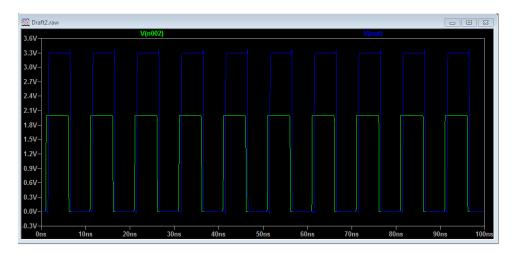
tphl=tplh=25,4ps

**tp=(tphI+ tpIh)/2**=25,4ps άρα τη μέγιστη ταχύτητα την έχει τη χρονική στιγμή tp

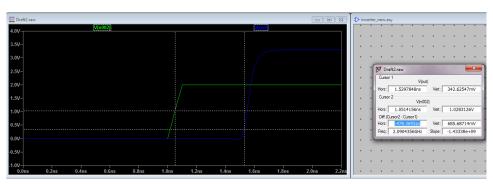
**Έχει αναγεννητικές ικανότητες** αφού έχει συνεχή παροχή VDD και Ground μετά από ίδιο χρόνο h καμπύλη φτάνει στο ίδιο πλάτος.

# Άσκηση 2.2

### **B1)** Το διάγραμμα Vout,Vin:



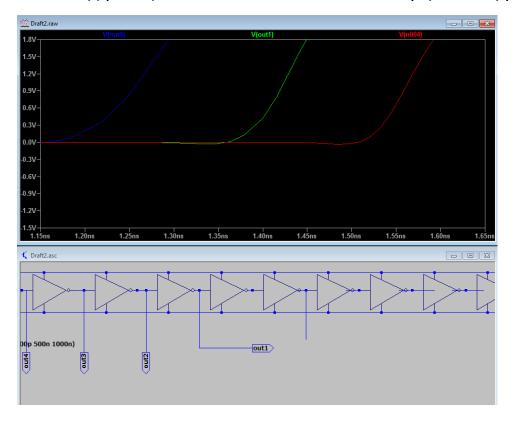
Όπως φαίνεται από το παρακάτω διάγραμμα:



Η καθυστέρηση μετάδοσης ισόυται με **td**= 478.36ps

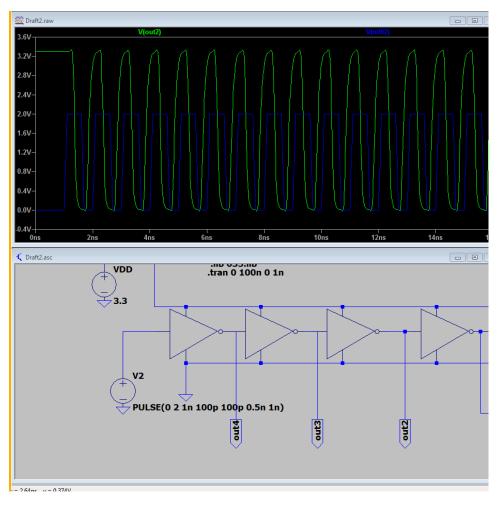
#### **B2)**

Για κάθε ζεύγος αντιστροφών παρατηρούμε πως η καθυστέρηση διάδοσης μεταξύ των δύο πυλών είναι σταθερή και ίση με 0.15ns:



Με αυτή τη λογική έχουμε και δίχως να θέλουμε να ξεπερνάει καθυστέρηση το **50%** της περιόδου(500ns):

Για **1GHz** 3 -> 3 αντιστροφείς



Για **1MHz** -> 500ns/0,15ns =3333,33=3333 αντιστροφείς(παρόμοια εικόνα)

Για **1KHz**-> 1 ms/0,15ns =333.333,333=333.333 αντιστροφείς(παρόμοια εικόνα)