第四题答案

1.ＩＥＥＥ７５４标准

-7.625: 1100000011110100...0(32位）=C0F40000H

5.5=0100000010110000.........0(32位）=80B00000H

2.运算过程

1）对阶

另个数阶码相同，不用对阶，阶码=2

2）位数相加

-1.11101+1.011=-0.10001

3）规格化

-1.0001，阶码：2-1=1

4）结果：110000000000100.。。0（32位）=C0080000H

第二题答案

4，

在计算机存储系统中为了实现低成分高容量目的一般由多存储器层次组成的结构，存储器容量和访问时间随着与处理器距离的增加而增加，一般由高速缓存（Cache）--主存---磁盘结构。可以采用层次结构的依据是处理器访问存储器的时间局部性和空间局部性。

7.

在程序中存在决策类指令（分支类指令）时，流水线处理器中取到的指令并不是所需的（或者说指令地址的变化不是流水线所预期的），从而导致指令不能在预定的时钟周期内执行的冒险，解决方法有阻塞方法或分支预测方法。