

# \*Kyiz z Logických systémov

zimný semester 2011

 Zakreslite schémy všetkých možných optimálnych riešení zadaného kombinačného obvodu. K dispozícii máte logické členy – NOR a NAND.

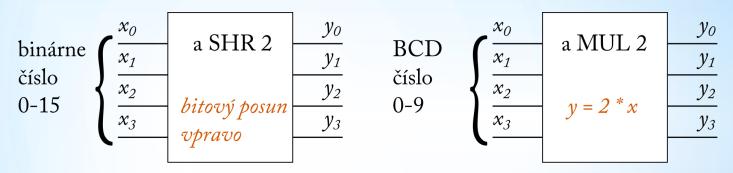
		<u>cd</u>		
	0	X	X	X
a	X	1	X	X
$\mathbf{b}$	X	X	0	0
	X	X	0	0
	у			

1 BOD

Časový limit: 4 minúty



 Navrhnite a nakreslite schémy nasledovných kombinačných obvodov, tak aby plnili správne zadané funkcie.

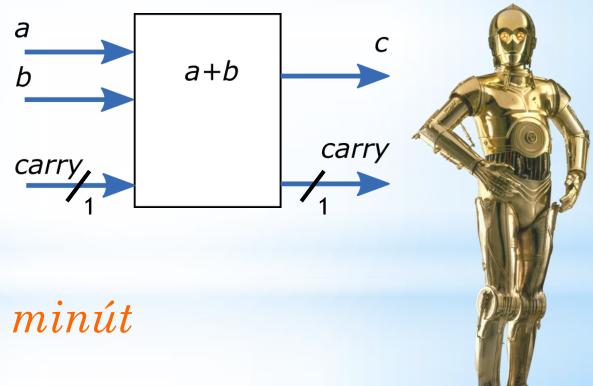


BCD	$\int \frac{x_0}{x_1}$	a ADD 1	$\frac{y_0}{y_1}$
číslo 0-9	$\frac{x_2}{x_3}$	y = x + 1	<i>y</i> <sub>2</sub> <i>y</i> <sub>3</sub>

# 2 BODY

Časový limit: 10 minút

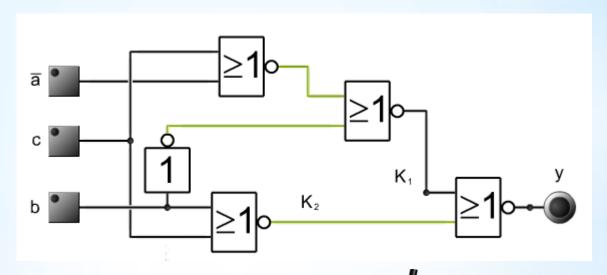
- Nakreslite schému zapojenia 3-bitovej plnej sčítačky s použitím len logických členov NOR.
- Signál *carry* reprezentuje prenos z/do vyššieho rádu.



# 2 BODY

Časový limit: 5 minút

 Nájdite a odstráňte všetky statické hazardy v zadanom zapojení.



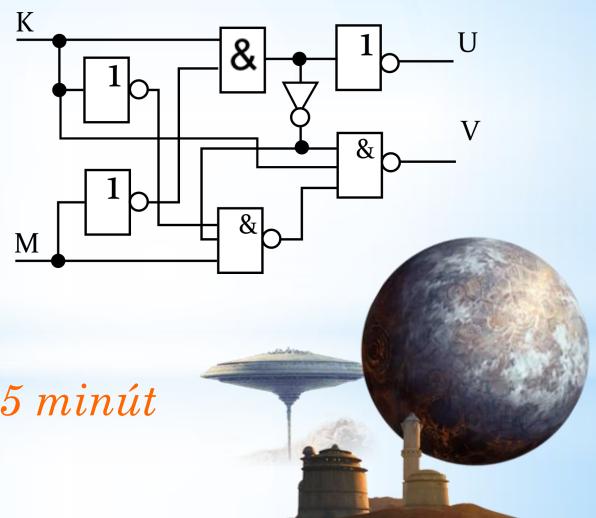
1 BOD

Časový limit: 7 minút





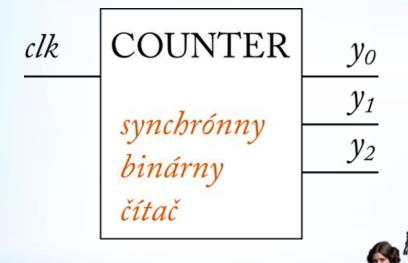
• Zapíšte *Karnaughovu mapu* nasledovného zapojenia a zapíšte minimálnu NDF a NKF.



**1** BOD

Časový limit: 5 minút

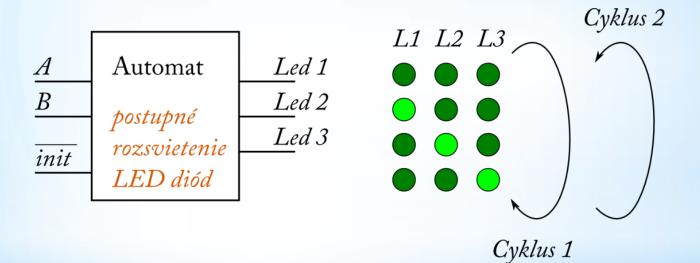
- Navrhnite a zakreslite schému synchrónneho čítača, ktorý počíta od 0 do 5.
- V zapojení použite J-K pamäte.



# 3 BODY

Časový limit: 9 minút

- Nakreslite Moorov automat, ktorý ovláda 3 LED. Ak sú vstupy *A*, *B* rovnaké zmena na ďalšiu fázu nenastane.
- Ak A=1 a B=0, pokračujeme podľa  $cyklu\ 1$ .
- Ak A=0 a B=1, pokračujeme podľa  $cyklu\ 2$ .
- Signál *init* | vypne LED diódy (t.j. uvedie automat do 1. fázy).



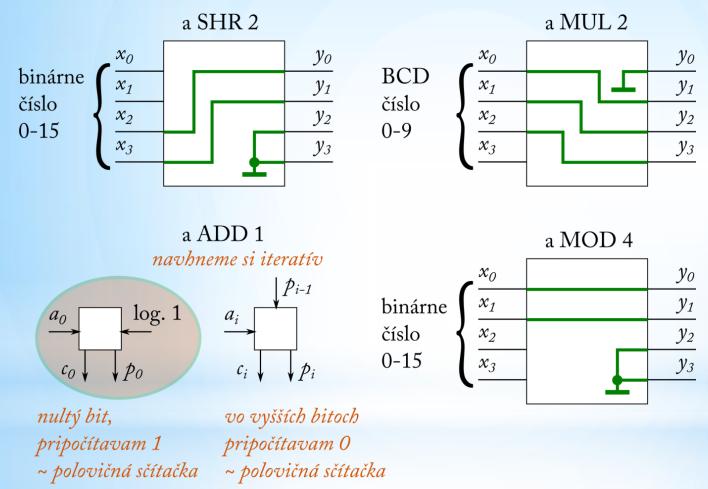
# 2 BODY

Časový limit: 9 minút



# **ÚLOHA 1:** stiahnite si program Kmapa z <a href="http://frtk.fri.uniza.sk/aj/download.html">http://frtk.fri.uniza.sk/aj/download.html</a> A otvorte si úlohu 4x4 - 4 optimálne riešenia.km

#### **ÚLOHA 2:**

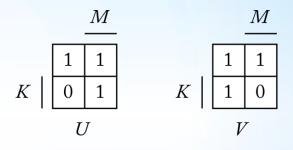


Ukážka schémy v LogiFlash 3.03 je na adrese:

http://frtk.fri.uniza.sk/aj/kviz2011.html

**ÚLOHA 4:** schéma zapojenia je rovnaká ako na cvičení 6
<a href="http://frtk.fri.uniza.sk/aj/hazardy-v-kombinacnych-obvodoch.html">http://frtk.fri.uniza.sk/aj/hazardy-v-kombinacnych-obvodoch.html</a> - zapíšeme si Karnaughovu mapu a zakreslíme v nej pravidelné konfigurácie zo zapojenia. Zo vzájomného umiestnenia konfigurácií určíme, kde je hazard. Ten odstránime napr. pridaním novej konfigurácie.

ÚLOHA 5: zapíšme si Karnaughovu mapu.



**ÚLOHA 6:** Ukážka/príklad návrhu synchrónneho automatu s J-K pamäťami v LogiFlash 3.03 je na adrese: <a href="http://frtk.fri.uniza.sk/aj/kviz2011.html">http://frtk.fri.uniza.sk/aj/kviz2011.html</a>