

DISEÑO de SISTEMAS DIGITALES AVANZADOS CON VHDL e IMPLEMENTADOS en FPGAs

Lab 1

Objetivo

Comprensión de lógica digital avanzada.

Descripción

Leer el capítulo 8.9.8 del libro “Diseño Digital, Principios y Prácticas, Tercera Edición, de J. Wakerly.

Analizar el problema en detalle. Entender las distintas soluciones. Aunque el tema es complejo le resultará útil para familiarizarse con sistemas digitales reales.

Presente un informe en el que detalle:

- El problema a resolver.
- Distintas posibles soluciones.
- En caso que Ud. puede proponer una solución distinta, detállela en un punto del informe.
- Escriba una conclusión de lo aprendido.