Implementación Correcta (Ejecución de instrucciones, manejo de errores y excepciones) Considerar pipelining Empleo de Pipelining (Riesgos, registros, unidades de ejecución) Implementar en SystemVerilog Implementación en SystemVerilog Sin módulos especializados No Uso de Módulos Especializados (Enfoque en Arquitectura de Computadores) Segmentación de memoria Segmentación de Memoria (Datos e instrucciones, acceso a E/S) Realizar pruebas Pruebas Unitarias e Integración (Plan de pruebas, objetivos, resultados) Generar productos finales Productos Finales de Microarquitectura

(Código fuente, bitstream, diagramas, simulaciones, reporte)

