

Instituto Tecnológico de Costa Rica Área Académica de Ingeniería en Computadores CE 4301 — Arquitectura de Computadores I

Proyecto Individual o en Parejas

Diseño e Implementación de un ASIP para reverberación de audio

Fecha de asignación: 27 febrero 2024 | Fecha de entrega: 21 marzo 2024

Grupos: 1-2 personas Profesores: Luis Chavarría Zamora Jason Leitón Jiménez

Mediante el desarrollo de este proyecto, el estudiante aplicará los conceptos de arquitectura de computadores en el diseño e implementación de una aplicación capaz de realizar efecto rippling en un sonido usando el reverberación de sonido empleando un ISA específico.

1. Descripción General: Reverberación

La reverberación es un fenómeno acústico relacionado a la persistencia del sonido en un medio cerrado. En el medio (paredes, muebles, personas, entre otros objetos) se reflecta el sonido emitido por la fuente. Estas reflexiones van decayendo gradualmente mientras son absorbidas por los objetos del medio. El fenómeno de reverberación es representado gráficamente en la Figura 1.

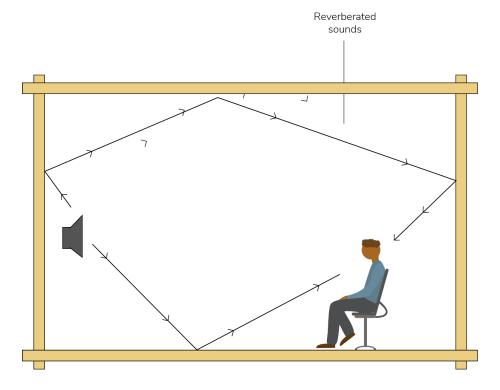


Figura 1: Representación gráfica del fenómeno de reverberación



1.1. Inserción de reverberación a una señal de audio

El efecto de reverberación puede ser modelado con la función de transferencia

$$H(z) = \frac{Y(z)}{X(z)} = \frac{1 - \alpha}{1 - \alpha z^{-k}},\tag{1}$$

donde H(z) es la función de transferencia, Y(z) es la salida del sistema y X(z) es la entrada del sistema. α es la atenuación del medio y k es el retardo. Luego de despeje matemático y transformaciones de dominio, se obtiene la ecuación de diferencias, la cual permitiría implementar este fenómeno en un sistema digital

$$y(n) = (1 - \alpha)x(n) + \alpha y(n - k), \tag{2}$$

donde y(n), es la muestra número n a la salida del sistema, x(n) es la muestra número n a la entrada del sistema y y(n-k) es la muestra n a la salida con un retardo de k muestras.

Como se observa, este sistema tiene un requerimiento de memoria importante pues necesita acceder a salidas anteriores. Si se almacenan en memoria los datos anteriores a la salida se necesitaría una memoria igual al doble del archivo de entrada, o inclusive esta podría ser infinita si el procesamiento fuera en vivo. Una técnica usada para aliviar este requerimiento de memoria es usar un buffer circular. Este se ejemplifica en la Tabla 1 con un buffer circular para 4 datos.

Tabla 1: Buffer circular para 4 entradas de audio

Memoria	Dato	Índice
0x0100		
0x0104	0.304	y(n-2)
0x0108	0.350	y(n-1)
0x010c	-0.604	y(n)
0x0110	0.566	y(n-3)
0x0118		

(a) Buffer circular en un momento n

Memoria	Dato	Índice
0x0100		
0x0104	0.304	y(n-3)
0x0108	0.350	y(n-2)
0x010c	-0.604	y(n-1)
0x0110	-0.348	y(n)
0x0118		

(b) Buffer circular después de la siguiente muestra

Este buffer es útil para usar eficientemente la memoria porque la ecuación (2) solo necesita a lo sumo la muestra n-k y luego, no se vuelve a utilizar para el procesamiento. ¿Cual sería el tamaño recomendado para el buffer circular?



1.2. Reducción de reverberación en una señal de audio

Para eliminar el eco en una señal se necesita hacer el proceso inverso, este puede ser modelado con la función de transferencia

$$H(z) = \frac{Y(z)}{X(z)} = \frac{1 - \alpha z^{-k}}{1 - \alpha}.$$
 (3)

Luego de despeje matemático y transformaciones de dominio, se obtiene la ecuación de diferencias, la cual permitiría implementar este fenómeno en un sistema digital

$$y(n) = \frac{x(n) - \alpha x(n-k)}{1 - \alpha} = \frac{1}{1 - \alpha} [x(n) - \alpha x(n-k)], \tag{4}$$

donde x(n-k) es la muestra k anterior a la actual. Como un aspecto interesante, el factor del denominador es un ajuste de la magnitud para volver el sonido a la magnitud original antes de insertarle el efecto de reverberación.

Algunos valores para α y k se muestran en la Tabla 2, para una frecuencia de muestreo F_s . Se pueden combinar en diferentes combinaciones obteniendo diferentes ejemplos de reverberación.

Tabla 2: Valores recomendados para k y α

Retardo (k)	Atenuación (α)
$F_s \times 50ms$	0.6
$F_s \times 250ms$	0.4
$F_s \times 500ms$	0.2

Se recomienda usar Octave como software de alto nivel para modelado. El código se muestra a continuación para $k = F_s \times 50ms$ y $\alpha = 0.6$ ¹:

- % Autor: Luis Chavarr a Zamora
- % Software: GNU/Octave
- % C digo de ejemplo para inserci n y retiro de reverberaci n
- % Borra lo anterior clear clc
- % Lectura del archivo
 [archivo, fs]=audioread('nombre_archivo');

¹Sin embargo, pueden ser diferentes combinaciones



```
\% Par metros del filtro
alpha = 0.6;
k_{sinfs} = 0.05;
% Ajuste para el retardo k
k=fs*k_sinfs;
% Redondeo hacia abajo, pues k debe ser entero
k=floor(k);
% Se crea una matriz de k filas llena de
% ceros para implementar el retardo hasta k muestras
polos=zeros(1,k);
% Se coloca el y(n)
polos(1) = 1;
% Se coloca el retardo a la muestra y(n-k)
polos(k)=alpha;
% Se coloca la atenuaci n (1 - alpha) a la muestra x(n)
ceros=1-alpha;
% Aplica el filtro
salida_filtro=filter (ceros, polos, archivo);
% Reproduce el sonido
player_salida=audioplayer(salida_filtro, fs);
play(player_salida);
% Eliminaci n de reverberaci n
input('Presione enter para escuchar reverberaci n eliminada');
% Se invierten Y y X al ser un proceso inverso
salida_filtro=filter(polos, ceros, salida_filtro);
player_salida=audioplayer(salida_filtro, fs);
play(player_salida);
```

El código mostrado anteriormente, es solo para modelar el resultado y efecto de la reverberación. Se recomienda usarlo como instrumento de comprobación. En el sistema digital solo se deberían implementar las ecuaciones de diferencias (2) y (4). Algunas observaciones importantes sobre los datos:

- 1. Los valores tanto a la entrada como a la salida de audio en cada momento están entre -1 y 1 (a veces es más reducido el rango). Cualquier valor fuera de este rango puede causar saturación en el sonido.
- 2. Los valores de α están entre 0 y 1. Por ende, $1-\alpha$ también está en este rango.



3. El valor de k es entero al ser un entorno digital cuantizado.

Como se observa, al trabajar con valores en el rango entre -1 y 1, se necesita algún tipo de representación para esto, por esa razón se debe utilizar punto flotante o punto fijo.

1.3. Aritmética en punto fijo

Se debe usar esta representación para los valores negativos e inferiores a la unidad. A continuación se muestran ejemplos de suma y multiplicación en punto fijo con formato Q7.8 (conformado por un signo, 7 bits en parte entera y 8 bits en la parte decimal).

1.3.1. Suma

Para suma se muestran las Tablas 3, 4 y 5.

Tabla 3: Suma en punto fijo Q7.8

Número decimal	Signo	Parte entera	Parte fraccionaria
1.5	0	000 0001	1000 0000
3.25	0	000 0011	0100 0000
4.75	0	000 0100	1100 0000

Tabla 4: Suma en punto fijo Q7.8

Número decimal	Signo	Parte entera	Parte fraccionaria
1.5	0	000 0001	1000 0000
-3.25	1	111 1100	1100 0000
-1.75	1	111 1110	0100 0000

Tabla 5: Suma en punto fijo Q7.8

Número decimal	Signo	Parte entera	Parte fraccionaria		
-1.5	1	111 1110	1000 0000		
3.25	0	000 0011	0100 0000		
1.75	0	000 0001	1100 0000		

¿Cómo tratar los valores negativos?, ¿Cómo detectar los overflow?



1.3.2. Multiplicación

Para la multiplicación en punto fijo para Q7.8 se usa el siguiente formato:

$$result = high << 8 + mid + low >> 8, \tag{5}$$

donde si se multiplica $Qa.b \times Qc.d$

$$high = a \times c, \tag{6}$$

$$mid = a \times d + b \times c, \tag{7}$$

$$low = b \times d. \tag{8}$$

Se nota que por los corrimientos es sencillo caer en *overflow* o *underflow*, por esta razón, se debe evaluar cada caso. La multiplicación sin corrimientos se muestra en la Tabla 6. Con corrimientos en la Tabla 7. En la Tabla 8 se muestra el resumen de la operación.

Tabla 6: Multiplicación en punto fijo Q7.8, de 1.5×3.25 sin corrimientos

Parte operacion	Entera (MSB)	,	Decimal (MSB)	Decimal (LSB)
high $(a \times c)$,	0000 0011	
$mid (a \times d + b \times c)$	000 0001	,	1100 0000	
$low (b \times d)$	010 0000	,	0000 0000	

Tabla 7: Multiplicación en punto fijo Q7.8, de 1.5×3.25 con corrimientos

Parte operacion	Entera (MSB)	,	Decimal (MSB)	Decimal (LSB)
$high (a \times c) << 8$	000 0011	,	0000 0000	0000 0000
$mid (a \times d + b \times c)$	000 0001	,	1100 0000	0000 0000
$low (b \times d) >> 8$	000 0000	,	0010 0000	0000 0000
result (4.875)	000 0100	,	1110 0000	0000 0000

Tabla 8: Multiplicación en punto fijo Q7.8, de 1.5×3.25

Número decimal	Signo	Parte entera	Parte fraccionaria
1.5	0	000 0001	1000 0000
3.25	0	000 0011	0100 0000
4.875	0	000 0100	1110 0000

¿Cómo tratar los valores negativos?, ¿Cómo detectar los overflow?



2. Especificación

Se le solicita desarrollar en **completamente en ensamblador** (asm) un programa que tome un sonido de al menos 10 segundos con y sin eco. Este programa recibe solamente un sonido en formato crudo (por ejemplo txt). El procesamiento del sonido agregando reverberación y retirando la reverberación, son dos modos diferentes. Este proceso **NO** se realizará completamente en ASM, se realizará bajo los siguientes requisitos generales de funcionalidad:

- 1. El sonido deben ser escuchado en algún software de alto nivel (e.g., Python, Matlab, Octave, etc). El **procesamiento** de las muestras es **completamente** en ensamblador (asm).
- 2. El sonido tendrá una frecuencia de muestreo 44,1 kHz.
- 3. El sonido que usará es en formato 'crudo', es decir como si fuese un txt con los datos en formato decimal de un byte cada uno.
- 4. El simulador del ISA (solo podrá escoger entre ARM, RISC-V, ningún otro ISA podrá ser usado) y otras herramientas de desarrollo podrán ser elegida abiertamente por cada estudiante. Todo el procesamiento de la imagen debe ser en este simulador seleccionado, recuerde que el lenguaje de alto nivel es solo para audición, si usa lenguaje de alto nivel en procesamiento obtendrá nota de cero.
- 5. El programa automáticamente debe generar los archivos de salida según el modo:
 - Agregar reverberación.
 - Eliminar reverberación.
- 6. Por facilidad todo este programa debe ser integrado en un solo framework. Que genere el sonido en formato 'crudo', procese los datos en ASM y la muestre al usuario.

El proceso de diseño debe incluir la documentación de las propuestas y comparación de viabilidad de las mismas.

3. Metodología de trabajo

El proyecto debe seguir los siguientes aspectos de desarrollo, sino, la parte funcional no será calificada y obtendrá nota de cero. El estudiante deberá seguir los siguientes lineamientos:

1. Los estudiantes pueden usar herramientas de inteligencia artificial u otras fuentes para guía. Debe documentar los procedimientos automatizados y los mismos deben ser validados por



Instituto Tecnológico de Costa Rica Área Académica de Ingeniería en Computadores CE 4301 — Arquitectura de Computadores I

usted contra referencias verificadas y confiables ². En este proyecto usted será un diseñador(a), no un ejecutador(a) o buscador sin criterio técnico crítico. Esto debe formar parte de los anexos en el documento entregado.

- 2. Todo código debe ser documentado de forma interna.
- 3. Manejo por repositorio:
 - a) Utilice una cuenta de repositorio gratuita.
 - b) El repositorio debe ser enviado al profesor no más de 5 hábiles después de la entrega de este enunciado. Sino, habrá **penalización** de un punto por hora en la nota final del proyecto después de las 11:59 pm del quinto día hábil.
 - c) Cree un repositorio con el siguiente nombre: <user_id>_computer_architecture_1_2024_s1. El user_id estará compuesto por la primera letra del nombre y el apellido de 1 de los integrantes (si fuese en pareja). Por ejemplo, para el estudiante Luis Chavarría, el nombre del repositorio será:
 - lchavarria_computer_architecture_1_2024_s1.
 - d) El repositorio será privado, proporcione acceso a *jatecCE* y luchazam (bitbucket) o luchazam (GitHub). Si no es privado desde el inicio recibirá penalización.
 - e) El repositorio de Git contendrá dos ramas principales: master y development.
 - f) Inicialmente, la rama de development se crea a partir del master.
 - g) Al trabajar en un proyecto, el estudiante debe crear una nueva rama de trabajo desde develop y cuando la función esté lista, la rama debe fusionarse para develop. Cualquier corrección o modificación adicional después de merge debería requerir que se repita el proceso (es decir, crear la rama desde develop y fusionar los cambios más tarde). Una vez que el código de desarrollo esté listo, se fusionará con master y se debe crear una tag. El proceso se describe en la Figura 2.
 - Adicionalmente se le recomienda leer este enlace.
 - h) Solo debe contemplar código, recuerde que es un repositorio de versiones de código, no un Drive.
 - i) Después de haber realizado algunos proyectos la rama master debe verse así:
 - master/
 - proyecto_1
 - proyecto_2
 - . . .

²Algunas veces estas herramientas inducen errores y no deben ser tomadas sin cuestionamiento o verificación (como todo en ingeniería).



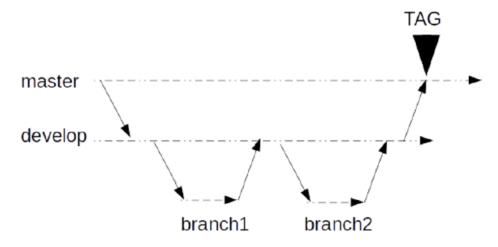


Figura 2: Git workflow

. . . .

Donde cada directorio de **proyecto_x** contiene todos los entregables para cada proyecto.

No es permitido realizar todo el trabajo en un solo commit, es decir, que realice el trabajo de forma local y solo suba el último entregable en el repositorio. Si no, será penalizado en todos los rubros de evaluación de la defensa disminuyendo un escalafón en la calificación de cada rubro. Debe mostrar avance incremental (se revisarán estadísticas).

4. Evaluación y entregables

La evaluación del proyecto se da bajos los siguientes rubros:

- Presentación proyecto 100 % funcional (75 %): Una defensa de 20 minutos donde el profesor evaluará el rendimiento del algoritmo. El/la estudiante llevará a la defensa una imagen libre que cumpla los requerimientos. Debe notificar al profesor del repositorio a más tardar el lunes después de realizar la entrega del enunciado a las 11:59 pm.
- Documentación de diseño (25 %): Este documento se encuentra directamente ligado con el atributo AP. La documentación del diseño deberá contener las siguientes secciones:
 - 1. Listado de requerimientos del sistema: Cada estudiante deberá determinar los requerimientos de ingeniería del problema planteado, considerando partes involucradas,



Instituto Tecnológico de Costa Rica Área Académica de Ingeniería en Computadores CE 4301 — Arquitectura de Computadores I

estado del arte, estándares, normas, entre otros. No colocar características del computador, sino del algoritmo y los relacionados. No es válido mencionar la razón de curva de aprendizaje, debe ser técnica la razón.

- 2. Elaboración de opciones de solución al problema: Para el problema planteado deberá documentarse la solución de forma completa y robusta. Debe documentar las opciones de solución. Las características listadas se deben centrar en el ISA.
- 3. Validación de opciones de solución: Se deberá evaluar las opciones de solución si son óptimas. La comparación debe ser objetiva basado en las características técnicas y teóricas del ISA.
- Los documentos serán sometidos a control de plagios para eliminar cualquier intento de plagio con trabajos de semestres anteriores, actual o copias textuales, tendrán nota de cero los datos detectados. Se prohibe el uso de referencias hacia sitios no confiables.
- No coloque código fuente en los documentos, quita espacio y aporta poco. Mejor explique el código, páselo a pseudocódigo o use un diagrama.