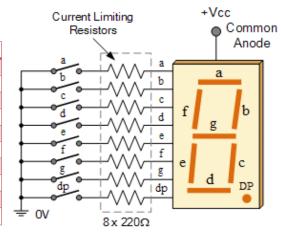
# Diseño Esquemático

### Decoder BCD

B3 B2 B1 B0	ABCDEFG
0000	0000001
0001	1001111
0010	0010010
0011	0000110
0100	1001100
0101	0100100
0110	0100000
0111	0001111
1000	0000000
1001	0000100



### Expresión Booleana

A = B0 + B2 + B1B3 + B1'B3'

B = B1' + B2'B3' + B2B3

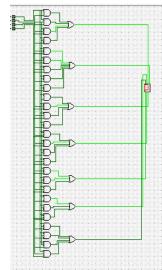
C = B1 + B2' + B3

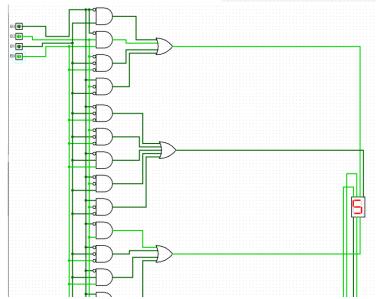
D = B1'B3' + B2B3' + B1B2'B3 + B1'B2 + B0

E = B1'B3' + B2B3'

F = B0 + B2'B3' + B1B2' + B1B3'

G = B0 + B1B2' + B1'B2 + b2b3'





# Controlador

Estado Presente			Estado Futuro				
Α	В	С	D	A+	B+	C+	D+
0	0	0	0	0	0	0	1
0	0	0	1	0	0	1	0
0	0	1	0	0	1	0	0
0	0	1	1	-	-	-	-
0	1	0	0	1	0	0	0
0	1	0	1	-	-	-	-
0	1	1	0	-	-	-	-
0	1	1	1	-	-	-	-
1	0	0	0	0	0	0	1
1	0	0	1	-	-	-	-
1	0	1	0	-	-	-	-
1	0	1	1	-	-	-	-
1	1	0	0	-	-	-	-
1	1	0	1	-	-	-	-
1	1	1	0	-	-	-	-
1	1	1	1	-	-	-	-

Transac							
A+	B+	C+	D+	Da	Db	Dc	Dd
0	0	0	UP	0	0	0	1
0	0	UP	DOWN	0	0	1	0
0	UP	DOWN	0	0	1	0	0
Χ	Х	Х	Х	Х	Х	Х	Χ
UP	DOW	0	0	1	0	0	0
Χ	Χ	Х	Χ	X	Χ	Х	Χ
Χ	Х	Х	Х	Х	Х	Х	Χ
Χ	Х	Х	Х	Х	Х	Х	Χ
DOW	0	0	UP	0	0	0	1
Χ	Χ	Χ	Χ	X	Χ	Χ	Χ
Χ	Χ	Χ	Χ	X	Χ	Χ	Χ
Χ	Χ	Χ	Χ	X	Χ	Χ	Χ
Χ	Χ	Х	Χ	X	Χ	Х	Χ
Χ	Х	Х	Χ	Х	Х	Χ	Χ
Χ	Χ	Х	Χ	Х	Χ	Χ	Χ
Χ	Χ	Χ	Χ	X	Χ	Χ	Χ

Da = B

Db = C

Dc = D

Dd = (NOT B ) and (NOT C) and (NOT D)

## Controlador

