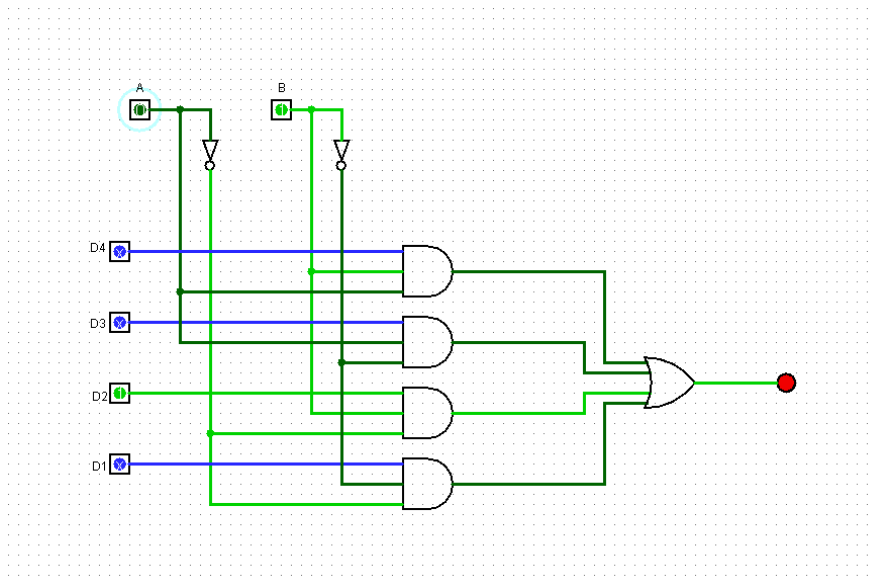
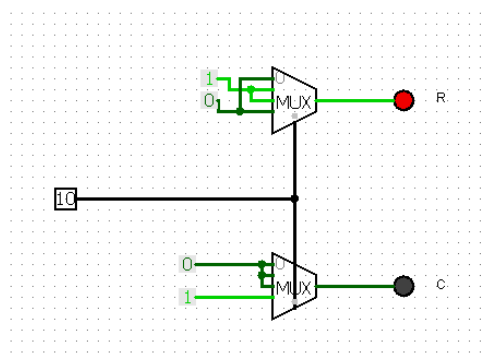


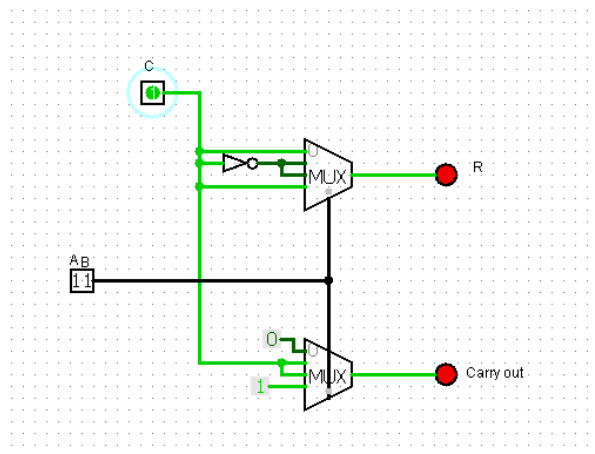
## Diseño esquemático



## Half Adder



## Full Adder



Multiplicador (lo cambie a compuertas lógicas los FA y los HA porque no me funcionaba con mux)

