Instituto Tecnológico de Costa Rica Área Académica de Ingeniería en Computadores

BITÁCORA: PROYECTO INDIVIDUAL

CE 1107: Fundamentos de Arquitectura de Computadores $\hbox{$\text{I-}2024$}$

Profesor: Luis Chavarría Zamora

Carlos Andrés Contreras Luna

Carnet: 2021476501

25 de marzo de 2024

Bitácora

Día 1: 19/03/2024

Actividades: Se comenzó a modelar el encodificador por medio de algebra booleana y mapas-k.

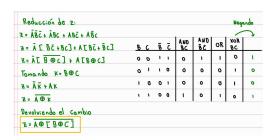
Evidencia:

Código de Gray	Exceso 3	Mapa de Karnaugh con X
A B C	NAS XAS	c\ AB 00 01 11 10
001	100	0 0 100
011	101	1 0 0
0.10	111	$A \subseteq A \subseteq A$
111	000	Compuertus: NOT, AND, OR
101	001	(
100	010	
Maga de Karnaugh con Y		Mapa de Karnaugh con z
c\ AB 00 01		C AB 0010111110
	1 1	0 1 0 1 0
1 0 0	0 0	1 0 1 0 1
Y= c 2.		Z= ĀBC+ ABC+ ABC+ ABC
Compuertas: NOT		Comquertas: NOT, AND, OR

Día 2: 21/03/2024

Actividades: Se redujo uno de los circuitos obtenidos a partir de un mapa-k, debido a que se notó que sin reducción serían necesarias muchas compuertas lógicas y la realización de conexiones complicadas en protoboard.

Evidencia:



Día 3: 22/03/2024

Actividades: Partiendo del actuador utilizado en el Taller 2, se comenzó a montar el encodificador en Tinkercad para comprobar el funcionamiento correcto de dicho encodificador, a partir de LEDs que permiten comprobar si la salida binaria es correcta.

Evidencia:

