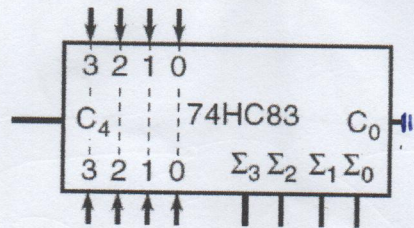


Centro de Ciências Exatas e Tecnologia
Departamento de Engenharia Elétrica
Circuitos Digitais I – Computação
Prof. Braga
Prova REPOSIÇÃO 2015.2

100
161
x 55
316
3
55

1. Projete um contador síncrono MOD 13 utilizando Flip-Flop JK.
2. Projete, utilizando Flip-Flop JK, um circuito que receba um clock de entrada de f Mhz e entregue na sua saída o valor desse clock dividido por 8 ($f/8$).
3. O 74HC83 é um circuito somador de 4 bits. Utilize o 74HC83 para projetar um somador subtrator com complemento de 2. O circuito apresentado deverá ter um sinal de entrada indicando que a operação é soma ou subtração.

261
200



4. Esboce a solução para um registrador de 8-bit SIPO (entrada serial/ saída paralela), utilizando FLIP-FLOP tipo D.
5. O 74HC151 é um multiplexador de 8 x 1. Descreva o funcionamento do circuito abaixo, considerando essa afirmação.

