Table of Contents

2	ַ חומר עזר:
2	חלק שאלות תיאורטיות:
3	חלק מעשי – כתיבת קוד מערכת פורטאבילי בשפת אסמבלי (דרישה המתאימה לערכת הפיתוח האישית):
<i>3</i>	חיבורי חומרה:
3	הערות חשובות:
3	ארכיטקטורת תוכנה של המערכת:
3	דרייברים שכבת ה HAL תוספות לתמיכה במערכת <i>:</i>
4	דרישת מצבים של גרעין ההפעלה במערכת:
5	דרישות כלליות לביצוע המערכת:
5	ַ צורת הגשה דוח מכין:
5	צורת הנשה דוח מכיו:

דו"ח מכין מס' 6 – ניסוי DAC and ADC

.A. חומר עזר:

- 1. קובצי הכנה Tutorial No.7 (<mark>חומר כתוב + וידאו</mark>).
 - 2. **ADC12 -** קריאה מקדימה

בקובץ מעבדה user guide בקובץ מעבדה *MSP430x4xx* user

3. **DAC12 - קריאה מקדימה**

בקובץ מעבדה שser guide עמודים **MSP430x4xx** user

4. **ADC10 -** קריאה מקדימה

בקובץ מעבדה שser guide עמודים **MSP430x2xx** user guide בקובץ

"Personal Evaluation Kit" חומר עזר עבור ערכת פיתוח אישית במודל הנמצא תחת לשונית

<u>חלק שאלות תיאורטיות:</u>.B

- 1. הסבר את המושג analog signal chain ואיך הבקר קשור לכך
- Analog Signal , Sampled Signal , Quantized .2 2. הסבר במילים את המושגים הבאים וההבדל ביניהם: Signal , Digital Signal
 - 3. מהם מקורות שעון ההמרה ADC12CLK ומה הצורך בכולם
 - 4. פרט והסבר **בקצרה** את השיטות לקביעת מרחק בין הדגימות של מודול ADC12?
 - 5. בדוגמה 2 בקובץ Tutorial_7.2 **חשב** על סמך הקוד וידע תיאורטי מהו זמן מחזור הדגימה?
- 6. הסבר בקצרה את 4 אופני העבודה של מודול ADC12, **רשום דוגמה** על הצורך בשימוש בכל אחד מהאופנים.
 - 7. הסבר את העיקרון והיתרון של שימוש ברגיסטר ADC12IV ומה התשלום בזמן ריצה ללא השימוש בו.
 - 8. הסבר את המושג data format במודול DAC12 והצורך בשימוש בו.
 - 9. הסבר מהי רזולוציה עבור מודול DAC12 ואיך קובעים אותה.
 - 10. הסבר את המושג Self-calibration ומתי תרצה להשתמש בו.
 - 11. הסבר את ההבדל העקרוני בין המודולים ADC12, ADC10 (ראה דיאגרמות שני המודולים).

- .C חלק מעשי כתיבת קוד מערכת פורטאבילי בשפת אסמבלי (דרישה המתאימה לערכת הפיתוח האישית): תחילה, תזכורת חשובה: לחצן RESET מיועד רק לאתחול המערכת פעם אחת בלבד ולאחר מכן המערכת צריכה לפעול בצורה מלאה ללא תקלות, לכן אסור השימוש ב RESET במהלך פעולת המערכת.
 - <u>הערה:</u> ישנם שימושים מיוחדים ב RESET שאינם רלוונטיים לקורס זה, למשל שימוש ב RESET לתפעול קוד הבדיקה של הבקר הנתון לכם עבור ערכת פיתוח אישית.

חיבורי חומרה:

- 1. נדרש לחבר את הלחצנים PB1, PB0 לרגלי הבקר P1.1, P1.0 בהתאמה.
- 2. כניסה אנלוגית נדרש לחבר לרגל הבקר P1.3 (כניסה A3) כניסה של אות מחזורי (אות משולש, ריבועי, Ov-Vcc ובתדר של עד 1khz.
- 3. נדרש לחבר את מסך ה- LCD לפורט P2 עבור D7-D0 ואת שלושת קווי הבקרה לרגליים LCD לפורט P1.7, P1.6, P1.5

.4 הערות חשובות:

- מתח Vcc בערכת הפיתוח האישית נע בין 3.5v-3.65v (בשונה מערכת הפיתוח במעבדה Vcc והוא ערכה מתח בשבים איזה מחשב מחוברת ערכת הפיתוח (קיימת שונות של מתח ה- Vcc בחיבור בין מחשבים שונים). כדי לבדוק את ערך Vcc במדויק, ניתן למדוד ע"י DMM מהי רמת מתח המוצא של ה- '1' לוגי מאחד הפורטים.
 - הקפידו לחבר את המחולל בקוטביות נכונה, בננה שחורה ל- GND ובננה אדומה לפין הרצוי.

ארכיטקטורת תוכנה של המערכת:

- ארכיטקטורת התוכנה של המערכת נדרשת להיות מבוססת Simple FSM המבצעת אחת מתוך ארבע פעולות בהינתן בקשת פסיקה חיצונית של לחיצת לחצן מתוך שלושה לחצנים.
- קוד המערכת נדרש להיות מחולק לשכבות אבסטרקציה כך שהוא יהיה נייד (portable) בקלות בין משפחות ש"י החלפת שכבת ה- BSP בלבד.
- טרם שלב כתיבת הקוד נדרש לשרטט גרף דיאגרמת FSM מפורטת של ארכיטקטורת התוכנה של המערכת ולצרפה לדו"ח מכין. המצבים אלו הצמתים והקשתות אלו המעברים ממצב למצב בגין בקשות פסיקה.
 - משלב מעבדה 5 ואילך, אסור לבצע השהייה ע"י שימוש ב poling למעט עבור debounce ברוטינת שירות של בקשות פסיקה בגין לחצנים.
 - שימו לב שאינכם גורמים ל over flow בין קצב הדגימה ולבין החישובים אותם אתם מבצעים על הדגימות
 (הגעת ערך של דגימה חדשה טרם סיום ביצוע חישוב על ערך דגימה קודמת).

דרייברים שכבת ה HAL תוספות לתמיכה במערכת:

- 1. פונקציות ה driver של ה LCD לכתיבת תו או מחרוזת צריכות להיות ממוקמות ב HAL בעוד שפונקציה להדפסת טקסט או משתנים המבוססת עליהן צריכה להיות ממוקמת בשכבת ה API .
 - 2. דרייברים מתאימים לתמיכה בתכונות השונות של מודול פריפריאלי ADC10

דרישת מצבים של גרעין ההפעלה במערכת:

(Sleep Mode): הבקר נמצא/חוזר למצב שינה (state=idle state=0).

<u>בלחיצה על לחצן PB0 (state=1)</u>:

נדרש לדגום אות כניסה מחזורי מהמחולל מתוך שלוש אפשרויות (sine / triangle / pwm) ולזהות את צורת אות הכניסה מהמחולל בהדפסה על גבי מסך ה- LCD (בשורה השנייה). העדכון של גילוי צורת האות נדרש להיות באופן דינאמי בקצב ריענון מקסימאלי של 1sec (שינוי צורת האות במחולל יגרום לעדכון גילוי האות על גבי מסך ה- LCD עד למקסימום של 1sec לאחר השינוי).

LCD Signal Shape:

.[100Hz – 1kHz] ובתדרים בטווח של Ov-Vcc הערה: מוצא מחולל האותות בטווח מתח

המצב מוגדר להסתיים בלחיצה על לחצן המשויך למצב אחר.

בלחיצה על לחצן (state=2) PB1:

נדרש לדגום אות כניסה מחזורי מהמחולל מתוך שלוש אפשרויות (sine / triangle / pwm) ולהדפיס את תוצאת מדרש לדגום אות כניסה מחזורי מהמחולל מתוך שלוש אפשרויות LCD באופן דינאמי בקצב ריענון מקסימאלי של Vavg על גבי מסך ה- LCD באופן דינאמי בקצב ריענון מקסימאלי של Vavg יהיו היסטוריית המדידות, כמתואר באיור כתיבה רק לפיקסלים של הערך הנמדד. ערכי המתח הנמדד (ערכי המחד באיור כתיבוג המספרים יהיה בנקודה קבועה בשימוש OQ12.20 format).

הערה: מוצא מחולל האותות בטווח מתח Ov-Vcc ובתדרים בטווח **של** [100Hz – 1kHz].

המצב מוגדר להסתיים בלחיצה על לחצן המשויך למצב אחר.

<u>הדרכה:</u>

- 1. פעולות כפל/חילוק בבסיס 2 הם למעשה פעולות הזזה שמאלה/ימינה.
- 2. פעולות כפל/חילוק בבסיס שונה מ- 2 מחייבים שימוש בפונקציות אמולציה הנתונות לכם באתר הקורס.
 - :K נוסחה לערך דגימות ממוצע של מתח Vavg, נדרש לקבוע את גודל 3

$$N_{Vavg} = \frac{1}{K} \sum_{i=0}^{K-1} N_{ADC10_i}$$

בוסחה לחישוב ערך המתח הממוצע Vavg לצורך הצגת המידה למשתמש (הדפסה למסך ה- Uavg):

$$Vavg = \underbrace{N_{Vavg} \cdot 2^4}_{UQ12.4} \cdot \underbrace{\lfloor \Delta V \cdot 2^{16} \rfloor}_{UQ0.16} = \underbrace{N_{Vavg} \cdot N_{\Delta V} \cdot 2^{20}}_{UQ12.20}$$

 $(\Delta V = \frac{V_{CC}}{1023} = \frac{3.55}{1023} V$ כלומר איכת פיתוח בה 3.55 כלומר ערכת פיתוח בה 4.55 כלומר

 $Vavg = 0x3560 \cdot 0x00E3 = 0x002F5420 \, o Vavg = 2.958V$ מתקיים: $N_{Vavg} = 854$ מתקיים:

דרישות כלליות לביצוע המערכת:

- רשוו את תוצאת הערכים של מדידת הסקופ לערכי המדידה אליהם הגעתם והסבירו את ההבדל אם ישנו. ✓
- ע תארו בקצרה את האלגוריתם בו השתמשתם לכל אחד מהמצבים וכיצד בחרתם את הפרמטרים של מודול ✓ ADC12 / ADC10 לצורך קבלת רמת דיוק מקסימאלית.
 - הערה: רמת הדיוק חשובה לקבלת הציון המרבי

D. צורת הגשה דוח מכין:

- הגשת מטלת דוח מכין תיעשה ע"י העלאה למודל של תיקיית zip מהצורה (cid1 < id2 (כאשר id1 < id2), רק id1 מעלה את הקבצים למודל.
 - התיקייה תכיל את שני הפרטים הבאים בלבד:
 - מכין מכין "מכין בו"ח מכין חלק תיאורטי דו"ח מכין pre_lab_x.pdf קובץ
- על מטלה מעשית דוח מכין. * תיקייה בשם IAR מכילה את <u>קובצי המקור בלבד</u> (קבצים עם סיומת 343.*) של מטלה מעשית דוח מכין. ✓

E. צורת הגשה דוח מכין:

- ▶ הגשת מטלת דוח מכין תיעשה ע"י העלאה למודל של תיקיית zip מהצורה (id1 < id2 (כאשר id2 < id2), רק id1 מעלה את הקבצים למודל.
 - <u>התיקייה תכיל את שני הפרטים הבאים בלבד:</u>
 - תיאור והסבר לדרך הפתרון של מטלת זמן אמת. final_lab_x.pdf קובץ √
 - תיקייה בשם IAR מכילה את קובצ<u>י המקור בלבד</u> (קבצים עם סיומת IAR מכילה את קובצי המקור בלבד (קבצים עם סיומת 1AR מכילה את קובצי המקור בלבד (קבצים עם סיומת 1AR מכילה את קובצי המקור בלבד (קבצים עם סיומת 1AR מכילה את קובצי המקור בלבד (קבצים עם סיומת 1AR מכילה את קובצי המקור בלבד (קבצים עם סיומת 1AR מכילה את קובצי המקור בלבד (קבצים עם סיומת 1AR מכילה את קובצי המקור בלבד (קבצים עם סיומת 1AR מכילה את קובצי המקור בלבד (קבצים עם סיומת 1AR מכילה את קובצי המקור בלבד (קבצים עם סיומת 1AR מכילה את קובצי המקור בלבד (קבצים עם סיומת 1AR מכילה את קובצי המקור בלבד (קבצים עם סיומת 1AR מכילה את קובצי המקור בלבד (קבצים עם סיומת 1AR מכילה את קובצי המקור בלבד (קבצים עם סיומת 1AR מכילה את קובצי המקור בלבד (קבצים עם סיומת 1AR מכילה את קובצי המקור בלבד (קבצים עם סיומת 1AR מכילה את קבצים עם סיומת 1AR מכילה את קובצים עם סיומת 1AR מכילה את קבצים עם סיומת 1AR מכילה את 1A

בהצלחה