המכללה האקדמית תל אביב יפו ביה"ס למדעי המחשב ארכיטקטורת מחשבים ד"ר כרמי מרימוביץ' וד"ר אסתי שטיין אביב תשפ"א

תרגיל בית מספר 3

הגשה עד ל 28.05.2021 בחצות. הגשה בבודדים בלבד.

יש לכתוב פתרונות קצרים, מדויקים **ויעילים** (מבחינת אורך מיקרו תכנית), נקודות יורדו על פתרונות ארוכים ומסורבלים.

<u>שאלה 1:</u>

ממשו את הפקודות הבאות במיקרו תכנות.

זכרו כי אין לשנות את ה AC (אלא אם כן הפקודה דורשת), וכי לכל פקודה יש מקום ל-4 מיקרו-פקודות לפני כתובת 64. יש לציין את כתובת הפקודה בזיכרון (בעזרת org)

.org אם עולה הצורך לקפוץ לכתובות מעל 64, אנא התחילו מ 72 וציינו את הכתובת אליה אתם קופצים, גם בשם וגם ב

Symbol	Opcode	Symbolic Function	Description	Comments
SEQ	0100	If(M[EA]==AC) then PC=PC+1	Skip if equal	
BTCL	0101	$AC=AC \land (\neg M[EA])$	Bit Clear	Bitwise op.
5M1	0110	If(M[EA]==-1) then PC=PC+1	Skip on MEM	
			equals to -1	
BMLA	0111	If(M[EA] <ac) pc="EA</td" then=""><td>Branch on</td><td></td></ac)>	Branch on	
			MEM Less	
IMSZ	1000	העלו ב-1 את המילה בכתובת	Inc. MEM and	
		האפקטיבית ואם התוצאה הינה אפס דלגו	skip if Zero	
BOZ	1001	פקודה. If(AC==0) then PC=EA	Branch on	
	1001	11(NO=-0) Ment 0-EN	Zero	
5M3	1010	If(M[EA]==-3) then PC=PC+1	Skip on MEM	
- Sm3			equals to -3	
SL1	1011	If(M[EA]<1) then PC=PC+1	Skip on MEM	
			less than 1	
MMB3	1100	M[EA]=M[EA]*3	Multiply MEM	
			Ву 3	
DMBT	1101	M[EA]=M[EA]-2	Decrement	
			MEM by 2	

<u>:2 שאלה</u>

מעוניינים לממש את הפקודה

$$\textbf{\textit{D22}: } \textbf{\textit{AC}} \leftarrow \textbf{\textit{M}[EA-2]} \, / \, 2$$

.הערך בזכרון הוא מספר עם סימן

לפקודה הוקצה $opcode = (A)_{16}$. יש לממש את הפקודה באופן היעיל ביותר. נתון שלד המיקרו תכנית עבור הדרישות למעלה:

מלאו את כל המיקרו-'פקודות החסרות במקומות המסומנים ב *.

ORG *	1 *			
	* 2 *	1	CALL	INDRCT3
	* 3 *	U	JMP	NEXT
	COM	U	JMP	NEXT
	ADD	U	JMP	CONT
ORG 6	69			
CONT	:ACTDR	U	JMP	NEXT
	DRTAR	U	JMP	NEXT
	READ	U	JMP	NEXT
	* 4 *			
	SHR	U	JMP	FETCH
NEG:	COM	U	JMP	NEXT
	* 5 *	U	JMP	NEXT
	SHR	U	JMP	NEXT
	COM	U	JMP	NEXT
	INCAC	U	JMP	FETCH

ORG 95

INDRCT3: READ U RET

OBC

<u>שאלה 3:</u>

נתונה מיקרו תכנית של פקודה בשם ISD4 שה op code שלה הוא B (בהקסה). הפקודה בודקת אם הערך בכתובת האפקטיבית בזיכרון מתחלק ב 4 ללא שארית ואז מדלגת פקודה, אחרת ממשיכים כרגיל.

		ORG			
1.	ISD4,	NOP	I	CALL	INDRCT
2.		READ	U	JMP	NEXT
3.		DRTAC, ACTDR	U	JMP	NEXT
4.		WRITE, ACTDR	U	JMP	BLA
		ORG 72			
5.	BLA,	SHR	U	JMP	NEXT
6.		SHR	U	JMP	NEXT
7.			U	JMP	NEXT
8.			U	JMP	NEXT
9.		XOR	U	JMP	NEXT

המכללה האקדמית תל אביב יפו ביה"ס למדעי המחשב ארכיטקטורת מחשבים ד"ר כרמי מרימוביץ' וד"ר אסתי שטיין אביב תשפ"א

10.		Z	CALL CPC
11.	DRTAC, ACTDR	U	JMP NEXT
12.	WRITE	U	JMP FETCH
13. CPC,		U	RET

- א. השלימו את השורות הריקות בקוד
- ב. בסעיף זה מופיעות מיקרו-פקודות בהקסה. חלקן תרגום ישיר להקסה של מיקרו-פקודות המופיעות בקוד למעלה. בכל סעיף כתבו אם המיקרו-קוד הוא תרגום של שורה מתוך המיקרו-קוד של ISD4 . אם התשובה היא חיובית, רשמו את מספר השורה המתאים למיקרו-קוד.
 - F4048 •
 - C2049 •
 - 002C3 •
 - 34049 •

<u>שאלה 4:</u>

,addr שהקוד שלה הוא 7. הפקודה מתייחסת למספר הנמצא בזיכרון בכתובת ASR addr יש להוסיף את את הפקודה AC שהקוד שלה הוא AC מתאפס.

<u>דוגמאות</u> (כל המספרים בדוגמאות נתונים בבסיס הקסדצימלי)

1. M[300] = 8A8A, AC = 4

The instruction is: 3B00

After execution: M[300] = F8A8, AC = 0

2. M[300] = 2A8A, AC = 5

The instruction is: 3B00

After execution: M[300] = 154, AC = 0

3. M[300] = 8A8A, AC = 0

The instruction is: 3B00

After execution: M[300] = 8A8A, AC = 0

בהצלחה!