Relatório feito por Anderson Aparecido do Carmo Frasão para a matéria de programação paralela do curso de Ciência da computação, da Universidade Federal do Paraná, ministrada pelo professor Wagner Zola, no segundo período de 2022.

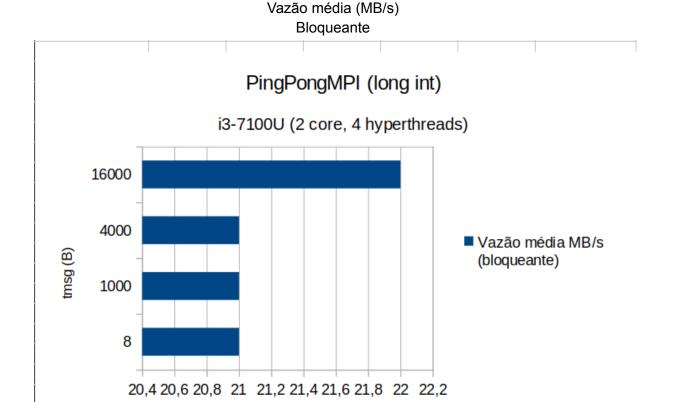
#### 1) Implementação:

O algoritmo PingPongMPI.c tem como propósito executar dois processos em paralelo, sendo que esses dois processos se comunicam entre si, com mensagens formadas por vetores de long.

E no código é feita a avaliação de vazão e tempo, tanto para processos bloqueantes quanto não bloqueantes (utilizando a lib chrono).

Para os testes foi usado o script testes.sh que executa 10 vezes o código, com mensagens de 8, 1000, 4000 e 16000 Bytes tanto no modo bloqueante quanto no não bloqueante.

### 2) Gráficos

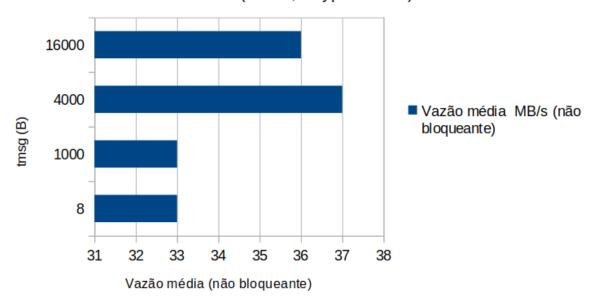


Vazão média (bloqueante)

### Vazão média (MB/s) Não bloqueante

# PingPongMPI (long int)

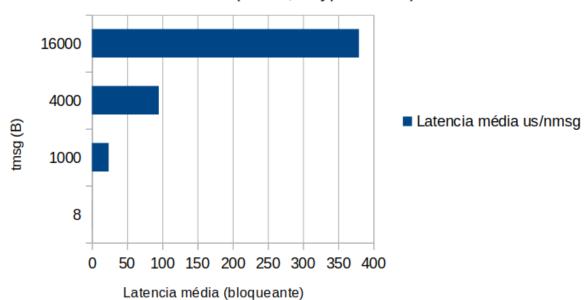
i3-7100U (2 core, 4 hyperthreads)



Latência média (us/nmsg) Bloqueante

# PingPongMPI (long int)

i3-7100U (2 core, 4 hyperthreads)



### Lscpu:

Arquitetura: x86\_64
Modo(s) operacional da CPU: 32-bit, 64-bit
Ordem dos bytes: Little Endian

Address sizes: 39 bits physical, 48 bits virtual

CPU(s): 4
Lista de CPU(s) on-line: 0-3
Thread(s) per núcleo: 2
Núcleo(s) por soquete: 2
Soquete(s): 1
Nó(s) de NUMA: 1

ID de fornecedor: GenuineIntel

Família da CPU: 6 Modelo: 142

Nome do modelo: Intel(R) Core(TM) i3-7100U CPU @ 2.40GHz

Step: 9

CPU MHz: 705.692 CPU MHz máx.: 2400,0000 CPU MHz mín.: 400,0000 BogoMIPS: 4800.00 Virtualização: VT-x cache de L1d: 64 KiB cache de L1i: 64 KiB cache de L2: 512 KiB cache de L3: 3 MiB CPU(s) de nó0 NUMA: 0-3

Vulnerability Itlb multihit: KVM: Mitigation: Split huge pages

Vulnerability L1tf: Mitigation; PTE Inversion; VMX conditional cache

flushes, SMT vulnerable

Vulnerability Mds: Mitigation; Clear CPU buffers; SMT vulnerable

Vulnerability Meltdown: Mitigation; PTI

Vulnerability Mmio stale data: Mitigation: Clear CPU buffers: SMT vulnerable

Vulnerability Retbleed: Mitigation; IBRS

Vulnerability Spec store bypass: Mitigation; Speculative Store Bypass disabled via prctl

and seccomp

Vulnerability Spectre v1: Mitigation; usercopy/swapgs barriers and \_\_user

pointer sanitization

Vulnerability Spectre v2: Mitigation; IBRS, IBPB conditional, RSB filling,

PBRSB-eIBRS Not affected

Vulnerability Srbds: Mitigation; Microcode

Vulnerability Tsx async abort: Not affected

tpr\_shadow vnmi flexpriority ept vpid ept\_ad fsgsbase tsc\_a djust bmi1 avx2 smep bmi2 erms invpcid mpx rdseed adx smap clflushopt intel\_pt xsaveopt xsavec xgetbv1 xsaves dtherm arat pln pts hwp hw p\_notify hwp\_act\_window hwp\_epp md\_clear flush\_l1d arch\_capabilities

### Lstopo:

## Machine (12GB total)

