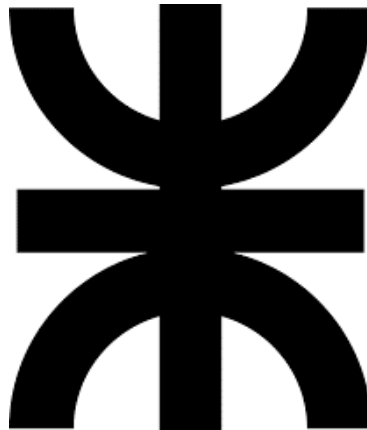


UNIVERSIDAD TECNOLÓGICA NACIONAL
FACULTAD REGIONAL CÓRDOBA

INGENIERÍA ELECTRÓNICA



CATEDRA

Título

SUBTÍTULO

DOCENTES XXXXXXXXXXX XXXXXXXX.
XXXXXXXXXXXX XXXXXXXX..

COMISIÓN XRX

ALUMNOS XXXXX XXXXX, XXXXX XXXXX. XXXXX
XXXXXXXX, XXXXX XXXXX. XXXXX

Córdoba, 21 de octubre de 2023

CONTENIDO

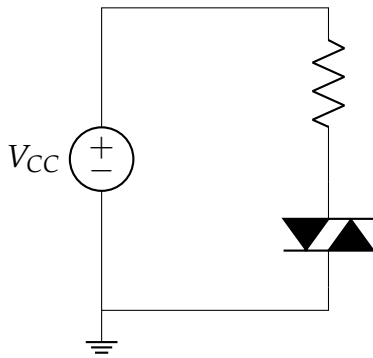
1. Introducción	3
2. Marco teorico	3
3. Primera Parte	3
3.1. Circuito	3
3.2. Procedimiento	3
3.3. Calculo de R	3
3.4. Simulación	3
3.5. Experimental	4
4. Segunda Parte	7
4.1. Circuito	7
4.2. Procedimiento	7
4.3. Simulación	8
4.4. Experimental	9
5. Tercera Parte	9
5.1. Circuito	9
5.2. Procedimiento	9
5.3. Simulación	10
5.4. Experimental	10
6. Cuarta Parte	11
6.1. Circuito	11
6.2. Procedimiento	11
6.3. Simulación	12
6.4. Experimental	12

1. Introducción

2. Marco teorico

3. Primera Parte

3.1. Circuito



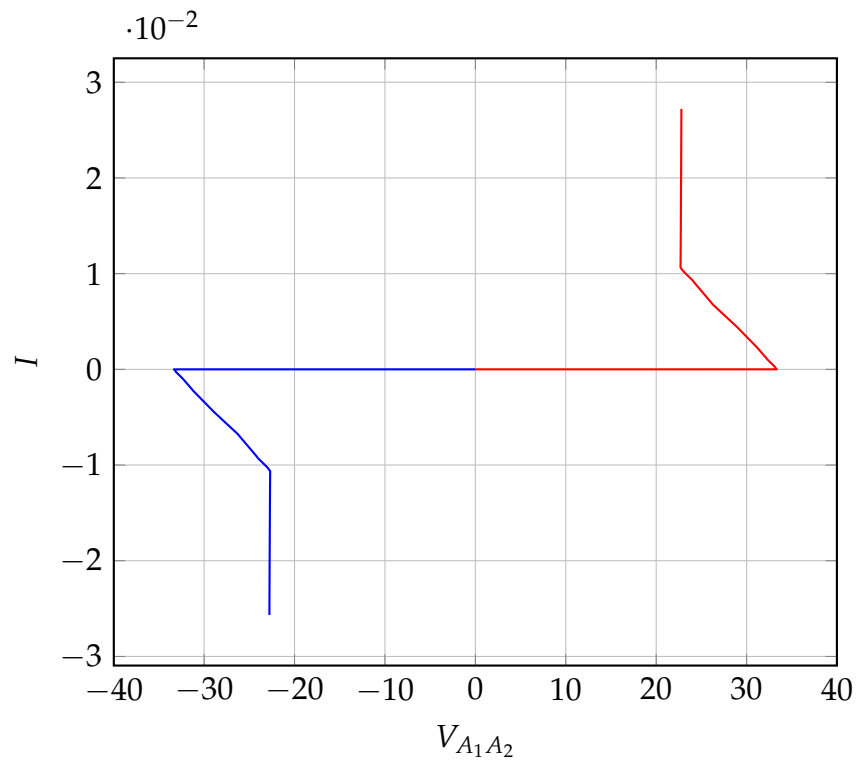
3.2. Procedimiento

1. Armar el circuito seleccionando un correcto valor de R en función del datasheet del DIAC.
2. Variar la tensión de alimentación (V_1) desde 0V a 50V según la tabla que se observa aquí abajo.
3. Medir la corriente y caída de tensión en el DIAC.
4. Invertir los terminales del DIAC y repetir las variaciones y mediciones expresadas en el punto 1 y 2

3.3. Calculo de R

3.4. Simulación

Figura 1: Circuito simulado

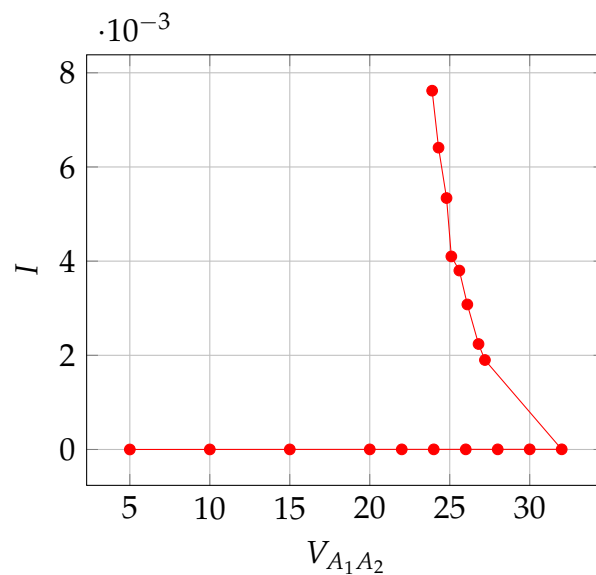


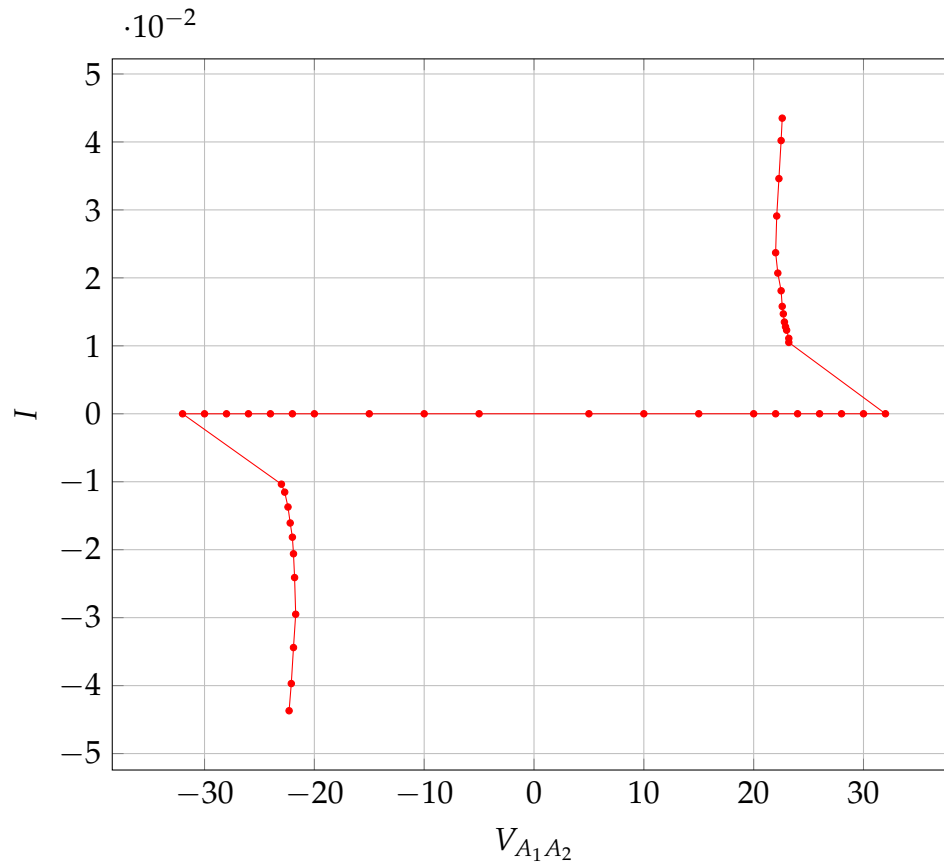
3.5. Experimental

V_{CC}	$V_{A_1A_2}$	I
5	5	0
10	10	1 μ A
15	15	1.5 μ A
20	20	2 μ A
22	22	2.2 μ A
24	24	2.4 μ A
26	26	2.6 μ A
28	28	2.7 μ A
30	30	3 μ A
32	32	3.2 μ A
33.4	27.2	1.90mA
34	26.8	2.24mA
36	26.1	3.08mA
38	25.6	3.80mA
40	25.1	4.10
42	24.8	5.34mA
45	24.3	6.41mA
48.7	23.9	7.62mA

V_{CC}	$V_{A_1A_2}$	I
5	5	0
10	10	1 μ A
15	15	1.5 μ A
20	20	2 μ A
22	22	2.2 μ A
24	24	2.4 μ A
26	26	2.6 μ A
28	28	2.7 μ A
30	30	3 μ A
32	32	3.2 μ A
33.4	23.2	10.5 mA
34	23.2	11.1 mA
35	23.0	12.3 mA
35.5	22.9	12.8 mA
36	22.8	13.5 mA
37	22.7	14.7 mA
38	22.6	15.8 mA
40	22.5	18.1 mA
42	22.2	20.7 mA
45	22	23.7 mA
50	22.1	29.1 mA
55	22.3	34.6 mA
60	22.5	40.2 mA
63	22.6	43.5 mA

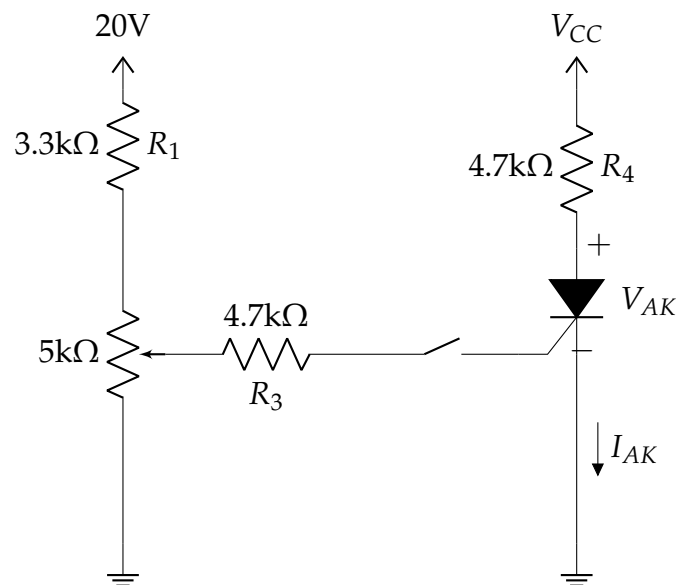
V_{CC}	$V_{A_1A_2}$	I
-5	-5	-0
-10	-10	-1 uA
-15	-15	-1.5 uA
-20	-20	-2 uA
-22	-22	-2.2 uA
-24	-24	-2.4 uA
-26	-26	-2.6 uA
-28	-28	-2.7 uA
-30	-30	-3 uA
-32	-32	-3.2 uA
-33	-23	-10.36 mA
-34	-22.7	-11.53 mA
-36	-22.4	-13.72 mA
-38	-22.2	-16.07 mA
-40	-22.0	-18.16 mA
-42	-21.9	-20.60 mA
-45	-21.8	-24.10 mA
-50	-21.7	-29.50 mA
-55	-21.9	-34.40 mA
-60	-22.1	-39.70 mA
-63	-22.3	-43.70 mA





4. Segunda Parte

4.1. Circuito



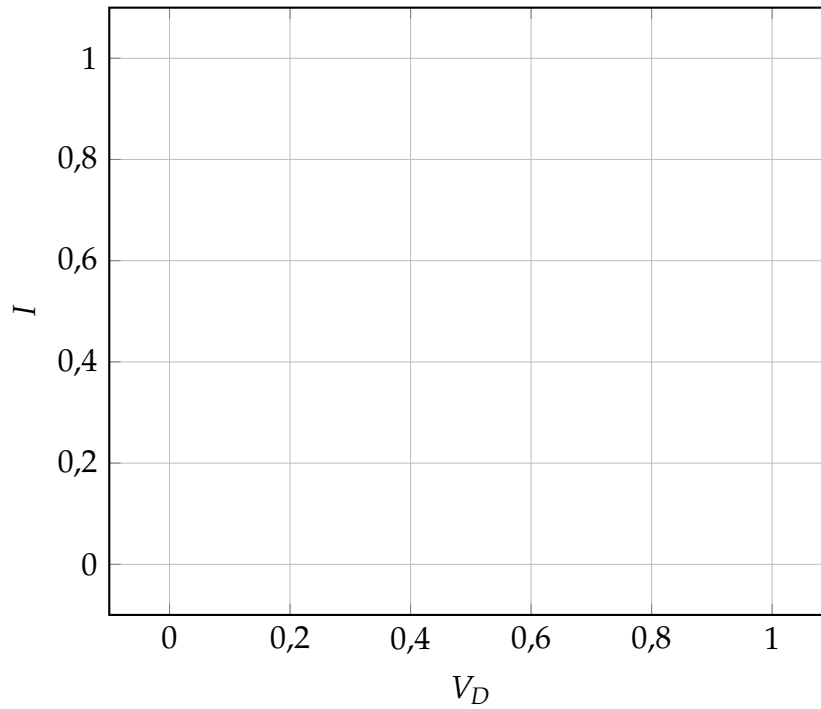
4.2. Procedimiento

1. Armar el circuito.

2. Colocar la $VCC = 0V$.
3. Cerrar el interruptor Sw.
4. Variar el potenciómetro de forma de relevar la tabla.
5. Graficar los valores obtenidos y comparar la curva con la de otro componente ya estudiado.
6. Abrir el interruptor Sw.
7. Colocar un voltímetro en paralelo a la resistencia de carga (RL) y otro en paralelo al Anodo-Catodo del SCR.
8. Variar la VCC desde 0V a 600V en pasos de 10V controlando permanentemente lo que sucede en los voltímetros.
9. Finalizado el ensayo, ¿noto un cambio de comportamiento en el circuito?, ¿En qué valor de tensión?.
10. Desconectando las alimentaciones de tensión, ¿puede analizar el valor ohmico de la resistencia de carga (RL)?, ¿Qué sucedió?.
11. Colocar la $V_G = 0V$ y cerrar el interruptor Sw.
12. Colocar $VCC = 100V$.
13. Subir lentamente el valor de V_G hasta observar un cambio importante en la IAK (Disparo del SCR). Tomar nota del valor de V_G e I_G que produjo ese disparo del SCR.
14. Manteniendo el potenciómetro en la posición donde generó el disparo abrir el interruptor Sw y analizar que sucede con la IAK.
15. Manteniendo el interruptor Sw abierto bajar el valor de VCC en pasos de 10V anotando el valor de IAK para cada caso. Los últimos 10V antes de llegar a cero deben disminuirse en pasos de 1V.
16. Volver a subir paulatinamente la VCC hasta colocarla nuevamente en 100V analizando el comportamiento que tiene la IAK

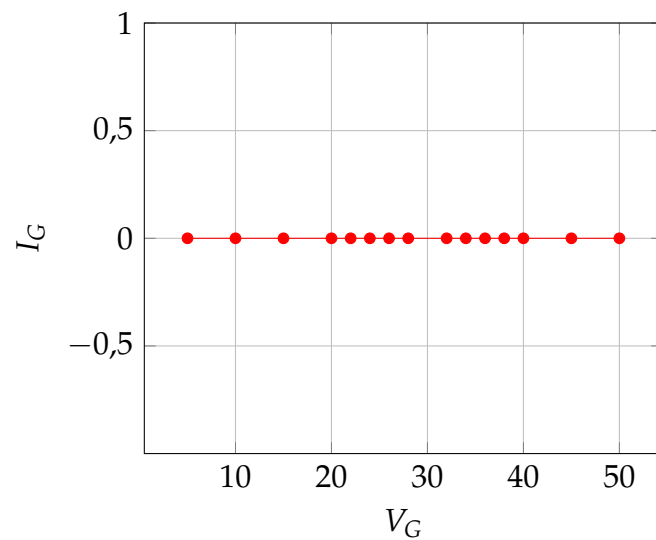
4.3. Simulación

Figura 2: Circuito simulado



4.4. Experimental

V_G	I_G
0.2	0
0.3	0
0.4	0
0.5	0
0.6	0
0.7	0
0.8	0
0.9	0
1.0	0
1.1	0
1.2	0
1.3	0



5. Tercera Parte

5.1. Circuito

Para esta tercera parte, se trabajó con el mismo circuito que en la parte anterior.

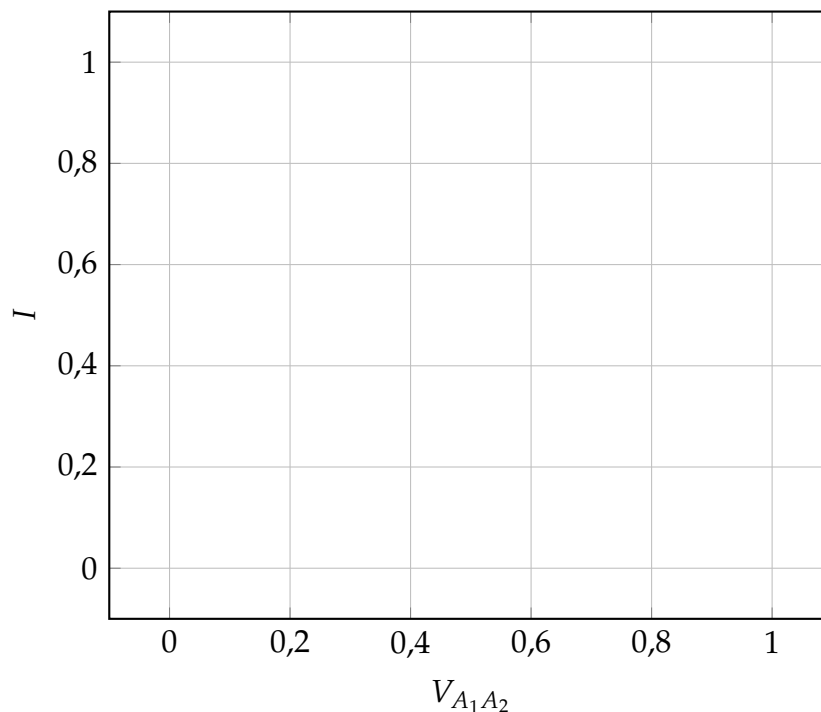
5.2. Procedimiento

1. Armar el circuito.

2. Completar los valores de la tabla 1 fijando el valor de I_G y variando el valor de V_{CC} hasta observar el disparo del SCR. Releva el valor de V_{CC} , I_{AK} y V_{AK} en el cual se produce el disparo para cada caso
3. Completar los valores de la tabla 2 fijando el valor de I_G y variando el valor de V_{CC} . Releva I_{AK} y V_{AK} para cada caso. Es posible que deba alterar algunos valores de resistencia dependiendo del SCR utilizado.

5.3. Simulación

Figura 3: Circuito simulado



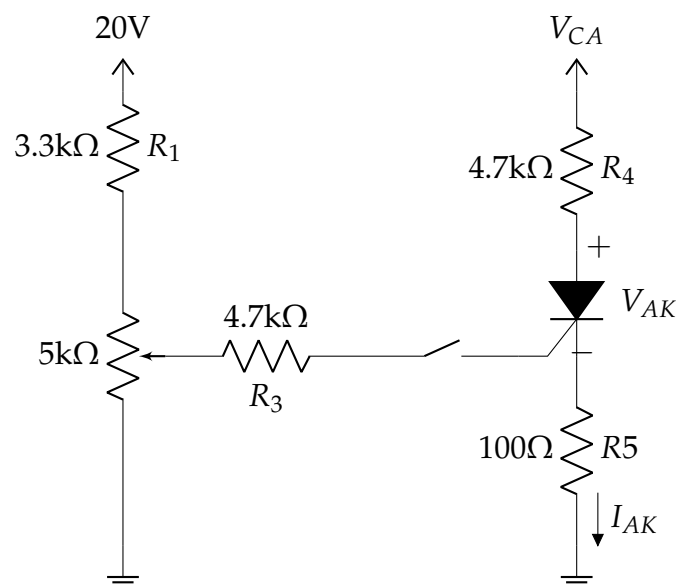
5.4. Experimental

$I_G[\mu A]$	V_{CC}	I_{AK}	V_{AK}
10			
20			
20			
40			
50			

$I_G \rightarrow$	50		40		30		20		10	
V_{CC}	V_{AK}	I_{AK}	V_{AK}	I_{AK}	V_{AK}	I_{AK}	V_{AK}	I_{AK}	V_{AK}	I_{AK}
0										
1										
2										
3										
4										
5										
6										
7										
8										
9										
10										
11										
12										
13										
14										
15										

6. Cuarta Parte

6.1. Circuito



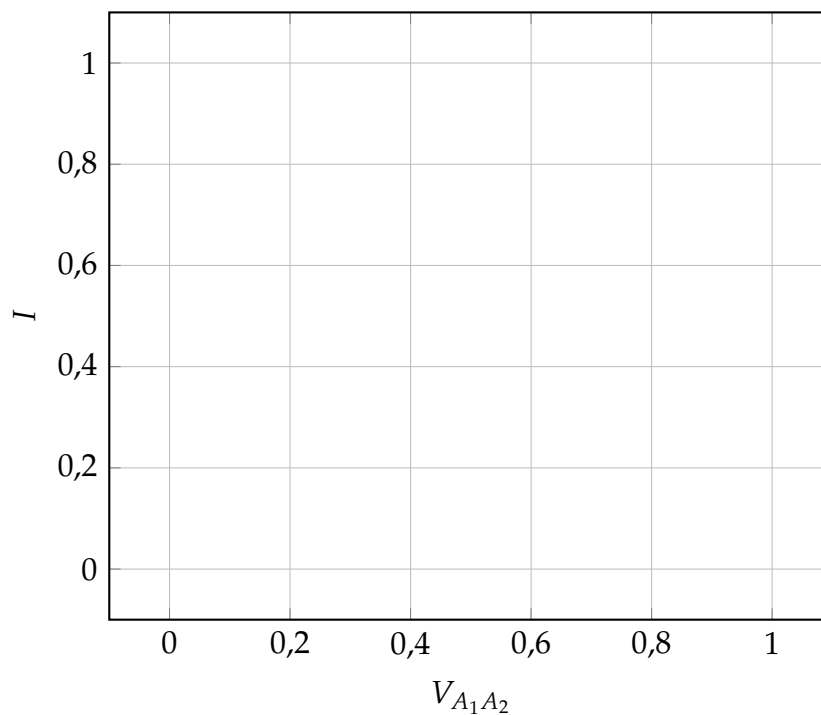
6.2. Procedimiento

1. Armar el circuito.
2. Variar el potenciómetro de forma que V_G quede a potencial de cero volts cuando conectemos la fuente de alimentación.
3. Colocar la tensión de alimentación alterna en 50 VCC

4. Aumentar lentamente la VG observando permanentemente la IG e IA. Determinar el momento donde el dispositivo se dispara.
5. Bajar el valor de VG a cero y observar lo que sucede con la IA.
6. En función de lo estudiado en el teórico apagar el SCR.
7. Subir ahora el valor de VCC a 100V y repetir los pasos 4, 5 y 6.
8. Subir ahora el valor de VCC a 150V y repetir los pasos 4, 5 y 6.
9. Completar la siguiente tabla de mediciones.

6.3. Simulación

Figura 4: Circuito simulado



6.4. Experimental