

FSM Procedura del design

1. Identifica input e output
2. Abbozzare il diagramma degli stati di transizione
3. Scrivere la tabella di transizione
4. Selezionare la codifica degli stati
5. MOORE – Riscrivere la tabella con gli stati codificati, scrivere tabella output
MEALY – Riscrivere gli stati di transizione combinati alla tabella output
6. Scrivi l'equazione booleana per il prossimo stato e la logica di output
7. Disegnare il circuito

Ricavare una FSM da un circuito

1. Esaminare circuito, input, output e bit di stato
2. Scrivere l'equazione del prossimo stato
3. Creare la tabella del prossimo stato e degli output
4. Ridurre la tabella per eliminare gli stati irraggiungibili
5. Assegna ad ogni combinazione di bit uno stato valido
6. Riscrivi la tabella degli output e del prossimo stato con il nome valido
7. Disegna il diagramma degli stati
8. Descrivi a parole il comportamento della FSM