Marco Casu

🔊 Programmazione di Sistemi Multicore 🔦





Facoltà di Ingegneria dell'Informazione, Informatica e Statistica Dipartimento di Informatica

Questo documento è distribuito sotto la licenza GNU, è un resoconto degli appunti (eventualmente integrati con libri di testo) tratti dalle lezioni del corso di Programmazione di Sistemi Multicore per la laurea triennale in Informatica. Se dovessi notare errori, ti prego di segnalarmeli.



INDICE

1	Par	allelismo : Motivazioni 4
	1.1	Introduzione
	1.2	Modelli di Parallelismo
2	Mei	moria Distribuita : MPI
	2.1	La libreria OpenMpi
	2.2	Rank e Comunicazione
	2.3	Design di Programmi Paralleli
		2.3.1 Pattern di Design Parallelo
	2.4	Comunicazione non Bloccante e Comunicazione Collettiva
		2.4.1 Send e Recv Immediate
		2.4.2 Esempi di Applicazione
		2.4.3 Operazioni Collettive
	2.5	Valutazione del Tempo
		2.5.1 Scalabilità Forte e Scalabilità Debole
	2.6	Operazioni su Vettori e Matrici
		2.6.1 Scatter e Gather
		2.6.2 Ultime Collettive di tipo "All"
	2.7	Tipi di Dato Custom
3	Mo	moria Condivisa : Posix Threads 30
J	3.1	Introduzione ai Thread
	5.1	3.1.1 Prodotto Matrice-Vettore con Pthread
	3.2	Sezioni Critiche
	3.2	3.2.1 Busy Waiting e Mutex
		3.2.2 Semafori, Barriere e Variabili di Condizione
		3.2.3 Stima di π con Pthread
	3.3	Read-Write Lock
	3.4	Funzioni Thread-Safe
	3.5	Combinazione di Thread ed MPI
	5.5	3.5.1 Thread Pinning
		5.5.1 Timead Finning
4	Ric	hiamo di Architetture 44
	4.1	Caching
		4.1.1 Livelli della Cache
	4.2	La Cache nei Sistemi Multicore
		4.2.1 False Sharing
		4.2.2 Organizzazione della Memoria

5	\mathbf{Ges}	tione dei Thread : OpenMP	48
	5.1	Direttive pragma	48
	5.2	Mutua Esclusione	50
		5.2.1 Integrazione Numerica con OpenMP	50
		5.2.2 Riduzione	51
	5.3	Scoping	52
	5.4	Cicli For Paralleli	53
		5.4.1 Cicli Annidati	54
		5.4.2 Iterazioni Dipendenti	56
		5.4.3 Risoluzione delle Dipendenze RAW	57
		5.4.4 Rimozione di dipendenze WAR e WAW	61

CAPITOLO

1

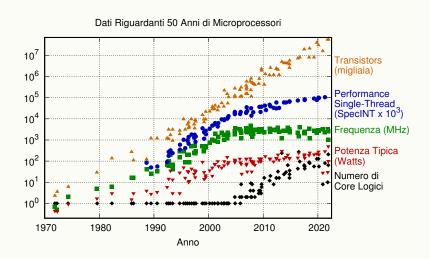
PARALLELISMO: MOTIVAZIONI

1.1 Introduzione

In una GPU (Graphics Processing Unit), nota anche come scheda video, ci sono circa 80 miliardi di transistor, e vengono utilizzate per allenare i grossi modelli di intelligenza artificiale, i quali necessitano migliaia di GPU, non è un caso se Nvidia ad oggi, con il boom dell'IA, è una delle aziende più quotate al mondo. Le GPU, e la loro programmazione, sono uno fra i principali argomenti di questo corso.

L'evoluzione dell'hardware, ha portato i grossi sistemi di computazione, ad essere formati da svariate unità di calcolo piuttosto che una singola unità molto potente, i processori stessi di uso comune, ad oggi sono composti da più *core*.

La legge di Moore riguarda una stima empirica che mette in correlazione lo scorrere del tempo con l'aumentare della potenza di calcolo dei processori, se inizialmente, a partire dagli anni 70, tale potenza raddoppiava ogni due anni, ad oggi tale andamento è andato rallentando, raggiungendo un incremento 1.5 in 10 anni.



L'obbiettivo di costruire calcolatori sempre più potenti è dipeso dalla necessità dell'Uomo di risolvere problemi sempre più complessi, come ad esempio, la risoluzione del genoma umano.



Il motivo per il quale non è possibile costruire processori monolitici sempre più potenti, risiede in un limite fisico riguardante la densità massima possibile dei transistor in un chip.

- 1. transistor più piccoli \longrightarrow processori più veloci
- 2. processori più veloci \longrightarrow aumento del consumo energetico
- 3. aumento del consumo energetico \longrightarrow aumento del calore

```
~ X ~ ~ X ~ ~ X ~ ~ X ~ ~ X ~ ~ X ~ ~ X ~ ~ X ~ ~ X ~
```

1.2 Modelli di Parallelismo

L'informatico che intende scrivere del codice per un sistema multicore, deve esplicitamente sfruttare i diversi core, limitandosi a scrivere un codice sequenziale, non starebbe sfruttando a pieno l'hardware a disposizione, rendendo il processo meno efficiente di quanto potrebbe essere.

La maggior parte delle volte, un algoritmo sequenziale, non può essere direttamente tradotto in un algoritmo parallelo, per questo bisogna scrivere il codice facendo riferimento all'hardware di destinazione. Si consideri adesso il seguente codice sequenziale, che ha lo scopo di sommare n numeri dati in input.

```
sum = 0;
for(i=0; i<n; i++){
    x = compute_next_value(...);
sum += x;
}</pre>
```

Si vuole rendere tale algoritmo parallelo, sapendo di essere a disposizione di p core.

```
local_sum = 0;
first_index = ...;
last_index = ...;
for(local_i=first_index; first_index<last_index; local_i++){
    local_x = compute_next_value(...);
    local_sum += local_x;
}</pre>
```

In tale esempio, ogni core possiede le sue variabili private non condivise con gli altri core, ed esegue indipendentemente il blocco di codice. Ogni core conterrà la somma parziale di n/p valori.

Esempio (24 numeri, 8 core):

```
valori: 1, 4, 3, 9, 2, 8, 5, 1, 1, 6, 2, 7, 2, 5, 0, 4, 1, 8, 6, 5, 1, 2, 3, 9
```

core	0	1	2	3	4	5	6	7
local_sum	8	19	7	15	7	13	12	14

A questo punto, per ottenere la somma totale, vi sarà un core *master* che riceverà le somme parziali da tutti gli altri core, per poi eseguire la somma finale.

```
if (master) {
    sum = local_sum;
    for c : core {
        if (c!=self) {
            sum += c.local_sum;
        }
    }
} else {
    send local_sum to master;
}
```

Dividere i dati per poi far eseguire la stessa computazione ai diversi nodi è la forma più semplice di parallelismo. La soluzione adottata non è ideale, in quanto, in seguito al calcolo delle somme parziali, tutti i core escluso il master non staranno eseguendo calcoli. Una possibile idea alternativa è di far si che a coppie i nodi si condividano le somme parziali per poi calcolarne una somma comune, sviluppando uno scambio di dati ad albero, come mostrato in figura 1.1.

Possiamo identificare due tipi di parallelismo :

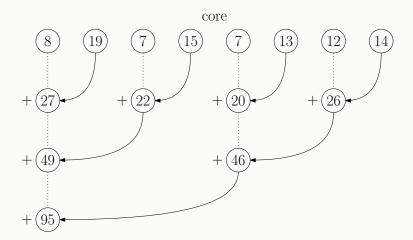


Figura 1.1: calcolo somme a coppie

- parallelismo dei task : fra i core vengono divise diverse attività che vengono svolte autonomamente.
- parallelismo dei dati : i dati da elaborare vengono divisi, ogni core eseguirà la stessa computazione ma su una porzione diversa dei dati.

Quando si scrive un programma parallelo bisogna prestare attenzione alla *sincronizzazione* dei processi, in quanto potrebbero dover accedere ad una stessa area di memoria. Risulta cruciale saper mettere in *comunicazione* i vari core, e suddividere equamente il *carico di lavoro* fra di essi. Verranno considerate 4 diverse tecnologie per la programmazione multicore :

- MPI (Message Passing Interface) [libreria]
- Posix Threads [libreria]
- CUDA [libreria e compilatore]

La programmazione delle GPU richiederà un diverso compilatore, e non il solito gcc, in quanto l'architettura della scheda video differisce da quella del processore, e con essa le istruzioni.

I sistemi paralleli possono essere categorizzati sotto vari aspetti.

- shared memory: Tutti i core accedono ad un'area di memoria comune. L'accesso e la sincronizzazione vanno gestiti con cautela.
- distributed memory : Ogni core ha un area di memoria privata, e la comunicazione avviene attraverso un apposito canale per lo scambio dei messaggi.

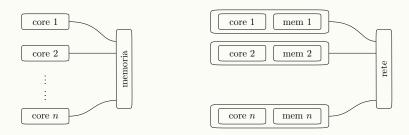


Figura 1.2: modelli di parallelismo

Vi è un altra suddivisione nei sistemi paralleli :

• MIMD : Ogni core ha una control unit indipendente, diversi core possono eseguire diverse istruzioni nello stesso momento.



• **SIMD** : Vi è un singolo program counter per tutti i core, che eseguono in maniera parallela le stesse istruzioni. Due core non possono eseguire operazioni diverse nello stesso momento.

Le GPU hanno una struttura SIMD.

	shared memory	distributed memory
SIMD	CUDA	
MIMD	Pthreads/OpenMP/CUDA	MPI

Fin'ora sono stati utilizzati 3 termini chiave riguardante i tipi di programmazione, sebbene non vi sia una definizione comunemente accettata, la seguente verrà adottata in tale contesto :

- concorrente : più processi sono attivi in uno stesso momento
- parallela : diverse entità cooperative che operano in maniera ravvicinata per un obbiettivo comune.
- distribuita : diverse entità cooperative.

La programmazione parallela o distribuita implica che sia anche concorrente, non è vero il contrario.

CAPITOLO

2

MEMORIA DISTRIBUITA: MPI

MPI è una libreria standard (avente varie implementazioni) necessaria allo sviluppo di codice multiprocesso a memoria distribuita. Precisamente, ogni core ha una memoria privata inaccessibile dall'esterno, e la comunicazione avviene attraverso una rete di interconnesione, (ad esempio, un bus), tale modello è detto message passing.

2.1 La libreria OpenMpi

Alla compilazione ed avvio di un programma che sfrutta MPI, ogni core eseguirà il programma, sarà la logica di esso a suddividere il carico di lavoro, tramite i costrutti decisionali. Verrà utilizzata un'implementazione nota come openMpi, è possibile installare la libreria su sistemi operativi linux tramite il comando

sudo apt-get install libopenmpi-dev

Il seguente esempio, mostra un programma che scrive sulla console una stringa, e tramite MPI, tale processo è avviato su ogni core.

```
#include <stdio.h>
#include <mpi.h>
//voglio lanciare il programma su piu unita di calcolo
int main(int argc, char **argv){
    int p = MPI_Init(NULL,NULL);
    //Il parametro in output di MPI_Init e' uno status sull'errore
    if(p = MPI_SUCCESS){

    }else{
        printf("qualcosa e' andato storto");
        MPI_Abort(MPI_COMM_WORLD,p);
        //Con MPI_Abort tutti i processi su tutti i core avviati verranno terminati
    }
    printf("hello world");
    MPI_Finalize(); //Serve per terminare la libreria
    return 0;
}
```

I programmi MPI non vengono compilati con gcc, ma con mpicc

mpicc hello_world.c -o hello_world.out

Una volta ottenuto l'eseguibile, è possibile lanciare il programma con **mpirun** specificando il numero di core sulla quale verrà eseguito il programma, tale numero, se non specificato con apposite flag, deve



essere minore o uguale al numero di core fisici presenti sulla macchina.

mpirun -n 4 hello_world.out

Ogni funzione della libreria ha una dicitura che inizia con "MPI_". Ogni funzione di libreria deve essere chiamata fra

- MPI_Init configurazione ed avviamento della libreria
- MPI_Finalize chiusura e deallocazione della memoria

Tali righe stabiliscono il blocco di codice in cui verranno eseguite funzioni MPI.

2.2 Rank e Comunicazione

Ogni processo MPI è univocamente identificato da un numero intero detto rank, se p processi sono attivi, avranno gli identificatori $1, 2 \dots, p-1$.

Un **comunicatore** è un insieme di processi, i quali hanno la possibilità di scambiarsi messaggi, si può pensare ad un comunicatore come un etichetta, e processi con la stessa etichetta possono comunicare fra loro. È identificabile nel codice tramite la struttura dati MPI_Comm, e all'avvio di MPI, viene sempre definito un comunicatore di default MPI_COMM_WORLD che contiene tutti i processi.

L'identificatore di ogni processo è in realtà relativo ad ogni comunicatore, due processi diversi possono condividere il rank se relativo a comunicatori diversi. Ci sono due funzioni importanti che riguardano questi ultimi

- int MPI_Comm_rank(MPI_Comm comm, int *rank): Prende in input un comunicatore ed un numero intero, e salva dentro tale numero il rank del processo chiamante relativo al comunicatore dato.
- int MPI_Comm_size(MPI_Comm comm, int *size) : Prende in input un comunicatore ed un numero intero, e salva dentro tale intero il numero di processi all'interno del comunicatore.

```
#include <stdio.h>
      #include <mpi.h>
      //voglio lanciare il programma su piu unita di calcolo
      int main(int argc, char **argv){
           int p = MPI_Init(NULL, NULL);
           //Il parametro in output di MPI_Init e' uno status sull'errore
           if (p == MPI_SUCCESS) {
           } else {
               printf("qualcosa e' andato storto");
               MPI_Abort (MPI_COMM_WORLD, p);
               //Con MPI_Abort tutti i processi su tutti i core avviati verranno terminati
14
           int size;
           MPI\_Comm\_size(MPI\_COMM\_WORLD, \&size);
           int rank:
           MPI_Comm_rank(MPI_COMM_WORLD, &rank);
17
           \label{eq:printf("hello world, im the process \%d/\%d", rank, size);} \\
18
           MPI_Finalize(); //Serve per terminare la libreria
19
           return 0;
20
```

La comunicazione avviene tramite due funzioni, il cui comportamento è simile alla comunicazione tramite pipe .

L'inzio dei messagi avviene tramite int MPI_Send , i cui parametri sono

• void* msg_buf_p l'area di memoria da trasferire al processo destinatario



- int msg_size il numero di elementi (non l'occupazione in byte) del messaggio da trasferire
- MPI_Datatype msg_type il tipo di elemento da trasferire. Sono definiti dei tipi standard che incorporano tutti i tipi più comuni del C
- int dest il rank del processo destinatario
- int tag un tag da dare al messaggio per identificarlo
- MPI_Comm communicator il comunicatore su cui avviene la comunicazione

Può dipendere dall'implementazione, ma solitamente quando un processo fa una MPI_Send , si arresta finché il messaggio inviato non viene ricevuto dal destinatario, allo stesso modo, un destinatario che si appresta a ricevere un messaggio viene arrestato fino al ricevimento. Le chiamate di comunicazione MPI sono quindi bloccanti.

Per ricevere dati, viene utilizzata la chiamata MPI_Recv i cui parametri sono

- void* msg buf p l'area di memoria su cui verrà salvato il messaggio
- int buf size il numero di elementi (non l'occupazione in byte) del messaggio da ricevere
- MPI_Datatype buf_type il tipo di elemento da ricevere
- int source il rank del processo mittente
- int tag il tag del messaggio da ricevere
- MPI_Comm communicator il comunicatore su cui avviene la comunicazione
- MPI_Status* status lo status riguardante l'esito della comunicazione

OpenMpi definisce la seguente lista di tipi MPI_Datatype :

MPI_CHAR	carattere
MPI_INT	intero
MPI_FLOAT	float a singola precisione
MPI_DOUBLE	float a doppia precisione
MPI_LONG	intero long
MPI_SHORT	intero short
MPI_UNSIGNED_CHAR	carattere senza segno
MPI_UNSIGNED_INT	intero senza segno
MPI_UNSIGNED_LONG	intero long senza segno
MPI_UNSIGNED_SHORT	intero short senza segno

Il seguente programma fa si che ogni processo invii un messaggio al processo di rank 0, e quest'ultimo lo stampi a schermo.

```
#include <stdio.h>
  #include <mpi.h>
  int main(int argc, char **argv)
4
5
      int p = MPI_Init(NULL, NULL);
      // Il parametro in output di MPI_Init e' uno status sull'errore
        (p != MPI_SUCCESS)
          printf("qualcosa e' andato storto");
          MPI\_Abort(MPI\_COMM\_WORLD, p);
11
          // Con MPI_Abort tutti i processi su tutti i core avviati verranno terminati
14
      MPI_Comm_size(MPI_COMM_WORLD, &size);
16
      int str\_size = 256;
      int rank;
```

```
18
       MPI_Comm_rank(MPI_COMM_WORLD, &rank);
19
20
           (rank == 0)
21
             printf("hello world, i am process 0. I will recive and print.\n", rank, size);
             char str[str_size];
23
             for (int i = 1; i < size; i++)
                  MPI_Recv(str, str_size, MPI_CHAR, i, 0, MPI_COMM_WORLD, MPI_STATUS_IGNORE);
26
                  printf("(STRING RECIVED) : %s", str);
28
29
        }
30
        else
             char str[str_size];
             sprintf(str, "hello world, i am process %d of %d\n", rank, size);
              / Si invia al processo 0
34
             \label{eq:mpi_send} \mbox{MPI\_Send}(\mbox{str}\mbox{\ \ str\_size}\mbox{\ \ ,}\mbox{\ \ MPI\_CHAR},\mbox{\ \ }\mbox{0}\mbox{\ \ ,}\mbox{\ \ MPI\_COMM\_WORLD})\mbox{\ \ ;}
36
37
        MPI_Finalize(); // Serve per terminare la libreria
38
39
40 }
```

Quando un processo esegue una MPI_Recv , fra i vari messaggi, viene cercato quello di cui matchano il tag, il comunicatore, ed il mittente, lo scopo del tag è quello di essere un ulteriore separatore logico per la comunicazione. Anche i tipi dei messaggi devono combaciare, inoltre il numero di byte da ricevere deve essere maggiore o uguale al numero di byte inviati

$$ByteRecv \ge ByteSent$$

Nella chiamata MPI_Recv , i campi source e tag possono essere riempiti con, rispettivamente, MPI_ANY_SOURCE e MPI_ANY_TAG per non eseguire il controllo su mittente e tag nel ricevimento. È comunque possibile sapere qual'è il mittente, dato che tale informazione è salvata nel campo MPI_Status .

2.3 Design di Programmi Paralleli

Data la specifica di un programma, quali sono le regole da seguire per partizionare il carico di lavoro fra i vari processi? Non esistono delle regole adatte ad ogni evenienza, ma è è stata definita una metodologia largamente generica, la **Foster's methodology**.

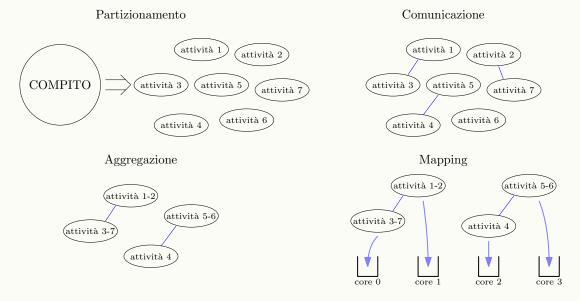


Figura 2.1: Foster's methodology

- 1. Partizionamento: si identificano delle attività di base indipendenti fra loro che possono essere eseguite in parallelo.
- 2. Comunicazione : determinare quali sono le attività stabilite nel punto precedente che per essere eseguite necessitano di uno scambio di messaggi.
- 3. Aggregazione : identificare le attività precedentemente stabilite che devono necessariamente essere eseguite in sequenza, ed aggregarle in un unica attività.
- 4. Mapping: assegnare ai vari processi le attività definite in precedenza in modo che il carico di lavoro sia uniformemente distribuito. Idealmente la comunicazione deve essere ridotta al minimo.

2.3.1 Pattern di Design Parallelo

La struttura di un programma parallelo può essere definita secondo due pattern, si può dire che esistono due modi di parallelizzare un programma

- GPLS (Globally Parallel, Locally Sequential): L'applicazione vede diversi task sequenziali venire eseguiti in parallelo.
- GSLP (Globally Sequential, Locally Parallel): L'applicazione segue uno specifico "flusso" di esecuzione sequenziale, di cui alcune parti vengono eseguite in parallelo.

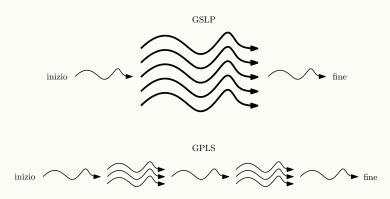


Figura 2.2: GPLS e GSLP

Esempi di GPLS

- Single Program Multiple Data : La logica dell'applicazione viene mantenuta in un unico eseguibile, tipicamente il programma segue la seguente struttura
 - 1. Inizializzazione del programma
 - 2. Ottenimento degli identificatori
 - 3. Esecuzione del programma in diverse ramificazioni in base ai core coinvolti
 - 4. Terminazione del programma
- Multiple Program Multiple Data : Quando la memoria da utilizzare è elevata è necessario suddividere il carico su più programmi, che spesso vengono eseguiti su differenti piattaforme.
- Master-Worker : Ogni processo può essere
 - Worker Esegue la computazione
 - Master Gestisce il carico di lavoro e lo assegna ai processi worker, colleziona i risultati ottenuti da questi ultimi e si occupa spesso delle operazioni di I/O o interazione con l'utente.
- Map-Reduce : Una versione modificata del paradigma Master-Worker, in cui i nodi worker eseguono due tipi di operazioni
 - Map : Esegue la computazione su un insieme di dati che risulta in un insieme di risultati parziali (ad esempio, esegue la somma su ogni elemento di un vettore)
 - Reduce : Colleziona i risultati parziali e ne deriva un risultato finale (ad esempio, somma tutti gli elementi di un vettore ottenendo un unico scalare)



Esempi di GSLP

- Fork-Join: C'è un unico "padre" in cui avviene l'esecuzione, quando necessario, tale padre potrebbe eseguire una fork generando dei nodi figli, che eseguono la computazione per poi terminare, facendo si che il padre continui.
- Loop-Parallelism : Risulta estremamente semplice da utilizzare e viene spesso applicata quando un programma sequenziale deve essere adattato al multiprocesso. Consiste nel parallelizzare ogni esecuzione di un ciclo for , è necessario che le iterazione però siano indipendenti fra loro.

```
//Esempio di Fork-Join
mergesort (A, lo, hi) {
    if lo < hi {
        mid = lo + (hi-lo) / 2
        fork mergesort (A, lo, mid)
        mergesort (A, mid, hi)

        join
        merge (A, lo, mid, hi)

}
```

2.4 Comunicazione non Bloccante e Comunicazione Collettiva

Il contesto canonico di utilizzo di MPI è su un'insieme di server connessi fra loro (memoria privata), quando un processo esegue una MPI_Send , il buffer in cui è contenuto il messaggio viene copiato e salvato dalla memoria principale alla memoria dell'interfaccia di rete (NIC Memory), per poi venire trasferito attraverso la rete verso la memoria NIC del destinatario, da li, verrà poi trasferita nella memoria principale di quest'ultimo.

L'utilizzo di una MPI_Send è quindi dispendioso dal punto di vista computazionale, in quanto sono coinvolte molteplici operazioni di scrittura e chiamate di sistema, è quindi buona regola, eseguire il minor numero di MPI_Send possibile

Ad esempio, è più conveniente eseguire una sola chiamata in cui si trasferiscono 200 byte piuttosto che due chiamate in cui si trasferiscono 100 byte ciascuna.

Si è detto in precedenza che MPI_Send è bloccante, in realtà, MPI utilizza, se non specificato diversamente, una metodologia di comunicazione standard, se il messaggio da trasferire è piccolo, è probabile che venga immediatamente trasferito venendo salvato su un buffer del destinatario. Diversamente, nel caso di un messaggio grande, la chiamata sarà bloccante in quanto MPI deve assicurarsi che il destinatario abbia allocato la memoria sufficente per riceverlo.

In entrambi i casi, MPI si assicura che il messaggio da inviare non vada perso, il programmma riottiene il controllo solo quando il buffer utilizzato per contenere il messaggio è di nuovo disponibile, si dice che la MPI_Send è locally blocking. Oltre la comunicazione standard, vi sono altri modi di inviare messaggi

- Buffered : Tramite la chiamata MPI_Bsend , l'operazione è sempre locally blocking, ma l'utente deve fornire manualmente un buffer in cui salvare il messaggio da inviare.
- Sincrona: Tramite la chiamata MPI_Ssend, l'operazione è globalmente bloccante, il controllo viene restituito esclusivamente quando il destinatario ha ricevuto il messaggio chiamando MPI_Recv. Risulta utile per far si che un processo attenda che un altro arrivi ad un certo punto della computazione.
- Ready : Tramite la chiamata MPI_Rsend , se il destinatario non ha già effettuato una MPI_Recv , tale chiamata fallisce, è quindi necessario che esso sia già in attesa di ricevere.



2.4.1 Send e Recy Immediate

Le chiamate MPI_Recv e MPI_Send sono considerate poco performanti in quanto il processo chiamante potrebbe bloccare la sua esecuzione, in alcuni casi può essere utile una chiamata non bloccante per la trasmissione dei dati, soprattutto quando il mancato ricevimento di essi non causa errori nell'esecuzione del programma. Le funzioni non bloccanti messe a disposizione da MPI sono dette funzioni immediate, e permettono l'overlap fra computazione e comunicazione. Se al momento di una chiamata di ricevimento non ci sono dati da leggere, il programmatore dovrà gestire esplicitamente la situazione.

La chiamata MPI_Isend ha gli stessi parametri della funzione non immediata, eccetto un parametro aggiuntivo, MPI_Request *req , necessario per avere informazioni sullo status della chiamata.

La chiamata $\texttt{MPI_Irecv}$ ha gli stessi parametri della funzione non immediata, eccetto per l'assenza del parametro sullo status originario, e l'aggiunta del parametro $\texttt{MPI_Request}$ *req , necessario per avere informazioni sullo status della chiamata.

La funzione int MPI_Wait(MPI_Request *request, MPI_Status *status) fa si che il processo si blocchi finché un invio o una ricezione non è andato a buon termine. È una chiamata bloccante.

La funzione int MPI_Test(MPI_Request *request, int *flag, MPI_Status *status) controlla se una chiamata di invio o ricezione è andata o no a buon fine, salvando l'esito del risultato nel campo flag.

Esistono altre varianti di Wait e Test

- Waitall
- Waitany
- Testany
- etc...

2.4.2 Esempi di Applicazione

Il seguente esempio mostra un programma in cui n processi (in questo caso 4) si scambiano informazioni in una configurazione "ad anello", in cui ognuno invia e riceve a/da i suoi vicini, l'utilizzo di chiamate non bloccanti è utile per evitare situazioni di deadlock.

```
#include "mpi.h"
  #include <stdio.h>
3 int main(void) {
       int numtasks, rank, next, prev, buf[2];
       MPI_Request reqs[4]; // variabili necessarie per le chiamate Irecv e Isend
       MPI_Status stats [4]; // variabili necessarie per Waitall
       MPI_Init(NULL, NULL);
       MPI_Comm_size(MPI_COMM_WORLD, &numtasks);
       MPI\_Comm\_rank(MPI\_COMM\_WORLD, &rank);
       // Determina vicino a sinistra e a destra
       prev = (rank-1) \% numtasks;
       next = (rank+1) \% numtasks;
          Operazioni di comunicazione
       MPI\_Irecv(\&buf[0]\;,\;\;1,\;\;MPI\_INT,\;\;prev\;,\;\;0\;,\;\;MPI\_COMM\_WORLD,\;\;\&reqs\,[0]\,)\;;
14
       MPI\_Irecv(\&buf[1]\ ,\ 1,\ MPI\_INT,\ next\ ,\ 0\,,\ MPI\_COMM\_WORLD,\ \&reqs\ [1]\ )\ ;
       MPI_Isend(&rank, 1, MPI_INT, prev, 0, MPI_COMM_WORLD, &reqs[2]);
MPI_Isend(&rank, 1, MPI_INT, next, 0, MPI_COMM_WORLD, &reqs[3]);
16
17
       // Qui puo' essere eseguita computazione nel mentre che gli altri processi comunicano
18
          Attende la fine delle operazioni non bloccanti
19
20
       MPI_Waitall(4, reqs, stats);
       MPI_Finalize();
21
```



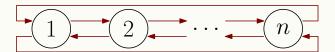


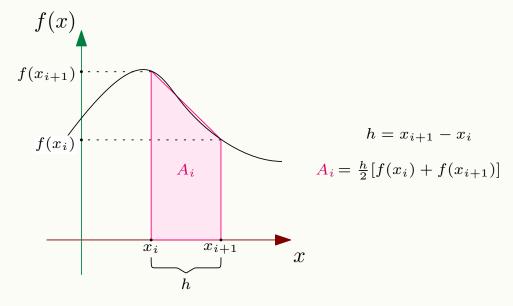
Figura 2.3: configurazione ad anello

Integrazione numerica

Si consideri adesso il seguente esempio, si vuole scrivere un programma che esegua l'integrazione numerica di una generica funzione f(x) tramite la regola del trapezoide. Tale metodo consiste nel dividere l'intervallo di integrazione in n intervalli

$$\{(x_0,x_1),(x_1,x_2),(x_2,x_3)\dots(x_{n-1},x_n)\}$$

lunghi h, di cui verrà calcolata l'area approssimandola ad un trapezio.



L'integrale approssimato sarà la somma totale di tutti i trapezoidi

$$\frac{h}{2}\Big[[f(x_1)+f(x_2)]+[f(x_2)+f(x_3)]+\cdots+[f(x_{n-1})+f(x_n)]\Big]$$

Se ne vuole dare un'implementazione parallela in cui i vari processi eseguiranno il calcolo di un trapezio, le somme parziali verranno inviate al processo di rank 0 che si occuperà di calcolare la somma totale (paradigma MAP REDUCE).

```
double Trap(double left, double right, int count, double base_len){

double esitmate, x;

// f e' la funzione integranda
   esitmate = (f(left)+f(right))/2.0;

for(int i = 1; i<=count-1; i++){
        x=left+i*base_len;
        estimate+=f(x);
   }

return estimate*base_len;
}</pre>
```



```
int main(void){
       int my_rank;
       int comm_size;
       int\ n=1024;\ //numero\ di\ intervalli\ ,\ piu'\ e'\ grande\ ,\ piu'\ la\ stima\ sara'\ precisa
       double a=0.0; //estremo sinistro di integrazione double b=3.0; //estremo destro di integrazione
       double h; //lunghezza intervalli;
       double local_a, local b;
       double local_sum;
       double total_sum;
       int source;
13
14
       MPI_Init(NULL, NULL);
       MPI_Comm_rank(MPI_COMM_WORLD&my_rank);
       MPI\_Comm\_size(MPI\_COMM\_WORLD,\&comm\_size) \; ;
16
17
       h=(b-a)/n;
18
       local_n = n/comm_size; //numero di trapezoidi per ogni processo
19
20
       local\_a \ = \ a + my\_rank*local\_n*h;
       local_b = local_a + local_n *h;
22
       local_sum = Trap(local_a, local_b, local_n, h); //calcolo somma parziale
24
25
             /Invio la somma parziale al processo con rank 0
           MPI_Send(&local_sum, 1, MPI_DOUBLE, 0, 0, MPI_COMM_WORLD);
27
28
       else {
29
30
           total_sum = local_sum;
           for (source = 1; source < comm_sz; source++){</pre>
                MPI_Recv(&local_sum, 1, MPI_DOUBLE, source, 0,
33
                              MPI_COMM_WORLD, MPI_STATUS_IGNORE);
                total\_sum+=local\_sum
35
           }
36
            printf("con n = %d trapezoidi, la somma approssimata della funzione \ n
                   da %f a %f e' %.15e .\n", n, a, b, total_sum);
40
       MPI_Finalize();
41
       return 0;
42
43
```

2.4.3 Operazioni Collettive

Qual'è il problema con l'implementazione del trapezoide appena mostrata? Il processo di rank zero ha un carico di lavoro superiore rispetto ogni altro processo, infatti, quest'ultimo oltre la somma dei suoi trapezi locali, deve calcolare la somma totale, inoltre deve occuparsi di ricevere i dati da tutti gli altri processi.

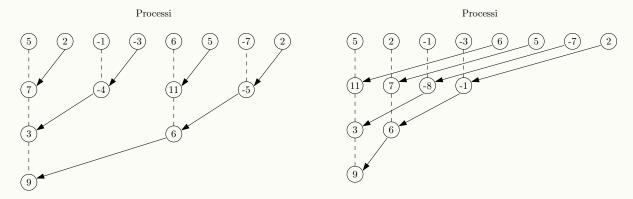


Figura 2.4: alberi differenti (entrambi validi)



Si può pensare di suddividere il carico di lavoro ad albero, come già visto in figura 1.1, facendo si che il suo carico di lavoro sia logaritmico in funzione del numero dei rank. Nell'esempio visto, ogni processo condivide i suoi dati parziali con quello adiacente (da un punto di vista di numero di identificazione), ma nulla vieta agli ultimi processi di condividere i dati con i primi, come in figura 2.4. L'ottimalità di una soluzione piuttosto che di un altra può dipendere da diversi fattori non sempre analizzabili, come la topologia fisica della reta attraverso cui sono collegate le macchine che eseguono i processi.

A tal proposito, MPI fornisce una funzionalità che permette di eseguire operazioni di aggregazione di risultati senza preoccuparci della logica di comunicazione per il trasferimento dei dati parziali. La funzione in questione è int MPI_Reduce, con i seguenti parametri

- void* input_data_o è il puntatore alla variabile in ingresso (somma parziale)
- void* output_data_o è il puntatore al valore che sarà riempito con il valore totale aggregato
- int count è il numero di elementi da aggregare
- MPI_Datatype datatype è il tipo dei valori in questione
- MPI_Op operator è l'operazione di aggregazione (somma, moltiplicazione, XOR, etc...)
- int dest_process è il rank del processo che riceverà il risultato
- MPI_Comm comm il comunicatore in questione

Le operazioni di aggregazione supportate da MPI sono le seguenti

Operazione	Significato
MPI_MAX	Massimo
MPI_MIN	Minimo
MPI_SUM	Somma
MPI_PROD	Prodotto
MPI_LAND	AND logico
MPI_BAND	AND bit a bit
MPI_LOR	OR logico
MPI_BOR	OR bit a bit
MPI_LXOR	XOR logico
MPI_BXOR	XOR bit a bit
MPI_MAXLOC	Massimo insieme al suo indice
MPI_MINLOC	Minimo insieme al suo indice

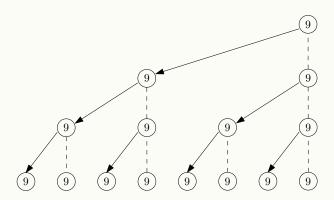
È possibile anche definire delle operazioni personalizzate tramite la chiamata MPI_Op_create.

Quando viene chiamata una funzione collettiva, è importante che ogni processo del comunicatore la chiami, altrimenti l'esecuzione rimane bloccata in uno stato di attesa, dato che ogni processo attende che tutti gli altri siano arrivati a tale operazione. Ovviamente, tutti i processi che eseguono un'operazione di questo tipo devono definire lo stesso processo che riceverà l'output. Tutti i processi escluso quello di destinazione, nel campo <code>void* output_data_o</code> possono specificare qualsiasi valore.

Non essendo presente alcun tag, nella comunicazione collettiva, le operazioni verranno matchate in base all'ordine di esecuzione. Nell'esempio del trapezoide 2.4.2 vi è un problema, nel caso si volesse decidere arbitrariamente l'intervallo di integrazione, o il numero di trapezi, il processo di rank 0 dovrà occuparsi di leggere i dati da stdin, per poi condividerli ad ogni altro processo.

Si ricordi che in MPI, esclusivamente il processo di rank 0 può interagire con lo stdin.

È chiaro che su di esso sia riportato un carico di lavoro maggiore, è quindi possibile suddividere il carico facendo si che il processo 0 condivida i dati con due altri processi, e questi due li condividano a loro volta con altri due processi ciascuno, creando un albero di condivisione.



Anche in questo caso, la logica con la quale scambiarsi le informazioni può variare, e quella ottimale può dipendere dalle condizioni della rete ed altri fattori difficilmente analizzabili, per questo MPI fornisce una funzione, MPI_Bcast che si occupa di eseguire il broadcast da un processo verso tutti gli altri. I parametri sono i seguenti :

- void* data_p è il puntatore alla variabile da condividere
- int count è il numero di elementi da condividere
- MPI_Datatype datatype è il tipo dei valori in questione
- int source_process è il rank del processo che condivide il valore
- MPI_Comm comm il comunicatore in questione

Il parametro void* data_p fungerà sia da input, che da output, nel caso il processo chiamante sia colui che condivide il valore, in data_p sarà presente il valore condiviso, altrimenti, in data_p sarà presente il valore ricevuto.

Esempio di funzione per leggere input da tastiera

```
void Get_input(int my_rank, a, int b, int n){
    if (my_rank==0){
        printf("enter input:\n");
        scanf("%d %d %d",a,b,n);
}

MPI_Bcast(a, 1, MPI_INT, 0, MPI_COMM_WORLD);

MPI_Bcast(b, 1, MPI_INT, 0, MPI_COMM_WORLD);

MPI_Bcast(n, 1, MPI_INT, 0, MPI_COMM_WORLD);
}
```

A questo punto, si supponga di voler fare un operazione di aggregato, per poi avere il risultato condiviso fra tutti i processi, concettualmente, ciò equivale ad eseguire una MPI_Reduce seguita da una MPI_Bcast . MPI fornisce una funzione a tal proposito, ottimizzata a dovere, ossia MPI_Allreduce , con i seguenti parametri

- void* input_data_o è il puntatore alla variabile in ingresso (somma parziale)
- void* output_data_o è il puntatore al valore che sarà riempito con il valore totale aggregato
- int count è il numero di elementi da aggregare
- MPI_Datatype datatype è il tipo dei valori in questione
- MPI_Op operator è l'operazione di aggregazione (somma, moltiplicazione, XOR, etc...)
- MPI_Comm comm il comunicatore in questione

I parametri sono identici alla MPI_Reduce , eccetto per l'assenza del processo di destinazione, dato che in questo caso, ogni processo avrà il risultato.

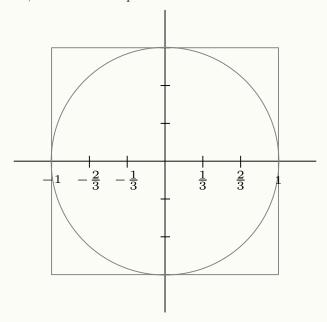
Le operazioni collettive sono diventate particolarmente importanti nell'ultimo periodo in quanto sono utilizzate nella stragrande maggioranza dei programmi paralleli che vengono eseguiti per il training delle reti neurali odierne. Le grosse aziende di informatica, hanno iniziato a produrre delle proprie librerie proprietarie

- NCCL (Nvidia)
- RCCL (AMD)
- OneCCL (Intel)
- MSCCL (Microsoft)

MPI durante le operazioni aggregate utilizza delle euristiche per stimare quale sia il miglior modo di condividere i dati fra i nodi, è possibile forzare tale decisione attraverso delle opportune variabili d'ambiente. Il punto è che MPI non è consapevole dell'hardware sul quale i processi sono eseguiti, per questo le aziende hanno iniziato a produrre librerie proprietarie, appositamente ottimizzate per girare sulle piattaforme dedicate.

Stima del π

Si vuole scrivere un programma che tramite il metodo di Montecarlo calcoli il valore stimato di π distribuendo il lavoro su più processi tramite MPI. L'algoritmo utilizzato per il calcolo è semplice, si consideri un cerchio di raggio unitario, inscritto in un quadrato 2×2 .



L'area del cerchio, è uguale a $\pi r^2 \implies \pi$, l'area del quadrato è 4. Sia A_c l'insieme di tutti i punti compresi nel cerchio, e sia A_q l'insieme di tutti i punti compresi nel quadrato. Risulta che il numero di punti nell'area del cerchio stanno all'area π , come il numero di punti che stanno nell'area del quadrato stanno a 4.

$$\frac{|A_c|}{\pi} = \frac{|A_q|}{4}$$

In realtà, non ha senso considerare la cardinalità di $|A_c|$ o di $|A_q|$, in quanto sono insiemi infiniti, supponiamo allora che tali insiemi siano finiti e di cardinalità n, si denotano A_c^n e A_q^n , chiaramente $A_c^n \subseteq A_q^n$. Si ha che

$$\lim_{n\to\infty} 4 \cdot \frac{|A_c^n|}{|A_q^n|} = \pi$$

L'algoritmo consiste nel calcolare un numero n di punti casuali, sia c il numero di punti interni al cerchio, ossia i punti (x,y) tali da rispettare $x^2+y^2\leq 1$. Numericamente, $4\frac{n}{c}$ approssimerà π , con una precisione sempre maggiore all'aumentare di n.

L'algoritmo si renderà parallelo, distribuendo equamente il numero di punti da calcolare a tutti i processi presenti.

```
#include <stdio.h>
       #include <stdlib.h>
2
       #include <mpi.h>
       #include <time.h>
4
       int main(int argc, char **argv)
7
       {
8
            int precision = 1000; // Numero di punti generati casualmente
9
11
            if (argc > 1)
            {
                 precision = atoi(argv[1]);
13
14
            MPI\_Init(NULL, NULL);
16
            srand(time(NULL));
17
18
19
            int my_rank;
            int my_size;
20
            \label{eq:mpi_comm_rank} $$ MPI\_COMM\_WORLD, & my\_rank) ;
21
            \label{eq:mpi_comm_size} $$ MPI\_COMM\_WORLD, & my\_size $$ ) ;
22
23
            int local_precision = precision / my_size; /* Numero di punto da generare per
24
25
                                                                   ogni processo */
            int local_circle_point = 0;
26
27
            for (int i = 0; i <= local_precision; i++)</pre>
28
29
            {
30
                 double x = (double) rand() / RAND_MAX * 2.0 - 1.0; // Generazione punto
                double y = (double) rand() / RAND_MAX * 2.0 - 1.0;
31
                 if (x * x + y * y < 1) // Controllo se il punto e' nel cerchio
33
                      local_circle_point++;
            }
34
35
36
            int total_circle_point = 0;
            MPI\_Reduce(\&local\_circle\_point\;,\;\&total\_circle\_point\;,\;1,\;MPI\_INT,\;MPI\_SUM,
37
                                                                              0, MPI_COMM_WORLD);
38
39
            if (my_rank == 0)
40
41
            {
                 {\color{red} \textbf{double} \ esteem = ((\color{red} \textbf{double}) \, total\_circle\_point \ / \ precision \ * \ 4);}
42
43
                 printf("Su %d precision, la stima del pi greco e' : %lf\n"
44
                                                                precision, esteem);
45
            }
46
            MPI_Finalize();
47
48
            return 0;
```

Risultati della Computazione

renounced delia co	in parazione
Numero punti generati	Valore π stimato
100	4.08
1000	3.408
10000	3.1031
100000	3.13416
1000000	3.143736
100000000	3.141725



2.5 Valutazione del Tempo

Valutare il tempo di esecuzione di un programma multicore non è banale. MPI fornisce una funzione double MPI_Wtime, ritorna un valore che rappresenta il tempo passato da un certo riferimento fisso. Basta valutare questo tempo in due punti diversi del codice e farne la differenza.



```
double start, finish;
start=MPI_Wtime();
/*codice*/
finish=MPI_Wtime();
printf("%d", finish-start);
```

Ogni processo, seguirà un evoluzione dello stesso codice differente, e non contemporanea fra gli altri. Se verrà calcolato il tempo trascorso per l'esecuzione di una sezione di codice, ogni processo resituirà un tempo diverso. Il tempo totale del programma, sarà dato dal massimo dei tempi forniti da ogni processo. Si può usare l'operazione collettiva

```
double local_start, local_finish, local_elapsed, elapsed;
local_start=MPI_Wtime();
/*codice*/
local_finish=MPI_Wtime();
local_elapsed=local_finish-local_start;
MPI_Reduce(&local_elapsed,&elapsed,1,MPI_DOUBLE,MPI_MAX,0,comm);
printf("%d",elapsed);
```

Ovviamente, tale metodo è valido con l'assunzione che tutti i processi inizino nello stesso momento (in particolare, la valutazione del tempo di inizio), un'esecuzione reale però è sfasata, e ciò porterebbe ad un tempo di esecuzione che non corrisponde a quello effettivo.

Quando si esegue un'operazione di reduce, tutti i processi devono arrivare ad uno punto comune nel codice, "sincronizzandosi", esiste un'operazione, MPI_Barrier, il cui unico scopo è attendere che tutti i processi la eseguano prima di continuare nell'esecuzione. Tale operazione comunque, non garantisce che i processi si sincronizzino una volta eseguita, quindi approssima il comportamento sincronizzato. Nella pratica, è molto complesso garantire tale proprietà.

La misurazione del tempo impiegato da un processo è non deterministica, in quanto quest'ultimo è soggetto alle interruzioni del sistema operativo ed ai cambi di contesto, che possono variare in maniera apparentemente aleatoria. Nel caso in cui il programma venga eseguito in rete, tale *rumore* (il tempo casuale aggiunto all'esecuzione normale di un processo) è ancora maggiore.

Generalmente, è corretto eseguire più volte un processo misurando i tempi ad ogni esecuzione, per avere una misura statistica. Il minimo corrisponderà al caso ideale, il massimo al caso peggiore, la mediana al caso più frequente, è corretto fornire i dati di ogni esecuzione per avere un quadro chiaro dei tempi effettivi. In breve per valutare il tempo

- 1. Si mette una funzione barriera all'inizio dell'esecuzione
- 2. Si trova il massimo dei tempi di ogni processo
- 3. Si provano diverse esecuzioni ottenendo una distribuzione



Le interferenze ed i rumori sono stati grande oggetto di studio nella valutazione dei tempi, in particolare, si è osservato un rapporto di proporzionalità diretta fra il rumore ed il numero di processi impiegati in un calcolo, esiste quindi un limite, in cui l'aumento dei nodi volti ad un calcolo non garantisce un miglioramento dei tempi di esecuzione, bensì il contrario.

La seguente tabella, raccoglie i tempi di esecuzione in secondi di un algoritmo che esegue il prodotto fra matrici quadrate.

tempo (sec)	ordine della matrice						
numero processi	1024	2048	4096	8192	16384		
1	4.1	16	64	270	1100		
2	2.3	8.5	33	140	560		
4	2	5.1	18	70	280		
8	1.7	3.3	9.8	36	140		
16	1.7	2.6	5.9	19	71		

Ovviamente, con l'aumento delle dimensioni dell'input, aumenta anche il tempo di esecuzione, e quest'ultimo decresce con l'aumentare del numero di processi. Questo fattore di proporzionalità inversa non è però valido per un arbitrario numero di processo, de facto, ci sarà un limite per cui vale, ad un certo punto, l'aumentare dei processi non migliorerà il tempo di esecuzione. Per la stima dei tempi si definiscono le seguenti variabili

- $T_s(n)$ è il tempo di esecuzione di un programma se eseguito in maniera sequenziale, con un input di dimensione n.
- $T_p(n,p)$ è il tempo di esecuzione di un programma se eseguito in maniera parallela con p processi, e con un input di dimensione n.
- $S(n,p) = \frac{T_s(n)}{T_p(n,p)}$ è detto **speed up** dell'applicazione e misura il margine di miglioramento di un programma quando si esegue in parallelo piuttosto che in sequenziale.

Ovviamente nel rapporto dello speed up i tempi sequenziali e paralleli vanno misurati sullo stesso hardware. L'ideale sarebbe uno speed up lineare, nell'effettivo, l'aumentare dei processi fa diminuire lo speed up, invece l'aumentare dell'input lo fa aumentare. La seguente tabella riporta i valori dello speed up del programma che esegue il prodotto fra matrici.

$_{\mathrm{speed}}$ up	ordine della matrice						
numero processi	1024	2048	4096	8192	16384		
1	1	1	1	1	1		
2	1.8	1.9	1.9	1.9	2		
4	2.1	3.1	3.6	3.9	3.9		
8	2.4	4.8	6.5	7.5	7.9		
16	2.4	6.2	10.8	14.2	15.5		

Nota bene : $T_p(n,1) \neq T_s(n)$, generalmente il tempo di esecuzione parallela con 1 processo è maggiore del tempo di esecuzione sequenziale (dato che il setup dell'ambiente per il calcolo parallelo ha un costo).

La scalabilità di un processo è definita come segue

$$Sc(n,p) = \frac{T_p(n,1)}{T_p(n,p)}$$

L'efficienza invece è un valore compreso fra zero ed 1 definito come segue

$$E(n,p) = \frac{S(n,p)}{p} \in (0,1]$$

efficienza	ordine della matrice					
numero processi	1024	2048	4096	8192	16384	
1	1	1	1	1	1	
2	0.89	0.94	0.97	0.96	0.98	
4	0.51	0.78	0.89	0.96	0.98	
8	0.3	0.61	0.82	0.94	0.98	
16	0.15	0.39	0.68	0.89	0.97	

Chiaramente, se le dimensioni dell'input sono modeste, l'utilizzo di tanti processi risulta inutile, l'efficienza è quindi bassa. L'utilizzo del multi processo ha senso quando l'input è di grande dimensione, e si presta ad essere diviso e computato da nodi paralleli.

2.5.1 Scalabilità Forte e Scalabilità Debole

Un programma si dice strongly scalable (fortemente scalabile) se, data una dimensione fissa dell'input n, lo speed up ha una buona crescita all'aumentare dei processi. È invece weakly scalable (debolmente scalabile) se, l'aumentare dell'input, e l'aumentare del numero dei processi, il tempo di esecuzione varia di poco.

Rendere un applicazione strongly scalable è estremamente difficile, per questo nell'effettivo viene considerato sempre il weak scaling quando si vuole parallelizzare un compito. È possibile avere una stima approssimativa di quanto un'applicazione possa scalare? Dato un programma, si definisce frazione seriale la porzione di esso che è impossibile da parallelizzare, e viene espressa come un valore fra 0 ed 1. Tale parte non potrà essere influenzata dalla parallelizzazione, la legge di Amdahl stabilisce che lo scaling di un'applicazione è limitato dalla frazione seriale. Per un n dimensione in input fissata, si ha

$$T_p(p) = (1 - \alpha)T_s + \alpha \frac{T_s}{p}$$

Dove $\alpha \in [0,1]$ rappresenta la frazione parallelizzabile, e $1-\alpha$ la frazione seriale. Lo speed up sarà quindi

$$S(p) = T_s \frac{1}{(1 - \alpha)T_s + \alpha \frac{T_s}{p}}$$

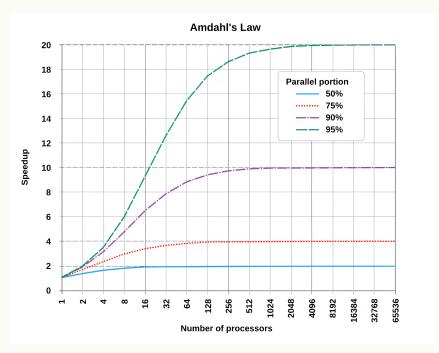
Il valore dello speed up è limitato superiormente, infatti all'aumentare dei processi :

$$\lim_{p \to \infty} S(p) = \tag{2.1}$$

$$\lim_{p \to \infty} S(p) =$$

$$\lim_{p \to \infty} T_s \frac{1}{(1 - \alpha)T_s + \alpha \frac{T_s}{p}} =$$
(2.1)

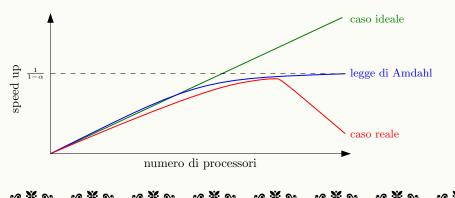
$$\frac{T_s}{(1-\alpha)T_s} = \frac{1}{1-\alpha} \tag{2.3}$$



Questa legge non tiene conto del week scaling e decreta un comportamento ideale/approssimato. La legge di Gustafson tiene conto del week scaling

$$S(n,p) = (1 - \alpha) + \alpha p$$

Nel caso reale, l'aumentare del numero di processi potrebbe far incrementare la frazione seriale.



on Was on Was on Was on Was on Was on Was on Was

2.6 Operazioni su Vettori e Matrici

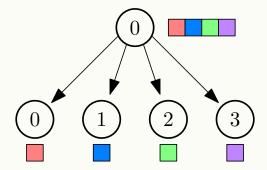
2.6.1 Scatter e Gather

Consideriamo un algoritmo sequenziale che calcoli la somma di due vettori dati in input

```
void vector_sum(double x[], double y[], double z[], int n){
    for(int i=0; i<n; i++){
        z[i]=x[i]+y[i];
    }
}</pre>
```

Come si può distribuire tale compito su diversi processi? Si da l'assunzione che i vettori da sommare siano stati letti da standard input, quindi sono presenti nella memoria del processo con rank 0. Si vuole dividere il vettore equamente fra i diversi processi.

A tal proposito, esiste la funzione collettiva int MPI_Scatter, che si occupa di prendere un vettore e di dividerlo equamente fra tutti i processi di un dato comunicatore.

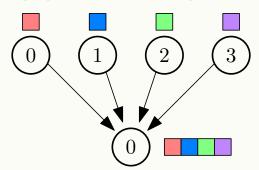


I parametri della funzione sono i seguenti

- void *send_buf_p il buffer contenente il vettore da dividere
- int send_count il numero di elementi da inviare ad ogni processo, non il numero di elementi totali del vettore
- MPI_Datatype send_type il tipo degli elementi del vettore
- void *recv_buf_p il buffer che conterrà la frazione di vettore ricevuta, per il mittente, può coincidere con il buffer di invio
- int recv_count analogo a send_count
- MPI_Datatype recv_type analogo a codeesend_type
- int src_proc il rank del processo che condividerà il vettore
- MPI_Comm comm il comunicatore in questione

La funzione assume che il numero di elementi da condividere sia divisibile per il numero di processi, l'ordine di condivisione avviene in base al rank. Il nodo che condivide il vettore può specificare la macro MPI_IN_PLACE come buffer di destinazione, e manterrà i valori nel vettore originale.

La funzione collettiva int MPI_Gather è l'inversa della scatter, ogni nodo definisce un vettore, e ne verrà eseguita la concatenazione, per poi essere inviata ad un processo.



L'ordine di concatenazione è sempre dato dal rank. I parametri sono pressocché identici alla scatter

- void *send_buf_p il buffer contenente il vettore parziale da inviare
- int send_count il numero di elementi contenuti nel vettore parziale
- MPI_Datatype send_type il tipo degli elementi del vettore
- void *recv_buf_p il buffer che conterrà il vettore finale composta dalla concatenazione dei vettori parziali
- int recv_count analogo a send_count
- MPI_Datatype recv_type analogo a codeesend_type
- int dest_proc il rank del processo che riceverà il vettore
- MPI_Comm comm il comunicatore in questione

Esempio di codice: Il seguente programma, fa si che il processo di rank 0 generi due vettori con valori casuali, che verranno divisi fra i vari processi che eseguiranno delle somme parziali, trovando sezioni parziali del vettore somma, che verrà poi ri-unito con l'operazione collettiva.

```
#include <stdio.h>
2 #include <stdlib.h>
  #include <time.h>
  #include <mpi.h>
  void print_vector(int n, int *v, char name)
6
  {
       printf("\%c = [ ", name);
       for (int i = 0; i < n - 1; i++)
10
           printf("%d, ", v[i]);
       printf("\%d ] \backslash n" , v[n-1]);
14 }
  int main(int argc, char **argv)
16
17
18
       MPI_Init(NULL, NULL);
19
20
       int my_rank;
21
       int size;
       int local size = 3;
       MPI_Comm_size(MPI_COMM_WORLD, &size);
24
       int local_vector[size];
25
      int local_vector2[size];
```



```
MPI_Comm_rank(MPI_COMM_WORLD, &my_rank);
27
28
       if (my_rank == 0)
29
30
31
           int inputVector[local_size * size];
           int inputVector2[local_size * size];
34
           srand (time (NULL));
           for (int i = 0; i < local\_size * size; i++)
35
36
           {
               inputVector[i] = rand() % 100;
               inputVector2[i] = rand() % 100;
38
39
           print_vector(local_size * size, inputVector, 'A');
           print_vector(local_size * size, inputVector2, 'B');
41
           printf("\n");
42
           MPI\_Scatter(inputVector\,,\ local\_size\,,\ MPI\_INT,\ local\_vector\,,\ local\_size\,,
43
                        MPI_INT, 0, MPI_COMM_WORLD)
44
           MPI\_Scatter(inputVector2\,,\ local\_size\,,\ MPI\_INT,\ local\_vector2\,,\ local\_size\,,
45
                        MPI\_INT, 0, MPI\_COMM\_WORLD);
46
47
       else
48
49
       {
           \label{eq:mpi_scatter} MPI\_Scatter(NULL, \ local\_size \;, \ MPI\_INT, \ local\_vector \;, \ local\_size \;,
50
                        MPI_INT, 0, MPI_COMM_WORLD);
51
           MPI_Scatter(NULL, local_size, MPI_INT, local_vector2, local_size, MPI_INT, 0, MPI_COMM_WORLD);
53
54
                                   A_{d} = [ ", my_rank, my_rank);
       printf("process %d :\n
       for (int i = 0; i < local\_size - 1; i++)
           printf("%d, ", local_vector[i]);
58
59
       printf("%d]\n
                         B_{d} = [", local\_vector[local\_size - 1], my\_rank);
60
61
       for (int i = 0; i < local\_size - 1; i++)
62
           printf("%d, ", local_vector2[i]);
63
64
       65
       for (int i = 0; i < local\_size - 1; i++)
66
67
           printf("%d, ", local_vector2[i] + local_vector[i]);
68
69
       printf("%d ]\n\n", local_vector2[local_size - 1] + local_vector[local_size - 1]);
70
71
       int vec_sum[local_size];
       for (int i = 0; i < local\_size; i++)
73
74
           vec_sum[i] = local_vector2[i] + local_vector[i];
75
       }
76
77
78
       if (my_rank == 0)
79
           int outVector[local_size * size];
80
           81
82
           print_vector(local_size * size, outVector, 'O');
83
      }
84
85
       else
86
       {
           \label{eq:mpi_size} MPI\_Gather(vec\_sum\,,\ local\_size\,,\ MPI\_INT,\ NULL,\ local\_size\,,
87
                       MPI_INT, 0, MPI_COMM_WORLD);
89
90
       MPI_Finalize();
91
92
93
       exit(0);
```

Le operazioni collettive sui vettori possono essere eseguite anche sulle matrici, anche se ciò dipende dall'allocazione di esse. Quando si dichiara una matrice di dimensioni statiche nel seguente modo

```
int matrix[n][n];
```



essa viene allocata in maniera contigua in memoria.

int matrix[3][3];

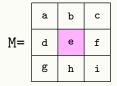
0,0	0,1	0,2											
1,0	1,1	1,2	viene allocata :	0,0	0,1	0,2	1,0	1,1	1,2	2,0	2,1	2,2	
2,0	2,1	2,2											

In tal caso, le operazioni collettive di *reduce* funzioneranno senza problemi dato che agiscono su blocchi di memoria contigui. Il punto è che una dichiarazione di questo tipo ha senso esclusivamente se è nota a priori la dimensione della matrice, nel caso più generale, una matrice si dichiara dinamicamente come un puntatore di puntatori di interi.

```
int ** a;
a = (int **) malloc(sizeof(int *)*num_rows);
for(int i = 0; i < num_rows; i++){
    a[i] = (int *) malloc(sizeof(int)*num_cols);
}</pre>
```

Le righe della matrice in questo caso *non* sono contigue in memoria, non è quindi possibile utilizzare operazioni di *reduce*, per far ciò, bisogna collassare la matrice in un array bidimensionale regolando l'accesso degli indici. Su una matrice statica, l'accesso avviene per mezzo di due indici matrix[i][j], se la matrice è collassata in un array, un solo indice deve codificare entrambi gli indici della matrice, nella pratica, si fa così

Una matrice allocata dinamicamente come un unico array può essere soggetta alle operazioni di reduce.



$$M[1][1]=e=M[1*3+1]=M[4]$$

Prodotto fra Vettori e Matrici

Come visto nel corso di Algebra, il prodotto scalare fra due vettori è definito come segue

$$\begin{bmatrix} a_1 & a_2 & \dots & a_n \end{bmatrix} \cdot \begin{bmatrix} b_1 \\ b_2 \\ \dots \\ b_n \end{bmatrix} = a_1 \cdot b_1 + a_2 \cdot b_2 + \dots + a_n \cdot b_n$$

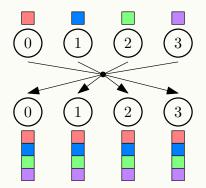
Il prodotto fra una matrice $n \times n$ ed un vettore \bar{b} di n componenti, è un vettore sempre di n componenti, di cui ogni i-esimo componente è il prodotto scalare fra la i-esima riga della matrice ed il vettore \bar{b} .

$$\begin{bmatrix} a_{1_1} & a_{1_2} & \dots & a_{1_n} \\ a_{2_1} & a_{2_2} & \dots & a_{2_n} \\ \vdots & \vdots & \ddots & \vdots \\ a_{n_1} & a_{n_2} & \dots & a_{n_n} \end{bmatrix} \cdot \begin{bmatrix} b_1 \\ b_2 \\ \vdots \\ b_n \end{bmatrix} = \begin{bmatrix} a_{1_1}b_1 + a_{1_2}b_2 + \dots + a_{1_n}b_n \\ a_{2_1}b_1 + a_{2_2}b_2 + \dots + a_{2_n}b_n \\ \vdots \\ a_{n_1}b_1 + a_{n_2}b_2 + \dots + a_{n_n}b_n \end{bmatrix}$$

```
int A[n][n]; //matrice int b[n]; //vettore input int y[n]; //vettore risultato for (i=0;i< n;i++){ for (j=0;j< n;j++){ y[i]=A[i][j]*b[j] //prodotto scalare implicitamente definito } }
```

2.6.2 Ultime Collettive di tipo "All"

La collettiva int MPI_Allgather si occupa di unire i dati di un vettore come la normale funzione di gather, per poi condividere i dati con tutti i processi di un comunicatore, logicamente, equivale ad una gather seguita da una broadcast, ma è implementata in maniera più efficiente.



- void *send_buf_p
- int send_count
- MPI_Datatype send_type
- int recv_count
- MPI_Datatype recv_type
- MPI_Comm comm

La collettiva MPI_Allscatter equivale ad una reduce seguita da una scatter.

$$\begin{bmatrix} a_1 \\ a_2 \\ \vdots \\ a_n \end{bmatrix} \begin{bmatrix} b_1 \\ b_2 \\ \vdots \\ b_n \end{bmatrix} \begin{bmatrix} c_1 \\ c_2 \\ \vdots \\ c_n \end{bmatrix} = \text{Allscatter} \Rightarrow \begin{bmatrix} a_1 + b_1 + c_1 \\ 0 \\ \vdots \\ 0 \end{bmatrix} \begin{bmatrix} 0 \\ a_2 + b_2 + c_2 \\ \vdots \\ 0 \end{bmatrix} \begin{bmatrix} 0 \\ 0 \\ \vdots \\ a_n + b_n + c_n \end{bmatrix}$$

2.7 Tipi di Dato Custom

Abbiamo visto come MPI implementi il tipo MPI_Datatype per riferirsi ai tipi di dato presenti nel C. In C, è però possibile creare dei tipi di dato aggiuntivi (struct).

```
1 struct t{
2     float a,
3     float b,
4     int n
5 };
```

Cosa va definito nel capo data_type quando si intente inviare tramite una funzione MPI una struttura? MPI permette di creare dei tipi custom, è possibili definire tipi derivati, che equivalgano (in quanto disposizione in memoria) alla struct in questione. Un tipo derivato non è altro che una sequenza di datatype di base alla quale è assengata una certa disposizione in memoria.

```
(MPI_DOUBLE,0), (MPI_DOUBLE,16), (MPI_INT,24)
```

Un tipo derivato va definito tramite la funzione int MPI_Type_create_struct:

• int count il numero di elementi distinti nel tipo derivato



- int array_of_blocklengths[] ogni elemento potrebbe essere un vettore, va quindi specificata la lunghezza di ogni elemento della struct.
- MPI_Aint array_of_displacements la disposizione degli elementi della struct in memoria
- MPI_Datatype *new_type_p il tipo degli elementi della nuova struttura

Per ottenere la disposizione è possibile usare il puntatore del valore, è pero auspicabile utilizzare la funzione di liberia <code>MPI_Get_address</code>, in quanto in alcuni sistemi (seppur pochi) i puntatori potrebbero non rappresentare un indirizzo di memoria.

```
MPI\_Aint a_addr, b_addr, n_addr;
MPI_Get_address(&a, &a_addr);
array_of_displacements[0]=0;
MPI_Get_address(&b, &b_addr);
array_of_displacements[1]=b_addr-a_addr;
MPI_Get_address(&n, &n_addr);
array_of_displacements[2]=n_addr-a_addr;
```

Una volta creata tale struttura, bisogna eseguire la funzione <code>MPI_Type_commit</code> che, eseguendo opportune ottimizzazioni, decide il metodo di salvataggio della struttura in memoria. Quando non è più necessario quel datatype, si può chiamare la funzione <code>MPI_Type_free</code>.

CAPITOLO

3

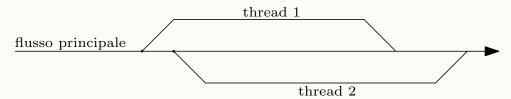
MEMORIA CONDIVISA : POSIX THREADS

3.1 Introduzione ai Thread

In MPI, un insieme di nodi comunica tramite lo scambio di messaggi su un apposito canale, all'interno di ogni nodo, sono presenti delle unità di calcolo con più cores, ossia più sotto-unità che comunicano ed operano contemporaneamente su una memoria condivisa.

Se MPI si occupa della comunicazione fra più nodi, è necessario un paradigma volto alla comunicazione dei differenti core di un'unità di calcolo che possono accedere ad una memoria comune.

Un processo è un istanza di un programma (in esecuzione) che viene caricata sulla CPU, possiamo identificare i *singoli flussi indipendenti di computazione* di un processo, denominati **thread**, analoghi ai processi ma più "leggeri" nella loro creazione e gestione, due thread appartenenti ad uno stesso processo hanno differenti program counter e stack ma condividono lo stesso spazio di indirizzamento dinamic (heap), la comunicazione è semplice, in quanto basta scrivere sulla stessa area di memoria.



Lo standard **Posix Threads (Pthreads)** è implementato con una libreria in C e specifica l'API per l'interazione fra i thread, è necessario specificare nel codice la direttiva di inclusione

include <pthread.h>

La libreria fornisce il tipo di dato <code>pthread_t</code>, non è importante la sua struttura interna, basti sapere che tale tipo identifica univocamente un thread all'interno di un processo, a volte viene denotato <code>thread handler</code>. La creazione di un thread avviene tramite la chiamata di libreria <code>int pthread_create</code>, i cui parametri sono

- pthread_t* thread_p verrà assegnato l'identificatore del thread creato.
- const pthread_attr_t* attr_p attributi in input che per adesso verranno ignorati.



- void* (*start_routine) (void*) la funzione che verrà eseguita dal thread creato.
- void* arg_p i parametri della funzione sopracitata.

All'avvio di un thread è quindi necessario specificarne la funzione da eseguire, una funzione può essere passata in input in quanto rappresenta un puntatore alla zona di memoria in cui è contenuta la procedura da eseguire.

```
void func(int a){
     /*codice*/
3
 void(*func_ptr)(int)=func; /*puntatore a funzione in cui se ne specifica anche il tipo
                             [int] del parametro*/
```

Convenzionalmente, la funzione del thread è di tipo puntatore a void e ha come parametro di ingresso un puntatore a void (caso più generale possibile) che verrà eventualmente castato.

```
void *thread_function(void *args_p);
```

Per attendere la terminazione di un thread da parte del processo principale è necessario utilizzare la funzione pthread_join, valida per un singolo thread, i parametri sono

- pthread_t thread l'identificatore del thread di cui attendere la terminazione
- void **value_ptr il valore di ritorno del thread

La funzione pthread_self ritorna l'identificatore del thread chiamante. Il seguente esempio mostra la creazione di diversi thread che stampano a schermo una stringa.

```
#include <stdio.h>
      #include <stdlib.h>
      #include <pthread.h>
      #define THREAD_COUNT 4
      void *Hello(void *rank)
6
          int my rank = rank:
9
          printf("hello from thread %ld\n", my_rank);
          return NULL;
      }
12
      int main()
14
          pthread_t thread_handles[THREAD_COUNT];
          for (int i = 0; i < THREAD\_COUNT; i++) /*creazione dei thread*/
16
               pthread_create(&thread_handles[i], NULL, Hello, (void *)i);
17
          printf("hello from main thread\n");
18
          for (int i = 0; i < THREAD\_COUNT; i++) /*terminazione dei thread*/
19
20
               pthread_join(thread_handles[i], NULL);
21
```

Riguardo il numero dei thread, sarebbe corretto considerare tanti thread quanti sono i core fisici sulla macchina che esegue il programma. Se si vogliono passare molteplici parametri ad un thread è necessario definire un'apposita struct che li comprenda.

Prodotto Matrice-Vettore con Pthread

Si vuole eseguire il calssico algoritmo di moltiplicazione di una matrice per un vettore, la cui computazione seriale si ricorda essere

```
/* m := righe di A*/
/* n := elementi di di x*/
/* y := vettore output*/
for (int i = 0; i < m; i++){
    y[i] = 0.0;
    for (int j=0; j< n; j++)
        y[i]+=A[i][j]*x[j];
```



Si vuole parallelizzare l'esecuzione fra più thread, come prima cosa, si supponga di avere tanti thread quante sono le righe della matrice in input (quindi, gli elementi del vettore in output), e di far calcolare ad ogni thread i il valore dell'i-esimo elemento del vettore in output.

$$\begin{vmatrix} a_{1_1} & \dots & a_{1_n} \\ \vdots & \ddots & \vdots \\ a_{m_1} & \dots & a_{m_n} \end{vmatrix} \times \begin{vmatrix} x_1 \\ \vdots \\ x_n \end{vmatrix} = \begin{vmatrix} y_1 & \text{thread } 1 \\ \vdots & \vdots \\ y_m & \text{thread } m \end{vmatrix}$$

In generale, se il numero di thread è t < m, ogni q-esimo thread computerà $\frac{m}{t}$ righe, ossia dalle

- $q \cdot m/t$ -esima riga
- alla (q+1)m/t 1-esima riga

Si ha il seguente codice

```
#include <stdio.h>
       #include <stdlib.h>
       #include <pthread.h>
       #define MAT_ORDER 6
       #define THREAD_COUNT 6
       /*Siano A la matrice, x il vettore in input ed y il vettore in output*/
       void *mat_vec_product(void *rank)
            int my_rank = rank;
            int local_m = MAT_ORDER / THREAD_COUNT;
            int first_row = my_rank * local_m;
14
            int last_row = ((my_rank + 1) * local_m) - 1;
16
            for (int i = first_row; i <= last_row; i++)</pre>
17
18
                 y[i] = 0;
19
                 \begin{array}{lll} & \text{for} & (\text{int} & \text{j} & = & 0\,; & \text{j} & < \text{MAT\_ORDER}; & \text{j}++) \end{array}
21
                     y[i] += A[i][j] * x[j];
23
25
            }
26
27
       int main()
28
29
            pthread_t handler[THREAD_COUNT];
30
            for (int i = 0; i < THREAD_COUNT; i++)</pre>
31
                 pthread_create(&handler[i], NULL, mat_vec_product, (void *)i);
            for (int i = 0; i < THREAD_COUNT; i++)</pre>
33
                 pthread_join(handler[i], NULL);
34
            return 0;
35
```

```
ა ※ ∾
```

3.2 Sezioni Critiche

Si consideri il seguente scenario: Vi è una variabile (intera) x inizializzata a 0 condivisa da due thread, entrambi si adoperano per incrementare la variabile di 1, ci si aspetta, che dopo l'esecuzione la variabile x sia uguale a 2. Il punto è che l'incremento di una variabile (somma) in C, equivale ad una sequenza di istruzioni assembly che possono essere intergogliate dai due thread.



istanti di tempo	thread 0	thread 1
1	inizalizzato dal	
1	main thread	
2	legge la variabile x=0	inizalizzato dal
2	e la carica nel registro r1	main thread
3	incrementa il registro r1=0 di 1,	legge la variabile x=0
3	avendo r1=1	e la carica nel registro r2
4	salva il valore del registro in x,	incrementa il registro r2=0 di 1,
4	si ha x=1	avendo r2=1
5	termina	salva il valore del registro in x,
9	termna	si ha x=1
6		termina

Alla fine dell'esecuzione la variabile \mathbf{x} sarà uguale ad 1 perché i due thread non si sono sincronizzati correttamente. Tale problema è noto come race condition e ha comportato la nascita di una vasta teoria riguardante la sincronizzazione dei processi paralleli che accedono a risorse condivise, in questa sezione verranno presentate delle possibili soluzioni.

3.2.1Busy Waiting e Mutex

Il tema centrale è la mutua esclusività delle variabili, l'accesso ad esse non può venire contemporaneamente da parte di più thread, con busy waiting, si denota una metodologia che consiste nel far attendere un processo che tenta di accedere ad una variabile già in uso, lasciandolo bloccato in un ciclo in cui ad ogni iterazione controlla la disponibilità della risorsa.

Nel seguente esempio, ogni thread viene bloccato in un ciclo finché la variabile flag non diventa uguale al loro rank. A seguito dell'utilizzo dovranno incrementare la variabile per permettere al prossimo thread di accedere.

```
while (flag!=my_rank);
x+=1;
flag++;
```

Il busy waiting, seppur semplice nella sua implementazione, comporta svantaggi difficilmente trascurabili

- un processo in attesa occuperà inutilmente la CPU comportando uno spreco di computazione
- Il compilatore, se nota un indipendenza apparente fra due istruzioni, potrebbe invertirne l'ordine, ad esempio, trasformando il codice come segue

```
while (flag!=my_rank); /* sequenza di istruzioni errata */
```

Tale riarrangiamento è parte di una serie di ottimizzazioni che fa il compilatore. Disattivare tali ottimizzazioni comporterebbe un uso meno efficiente dei registri per tutte le altre istruzioni.

Le Mutex permettono una gestione più sofisticata degli accessi alle risorse mutualmente esclusive, una Mutex è una variabile utilizzata per restringere l'accesso ad una risorsa, per poi rilasciarla una volta utilizzata.

Una mutex viene gestita dal tipo di dato pthread_mutex_t , una volta definita, va inizializzata tramite la funzione int pthread_mutex_init, assegnandole la variabile il cui accesso deve essere regolamentato. La funzione ha i seguenti parametri

- pthread_mutex_t *mutex_p la mutex a cui si riferisce
- const pthread_mutexattr_t *attr_p degli attributi che per adesso saranno ignorati.

Quando si vuole accedere ad una variabile protetta da una mutex bisogna controllarne lo stato, che può essere bloccato o libero. Si richiede l'accesso alla variabile tramite la chiamata



```
int pthread_mutex_lock(pthread_mutex_t *mutex_p)
```

Se l'accesso è libero, il thread continuerà la sua esecuzione, altrimenti verrà sospeso (senza occupare tempo sulla CPU), e potrà continuare la sua esecuzione solo quando la lock sarà rilasciata.

Una volta che un thread ha terminato l'accesso alla variabile, deve rilasciare la lock con la chiamata

```
int pthread_mutex_unlock(pthread_mutex_t *mutex_p)
```

Una volta terminata l'utilità di una mutex, va eliminata con la chiamata

```
int pthread_mutex_destroy(pthread_mutex_t *mutex_p)
```

Il fenomeno della **Starvation** si verifica quando l'esecuzione di un thread o di un processo viene sospesa o impedita per un tempo indefinito, anche se è in grado di continuare l'esecuzione. E tipicamente associata all'imposizione di priorità o alla mancanza di equità nella pianificazione o nell'accesso alle risorse. Se una mutex è bloccata, il thread viene bloccato e inserito in una coda di thread in attesa. Se la coda è FIFO, non si verificherà starvation.

Un Deadlock invece identifica una situazione di attesa circolare in cui ogni elemento di un insieme di thread è sia in attesa del rilascio di una lock, sia in possesso di una lock necessaria agli altri thread.

```
pthread_mutex_lock(&a);
                                               pthread_mutex_lock(&b);
pthread_mutex_unlock(&b);
                                               pthread_mutex_unlock(&a);
/*in attesa di a per
                                               /*in attesa di b per
rilasciare b*/
                                               rilasciare a*/
```

In termini di prestazioni il Mutex mostra performance più elevate rispetto il busy waiting quando il numero di thread è superiore al numero di core fisici, si osservi la seguente tabella che riporta i tempi impiegati (in secondi) per stimare il valore di π su una macchiana con 8 core.

num. thread	busy waiting	mutex
1	2.9	2.9
2	1.45	1.45
4	0.73	0.73
8	0.38	0.38
16	0.5	0.38
32	0.8	0.4
64	3.56	0.38

3.2.2 Semafori, Barriere e Variabili di Condizione

Il busy waiting permette l'accesso esclusivo ai thread imponendo anche un certo ordine, ma presenta degli svantaggi considerevoli, che però non presenta l'utilizzo delle mutex, seppur quest'ultimo lascia l'ordine di accesso indeterminato edeciso dal sistema operativo, ci sono situazioni in cui si vuole un accesso ordinato senza dover subire i problemi del busy waiting.

Lo standard Posix definisce un costrutto simile al mutex ma più elaborato: i **Semafori**, che rappresentano delle mutex non binarie. Per utilizzarli, si include la direttiva

```
# include <semaphore.h>
```

L'handler dei semafori è il tipo sem_t , un semaforo viene inizializzato con int sem_init i cui parametri sono

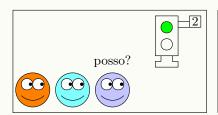
- sem_t* semaphore_p
- int shared se uguale ad 1, sarà condiviso anche fra diversi processi
- unsigned initial_val il numero intero con il quale è inizializzato un semaforo

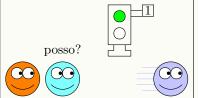


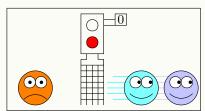
Il funzionamento è il seguente, quando un thread vuole accedere ad una sezione, chiama la funzione sem_wait(sem_t *sem), ad ogni semaforo è associato un numero intero, se tale numero è maggiore di zero al momento della chiamata, il processo potrà procedere, e decrementerà di 1 il valore del semaforo.

Se il valore è uguale a zero, il processo si arresterà entrando in una coda di attesa, attendendo il via libera per ripartire.

Quando un thread termina con l'utilizzo del semaforo, può chiamare la funzione sem_post(sem_t * sem) che farà procedere un thread in attesa del semaforo nell'esecuzione. Se la coda è vuota, il valore del semaforo verrà incrementato di 1.







Con barriera si intende un costrutto che viene inserito in un certo punto del codice, in cui ogni thread che lo esegue, per poter continuare l'esecuzione oltre tale punto deve attendere che ogni altro thread vi sia arrivato, serve a risincronizzare l'esecuzione dei thread facendoli ripartire da un punto comune. Un tipico esempio può essere quello di voler far noto in fase di debug che tutti thread hanno raggiunto un certo punto del codice.

```
/*punto comune del programma*/
barriera;
if (my_rank==0){
    printf("tutti i thread hanno raggiunto questo punto \n");
    fflush (stdout);
```

L'implementazione di una barriera tramite l'uso del busy waiting e delle mutex è intiuitiva, si utilizza un contatore condiviso inizializzato a zero (il cui accesso è protetto da mutex) e si incrementa di 1 per ogni thread che arriva a tal punto. Ogni thread sarà in busy waiting finché il contatore non sarà uguale al numero dei thread.

```
int counter = 0;
      int thread number;
      pthread_mutex barrier_mutex;
      void *thread_function(void *arg_p){
           /*implementazione della barriera*/
           pthread_mutex_lock(&barrier_mutex);
           counter++;
           pthread_mutex_unlock(&barrier_mutex);
           while ( counter < thread_number );</pre>
           /*fine della barriera*/
13
```

Una barriera può anche essere implementata con un semaforo. L'implementazione mostrata presenta un problema, se fosse necessario riutilizzare tale barriera, bisognerebbe resettare la variabile counter a zero. Tale reset però deve avvenire solo in seguito al passaggio di tutti i thread della barriera, potrebbe capitare che un thread non si sia reso conto che la variabile counter avesse raggiunto il valore sufficiente per proseguire, rimanendo bloccato nella barriera. Questo problema, nonostante possa sembrare banale, è in realtà un intralcio considerevole e non ha soluzioni immediate.

Può essere di aiuto l'uso di una variabile di condizione, queste ultime sono un oggetto associato ad una mutex, che permettono ad un thread di sospendere la sua esecuzione fino all'accadere di un determinato evento, si definiscono con il tipo pthread_cond_t . A seguito di tale evento, il thread può essere svegliato con un apposito segnale. Una variabile di condizione descrive un evento.

```
lock mutex;
if CONDIZIONE SI AVVERA: /* avvisa i thread che la condizione si e' avverata*/
```



```
signal thread(s);
                         verificata, si libera la lock e si attende la condizione*/
      else : /*se non e'
         unlock mutex
         SOSPENSIONE ESECUZIONE
6
      unlock mutex;
```

In seguito, l'implementazione di una barriera con delle variabili di condizione.

```
int counter = 0; /*variabile condivisa*/
      pthread_mutex_t mutex;
      pthread\_cond\_t \ cond\_var;
      void *thread\_function(void *args_p){
           /*barriera*/
          ptrhead_mutex_lock(&mutex);
          counter++;
           if ( counter==thread_count ) {
               counter=0;
               pthread_cond_broadcast(&cond_var); /*avvisa tutti i thread che
13
                                                      la condizione si e' avverata*/
14
               while (pthread_cond_wait(&cond_var,&mutex)!=0);
16
17
          ptrhead_mutex_unlock(&mutex);
18
```

Si osservi la riga di codice 16

```
while(pthread_cond_wait(&cond_var,&mutex)!=0);
```

La chiamata pthread_cond_wait sospende il processo, perché allora è necessario inserirla all'interno di un while come se andasse verificato periodicamente? È buona norma dato che il sistema operativo potrebbe inaspettatamente svegliare un processo dallo stato di attesa prima che la condizione si avveri, queste sveglie spurie vanno quindi gestite.

- pthread_cond_signal(pthread_cond_t* cond_var_p); sveglia un thread in attesa
- pthread_cond_broadcast(pthread_cond_t* cond_var_p); sveglia tutti i thread in attesa
- pthread_cond_init(pthread_cond_t* cond_p,pthread_condattr_t* cond_attr_p) inizializza una variabile di condizione
- pthread_cond_destroy(pthread_cond_t* cond_p) termina una variabile di condizione
- La funzione

```
pthread_cond_wait(pthread_cont_t* cond_var_p, pthread_mutex_t mutex_p)
```

si occupa di

- 1. fare l'unlock della mutex
- 2. sospendere il thread finché non arriva un segnale di risveglio
- 3. fare la lock della mutex una volta svegliato il thread



3.2.3 Stima di π con Pthread

```
1 #include <stdio.h>
2 #include <stdlib.h>
3 #include <pthread.h>
 4 #include <time.h>
6 unsigned precision = 100000; /*punti generati da ogni thread*/
7 const unsigned thread_number = 6;
9 unsigned total_tosses;
unsigned point_in_center = 0;
/*gestione accesso a variabili condivise*/
pthread_mutex_t mutex;
14
  void *thread_function(void *arg_p)
15
16 {
17
       int local_circle_point = 0;
18
       for (int i = 0; i \le precision; i++)
19
20
            \frac{\text{double } x = (\frac{\text{double}}{\text{rand}}) \text{ / RAND\_MAX * 2.0 - 1.0; } / *\text{Generazione punto casuale*} / 
21
            \frac{\text{double } y = (\text{double}) \text{rand}() / \text{RAND\_MAX} * 2.0 - 1.0; 
            local\_circle\_point += (x * x + y * y < 1); /*Controllo se e' nel cerchio*/
23
24
25
       /*L'accesso alla variabile condivisa deve essere mutualmente esclusivo*/
26
       pthread_mutex_lock(&mutex);
27
       point_in_center += local_circle_point;
28
       pthread_mutex_unlock(&mutex);
29
30 }
31
int main(int argc, char **argv)
33
  {
       srand(time(NULL));
34
35
       if (argc > 1)
36
37
       {
            precision = atoi(argv[1]);
38
39
40
41
       total_tosses = precision * thread_number;
       pthread_mutex_init(&mutex, NULL);
42
       pthread_t tids[thread_number];
43
44
       for (int i = 0; i < thread_number; i++)</pre>
45
46
            pthread_create(&tids[i], NULL, thread_function, NULL);
47
48
49
       for (int i = 0; i < thread_number; i++)</pre>
50
51
       {
           pthread_join(tids[i], NULL);
54
       double esteem = ((double)point_in_center / (double)(total_tosses)) * 4;
       printf("valore di pi greco stimato : \%lf \n", esteem);\\
56
57
58
       return 0;
59 }
```



Si consideri adesso la seguente porzione di codice

```
void *fun(void *args){
    int thread_id=*((int)args);
    printf("i am thread %d\n", thread_id);
    return NULL;
}

int main(){
    ...
    for(int i = 0;i<num_threads;i++){
        pthread_create(&thread_handles[i], NULL, fun, (void*)&i);
    }
    ...
}</pre>
```

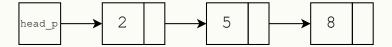
C'è un errore, essendo la variabile i condivisa da tutti i thread, potrebbe succedere che l'esecuzione della funzione fun avvenga parallelamente fra tutti i thread in seguito alla terminazione del ciclo for . In tal caso, ogni thread annuncerebbe di essere il n-1-esimo (dove n è il numero di thread).

Per ovviare a tale problema, è opportuno creare un array di interi in modo che ogni thread acceda ad una porzione di memoria diversa.

```
~ X ~ ~ X ~ ~ X ~ ~ X ~ ~ X ~ ~ X ~ ~ X ~ ~ X ~ ~ X ~
```

3.3 Read-Write Lock

Questa sezione tratterà l'accesso a strutture dati condivise di grandi dimensioni, si consideri una lista puntata di interi, ordinata in maniera crescente, soggetta ad operazioni di inserimento, eliminazione, e controllo della presenza di un elemento (member).



```
struct list_node_s{
   int data;
struct list_node_s* next;
}
```

Essendo la lista definita con i puntatori, ogni accesso ad uno dei suoi elementi sarà un accesso in memoria principale, non essendo questi contigui, il prefatching non potrà fare affidamento sulle ipotesi di vicinanza spaziale e temporale.

Si vuole mantenere una lista puntata *condivisa in memoria* fra i diversi thread, in tal caso è comodo definire la testa della lista **head_p** come una variabile globale. Questo semplificherà le operazioni sulla lista in quanto non sarà necessario passarla come parametro.

Se due o più thread eseguno un operazione di member contemporaneamente, il programma funziona senza problemi, ma cosa succederebbe se contemporaneamente, un thread eseguisse un operazione di member ed un altro un operazione di modifica? L'accesso alla lista potrebbe non essere consistente.



	thread 1	thread 2
t = 1	chiama member(8)	
t=2		chiama delete(8)
t = 3		esegue delete(8)
t=4	esegue member(8)	
	non trova l'elemento 8	
t=5	anche se nel momento della	
	chiamata era presente	

Idea di Soluzione 1

Una soluzione immediata ricade nell'utilizzo di una lock, è possibile eseguire il lock dell'intera lista prima di accedervi in un qualsiasi modo (lettura o scrittura).

```
Pthread_mutex_lock(&list);
member(value);
Pthread_mutex_unlock(&list);
```

Nonostante funzioni, nell'effettivo si sta serializzando l'accesso alla lista: non ci saranno mai due thread che accedono contemporaneamente alla lista (anche su elementi diversi, anche per operazioni di member), quindi l'utilizzo del multithreading risulta inutile e deleterio per le prestazioni del programma.

Idea di Soluzione 2

Un approccio più raffinato consiste nel, piuttosto che fare il lock sull'intera lista, farlo sui singoli elementi (ridefinendo la struttura del nodo).

```
struct list_node_s{
   int data;
struct list_node_s* next;
pthread_mutex_t mutex;
}
```

Questo approccio è più complesso ed appesantisce notevolmente la lista, in quanto ogni nodo occuperà più byte in memoria, in oltre, ad ogni singolo accesso ci sarà un <code>lock</code> seguito da un <code>unlock</code>, rallentando significativamente le operazioni. Inoltre, gestire tali sequenze di accessi non è semplice e si può facilmente incombere in deadlock.

Nessuna delle soluzioni presentate è ottimale, e sfrutta al meglio i vantaggi del multithreading per l'accesso alle strutture dati condivise. A tal proposito, Pthreads definisce una metodologia di accesso favorevole alla situazione.

Definizione: Un **read-write lock** è una struttura simile ad una mutex, che mette a disposizione due funzioni di lock.

La prima, esegue il lock di una variabile in lettura, la seconda, esegue il lock in scrittura, ciò, permette a più thread contemporaneamente di ottenere il lock in lettura di una variabile, finché non c'è alcun nodo che richiede una lock in scrittura.

- più thread possono accedere contemporaneamente in lettura
- solo un thread alla volta può accedere in scrittura

Se un thread ha eseguito il lock in lettura di una variabile, ogni altro thread potrà accedervi in lettura, ma un qualsiasi accesso in scrittura dovrà attendere il rilascio della lock.

Se un thread ha eseguito il lock in scrittura di una variabile, ogni altro thread dovrà attendere il rilascio della lock per accedervi in un qualsiasi modo.

```
Il tipo di dato fornito da Pthreads è pthread_rwlock_t
```

Come le altre funzioni, gode di una funzione init per l'inizializzazione ed una funzione destroy per lo svuotamento della memoria.



valore sulla variabile	azione richiesta	risultato		
libera	lock in lettura	ottiene il lock in		
nbera	lock in lettura	lettura		
ha un lock in lettura	lock in lettura	ottiene il lock in		
na un lock in lettura	lock in lettura	lettura		
ha un lock in scrittura	lock in lettura attende il rilascio de			
na un lock in scrittura	lock in lettura	variabile		
libera	lock in scrittura	ottiene il lock in		
libera	lock in scrittura	scrittura		
ha un lock in lettura	lock in scrittura attende il rilascio d			
na un lock in lettura	lock in scrittura	variabile		
ha un lock in scrittura	lock in scrittura	attende il rilascio della		
na un lock in scrittura	lock ill scrittura	variabile		

Il problema della rwlock, è che la prioritizzazione dei lock in lettura può causare starvation dei thread che provano ad accedere in scrittura. Quando si esegue una lock su una variabile va specificato se è in lettura o scrittura, le funzioni fornite per il lock e l'unlock sono

- pthread_rwlock_rdlock(&rlock);
- pthread_rwlock_wrlock(&rlock);
- pthread_rwlock_unlock(&rlock);

Si consideri il seguente esempio riguardante 100.000 operazioni eseguite su una lista puntata, di cui il 99% delle operazioni è in sola lettura member, mentre il restante 1% riguarda insert e delete.

		numero di thread			
		1	2	4	8
read-wri	ite lock	0.213	0.123	0.098	0.115
lock sull'in	ntera lista	0.211	0.45	0.385	0.457
lock sui sir	ngoli nodi	1.68	5.7	3.45	2.7

tempo misurato in secondi

Si osservi la prima riga, relativa alle esecuzioni con 1 thread, è chiaro che l'utilizzo delle rwlock non comporti alcun vantaggio rispetto il lock sull'intera lista, mentre l'esecuzione con i lock sui singoli nodi risulta lenta dato l'overhead nel chiamare le funzioni di lock ad ogni accesso.

	numero di thread			
	1	2	4	8
read-write lock	0.213	0.123	0.098	0.115
lock sull'intera lista	0.211	0.45	0.385	0.457
lock sui singoli nodi	1.68	5.7	3.45	2.7

tempo misurato in secondi

Si osservi ora l'ultima riga, il costo aumenta in quanto ci sono più thread che tentano l'accesso ai nodi. Le operazioni sulla lista sono relativamente semplici e veloci, quindi l'utilizzo delle lock ad ogni accesso su ogni singolo nodo non è giustificato e l'overhead "uccide" i tempi del programma, rendendolo inefficiente.

	numero di thread			
	1	2	4	8
read-write lock	0.213	0.123	0.098	0.115
lock sull'intera lista	0.211	0.45	0.385	0.457
lock sui singoli nodi	1.68	5.7	3.45	2.7

tempo misurato in secondi

Si osservi come le rwlock garantiscono uno speed up notevole rispetto l'implementazione con la lock sull'intera lista, si ricorda che in questo contesto la maggior parte delle operazioni sono di member, è quindi immediato il fatto che le rwlock siano vantaggiose, in quanto la maggior parte delle lock, essendo in lettura, non bloccano gli altri thread.

Si consideri ora un altro esempio, sempre riguardante 100.000 operazioni eseguite su una lista puntata, ma questa volta, l'80% delle operazioni è in sola lettura member, mentre le operazioni di insert e delete coprono il 20% restante. Essendo più frequenti i lock in scrittura, ci si aspetta un peggioramento dello speed up per il programma che fa uso di rwlock rispetto il caso precedente.

	numero di thread			
	1	2	4	8
read-write lock	2.48	4.97	4.69	4.71
lock sull'intera lista	2.5	5.13	5.04	5.11
lock sui singoli nodi	12	29.6	17	12

tempo misurato in secondi

Le read-write lock garantiscono un vantaggio nelle performance finché le operazioni di scrittura sono una parte relativamente piccola del totale delle operazioni da eseguire sulla struttura dati.



3.4 Funzioni Thread-Safe

Definizione: Un blocco di codice si dice thread safe se può essere acceduto contemporaneamente da più thread senza che l'accesso simultaneo violi la correttezza del programma.

Si consideri il seguente esempio, si vuole "tokenizzare" un file contenente parole inglesi, ossia dividere il file in unità più piccole, chiamate "token", che hanno un significato linguistico o grammaticale.

• Tokenizzare un file: analizzare il testo contenuto nel file e identificare tutti i token che lo compongono.

È possibile suddividere il file in righe ed assegnare ad ogni thread un insieme di righe da tokenizzare, l'assegnamento può avvenire in maniera circolare, sia n il numero di thread

- al thread 1 si assegna la riga 1
- al thread 2 si assegna la riga 2
- al thread n si assegna la riga n
- al thread 1 si assegna la riga n+1
- al thread 2 si assegna la riga n+2
- ecc..

È possibile serializzare l'accesso alle righe dell'input tramite i semafori, questi ultimi sono preferibili rispetto le semplici mutex dato che l'accesso alle linee deve seguire uno specifico ordine. Una volta che un thread è in possesso della riga che gli appartiene, può chiamare la funzione di libreria strtok.

```
char *strtok(
    char* string ,
    const char* separators );
```

La funzione strtok ha un funzionamento insolito

- 1. la prima volta che viene chiamata, va passata in input la stringa da tokenizzare ed il separatore.
- 2. va poi richiamata ogni volta (passando NULL come separatore) per ottenere i token successivi

La funzione mantiene uno stato interno sul puntatore del separatore corrente.

Esempio di utilizzo : Si chiama strtok con separatore " " (spazio vuoto) su input

ciao come stai



- Prima chiamata strtok(string, " ") ritorna "ciao".
- Seconda chiamata strtok(string, NULL) ritorna "come".
- Terza chiamata strtok(string, NULL) ritorna "stai".

Ad ogni chiamata utilizza lo stato del puntatore per ottenere il token successivo. La funzione non è thread safe, lo stato che mantiene è globale (il puntatore è condiviso e non privato) e tutti i thread che la chiamano operano sullo stesso puntatore, se più thread la chiamano simultaneamente, potrebbe non funzionare correttamente.

Esistono altre funzioni della libreria standard del C che non sono thread safe

- random in stdlib.h
- localtime in time.h

In alcuni casi, il C fornisce delle versioni alternative di alcune funzioni dette rientranti, che risultano thread safe, ad esempio strtok_r.

Definizione: Una funzione rientrante in C è una funzione che può essere interrotta in qualsiasi momento della sua esecuzione e richiamata nuovamente, anche da più thread contemporaneamente, senza causare comportamenti imprevisti o corruzione dei dati (lo stato interno non viene manomesso).

3.5 Combinazione di Thread ed MPI

È possibile utilizzare il multithreading anche in un programma che utilizza MPI, se viene eseguita una MPI_Send, il programmatore richiede la garanzia che tale funzione sia chiamata contemporaneamente su ogni thread, a tal proposito, è necessario inizializzare la sezione di codice che utilizza MPI con la chiamata

```
MPI_Init_thread(int *argc, char **argv, int required, int *provided)
```

Il parametro required deve specificare uno fra i 4 possibili threading level, ossia una modalità di gestione del multithreading su MPI, in particolare

- MPI_THREAD_SINGLE: i processi non possono usare i thread, è come se fosse stata chiamata una normale MPI_Init.
- MPI_THREAD_FUNNELED: I processi possono essere multi-thread, ma solo il thread principale può effettuare chiamate MPI. Questo livello è utile quando si vogliono utilizzare le direttive OpenMP per parallelizzare le computazioni all'interno di un processo MPI.
- MPI_THREAD_SERIALIZED: I processi possono essere multithread, ma solo un thread alla volta può effettuare chiamate MPI. Le chiamate MPI quindi, devono essere serializzate, anche se ci sono più thread. Questo richiede una sincronizzazione tra i thread per evitare conflitti.
- MPI_THREAD_MULTIPLE: Questo è il livello più flessibile, ma anche il più complesso. Permette a tutti i thread di effettuare chiamate MPI in modo concorrente. Tuttavia, comporta un overhead maggiore e richiede una cura particolare nella sincronizzazione.

Non tutti i livelli di threading sono supportati da tutte le implementazioni di MPI. Ad esempio, alcune implementazioni potrebbero non supportare MPI THREAD MULTIPLE.



3.5.1 Thread Pinning

Con thread pinning, si identifica la costrizione da imporre ad un thread sul venire eseguito in uno specifico core. In alcuni casi, un sistema operativo potrebbe schedulare tutti i thread su un unico core fisico, in tal caso sono definite apposite chiamate nella libreria sched.h.

```
#define _GNU_SOURCE /*definizione necessaria per il pinning */
   #include <pthread.h>
#include <sched.h>
   void* thread_func(void *args){
          cpu_set_t cpuset; /*bitmask per l'assegnazione*/
pthread_t thread = pthread_self();
          CPU_ZERO(&cpuset); /* imposta a zero tutti i bit */
CPU_SET(3, &cpuset); /* imposta ad 1 il terzo bit */
/* si assegna la bitmask al trhead, verra' schedulato solo sul terzo core.*/
10
          s \, = \, pthread\_set affinity\_np \, (\, thread \, , \, \underline{sizeof} \, (\, cpuset \, ) \, , \& \, cpuset \, ) \, ;
```

CAPITOLO

4

RICHIAMO DI ARCHITETTURE

Questo capitolo (decisamente ridotto rispetto agli altri) richiama i concetti base delle architetture degli elaboratori, espandedo il campo alle CPU multicore.

4.1 Caching

La Cache è una memoria aggiuntiva posta "in vicinanza" del processore in modo che gli accessi ad essa siano più rapidi rispetto gli accessi alla memoria principale. Tipicamente, la cache è saldata sullo stesso chip della CPU, ed è costruita su una tecnologia più rapida (SRAM) rispetto la memoria principale (DRAM), è de facto anche più costosa e ha molti più transistor, quindi le sue dimensioni sono ridotte.

La cache si basa sul principio di località spaziale e temporale, è un principio empirico, riguardal l'assunzione che

- Se si accede ad un'area di memoria, nel futuro prossimo si accederà ad areee di memoria adiacenti
- Se si accede ad un'area di memoria, nel futuro prossimo si accederà nuovamente ad essa

Quando si accede ad un blocco di memoria quest'ultimo (ed eventualmente qualche blocco a lui adiacente) viene trasferito nella cache, per il principio di località, un accesso prossimo ridurrà notevolmente i tempi in quanto verrà eseguito sulla cache piuttosto che sulla memoria principale.

L'accesso in cache richiede un tempo di alcuni ordini di grandezza inferiore rispetto l'accesso in memoria

Esempio: In un array z=malloc(sizeof(int)*16), quando si accede all'elemento z[0], anche gli altri elementi fino a z[15] saranno trasferiti nella cache.

4.1.1 Livelli della Cache

Spesso su un chip non vi è un unica cache, ma diverse (solitamente 3), e si identificano quindi cache di diverso livello. La cache più "vicina" alla CPU è più veloce negli accessi, ma ha anche meno spazio a disposizione, la cache più lontana invece è la più capiente, ma anche più lenta.

Quando bisogna accedere alla memoria, la CPU controlloa prima la cache più vicina, se non i dati richiesti non sono presenti, passa a quella successiva, fino ad (eventualmente) accedere alla memoria principale.

Quando la CPU richiede un dato e lo trova accedendo in cache, si dice che è avvenuto un **cache hit**, altrimenti, se non dovesse essere presente, obbligandola a cercare in memoria principale, si dice che è

avvenuto un **cache miss**. Quando si scrive del codice, bisogna sfruttare il principio di località spaziale per ridurre al minimo i cache miss.

La cache su più livelli può causare problemi di inconsistenza, de facto se un certo dato \mathbf{x} si trova su più cache, questo deve mantenere il suo valore identico in tutte quante: All'aggiornamento di \mathbf{x} , sarà necessario aggiornarlo sia sulla memoria principale, che su ogni cache in cui è presente.

Quando la CPU modifica un dato nella cache, quest'ultimo potrebbe essere inconsistente con il valore nella memoria principale

Si identificano due soluzioni

- write-through: ad ogni aggiornamento della cache, viene aggiornato il dato anche in memoria principale.
- write-back : quando un dato viene aggiornato sulla cache viene marcato come *sporco*, una volta che il blocco di memoria in cui è presente viene rimosso dalla cache, il dato sporco viene aggiornato nella memoria principale.



4.2 La Cache nei Sistemi Multicore

Nei sistemi multicore, ogni core è in possesso di una cache privata di livello 1, mentre le cache di livello 2 e 3 potrebbero essere condivise. Il programmatore, non ha alcun controllo sulla gestione della cache e sulle frequenze di aggiornamento. Il problema dell'inconsistenza si fa pià complesso in quanto una stessa variabile deve essere cosistente nelle cache di tutti i core.

- $istante\ \theta$: il core A prende x dalla RAM e lo mette nella sua cache.
- $istante\ 1$: il core B prende x dalla RAM e lo mette nella sua cache.
- istante 2: il core A modifica \mathbf{x} , sommando ad esso 1.
- istante 3: il core B modifica x, sottraendo ad esso 1.
- istante 4: x ha un valore diverso in ogni unità di memoria (cache di A, cache di B, RAM).

Ci sono due meccanismi per mantenere la cache coerente

• Snooping Cache Coherence

- Condivisione del bus: Tutti i core (processori) sono connessi a un bus comune, un canale di comunicazione attraverso il quale vengono trasmesse tutte le informazioni. Visibilità universale:
 Qualsiasi segnale inviato sul bus può essere "visto" da tutti i core collegati.
- Aggiornamento e broadcast: Quando un core modifica il valore di un dato (ad esempio, la variabile x) presente nella sua cache, trasmette questa informazione a tutti gli altri core attraverso il bus.
- Invalidazione della cache: Se un altro core sta utilizzando il bus e nota che il valore di x è stato modificato, invalida la propria copia di x nella cache, assicurandosi così di avere sempre il valore più aggiornato.
- Limiti: Questo metodo, sebbene semplice, diventa inefficiente in sistemi multi-core con un gran numero di processori, poiché il broadcast su un bus condiviso può fare un collo di bottiglia.

• Directory Based Cache Coherence

- Struttura dati directory: Viene utilizzata una struttura dati chiamata directory per tenere traccia dello stato di ogni linea di cache. Questa directory contiene informazioni su quali core hanno una copia valida di una particolare linea di cache.
- Aggiornamento e invalidazione: Quando un valore viene modificato, la directory viene consultata per identificare tutti i core che hanno una copia di quel valore nella loro cache. I controller di cache di questi core vengono quindi informati di invalidare la loro copia, garantendo così la coerenza.



 Vantaggi: Questo metodo è più scalabile rispetto allo snooping, in quanto evita il broadcast indiscriminato su un bus condiviso. È particolarmente adatto per sistemi multi-core con un gran numero di processori.

4.2.1 False Sharing

Il **false sharing**è un modello di utilizzo che degrada le prestazioni, può sorgere nelle architetture multicore quando più thread, eseguiti in parallelo, accedono a dati che, pur essendo logicamente distinti, risiedono fisicamente sullo stesso blocco della cache.

Il problema sottopone i dati a **invalidazioni inutili**, Se due thread accedono a dati diversi che si trovano sulla stessa linea (o blocco) di cache, ogni modifica di un dato da parte di un thread causerà l'invalidazione dell'intera linea di cache per tutti gli altri thread che condividono quella linea. Questo comporta un overhead in termini di prestazioni, poiché i dati validi vengono scartati inutilmente.

Esempio : Si considerino due thread che incrementano due contatori distinti. Se questi contatori sono allocati in modo tale da risiedere sulla stessa linea di cache, ogni incremento di un contatore comporterà l'invalidazione dell'intera linea, anche se l'altro contatore non è stato modificato

Per evitare il false sharing, è possibile adottare alcune strategie:

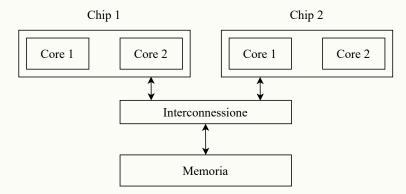
• Padding: Aggiungere byte "vuoti" ai dati in modo da farli iniziare su una nuova linea di cache. È necessario conoscere le dimensioni delle linee, è possibile tramite la chiamata

- Strutture dati : Progettare le strutture dati in modo che i dati acceduti da thread diversi siano allocati su linee di cache diverse.
- Località : Mantenere i dati il più possibile locali al thread, ad esempio sullo stack, e scriverli in memoria condivisa solo quando è strettamente necessario.

4.2.2 Organizzazione della Memoria

La memoria può essere organizzata in due modi diversi nei sistemi multicore.

Uniform Memory Access



In un sistema **UMA**, tutti i processori hanno accesso diretto alla memoria. Questo significa che qualsiasi processore può accedere a qualsiasi dato in memoria allo stesso tempo e con la stessa velocità, indipendentemente da dove si trovi fisicamente il dato.

- I programmatori non devono preoccuparsi di gestire l'accesso alla memoria in modo complesso, poiché tutti i processori vedono la stessa memoria.
- In molte applicazioni, l'accesso uniforme alla memoria può portare a prestazioni migliori, poiché i processori possono accedere ai dati di cui hanno bisogno rapidamente.



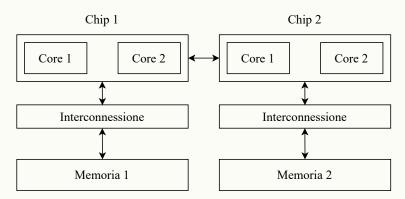
Differentemente, nei sistemi **NUMA**, i diversi core vengono partizionati in *gruppi*, ed ogni gruppo dispone di una memoria principale distinta e disconnessa dalle altre, tale suddivisione è *trasparente* al programmatore, in quanto funzionalmente la memoria viene vista come un unica unità.

I nodi sono interconnessi tra loro tramite un'interconnessione ad alta velocità, che consente ai processori di accedere alla memoria di altri nodi

Nonostante ciò, i core che accedono alla memoria del proprio gruppo saranno più rapidi rispetto quelli che accedono alla memoria di un gruppo diverso, per questioni di vicinanza fisica dei chip.

È possibile forzare l'allocazione della memoria su una specifica unità tramite l'inclusione della libreria numa.h.

Non Uniform Memory Access



CAPITOLO

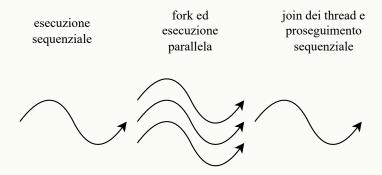
5

GESTIONE DEI THREAD: OPENMP

OpenMP è un freamework di programmazione per i sistemi multicore a memoria condivisa, in particolare, costituisce un *interfaccia* di gestione dei thread ad alto livello rispetto quella fornita da PThread. OpenMP vede il sistema come un'insieme di più CPU o core che possono accedere ad una memoria condivisa. In pratica, OpenMP permette di parallelizzare un codice sequenziale in maniera semplice tramite dei microinterventi sul codice, tramite l'assistenza del compilatore.

Lo scopo di OpenMP è la decomposizione di alcune porzioni del programma al fine di renderle parallele (diramazione) per svolgere un determinato compito, alla fine di esso i thread possono essere eliminati ed il programma può tornare ad un esecuzione sequenziale.

il codice è globalmente sequenziale e localmente parallelo



Fa utilizzo di alcune direttive da dare al compilatore, per utilizzare OpenMP è quindi necessario sia importare la libreria omp.h, sia avere un compilatore che supporti le direttive, che in caso contrario verranno ignorate.

5.1 Direttive pragma

Le *pragma* sono delle direttive speciali che elabora il pre processore, come anticipato, se openMP non è supportato dal compilatore, queste ultime verranno ignorate. Servono per conferire al sistema funzionalità non incluse nel comportamento standard del linguaggio C.

La direttiva più semplice ma anche più importante è



pragma omp parallel

Una volta dichiarata nel codice, il blocco successivo verrà eseguito in parallelo (se e solo se il compilatore supporta OpenMP), è possibile sanche specificare il numero di thread che dovranno eseguire in parallelo il blocco. Sono anche fondamentali le seguenti funzioni

- omp_get_thread_num() : ritorna l'identificatore del thread chiamante.
- omp_get_num_threads() : ritorna il numero di thread attivi. Se chiamata in una porzione sequenziale, ritornerà 1.

Si consideri il seguente esempio

```
#include <stdio.h>
  #include <stdlib.h>
3 #include <omp.h>
5 void Hello (void);
  int main(int argc, char** argv){
      int thread count = atoi(argv[1]);
      #pragma omp parallel num_threads(thread_count)
      Hello(); /* verra' eseguita in parallelo */
      return 0;
11 }
12
13 void Hello(){
      int my_rank = omp_get_thread_num();
14
      int thread_count = omp_get_num_threads();
      printf("Hello from thread %d of %d", my_rank, thread_count);
16
```

La funzione Hello() essendo preceduta dalla direttiva pragma verrà eseguita in parallelo. OpenMP funziona come Pthreads, vi è un thread main che si occupa di eseguire i fork generando gli altri thread, per poi ri-congiungerli (join) ad una sola esecuzione. Per motivi di ottimizzazione, OpenMP potrebbe mantenere i thread sempre attivi in uno stato di "idle" (attesa), per poi richiamarli ed utilizzarli quando necessario, evitando di crearne di nuovi ogni volta.

Attenzione: Se OpenMP non è supportata la direttiva pragma sarà ignorata, però le funzioni omp_get_thread_num(), omp_get_num_threads() genereranno un errore di compilazione in quanto non sono definite. Quando si compila un codice che utilizza OpenMP va inclusa l'opzione —fopenmp.

Il numero dei thread da eseguire può essere controllato in diversi modi

• È possibile impostare l'apposita variabile d'ambiente OMP_NUM_THREADS tramite la bash, ad esempio

export OMP_NUM_THREADS=4

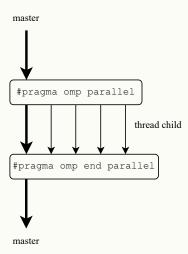
Questa specifica varrà per tutti i programmi che faranno uso di OpenMP in quell'ambiente.

- Si può cambiare il numero di thread da eseguire tramite l'apposita funzione omp_set_num_threads() all'interno del codice.
- L'ultimo modo, mostrato nell'esempio superiore, è tramite la specifica nella direttiva pragma con la clausola num_threads .

Come num_threads esistono altre clausole in grado di modificare le direttive pragma, specificando dettagli aggiuntivi sul comportamento.

In base al sistema, potrebbero essere definite delle limitazioni riguardo il numero di thread che un programma può avviare, lo standard OpenMP non garantisce sempre che il numero di thread specificato nella clausola sia avviato, ma finché il numero di thread è ridotto, si può assumere che siano eseguiti quelli specificati. È importante sapere che al termine di ogni blocco parallelo vi è la presenza di una barriera implicita.

L'insieme dei thread che vengono eseguiti in parallelo su uno stesso blocco è denominato team, all'interno di esso si identificano



- master: il thread originale dell'esecuzione (che avvia la funzione main())
- parent : il thread che incontra la direttiva pragma sull'avvio dell'esecuzione in parallelo e si occupa di generare gli altri thread (spesso coincide con il master)
- **child** : ogni thread che viene avviato da un thread parent

Quando si include OpenMP nel proprio codice, si vuole far si che quest'ultimo sia flessibile anche nei sistemi il cui compilatore non supporta lo standard. Si è già accennato al fatto che le direttive pragma verranno ignorate in tal caso, non è però la stessa cosa per le funzioni di libreria come <code>omp_set_num_threads()</code> o altre. È possibile utilizzare la variabile d'ambiente <code>_OPENMP</code>, quest'ultima è definita nei sistemi che supportano OpenMP, quindi può essere argomento della direttiva <code>#ifdef</code> in modo da rendere flessibile il codice permettendogli di evitare di chiamare funzioni di libreria che risulterebbero non dichiarate.

```
#ifdef _OPENMP
int my_rank = omp_get_thread_num();
int thread_count = omp_get_num_threads();

#else
int my_rank = 0;
int thread_count = 1;
#endif
```



5.2 Mutua Esclusione

Nonostante OpenMP fornisca un interfacia di alto livello, è comunque possibile far cadere i thread in una situazione di race condition quando questi ultimi accedono a variabili condivise simultaneamente. A tal proposito, esiste una direttiva che permette di simulare una lock, in particolare, il blocco che segue la direttiva, si assume "chiuso" da una lock prima di esso, ed un unlock dopo. La direttiva in questione è

```
#pragma omp critical
```

Garantisce la mutua esclusione del blocco che segue.

Grazie alle direttive pragma è possibile trasformare un codice sequenziale in parallelo con l'aggiunto di pochissime linee di codice. Tale semplicità ha permesso ad OpenMP di essere adottato in moltissime applicazioni, ed essere utilizzato da coloro che non hanno una conoscienza approfondita dei sistemi multicore.

5.2.1 Integrazione Numerica con OpenMP

Il codice parallelizzato con OpenMP che esegue la regola del trapezoide per calcolare l'integrale definito di una funzione $f: \mathbb{R} \to \mathbb{R}$ è identico al sequenziale, ad eccetto dell'aggiunta di sole due linee di codice.



```
1 #include <stdio.h>
2 #include <stdlib.h>
3 #include <opm.h>
  void Trap(double a, double b, int n, double *global_result_p)
5
6 {
       double h, x, my_result;
       double local_a , local_b;
       int i, local_n;
      #ifdef_OPENMP
           int my_rank = omp_get_thread_num();
           int thread_count = omp_get_num_threads();
13
14
           int my_rank = 0;
           int thread_count = 1;
      #endif
16
17
       h = (b - a) / n;
18
       local_n = n / thread_count;
19
       local_a = a + my_rank * local_n * h;
20
       my_result = (f(local_a) + f(local_b)) / 2.0; /*f e' la funzione integranda*/
21
       for (i = 0; i \le local_n - 1; i++)
23
           x = local_a + i * h;
24
           my_result += f(x);
25
26
27
       my_result = my_result * h;
      #pragma omp critical
28
29
           *global_result_p += my_result;
30 }
31
void main(int argc, char **argv)
33 {
       double global_result = 0.0;
34
35
       double a, b;
       int n;
36
       int thread_count = atoi(argv[1]);
       printf("Enter a,b and n \setminus n", &a, &b, &n);
      #pragma omp parallel num_threads(thread_count);
39
           Trap(a, b, n, &global_result);
40
41
       printf("result : \%f", global\_result);\\
42
43
```

Alcuni processore moderni implementano le operazioni di incremento come un unica istruzione atomica

```
load + sum + store
```

In tal caso è possibile utilizzare la direttiva pragma

```
#pragma omp atomic
```

che risulta più efficiente della direttiva precedente in quanto copre la mutua esclusione solo dell'aggiornamento della variabile e non di tutto il blocco.

OpenMP è un interfaccia di alto livello che garantisce meno flessibilità e controllo rispetto PThread ma permette una parallelizzazione del codice più semplice, è inoltre portatile e può funzionare anche su Windows. Con OpenMP è possibile programmare la GPU.

5.2.2 Riduzione

OpenMP permette di eseguire le collettive di riduzione, come, ad esempio la chiamata MPI_Reduce . Nell'esempio del trapezoide, ogni thread, piuttosto che restituire la somma parziale, si occupava di aggiornare la variabile condivisa, è possibile far si che i thread ritornino le somme parziali, e che queste ultime vengano utilizzate in un'operazione di riduzione.

Le riduzioni in OpenMP sono operazioni binarie (come la somma o la moltiplicazione). È un calcolo che applica ripetutamente lo stesso operatore di riduzione a una sequenza di valori, fino a ottenere un unico risultato finale. Tutti i risultati intermedi di questa operazione vengono accumulati in una stessa



variabile, chiamata variabile di riduzione.

La clausola di riduzione viene aggiunta ad una direttiva pragma ed è definita come segue

```
reduction(<operator>:<variabile list>)
```

Bisogna specificare l'operatore da eseguire fra quelli disponibili

```
1 + * - & | ^ && ||
```

Va poi specificata la variabile in questione che conterrà il risultato finale

```
global_result = 0.0;
#pragma omp parallel num_threads(thread_count) reduction(+:global_result)
global_result += Local_trap(double a, double b, int n):
```

5.3 Scoping

Con scope di una variabile, si intendono le porzioni di codice in cui quella variabile è accessibile e può essere utilizzata, definisce il ciclo di vita/visibilità delle variabili. Nei programmi paralleli con OpenMP, con scope ci si riferisce all'insieme di thread che può accedere la specifica variabile nel blocco parallelo. Una variabile può essere

- shared: accessibile da ogni thread del blocco. Le variabili dichiarate prima di un blocco parallelo rientrano in questa categoria. Inoltre anche le zone di memoria allocate sullo stack del thread master sono accessibili dai suoi figli.
- **private** : accessibile da un singolo thread, le variabili dichiarate all'interno di un blocco parallelo sono private, ed ogni thread ne avrà una sua copia distinta dalle altre.

È possibile specificare la visibilità di ogni singola variabile tramite delle clausole apposite, con la clausola

```
default(none)
```

si sta dicendo al compilatore che, per default, nessuna variabile dichiarata al di fuori del blocco sarà considerata automaticamente privata o condivisa all'interno di quel blocco. Ciò significa che il programmatore dovrà specificare esplicitamente lo scope di ogni variabile che vuole utilizzare, evitando ambiguità. Data una variabile, le clausole di specifica disponibili sono le seguenti

- shared: è il comportamento di default delle variabili al di fuori del blocco parallelo, va quindi specificata per queste ultime solo se presente anche la clausola default(none)
- reduction : si specifica che una variabile dovrà essere soggetta ad un operazione di riduzione. Ci saranno delle copie di quest'ultima private per ogni thread, ma il risultato finale sarà condiviso
- private : la variabile avrà una copia privata per ogni thread nel blocco. Le variabili private non sono inizializzate.

Nel blocco di codice mostrato, la chiamata di funzione printf stamperà in output "x is 5". Inoltre, l'incremento di x all'interno del blocco parallelo può causare errore in quanto x è privata e non inizializzata.

Esistono altre 4 clausole per specificare lo scope di una variabile

• firstprivate : Come la clausola private , crea una copia locale della variabile per ogni thread all'interno del blocco parallelo. A differenza di private , la copia locale viene inizializzata con il valore della variabile originale (quella "esterna" al blocco) prima che il blocco venga eseguito.

• lastprivate : Anche questa clausola crea copie locali delle variabili, come private . Al termine dell'esecuzione del blocco parallelo, il valore della copia locale dell'ultimo thread che ha completato il ciclo viene copiato nella variabile originale (quella "esterna" al blocco).

Quando dichiariamo una variabile come **private** in un contesto di programmazione parallela, questa diventa inaccessibile al di fuori del blocco di codice in cui è stata dichiarata. Questo è utile per evitare conflitti tra i thread, ma a volte può essere necessario avere una variabile privata che persista tra diverse sezioni parallele.

- threadprivate : Crea una copia locale e persistente di una variabile globale o statica per ogni thread. Questa copia è accessibile solo al thread corrispondente e mantiene il suo valore per tutta la durata del programma. È ideale quando è necessario conservare dati privati che devono essere mantenuti tra diverse sezioni parallele, ma che non devono essere condivisi tra i thread.
- copyin : Viene utilizzata in combinazione con threadprivate per inizializzare le copie locali di ogni thread con il valore della variabile originale (quella definita nel thread master). È utile quando si vuole che tutti i thread inizino con lo stesso valore iniziale per una variabile privata persistente.

Esempio riassuntivo

```
1 #include <omp.h>
  int x, y, z[1000];
  #pragma omp threadprivate(x)
  void default_none(int a){
      const int c = 1;
6
      int i = 0:
      #pragma omp parallel default (none) private (a) shared (z)
9
          int j = omp_get_num_threads();
10
          a = z[j]; /* OK : 'j' e' dichiarata nella sezione parallela */
          x = c; /* OK : 'x' e' threadprivate */
          z[i] = y; /* Errore : non si possono referenziare 'i' o 'y', data
13
                       la clausola default (none) */
14
```

```
~ X ~ ~ X ~ ~ X ~ ~ X ~ ~ X ~ ~ X ~ ~ X ~ ~ X ~ ~ X ~
```

5.4 Cicli For Paralleli

Si vogliono parallelizzare le iterazioni (indipendenti) dei blocchi ciclici nel C, queste ultime sono spesso le operazioni più dispendiose, rendendo favorevole una loro parallelizzazione. OpenMP è in grado di parallelizzare esclusivamente i cicli **for** , è assolutamente necessario che il numero di iterazioni totali sia noto a priori. La direttiva

```
#pragma omp parallel for
```

permette di parallelizzare un ciclo for, facendo si che ogni thread si occuperà di un sottoinsieme delle iterazioni totali. Un ciclo for per essere parallelizzato deve avere la seguente struttura

solo in questo modo il numero di iterazioni sarà noto a priori. È quindi importante che



- la variabile index sia un tipo intero o puntatore.
- start, end, incr devono avere tipi compatibili.
- incr deve essere costante.
- l'indice del ciclo index non può essere modificato all'interno del ciclo, ma solo tramite l'espressione di incremento.

Il seguente codice riporta un esempio di for paralellizzato nell'ambito dell'integrazione con la regola del trapezoide.

```
h=(b-a)/n;
approx=(f(a)+f(b))/2.;
#pragma omp parallel for num_threads(thread_count) reduction(+:approx)
for(int i = 1;i<n;i++){
    approx+=f(a+i*h);
}
approx=h*approx;</pre>
```

Il seguente ciclo

```
1 for (i=0;i<n;i++){
2     if ([condizione])
3         break;
4 }</pre>
```

non può essere parallelizzato perché il numero di iterazioni non è noto a priori. Anche il seguente

```
1 for (i = 0; i < n; i + +) {
2         if ([condizione])
3         i + +;
4 }</pre>
```

non può essere parallelizzato perché l'indice viene incrementato dentro il ciclo. Il seguente

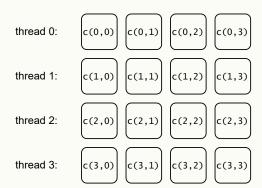
```
1 for (i = 0; i < n; i + +) {
2     if ([condizione])
3         exit();
4 }</pre>
```

nonostante il numero di iterazioni non sia noto a priori, può essere parallelizzato perché la clausola exit() termina l'intero programma e non è quindi necessario preoccuparsi di un eventuale comportamento anomalo.

5.4.1 Cicli Annidati

Nella maggior parte dei casi in cui ci sono due cicli for annidati, è sufficiente parallelizzare solo il primo ciclo. È importante sapere che alla fine di ogni ciclo for parallelizzato è presente una barriera implicita. Il seguente esempio mostra come vengono suddivise le iterazioni ai vari thread in un ciclo for parallelizzato.

```
#pragma omp parallel for num_threads(thread_count)
for(i=0;i<4;i++){
    for(i=0;i<4;i++){
        c(i,j);
}
}</pre>
```

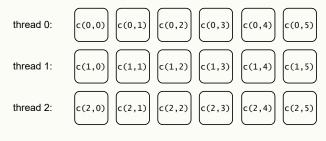




Ogni thread (dei 4) esegue una iterazione del ciclo for esterno (parallelizzato), e per ognuna di questa, esegue le 4 iterazioni del ciclo for interno non parallelizzato. Si consideri la seguente situazione, in cui ci sono 4 thread, ed un ciclo esterno di 3 iterazioni.

```
#pragma omp parallel for num_threads(thread_count)
for(i=0;i < 3;i++){
    for(i=0;i < 6;i++){
        c(i,j);
}
</pre>
```

le iterazioni sono assegnate in questo modo



thread 3:

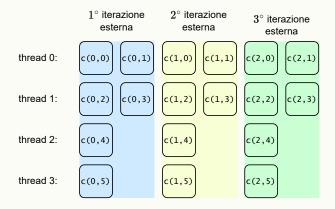
I 3 cicli esterni verranno assegnati ai primi 3 thread, il quarto thread quindi non verrà considerato nel calcolo parallelo, in tal modo la distribuzione del carico di lavoro è poco uniforme e certamente non efficiente. È sicuramente meglio parallelizzare il for interno

- ad ogni iterazione esterna, il ciclo interno (di 6 iterazioni) eseguito da 4 thread
- i primi due thread eseguiranno 2 iterazioni, gli altri due 1 iterazione.

```
for (i=0;i < 3;i++){
    #pragma omp parallel for num_threads(thread_count)

for (i=0;i < 6;i++){
    c(i,j);
}

}
</pre>
```

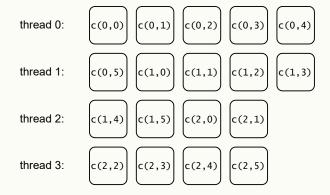


Nonostante questa soluzione sia migliore della precedente, non è ancora ottimale. La soluzione migliore (nei casi in cui i cicli annidati sono molto semplici) è di collassare i due cicli in un unico ciclo tramite degli accorgimenti sugli indici, ad esempio:

```
#pragma omp parallel for num_threads(thread_count)
for(ij=0;ij <3*6;ij++){
            c(ij/6, ij%6);
}</pre>
```



In questo caso la distribuzione dei cicli è ottimale (il più uniforme possibile).



OpenMP fornisce una clausola per collassare automaticamente due cicli for annidati in uno singolo, ossia

```
collapse(f)
```

Dove f è il numero di cicli da collassare. Risulta piuttosto utile nei casi come il precedente, quando il numero di iterazioni del ciclo esterno è basso (paragonabile, se non minore, dei core sulla macchina).

```
#pragma omp parallel for num_threads(thread_count) collapse(2)
for(i=0;i < 3;i++){
    for(i=0;i < 6;i++){
        c(i,j);
}
</pre>
```

Di default, è vietato parallelizzare due cicli annidati con la direttiva parallel for .

```
#pragma omp parallel for num_threads(thread_count)
for(i=0;i<3;i++){
    #pragma omp parallel for num_threads(thread_count) /* VIETATO */
    for(i=0;i<6;i++){
        c(i,j);
    }
}</pre>
```

5.4.2 Iterazioni Dipendenti

La parallelizzazione di un ciclo for non impone alcun ordinamento sulle iterazioni, è possibile che un thread esegua l'iterazione i+1 prima di un thread che esegue la i, è quindi ovvio che è possibile parallelizzare un ciclo finché le iterazioni sono indipendenti fra loro.

Il seguente esempio è il più esplicativo, per calcolare l'i-esimo numero di fibonacci è necessario conoscerne l'i-1-esimo, non è quindi assicurata la correttezza di un ciclo parallelizzato che deve calcolare la sequenza dei primi n numeri di fibonacci.

```
fibo[0] = fibo[1]=1;
#pragma omp parallel for num_threads(thread_count)
for(i=2;i<n;i++){
    fibo[i]= fibo[i-1] + fibo[i-2];
}</pre>
```

Perché non funziona?

- l'iterazione i=3 potrebbe essere calcolata prima dell'iterazione i=2, supponiamo sia questo il caso
- l'iterazione i=3 considerà l'elemento fibo[2], questo dovrebbe essere uguale a 2, ma visto che l'iterazione i=2 non è stata eseguita, il valore dentro l'array è nullo,
- l'iterazione i=3 calcolerà fibo[3]=fibo[2]+fibo[1]=0+1=1
- il risultato è sbagliato in quanto il terzo numero di fibonacci è 3.



Quando si parallelizza un ciclo for è obbligatorio assicurarsi che non ci siano dipendenze fra i dati tra le varie iterazioni, dipendenze di questo tipo sono dette **loop-carried dependence**. Bisogna modificare il codice dei cicli per rendere le iterazioni indipendenti.

Dato un loop della seguente forma

```
for (i = ...) {
    ...
    S1 : operazione sulla locazione di memoria x
    ...
    S2 : operazione sulla locazione di memoria x
    ...
    ...
}
```

ci sono due operazioni su una stessa locazione di memoria, essendo queste contenute in un unica iterazione, si ha la certezza che verranno eseguite da uno stesso thread nell'ordine in cui sono state stabilite. Il problema si verifica quando due operazioni che vanno eseguite sequenzialmente, si trovano in due iterazioni differenti, ad esempio

in questo caso l'operazione S2 potrebbe essere eseguita prima dell'operazione S1 se un'iterazione i viene eseguite prima dell'iterazione i-1.

Ci sono 4 differenti tipi di dipendenze che coinvolgono due operazioni S1,S2 che non possono essere eseguite in due iterazioni differenti:

• RAW : Read After Write (una lettura dopo una scrittura)

```
1 x=10; //S1
2 y=2*x+5; //S2
```

se S2 fosse eseguita per prima, potrebbe leggere un valore di x non corretto.

• WAR: Write After Read (una scrittura dopo una lettura)

```
1 y=x+3; //S1
2 x++; //S2
```

se S2 fosse eseguita per prima, la variabile y leggerebbe un valore errato di x.

• WAW: Write After Write (una scrittura dopo una scrittura)

```
1 x=10; //S1
2 x=x+c; //S2
```

se S2 fosse eseguita per prima, verrebbe incrementata anche se x dovesse essere diverso da 10, anche se ogni volta che si esegue S2, dovrebbe sempre essere uguale a 10.

• RAR: Read After Read (una lettura dopo una lettura)

```
1 y=x+c; //S1
2 z=2*x+1; //S2
```

non è una vera dipendenza e non causa problemi.

5.4.3 Risoluzione delle Dipendenze RAW

In *alcuni casi* è possibile rimuovere le dipendenze di tipo RAW nei cicli, in particolare, si identificano 6 metodologie di risoluzione.



1) Sistemare le induction/reduction variable

Si consideri il seguente ciclo:

```
double v = start;
double sum = 0;
for(int i = 0; i < N; i++){
    sum = sum + f(v);  //S1
    v = v + step;  //S2
}</pre>
```

Definizione: Una induction variable, o variable induttiva, è una variable che all'interno di un ciclo viene incrementata di un valore costante ad ogni iterazione.

Le dipendenze sono

- una dipendenza di tipo RAW per l'operazione S1 sulla variabile di riduzione sum, che ad ogni iterazione, utilizza il valore dell'iterazione precedente.
- una dipendenza di tipo RAW per l'operazione S2 sulla variabile induttiva v, che ad ogni iterazione, utilizza il valore dell'iterazione precedente.
- una dipendenza di tipo RAW fra le due operazioni, dato che S1 utilizza il valore di v calcolato all'iterazione precedente.

Essendo che v è una variabile induttiva, il suo valore può essere calcolato a prescindere per ogni iterazione i in maniera indipendente.

```
\begin{array}{lll} \textbf{i} = 0 & \Longrightarrow & \textbf{v} = \textbf{start} \\ \textbf{i} = 1 & \Longrightarrow & \textbf{v} = \textbf{start} + \textbf{step} \\ \textbf{i} = 2 & \Longrightarrow & \textbf{v} = (\textbf{start} + \textbf{step}) + \textbf{step} \\ \vdots \\ \textbf{i} = \textbf{k} & \Longrightarrow & \textbf{v} = \textbf{start} + \textbf{step*k} \end{array}
```

è quindi possibile rimuovere due dipendenze calcolando v a partire dall'indice i senza dover utilizzare il valore dell'iterazione precedente.

```
double v = start;
double sum = 0;
for(int i = 0; i < N; i++){
    v = start + i*step;
    sum = sum + f(v);
}</pre>
```

L'unica dipendenza da risolvere riguarda il valore di sum che è dipendente dalle precedenti iterazioni, ma per ovviare a ciò, è sufficiente specificare che sum è una variabile di riduzione nella direttiva pragma, facendo si che se ne occupi openMP.

```
double v = start;
double sum = 0;
#pragma omp parallel for reduction(+:sum) private(v)
for(int i = 0; i < N; i++){
    v = start + i*step;
    sum = sum + f(v);
}</pre>
```

2) Loop skewing

Questa tecnica consiste nel riarrangiare il loop eseguendo una sottospecie di "shift" delle operazioni (l'esempio renderà chiaro il concetto). Si consideri la seguente porzione di codice:

```
1 for (int i = 1; i < N; i++){
2     y[i]= f(x[i-1]);
3     x[i]=x[i]+c[i];
4 }</pre>
```

Il ciclo i è dipendente dal ciclo i-1, in quanto y[i] per essere aggiornata necessita di x[i-1]. In questo metodo, si "srotola" il loop, considerando le diverse iterazioni in sequenza, ad esempio:



```
i=1: y[1]=f(x[0]);
    x[1]=x[1]+c[1];
i=2: y[2]=f(x[1]);
    x[2]=x[2]+c[2];
i=3: y[3]=f(x[2]);
    x[3]=x[3]+c[3];

:
i=N-2: y[N-2]=f(x[N-3]);
    x[N-2]=x[N-2]+c[N-2];
i=N-1: y[N-1]=f(x[N-2]);
    x[N-1]=x[N-1]+c[N-1];
dipendenti
```

Basta raggruppare in un'unica iterazione le operazioni dipendenti, "shiftando" di un operazione il ciclo for, come segue

```
1 y[1] = f(x[0]);
2 for(int i = 1; i < N-1; i++){
3     x[i] = x[i] + c[i];
4     y[i+1] = f(x[i]);
5 }
6 x[N-1] = x[N-1] + c[N-1];</pre>
```

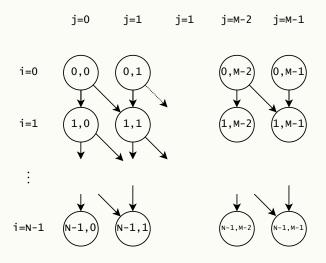
Riscrivendo il ciclo in questo modo si sono rimosse le dipendenze fra diverse iterazioni, ed il ciclo può essere parallelizzato.

3) Parallelizzazione parziale

Questa metodologia è la più semplice, consiste nell'individuare le iterazioni indipendenti tramite la costruzione di un grafo., si consideri il seguente ciclo annidato

```
for(int i = 1; i < N; i++){
    for(int j = 1; j < M; j++){
        data[i][j]=data[i-1][j]+data[i-1][j-1];
4    }
5 }</pre>
```

si disegna un grafo in cui ogni nodo rappresenta un iterazione, e vi è un arco dal nodo q al nodo q' se l'iterazione q' è dipendente dal nodo q. Nell'esempio del ciclo riportato qua sopra, si ha il seguente grafo:





Si osserva che non ci sono archi che collegano due nodi sulla stessa riga, quindi le righe possono essere parallelizzate senza problemi, in quanto le iterazioni su ogni riga (ossia, fissato i e al variare di j) non sono dipendenti fra loro.

```
for(int i = 1; i < N; i++){
    #pragma omp parallel for
    for(int j = 1; j < M; j++){
        data[i][j]=data[i-1][j]+data[i-1][j-1];
}
}</pre>
```

Anche se apparentemente l'iterazione j dipende dall'iterazione j-1, si ha che j è eseguita all'iterazione esterna i, e j-1 è eseguita all'iterazione esterna i-1, essendo garantita la sequenzialità dell'ordinamento esterno, questa dipendenza apparente su j non causa problemi.

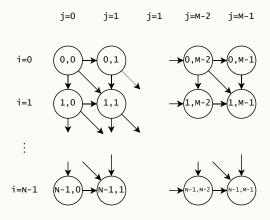
4) Refactoring

Questo metodo consiste nella riscrittura dei cicli in modo da renderli parallelizzabili, si consideri il seguente esempio

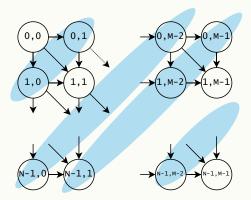
```
for(int i = 1; i < N; i++){
    for(int j = 1; j < M; j++){
        data[i][j]=data[i-1][j]+data[i-1][j-1]+data[i][j-1];
}

data[i][j]=data[i-1][j]+data[i][j-1]+data[i][j-1];
}
</pre>
```

si ha il seguente grafo:



In questo caso anche le righe sono dipendenti fra loro, ed il ciclo sembra non parallelizzabile. Che succede se si considerano i nodi sulle diagonali del grafo?





non ci sono dipendenze fra le iterazioni sulla diagonale, queste si definiscono *onde*, e possono essere parallelizzate, anche se è difficile individuarle nel codice, ed il ciclo va completamente riscritto. Un idea di implementazione può essere la seguente:

```
for (wave = 0; wave<NumWaves; wave++){
    diag=F(wave);

#pragma omp parallel for
for (k=0; k < diag; k++){
    int i = get_i(diag,k);
    int j = get_j(diag,k);
    data[i][j]=data[i-1][j]+data[i-1][j-1]+data[i][j-1];
}

}</pre>
```

5) Fissione del Loop

Si divide semplicemente il loop in una parte parallelizzabile ed in una parte sequenziale. Il ciclo

```
s=b[0];
for(int i = 1; i < N; i++){
    a[i]=a[i]+a[i-1]; //S1
    s=s+b[i]; //S2
}</pre>
```

ha l'operazione S1 che non si può parallelizzare, e l'operazione S2 che può essere parallelizzata, quindi si divide in due cicli:

```
for (int i = 1; i < N; i++){
    a[i]=a[i]+a[i-1]; //S1
}
s=b[0];
#pragma omp parallel for
for (int i = 1; i < N; i++){
    s=s+b[i]; //S2
}</pre>
```

6) Cambio dell'algoritmo

Se nessun metodo precedente è applicabile, è necessario cambiare totalmente l'algoritmo, ad esempio, la sequenza di fibonacci può essere parallelizzata se calcolata tramite la formula di Binet:

$$F_n = \frac{\varphi^n - (1 - \varphi)^n}{\sqrt{5}}$$

```
fibo[0]=fibo[1]=1;
#pragma omp parallel for
for(int i=2;i < N;i++){
    fibo[i]=(exp(phi,n)-exp(1-phi,n))/sqrt(5);
}</pre>
```

5.4.4 Rimozione di dipendenze WAR e WAW

Le dipendenze WAR possono essere risolte semplicemente, si consideri il seguente ciclo

```
for (int i=0; i < N-1; i++){
    a[i]=a[i+1]+c;
}
```

Nell'iterazione i si scrive un valore che verrà letto nell'iterazione successiva i+1. È sufficiente creare una copia dell'array a[] da utilizzare nel ciclo da parallelizzare.

```
for (int i = 0; i < N-1; i++){
        a2[i] = a[i+1];
}

#pragma omp parallel for
for (int i = 0; i < N-1; i++){
        a[i] = a2[i] + c;
}</pre>
```



Bisogna valutare se il tempo risparmiato nel parallelizzare il ciclo sia minore o maggiore del tempo utilizzato per eseguire la copia dell'array.

Anche le dipendenze WAW possono essere risolte, spesso è sufficiente usare un costrutto di openMP, si consideri il seguente ciclo

```
1 for(int i = 0; i < N; i++){
2      y[i]=a*x[i]+c; //S1
3      d=fabs(y[i]); //S2
4 }</pre>
```

la dipendenza è sulla variabile d, il valore finale di questa, una volta che termina la sezione parallela, deve essere quello calcolato nell'ultima iterazione, ossia fabs(y[N-1]). È sufficiente utilizzare la clausole lastprivate per propagare all'esterno del for il valore di d calcolato dal thread che ha eseguito l'ultima iterazione.

```
#pragma omp parallel for shared(a, c) lastprivate(d)
for(int i = 0; i < N; i++){
      y[i]=a*x[i]+c; //S1
      d=fabs(y[i]); //S2
}</pre>
```