

## TEMA 5. Alte forme de reprezentare a FB.

5.1. Diagramele Karnaugh au fost concepute pentru compactizarea tabelelor de adevăr utilizate la simplificarea (minimizarea) FB și reprezintă un tablou bidimensional, care pentru o funcție de  $n$  argumente conține  $2^p$  linii și  $2^q$  coloane, iar  $p+q = n$ .

Dacă  $n$  – par, atunci  $p=q=n/2$ , iar dacă  $n$  – impar, atunci  $p=q+1$ .

Se aplica cu succes pentru  $n=3, 4, 5$ . Mai dificil pentru  $n \geq 6$

În diagrama Karnaugh titlurile coloanelor și liniilor sunt formate din combinațiile posibile ale argumentelor dispuse în cod Gray (binar reflectat), adică titlurile lor adiacente diferă printr-un singur rang (valoare), ceea ce asigură relația de adiacență (alipire) între cimpurile diagramei.

Pentru funcția de 4 argumente combinațiile valorilor argumentelor  $x_1$  și  $x_2$  sunt dispuse în partea superioară a diagramei, iar cele ale argumentelor  $x_3$  și  $x_4$  vertical în partea stângă. La intersecția unei coloane și a unei linii este câmpul diagramei în care se trece 0 sau 1, după cum valoarea funcției în tabelul de adevăr este 0 sau 1.

Pentru ilustrare considerăm exemplul din tema precedentă:

FB are tabelul de adevăr

N	$x_1$	$x_2$	$x_3$	$x_4$	$f$	N	$x_1$	$x_2$	$x_3$	$x_4$	$f$
0	0	0	0	0	0	8	1	0	0	0	1
1	0	0	0	1	0	9	1	0	0	1	0
2	0	0	1	0	0	10	1	0	1	0	1
3	0	0	1	1	0	11	1	0	1	1	1
4	0	1	0	0	1	12	1	1	0	0	0
5	0	1	0	1	1	13	1	1	0	1	1
6	0	1	1	0	1	14	1	1	1	0	0

7	0	1	1	1	1	15	1	1	1	1	0
---	---	---	---	---	---	----	---	---	---	---	---

$$\text{sau } f = \Sigma(4,5,6,7,8,10,11,13)$$

$$f=1$$

De reprezentat FB prin diagrama sa Karnaugh.  
Deci, titlurile coloanelor si liniilor sunt dispuse in ordinea  
00 01 **11 10**

$x_1x_2$ / $x_3x_4$					
		00	01	<b>11</b>	<b>10</b>
00		0	1	0	1
01		0	1	1	0
<b>11</b>		0	1	0	1
<b>10</b>		0	1	0	1

La intersectia coloanei 00 cu linia 01 introducem 0.

La intersectia coloanei 00 cu linia 11 introducem 0.

La intersectia coloanei 00 cu linia 10 introducem 0.

La intersectia coloanei 01 cu linia 00 introducem 1.

La intersectia coloanei 01 cu linia 01 introducem 1.

La intersectia coloanei 01 cu linia 11 introducem 1.  
 La intersectia coloanei 01 cu linia 10 introducem 1.  
 La intersectia coloanei 11 cu linia 00 introducem 0.  
 La intersectia coloanei 11 cu linia 01 introducem 1.  
 La intersectia coloanei 11 cu linia 11 introducem 0.  
 La intersectia coloanei 11 cu linia 10 introducem 0.  
 La intersectia coloanei 10 cu linia 00 introducem 1.  
 La intersectia coloanei 10 cu linia 01 introducem 0.  
 La intersectia coloanei 10 cu linia 11 introducem 1.  
 La intersectia coloanei 10 cu linia 10 introducem 1.

Exemplu 2.

De reprezentat prin diagrama Karnaugh functia de trei variabile:

$$f(x_1, x_2, x_3) = \Sigma(1, 2, 4, 5)$$

$$f=1$$

FB are tabelul de adevăr


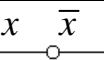








N	$x_1$	$x_2$	$x_3$	$f$
0	0	0	0	0
1	0	0	1	1
2	0	1	0	1
3	0	1	1	0
4	1	0	0	1
5	1	0	1	1
6	1	1	0	0
7	1	1	1	0

		$X_1$	
		0	1
$x_2x_3$	00	0	1
	01	1	1
	11	0	0
	10	1	0

**5.2Circuitul logic** (sau schema logică) este o reprezentare grafică a FB obținută prin adoptarea unor semne convenționale pentru operațiile logice de bază, ceea ce permite materializarea funcțiilor logice elementare. Unele dintre cele mai des utilizate semne grafice pentru FB elementare sunt prezentate în tab. 1.

Prin implimentarea (realizarea) unei funcții logice se înțelege realizarea ei cu ajutorul circuitelor de bază.

Tabelul 1. Scheme logice de bază adoptate

Denumirea funcției	Reprezentarea grafică	
	Standardele URSS	Standarde internaționale
Negația $f(x) = \bar{x}$	$x$ 	$x$ 
Disjuncția $f(x_1, x_2)$ $= x_1 \vee x_2$	$x_1$  $x_2$	$x_1$  $x_2$
Conjuncția $f(x_1, x_2)$ $= x_1 \wedge x_2$	$x_1$  $x_2$	$x_1$  $x_2$
Sheffer $f(x_1, x_2) = x_1   x_2$	$x_1$  $x_2$	$x_1$  $x_2$
Pierce $f(x_1, x_2) = x_1 \downarrow x_2$	$x_1$  $x_2$	$x_1$  $x_2$

Pentru sintezarea (implimentarea) schemei logice e necesar de a reprezenta FB prin schemele logice adoptate.

Un interes deosebit prezinta sintezarea (implimentarea) schemei logice in bazele “Si-Nu” (NAND, exprimate prin  $\bar{\vee}$ ,  $\wedge$ ) si “Sau-Nu” (NOR, exprimate prin  $\bar{\vee}$ ,  $\vee$ ).

Pentru implimentarea schemei logice in baza “Si-Nu” (NAND) adica exprimata prin  $\bar{\vee}$ ,  $\wedge$  transformam FCDN (mai tirziu Forma Disjunctiva Minima ~ FDM) cu ajutorul dublei negatii  $\overline{\overline{x}} = x$  si legilor lui de Morgan  $\overline{x_1 x_2} = \overline{x_1} + \overline{x_2}$  ;  $\overline{x_1 + x_2} = \overline{x_1} \cdot \overline{x_2}$  .

**Exemplu1.** Pentru a obține schema logică în baza “ȘI-NU” vom transforma forma FDM (obtinuta prin procedura de minimizare din FCDN – va fi aratata in tema urmatoare (FDM contine mai putine simboluri si este mai economa)), aplicând asupra ei dubla negație și legile lui de Morgan:

$$y = \overline{x_1 x_2} \vee \overline{x_1 x_2 x_4} \vee \overline{x_2 x_3 x_4} \vee \overline{x_1 x_2 x_3} =$$

$$\overline{\overline{\overline{x_1 x_2} \vee \overline{x_1 x_2 x_4} \vee \overline{x_2 x_3 x_4} \vee \overline{x_1 x_2 x_3}}} = \overline{\overline{\overline{x_1 x_2} \cdot \overline{x_1 x_2 x_4} \cdot \overline{x_2 x_3 x_4} \cdot \overline{x_1 x_2 x_3}}} \quad (\text{vezi fig.1}).$$

În mod similar cu cazul precedent pentru a obține schema logică în baza “Sau-Nu” (NOR, exprimate prin  $\bar{\vee}$ ,  $\vee$ ) vom transforma forma FCM (Obtinuta prin minimizarea FCCN):

$$y = (x_1 \vee x_2) \wedge (\overline{x_1} \vee \overline{x_2} \vee \overline{x_3}) \wedge (x_2 \vee x_3 \vee \overline{x_4}) =$$

$$\overline{\overline{(x_1 \vee x_2) \wedge (\overline{x_1} \vee \overline{x_2} \vee \overline{x_3}) \wedge (x_2 \vee x_3 \vee \overline{x_4})}} =$$

$$\overline{\overline{(x_1 \vee x_2) \vee (\overline{x_1} \vee \overline{x_2} \vee \overline{x_3}) \vee (x_2 \vee x_3 \vee \overline{x_4})}} \quad (\text{vezi fig. 2}).$$

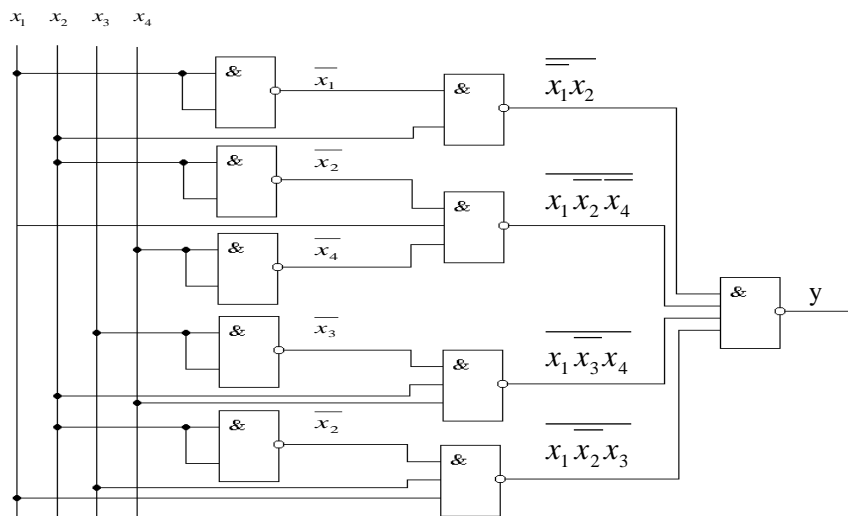


Fig. 1

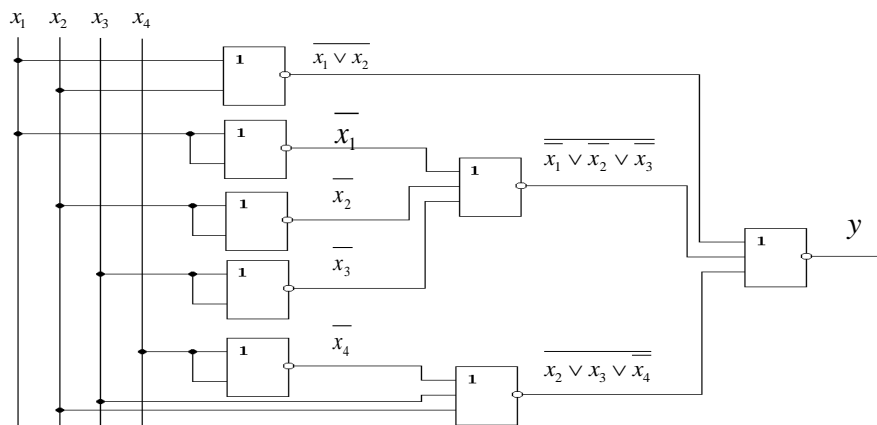


Fig. 2

### 5.3 Diagrama temporală.

Se reprezintă grafic argumentele  $x_i$  ca funcții de timp, atașând valorii 0 un nivel coborât, iar valorii 1 un nivel ridicat, astfel ca să existe o diferențiere evidentă a acestor nivele. Același lucru facem și cu valorile funcției, obținem reprezentarea FB date prin diagramă în timp.

Reprezentarea prin diagrama temporală este foarte utilă în studiul sistemelor secvențiale în studiul cărora intervine timpul.

**EXEMPLU.** Să se reprezinte prin diagramă în timp funcția

$$f(x_1, x_2, x_3) = \overline{x_1}x_2 \vee \overline{x_2}x_3$$

$$\overline{x_1} = \varphi_1 \qquad \overline{x_3} = \varphi_4$$

$$\varphi_1x_2 = \varphi_2 \qquad \varphi_3\varphi_4 = \varphi_5$$

$$\overline{x_2} = \varphi_3 \qquad \varphi_2 \vee \varphi_5 = \varphi_6.$$

Construim tabelul de adevăr al funcției date:

Tabelul de adevăr al funcției

$x_1$	$x_2$	$x_3$	$\varphi_1$	$\varphi_2$	$\varphi_3$	$\varphi_4$	$\varphi_5$	$\varphi_6 = f$
0	0	0	1	0	1	1	1	1
0	0	1	1	0	1	0	0	0
0	1	0	1	1	0	1	0	1
0	1	1	1	1	0	0	0	1
1	0	0	0	0	1	1	1	1
1	0	1	0	0	1	0	0	0
1	1	0	0	0	0	1	0	0
1	1	1	0	0	0	0	0	0

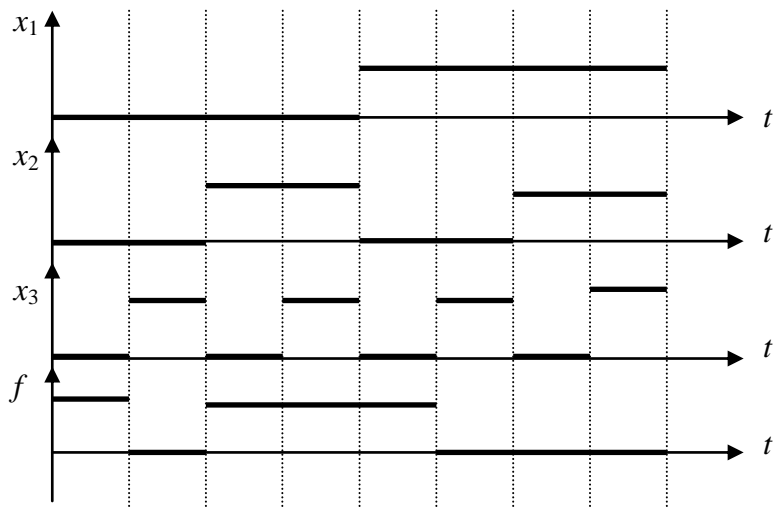
$$f(x_1, x_2, x_3) = \Sigma(1, 2, 4, 5)$$

$$f = 1$$



Reprezentăm grafic argumentele  $x_i$  ca funcții de timp, atașând valorii 0 un nivel coborât, iar valorii 1 un nivel ridicat, astfel ca să existe o diferențiere evidentă a acestor nivele. Același lucru facem și cu valorile funcției, obținem reprezentarea FB date prin diagramă în timp.

Diagrama temporală a funcției  $f(x_1, x_2, x_3) = \overline{x_1}x_2 \vee \overline{x_2}x_3$  are forma prezentată în figura următoare:



## 5.4. Sisteme complete de funcții booleene

**Definiție.** Numim sistem complet de funcții booleene (bază) în clasa  $\mathbf{R}$  sistemul  $S=(f1, f2,..., fk)$ , dacă orice funcție  $f \in \mathbf{R}$  poate fi reprezentată prin superpoziția funcțiilor din acest sistem.

În calitate de  $\mathbf{R}$  poate fi luată mulțimea  $P_2(n)$ . În această clasă există un sistem complet și anume toate cele  $2^k$  (unde  $k=2^n$ ) funcții de  $n$  argumente.

Orice funcție logică de  $n$  argumente de asemenea poate fi reprezentată utilizând doar funcțiile negație, disjuncție și conjuncție. Deci, în aceeași clasă pot exista mai multe sisteme complete cu un număr diferit de funcții.

Un interes deosebit prezintă problema alegerii bazei, care conține un număr minim de funcții.

**Definiție.** Numim bază minimală (sistem complet minimal) un sistem complet arbitrar de funcții booleene ( $f_1, f_2, \dots, f_k$ ), care odată cu eliminarea oricărei funcții aparținând sistemului devine incomplet.

Pentru a stabili completitudinea unui sistem oarecare de FB este suficient să se arate că funcțiile sistemului considerat pot reprezenta funcțiile sistemului ( $\neg, \wedge, \vee$ ). Pot fi demonstrate teoremele:

**Teorema 1.** Sistemul ( $\neg, \vee$ ) este un sistem complet minimal în clasa  $P2(n)$ .

**Teorema 2.** Sistemul ( $\neg, \wedge$ ) este un sistem complet minimal în clasa  $P2(n)$ .

**Teorema 3.** Funcția lui Pierce ( $\downarrow$ ) formează în clasa  $P2(n)$  un sistem complet minimal.

**Teorema 4.** Funcția lui Sheffer ( $\uparrow$ ) formează în clasa  $P2(n)$  un sistem complet minimal.

Pentru a demonstra, de exemplu, teorema 1 este suficient să se arate că funcția disjuncție ( $\vee$ ) poate să fie reprezentată prin funcțiile negație ( $\neg$ ) și conjuncție ( $\wedge$ ).

Utilizând principiul involuției și una din relațiile lui De Morgan, avem

$$f(x_1, x_2, \dots, x_n) = x_1 \vee x_2 \vee \dots \vee x_n = \neg \neg (x_1 \vee x_2 \vee \dots \vee x_n) = \neg (\neg x_1 \wedge \neg x_2 \wedge \dots \wedge \neg x_n),$$

adică funcția disjuncție ( $\vee$ ) poate să fie reprezentată prin funcțiile negație ( $\neg$ ) și conjuncție ( $\wedge$ ), ceea ce trebuia demonstrat.

Analogic se demonstrează teorema 2, deci ca operația conjuncție poate să fie reprezentată prin funcțiile negație ( $\neg$ ) și disjuncție ( $\vee$ ).

$f(x_1, x_2, \dots, x_n) = x_1 \wedge x_2 \wedge \dots \wedge x_n = \neg \neg (x_1 \wedge x_2 \wedge \dots \wedge x_n) = \neg (\neg x_1 \vee \neg x_2 \vee \dots \vee \neg x_n)$ , adică funcția conjuncție ( $\wedge$ ) poate să fie reprezentată prin funcțiile negație ( $\neg$ ) și disjuncție ( $\vee$ ), ceea ce trebuia demonstrat.

Am stabilit că sistemul ( $\neg, \wedge, \vee$ ) este redundant. Una din funcții (disjuncția sau conjuncția) poate fi eliminată, sistemul rămânând complet.

Pentru a demonstra teorema 3 vom arăta că funcția lui Pierce poate reprezenta sistemul ( $\neg, \wedge, \vee$ ). Negația se poate scrie astfel:

$$\neg x = \neg(x \vee x) = x \downarrow x.$$

Funcția conjuncție poate fi exprimată în modul următor:

$$x_1 \wedge x_2 = \neg \neg (x_1 \wedge x_2) = \neg (\neg x_1 \vee \neg x_2) = \neg ((x_1 \downarrow x_1) \vee (x_2 \downarrow x_2)) = (x_1 \downarrow x_1) \downarrow (x_2 \downarrow x_2).$$

Funcția disjuncție poate fi exprimată în modul următor:

$$x_1 \vee x_2 = \neg \neg (x_1 \vee x_2) = \neg (x_1 \downarrow x_2) = (x_1 \downarrow x_2) \downarrow (x_1 \downarrow x_2).$$

Analogic de demonstrat sinestator teorema 4.

Teoremele 3 și 4 prezintă un interes deosebit datorită numărului minim posibil de elemente care formează baza: putem utiliza un singur tip de circuit pentru materializarea oricărei funcții booleene. În acest context este importantă trecerea de la FCDN sau FCCN la forme cu funcții Pierce (SAU-NU) sau Sheffer (ȘI-NU), trecere denumită implementare în bazele (SAU-NU) sau (ȘI-NU)