1. 一个有快表和慢表的页式虚拟存储器，最多有64个用户，每个用户最多需要1024个页面，每个页面4K字节，主存储器容量8M字节
2. 写出多用户虚地址的格式，标出各个字段的长度。
3. 写出主存地址的格式，并标出各字段的长度。
4. 快表的字长为多少位？分几个字段？各个字段的长度是多少位？
5. 慢表的容量是多少个存储字？每个存储字的长度是多少位？
6. 画出多用户虚地址经快表或慢表变换成主存实地址的逻辑示意图。
7. 假设在一个采用组相联影像方式的Cache中，主存由B0-B7共8块组成，Cache有2组，每组2块，每块大小为16个字节，采用LRU块替换算法。在一个程序执行过程中依次访问这个Cache块地址流如下：

B6, B2, B4, B1, B4, B6, B3, B0, B4, B5, B7, B3

1. 写出主存地址格式，并标出个字段长度。
2. 写出Cache地址格式，并标出个字段长度。
3. 画出主存和Cache之间各个块的映像关系
4. 如果Cache的各个块号为C0, C1, C2和C3，列出程序执行过程中Cache的块地址流情况。
5. 如果采用FIFO替换算法，计算Cache的块命中率。
6. 采用LRU算法，计算Cache的块命中率。
7. 如果改为全相联映像，再做(5)和(6)，可以得出什么结论
8. 如果在程序执行过程中，每从主存装入一块到Cache，则平均要对这个块访问16次。计算这种情况下的Cache的块命中率。