

```
1  /*
2   * uart0.h
3   *
4   * Created: 16.1.2017 17:39:54
5   * Author: atom2
6   */
7
8
9  #ifndef UART0_H_
10 #define UART0_H_
11
12
13 #define UART0_BUFFER
14 #define UART0_DEFAULT_BAUD      115200
15 #define DEFAULT_TIMEOUT        5
16
17
18 #define UART0_UDR                UDR0
19 #define UART0_UCSRC              UCSR0C
20 #define UART0_UCSRB              UCSR0B
21 #define UART0_UCSRA              UCSR0A
22 #define UART0_UBRRL              UBRR0L
23 #define UART0_UBRRH              UBRR0H
24 #define UART0_RXIE              RXCIE0
25 #define UART0_TXIE              TXCIE0
26 #define UART0_RX_vect            USART0_RX_vect
27 #define UART0_TX_vect            USART0_TX_vect
28 #define UART0_RXEN              RXEN0
29 #define UART0_TXEN              TXEN0
30 #define UART0_UDRE              UDRE0
31
32
33 #define UART0_UCSZ00             UCSZ00
34 #define UART0_UCSZ01             UCSZ01
35 #define UART0_UCSZ02             UCSZ02
36
37
38 #endif /* UART0_H_ */
```