

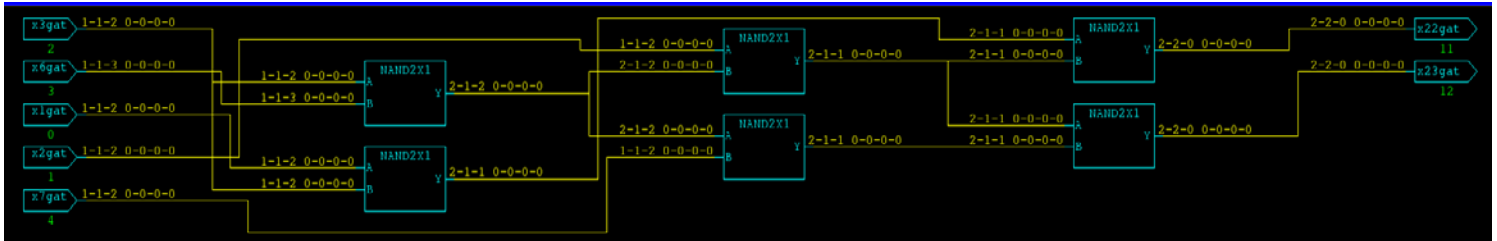
Exercise 3

N76101012 謝慈芯

- 對 c17 電路做 DFT Testability Analysis，比較以 tool 與以講義公式計算的不同，查看所有的 Controllability and Observability。

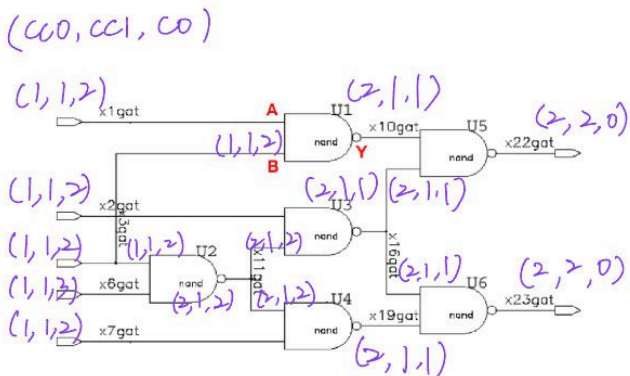
Result of Controllability and Observability in tool:

(因此電路為 combinational circuit，因此 SC0-SC1 皆為 0)



Tool result:

(遇到 gate 不加一)



講義公式計算:

(遇到 gate 要加一)

