



UNIVERSIDAD NACIONAL  
AUTÓNOMA DE MÉXICO



FACULTAD DE INGENIERÍA

DISEÑO DIGITAL MODERNO

---

## Proyecto 2

Sumador de 4 bits

---

*Alumno(s):*

Flores Martínez EMANUEL

Francisco Pablo RODRIGO

García Ruíz ANDREA GUADALUPE

*Profesor:*

Ing. Mandujano Wild ROBERTO F.

Grupo: 6

12 de marzo de 2019

# Índice

1. Introduction	3
2. Materiales	3
3. Planteamiento	3
4. Diagrama lógico	3
5. Patigrama	3
6. Implementación	3

## 1. Introduction

## 2. Materiales

1. 5 LEDs
2. Alambre de seis colores distintos
3. 2 compuertas XOR
4. 2 compuertas AND
5. 1 compuerta OR
6. 2 dip-switch (4 posiciones)

## 3. Planteamiento

Diseñar un sumador de 2 palabras y de 4 bits con CLA (Carry Look Ahead) con compuertas lógicas.

## 4. Diagrama lógico

## 5. Patigrama

## 6. Implementación