



UNIVERSIDAD NACIONAL  
AUTÓNOMA DE MÉXICO



FACULTAD DE INGENIERÍA

DISEÑO DIGITAL MODERNO

---

## Proyecto 2

Sumador de 4 bits

---

*Alumno(s):*

Flores Martínez EMANUEL

Francisco Pablo RODRIGO

García Ruíz ANDREA GUADALUPE

*Profesor:*

Ing. Mandujano Wild ROBERTO F.

Grupo: 6

16 de marzo de 2019

# Índice

<b>1. Introduction</b>	<b>3</b>
1.1. Semi-sumador . . . . .	3
1.2. Sumador completo . . . . .	3
<b>2. Materiales</b>	<b>4</b>
<b>3. Planteamiento</b>	<b>4</b>
<b>4. Diagrama lógico</b>	<b>5</b>
<b>5. Patigrama</b>	<b>6</b>
<b>6. Implementación</b>	<b>7</b>
<b>7. Manual de usuario</b>	<b>7</b>

## 1. Introduction

Un sumador es un circuito que realiza la suma de dos palabras binarias. En muchas computadoras y otros tipos de procesadores se utilizan sumadores en las unidades aritméticas lógicas. También se utilizan en otras partes del procesador, donde se utilizan para calcular direcciones, índices de tablas, operadores de incremento y decremento y operaciones similares.

Básicamente podemos clasificar a los sumadores en dos grandes categorías.

### 1.1. Semi-sumador

Es un dispositivo capaz de sumar dos bits y dar como resultado la suma de ambos y el acarreo. La tabla de verdad correspondiente a esta operación sería:

Entradas		Salidas	
A	B	C	S
0	0	0	0
0	1	0	1
1	0	0	1
1	1	1	0

### 1.2. Sumador completo

Presenta tres entradas, dos correspondientes a los dos bits que se van a sumar y una tercera con el acarreo de la suma anterior. Y tiene dos salidas, el resultado de la suma y el acarreo producido. Su tabla de verdad será:

Entradas			Salidas	
A	B	$C^{-1}$	C	S
0	0	0	0	0
0	0	1	0	1
0	1	0	0	1
0	1	1	1	0
1	0	0	0	1
1	0	1	1	0
1	1	0	1	0
1	1	1	1	0

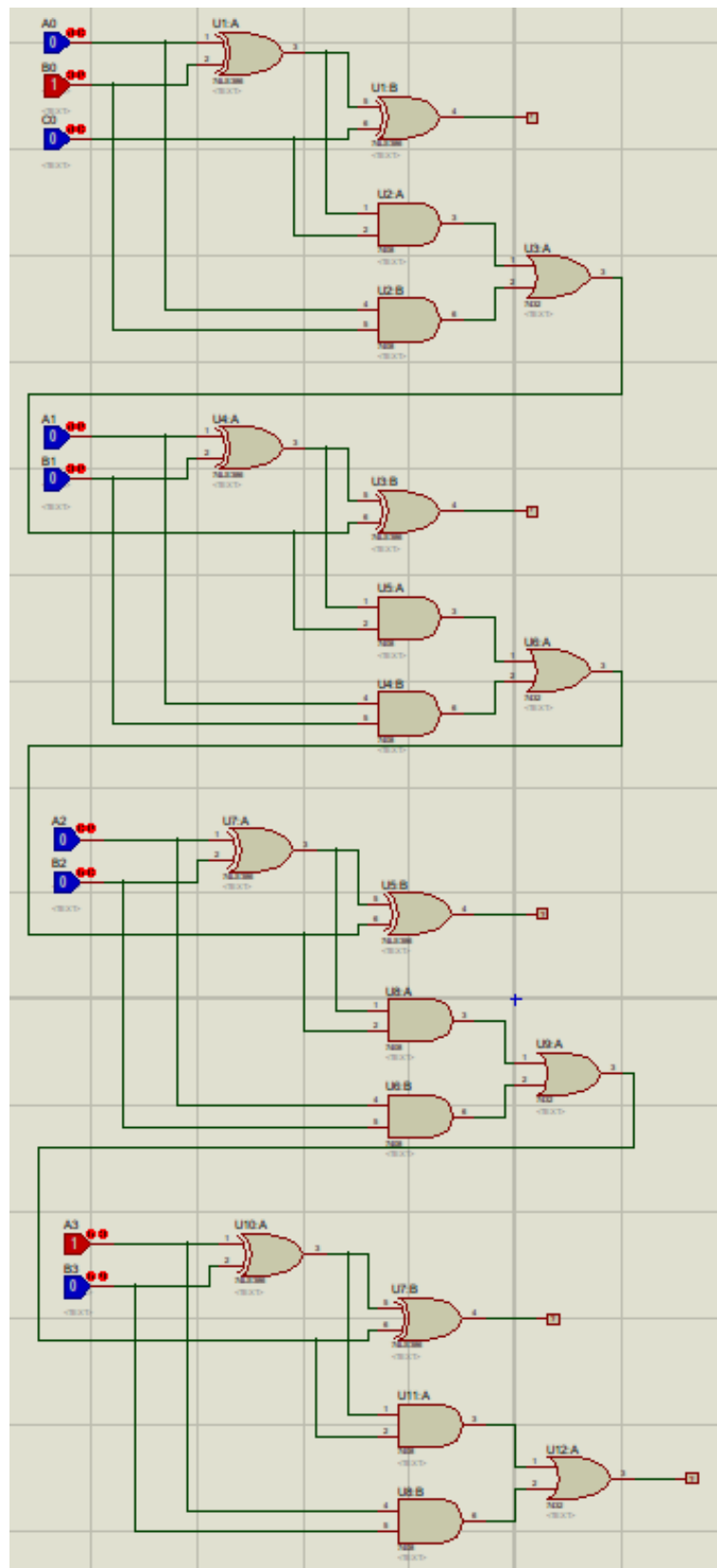
## 2. Materiales

1. 5 LEDs
2. Alambre de seis colores distintos
3. 2 compuertas XOR
4. 2 compuertas AND
5. 1 compuerta OR
6. 2 dip-switch (4 posiciones)

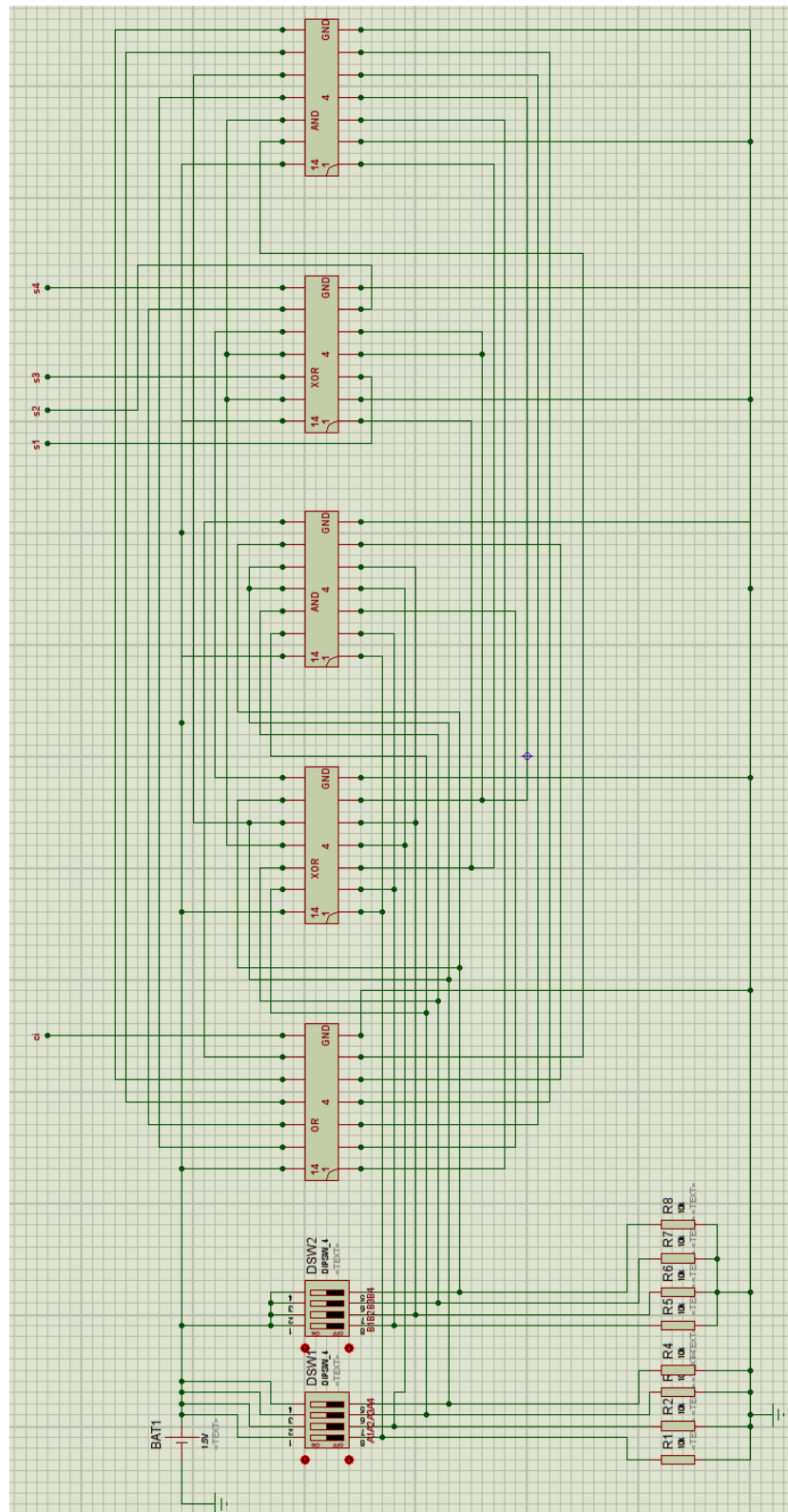
## 3. Planteamiento

Diseñar un sumador de 2 palabras y de 4 bits con CLA (Carry Look Ahead) con compuertas lógicas. No se permite el uso de circuitos integrados sumadores ni CLA ya diseñados, el alumno debe crear su propia implementación de cada uno de los elementos mencionados (Sumador y Carry Look Ahead).

## 4. Diagrama lógico

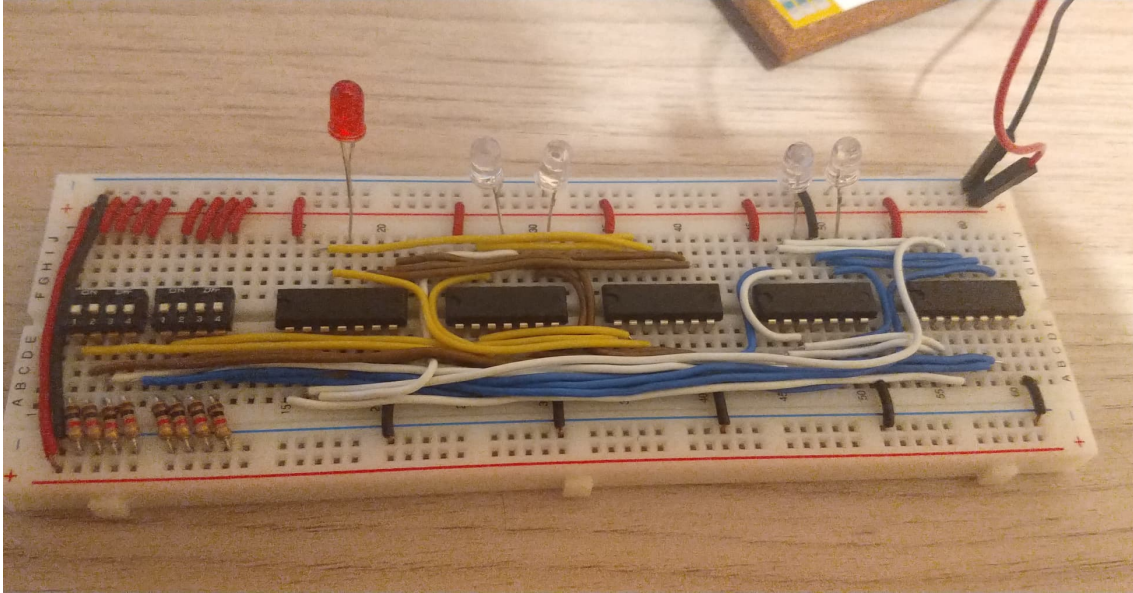


## 5. Patigrama



## 6. Implementación

Después de algunas cuantas horas de arduo esfuerzo y de algunos cuantos errores obtuvimos el siguiente circuito.



## 7. Manual de usuario

Para el uso del sumador debemos tomar en cuenta que todo está en binario. El resultado se expresa por medio de los LEDs. Es decir, por ejemplo, podemos poner el número 1 en el primer y segundo dipswitch y al sumarlo obtendremos dos, que en binario sería 10; en este caso el número nos queda como 00010 (todos los LEDs apagados excepto el segundo).