

دانشكده مهندسي كامپيوتر

بسمه تعالی طراحی مدارهای منطقی نیمسال اول ۱۴۰۰ تمرین (۴) مهلت تحویل ۱۴۰۰/۰۹/۰۲



دانشگاه صنعتی امیرکبیر

.

نكات مهم:

- هنگام تحویل تمرینات، حتماً نام، نام خانوادگی و شماره دانشجویی خود را قید کنید.
- دانشجویان می توانند در حل تمرینات به صورت دونفره یا چندنفره با هم همفکری و بحث نمایند ولی هر شخص می بایست در نهایت جواب و استدلال خودش را به صورت انفرادی بنویسد و در صورت شباهت جوابهای دو یا چند نفر، تمامی افراد نمره را از دست خواهند داد!
 - تحویل تمرینات فقط به صورت الکترونیکی خواهد بود.
 - ٔ در نسخه الکترونیکی، صورت یا شماره سوالها نیز همراه پاسخها در فایل نوشته شود.
 - برای تحویل نسخه الکترونیکی، تمرینات را قبل از موعد تحویل در سامانه مودل با فرمت pdf آپلود نمایید.
 - پاسخها و روال حل مسائل را به صورت دقیق و شفاف بیان کنید.
 - از خط خوردگی و نگارش ناخوانا بپرهیزید.
- اگر فکر می کنید سوالی چندین تفسیر دارد، با درنظر گرفتن فرضهای منطقی و بیان شفاف آنها در برگه، اقدام به حل آن نمایید.
 - واحدهای اعداد فراموش نشود!
- دانشجویان عزیز، تمرینات مشخص شده در «بخش اول: سؤالات اختیاری» برای تمرین بیشتر شما در منزل طراحی شده است و نیازی به تحویل جواب آنها نیست.
- برای حل تمرینهای اختیاری به کتاب راث که در سامانه courses به آدرس https://courses.aut.ac.ir مراجعه کنید و در صورت بروز ابهام و سؤال در حل این تمرین ها، در زمان کلاس حل تمرین، به تدریسیار خود مراجعه نمایید.
 - 🗖 بخش اول: سوالات اختياري
 - مسائل شماره ۱۸-۹۱،۱۰-۲۱،۱۰-۹و ۱۸-۱۸ از کتاب راث



دانشکده مهندسی کامپیوتر

بسمه تعالی طراحی مدارهای منطقی نیمسال اول ۱۴۰۰ تمرین (۴) مهلت تحویل ۱۴۰۰/۰۹/۰۲



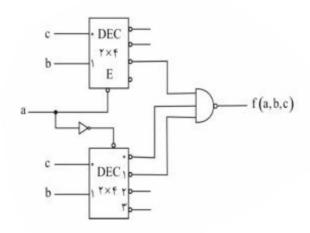
دانشگاه صنعتی امیر کبیر

🗖 بخش دوم: سوالات اصلی

۱. تابع زیر را به کمک یک دیکدر ۳:۸ با خروجی فعال-بالا پیادهسازی کنید. (۱۰ نمره)

$$F(A, B, C) = \Sigma m(0, 3, 4, 6)$$

- ۲. یک دیکدر ۵:۳۲ با استفاده از چند دیکدر ۳:۸ و یک گیت NOT طراحی کنید. فرض کنید هر دیکدر ۳:۸ یک Enable
 فعال-بالا و یک Enable فعال-پایین دارد. (۲۰ نمره)
 - ۳. تابع خروجی را در شکل زیر به کمک جبر بولی بدست آورید. (۲۰ نمره)



۴. مدار معادل تابع زیر را با روشهای خواسته شده طراحی کنید. (۳۰ نمره)

$$F(A,B,C,D,E) = \Sigma m (0,2,6,7,8,10,11,12,13,14,16,18,19,29,30) + \Sigma d(4,9,21)$$

D و C ،B ،A کنترلی کنترلی C ،B ،A با ورودی های کنترلی C ،D و C ،D الف) با استفاده از مالتی پلکسر

ب) با استفاده از مالتی پلکسر 1 imes 8 با ورودیهای کنترلی B ه و C و گیتهای مورد نیاز

- نیم به گونهای که همواره بین ورودیهای با اندیس زوج و Priority Encoder با Λ ورودی طراحی کنیم به گونهای که همواره بین ورودیهای با اندیس فرد به ورودی با اندیس فرد به ورودی با اندیس بزرگ تر اولویت می دهد. جدول ارزشهای این مدار را بکشید. (۱۵ نمره)
- ⁹. ابتدا مدار منطقی مربوط به تابع زیر را با استفاده از دیکدر ۴:۱۶ با خروجی فعال-پایین طراحی کنید. سپس این تابع را با استفاده از جدول کارنو ساده کرده و آن را با روش تمام NOR پیادهسازی کنید. پیچیدگی سختافزاری این دو طرح را مقایسه کنید. (۳۰ نمره)

$$F(A,B,C,D) = (A\bar{B} + CD) \oplus A\bar{C}$$



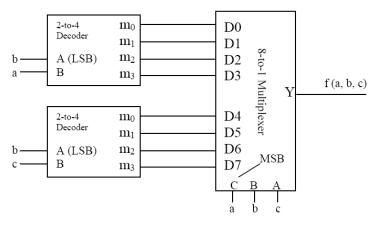
دانشکده مهندسی کامپیوتر

بسمه تعالی طراحی مدارهای منطقی نیمسال اول ۱۴۰۰ تمرین (۴)

دانشگاه صنعتی امیرکبیر

مهلت تحویل ۱۴۰۰/۰۹/۰۲

۷. تابع خروجی مدار شکل زیر را به کمک جبر بولی بدست آورید. (۲۰ نمره)



- را به فرم دهدهی تبدیل کنید سپس آن را به فرم Λ . عدد ۱۱۱۰۱۱ در کد گری (gray) نوشته شده است، ابتدا این عدد را به فرم دهدهی تبدیل کنید سپس آن را به فرم BCD بنویسید. با جستوجو در اینترنت درمورد نحوه تبدیل کد گری به باینری مطالعه کنید. (۲۰ نمره)
- ۹. جمع و تفریق های ۴-بیتی زیر را در سیستم مکمل دو انجام دهید و در هر مورد وضعیت پرچم سرریز (overflow) را مشخص کنید. (۲۰ نمره)
 - a) $(0101)_2 + (0100)_2$
 - b) $(1101)_2 + (0100)_2$
 - c) $(1101)_2 (1010)_2$
 - d) $(1010)_2 (1101)_2$



دانشکده مهندسی کامپیوتر

بسمه تعالی طراحی مدارهای منطقی نیمسال اول ۱۴۰۰ تمرین (۴)

دانشگاه صنعتی امیر <u>کبیر</u>

مهلت تحویل ۱۴۰۰/۰۹/۰۲

■ بخش سوم: سوالات امتيازي

۱۰. میخواهیم ۳ عدد ۴-بیتی X، Y و Z را با استفاده از کمترین تعداد ممکن مقایسه کننده X مقایسه کنیم. مداری طراحی کنید که خروجی آن مطابق جدول درستی زیر باشد. (۲۰ نمره)

Condition	f_0	f_{I}	f_2	f_3	f_4	f_5	f_6	f_7
X > Y > Z	1	0	0	0	0	0	0	0
X > Z > Y	0	1	0	0	0	0	0	0
Y > X > Z	0	0	1	0	0	0	0	0
Y > Z > X	0	0	0	1	0	0	0	0
Z > X > Y	0	0	0	0	1	0	0	0
Z > Y > X	0	0	0	0	0	1	0	0
X = Y = Z	0	0	0	0	0	0	1	0
Any other case	0	0	0	0	0	0	0	1

موفق باشيد