

ספר זה נועד לשימוש אישי בלבד ללא מטרות רווח, למטרת לימוד עצמי או הוראה שלא בתשלום.

*.PDF ולאחר מכן הוסב למסמך אחרר מכן הוסב למסמך הספר נכתב בתוכנת Microsoft Word 2003 ולאחר מכן הוסב למסמר Adobe Acrobat 6.0 Reader Hebrew (Middle Eastern) - הספר מותאם לצפייה ב אם רמת הספר חשובה לך אבקשך להודיע לי על טעויות באקורדים, שגיאות כתיב אם רמת הספר חשובה לך אברים אחרים שהיית רוצה לראות בספר.

oren@mustaki.com 7323885 : ICQ

By tHe MoosE mAn

עדכון שירים ותיקון טעויות אחרון
יום שישי 24 יוני 2005
בשעה 12:05:54
שינויים שבצעתי ושירים שהוספתי לאחרונה לפי סדר ההוספה. החדש למעלה .

פיצול הספר לספר אקורדים ולספר תיאוריה ולימוד



נספח: שיעור גיטרה 1 - מתחילים:

www.guitaristim.com – נכתב ע"י טל וייסבוך מהאתר

ידע מוקדם:

לא נדרש ידע מוקדם.

תוכן השיעור:

- הסבר מושגים בסיסיים: שריג, צוואר הגיטרה, בית.
- מספור אצבעות יד ימין , מספור אצבעות יד שמאל , מספור המיתרים.
- G E7 Em E D7 Dm D C A7 Am A : לימוד אקורדים

חומר עיוני:

מושגים כלליים (הכר את הגיטרה):

הגיטרה מורכבת משישה מיתרים שממוספרים ממיתר 1 (e -הדק ביותר) עד מיתר 6 (E - העבה ביותר). החלק הארוך בגיטרה שעליו אנו לוחצים את האצבעות כדי ליצור אקורדים נקרא צוואר הגיטרה.

פסי המתכת על צוואר הגיטרה נקראים שריגים . יש ללחוץ בין השריגים ולא עליהם. המרווח בין שריג לשריג נקרא בית .

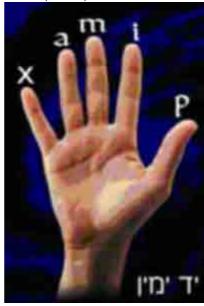
לדוגמא הרווח בין תחילת הצוואר (בצד של המכוונים) לשריג הראשון נקרא בית ראשון. הרווח בין השריג הראשון לשריג השני נקרא בית שני וכך הלאה.

שינוי של בית הינו שינוי של חצי טון בצליל.ככל שאנו קרבים לתיבת התהודה הצליל עולה בחצי טון.



את האקורדים אנו מבצעים עם יד שמאל, יד ימין פורטת על המיתרים,האצבעות ממוספרות באופן הבא:





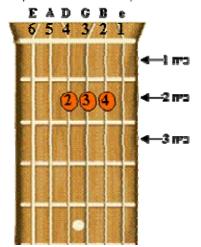
. (ימין די תרשים) ו רק עם אצבע הקי נפרוט נפרוט מתחילים, מתחילים ובשיעור 2 מתחילים בשיעור זה , בשיעור האיט מתחילים ובשיעור 3 מתחילים ובשיעור אוני האיט ביד ימין ו

: טיפים כדי שהאקורד ישמע נקי

- נשעין את האגודל של יד שמאל על החלק האחורי של צוואר הגיטרה כדי לספק תמיכה נגדית (קונטרה) לאצבעות שלוחצות על החלק הקדמי של צוואר הגיטרה .
 - . אל ללחוץ על השריגים עצמם אלא רק ביניהם •
- . אבע מיתר אחד במיקום התאים לא ללחוץ בטעות על שני מיתרים עם אצבע אחת להקפיד שכל אצבע תלחץ על מיתר אחד במיקום התאים
 - (הכאב באצבעות עובר עם הזמן מספיק כדי שייצא צליל נקי (הכאב באצבעות עובר עם הזמן והתרגול)

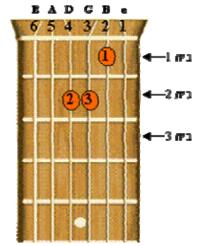
: A אקורד

- . ביד שמאל ניקח את אצבע 2 ונלחץ על המיתר הרביעי בבית השני
 - ניקח את אצבע 3 ונלחץ על המיתר השלישי בבית השני.
 - . ניקח את אצבע 4 ונלחץ על המיתר השני בבית השני



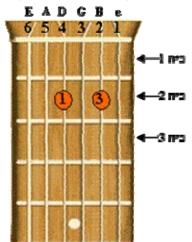
: Am אקורד

- . ביד שמאל ניקח את אצבע 1 ונלחץ על המיתר השני בבית הראשון
 - . ניקח את אצבע 2 ונלחץ על המיתר הרביעי בבית השני
 - . ניקח את אצבע 3 ונלחץ על המיתר השלישי בבית השני



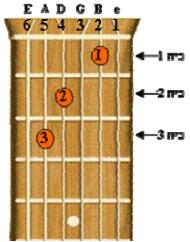
: A7 אקורד

- ניקח את אצבע 3 ונלחץ על המיתר השלישי בבית השני.
 - . ניקח את אצבע 4 ונלחץ על המיתר השני בבית השני



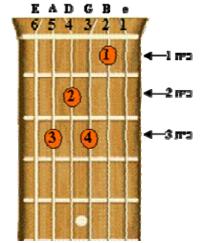
: C אקורד

- . ביד שמאל ניקח את אצבע 1 ונלחץ על המיתר השני בבית הראשון
 - . ניקח את אצבע 2 ונלחץ על המיתר הרביעי בבית השני
 - . ניקח את אצבע 3 ונלחץ על המיתר החמישי בבית השלישי



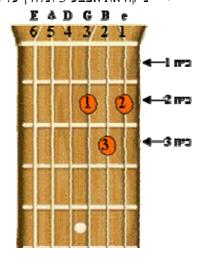
<u>: C7 אקורד</u>

- . ביד שמאל ניקח את אצבע 1 ונלחץ על המיתר השני בבית הראשון
 - . ניקח את אצבע 2 ונלחץ על המיתר הרביעי בבית השני
 - . ניקח את אצבע 3 ונלחץ על המיתר החמישי בבית השלישי
 - . ניקח את אצבע 4 ונלחץ על המיתר השלישי בבית השלישי



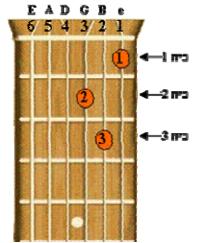
: D אקורד

- . ביד שמאל ניקח את אצבע 1 ונלחץ על המיתר השלישי בבית השני
 - ניקח את אצבע 2 ונלחץ על המיתר הראשון בבית השני.
 - . ניקח את אצבע 3 ונלחץ על המיתר השני בבית השלישי



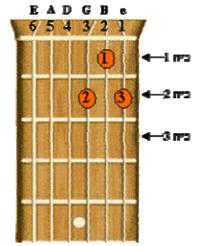
: Dm אקורד

- . ביד שמאל ניקח את אצבע 1 ונלחץ על המיתר הראשון בבית הראשון
 - ניקח את אצבע 2 ונלחץ על המיתר השלישי בבית השני.
 - . ניקח את אצבע 3 ונלחץ על המיתר השני בבית השלישי



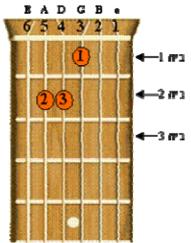
<u>: D7 אקורד</u>

- . ביד שמאל ניקח את אצבע 1 ונלחץ על המיתר השני בבית הראשון
 - ניקח את אצבע 2 ונלחץ על המיתר השלישי בבית השני.
 - . ניקח את אצבע 3 ונלחץ על המיתר הראשון בבית השלישי



: E אקורד

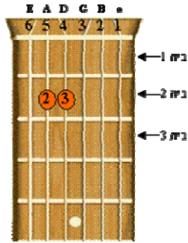
- . ביד שמאל ניקח את אצבע 1 ונלחץ על המיתר השלישי בבית הראשון
 - . ניקח את אצבע 2 ונלחץ על המיתר החמישי בבית השני
 - . ניקח את אצבע 3 ונלחץ על המיתר הרביעי בבית השני



. במיתר אחד למעלה במיתר Am במיתר אחד למעלה " את האקורד E במיתר אחד למעלה ביפ E

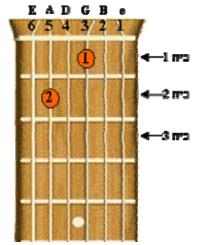
: Em אקורד

- . ניקח את אצבע 2 ונלחץ על המיתר החמישי בבית השני
- . ניקח את אצבע 3 ונלחץ על המיתר הרביעי בבית השני



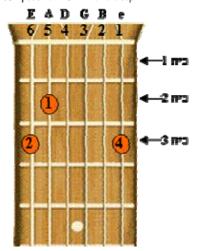
: E7 אקורד

- . ניקח את אצבע 1 ונלחץ על המיתר השלישי בבית הראשון
 - . ניקח את אצבע 2 ונלחץ על המיתר החמישי בבית השני



<u>: G אקורד</u>

- . ביד שמאל ניקח את אצבע 3 ונלחץ על המיתר השישי בבית השלישי
 - . ניקח את אצבע 2 ונלחץ על המיתר החמישי בבית השני
 - . ניקח את אצבע 4 ונלחץ על המיתר הראשון בבית השלישי



נספח: שיעור גיטרה 2 - מתחילים

www.guitaristim.com – נכתב ע"י טל וייסבוך מהאתר

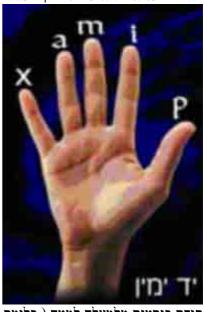
ידע מוקדם: שיעור 1 – מתחילים

מומלץ מאוד מאוד לתרגל וללמוד את השיעור הנ"ל עם מטרונום.

: תוכן השיעור

- . לימוד פריטת החלקה בסיסית
 - . אימון פריטה ללא אקורדים
 - . אימון פריטה עם אקורדים

בשיעור זה נלמד פריטת החלקה בסיסית . בעזרת פריטה זו אפשר לנגן את רוב השירים הקיימים . פורטים על הגיטרה עם יד ימין בעזרת אצבע i (ראה תרשים יד ימין) .



קודם פורטים מלמעלה למטה (כלומר מהמיתר העבה למיתר הדק) אחר כך פורטים למטה למעלה (כלומר מהמיתר הדק למיתר העבה) חוזרים על הפעולה שהתאם לקצב השיר.

כדי לפרוט כראוי אנחנו צריכים ללמוד לספור את הקצב של הפריטה על מנת לשמור על הקצב ולדעת מתי להחליף אקורדים , הספירה תתבצע במחזוריות של ארבע לפי דוגמא 1 :

<u>דוגמא 1:</u>

4 ספירה : לספור 1 לספור 1 לספור 3 לספור 1

פריטה : למטה למעלה למעלה למעלה למעלה למעלה

. 1 חוזרים במחזוריות על דוגמא

:1 הסבר דוגמא

- פורטים מלמעלה למטה ותוך כדי סופרים 1 לאחר מכן פורטים מלמטה למעלה (בלי לספור) .
- . (בלי לספור) מלמעלה למטה ותוך כדי סופרים 2 לאחר מכן פורטים מלמטה למעלה (בלי לספור).
- . (בלי לספור) מלמעלה למטה ותוך כדי סופרים 3 לאחר מכן פורטים מלמטה למעלה
- פורטים מלמעלה למטה ותוך כדי סופרים 4 לאחר מכן פורטים מלמטה למעלה (בלי לספור) .

: 2 דוגמא

לפעמים בשירים מסוימים נצטרך להכפיל את הפריטה ביחס לספירה לפי דוגמא 2 :

4 ספור 1 לספור 1 לספור 1 לספור 1 לספור 1

פריטה: למטה למעלה למטה למעלה | למטה למעלה למטה למעלה | למטה למעלה למטה למעלה | למטה למעלה למטה למעלה למטה למעלה

. 2 חוזרים במחזוריות על דוגמא

: 2 הסבר דוגמא

- פורטים מלמעלה למטה ותוך כדי סופרים 1 לאחר מכן פורטים מלמטה למעלה (בלי לספור) לאחר מכן פורטים מלמעלה למטה ומלמטה למעלה (בלי לספור).
- פורטים מלמעלה למטה ותוך כדי סופרים 2 לאחר מכן פורטים מלמטה למעלה (בלי לספור). (בלי לספור) לאחר מכן פורטים מלמעלה למטה ומלמטה למעלה (בלי לספור).
- פורטים מלמעלה למטה ותוך כדי סופרים 3 לאחר מכן פורטים מלמטה למעלה (בלי לספור). (בלי לספור) לאחר מכן פורטים מלמעלה למטה ומלמטה למעלה (בלי לספור).
- פורטים מלמעלה למטה ותוך כדי סופרים 4 לאחר מכן פורטים מלמטה למעלה (בלי לספור) לאחר מכן פורטים מלמעלה למטה ומלמטה למעלה (בלי לספור).

מים:

. חשוב לזכור שיד ימין תמיד ממשיכה לפרוט ללא קשר ליד שמאל

אז מפסיקים בסיקים להחליף להחליף ורוצים בטיקים את מנגנים מנגנים מנגנים למשל את האקורד בטבעית היא שכאשר אנחנו מנגנים למשל את האקורד היא לא נכונה בצורה את הפריטה עם יד ימין מחליפים את האקורד ורק אז ממשיכים בפריטה שריטה עם יד ימין מחליפים את האקורד ורק אז ממשיכים בפריטה בצורה הזו היא לא נכונה .

תמיד ממשיכים לפרוט עם יד ימין גם כאשר בעת החלפת האקורד אנחנו לא לוחצים על אף מיתר אלא פורטים כאשר כל המיתרים " פתוחים " .

: תרגילים

- להשעין בעדינות את אצבעות יד שמאל על המיתרים ולפרוט פריטת החלקה בסיסית גם לפי הספירה בדוגמא 1 ולאחר מכן לפי הספירה בדוגמא
 - . 2 אמאורד Am ולפרוט גם לפי הספירה בדוגמא ולאחר מכן לפי הספירה בדוגמא
 - E Am לבצע את תרגיל 1 גם עם האקורדים
 - E Am לבצע את תרגיל 2 עם האקורדים •
 - לבצע את שתי הדוגמאות עם מעבר בין כל האקורדים שלמדנו.

במידה ומצאתם טעויות או אקורדים חסרים נא להודיע לנו על מנת שנוכל לעדכן. אם יש לך מה לתרום בנושא תיאוריה או בכל נושא אחר נשמח לקבל את עזרתך. סימן הXעל מיתר מסמן מיתר חסום ואינו מנוגן.

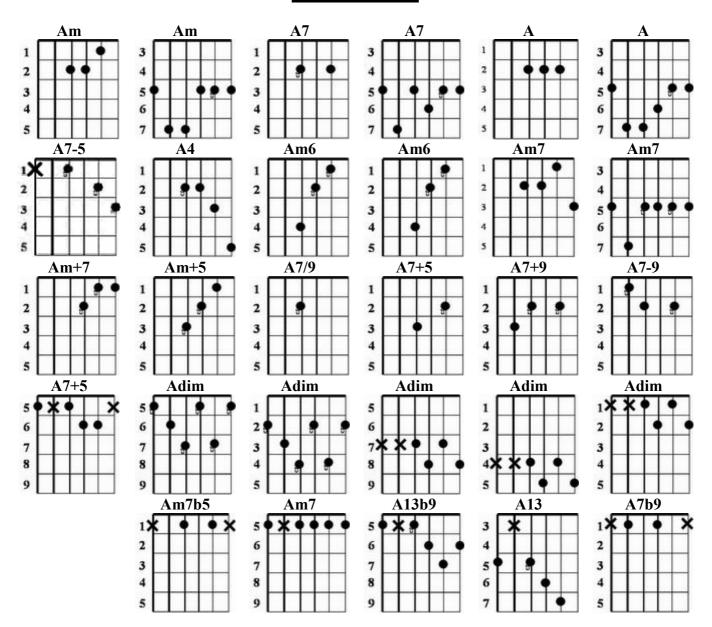
סדר האקורדים בעליות של חצי טון.

C C#-Db D D#-Eb E F F#-Gb G G#-Ab A A#-Bb B

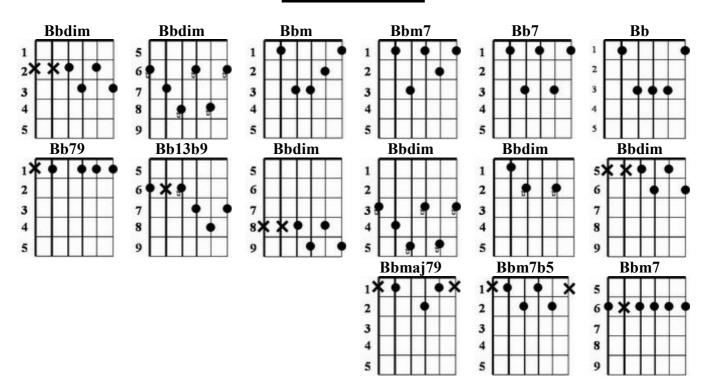
אקורדים זהים בעלי שמות שונים

	1		בעי שכוווג שוב ם	
C#/A# A#m7	C#	Db		
Db/Bb Bbm7	G#	Ab		
D/B Bm7	A#	Bb		
Em/C C7M	D#	Eb		
Fm/C# C#7M	F#	Gb		
Fm/Db Db7M	C aug	+C	C augmented	
F#m/D D7M Gbm/D	Bb/C	C4/7(9)	Gm7/C	
Gm/D# D#7M	B/C#	C#4/7(9)	G#m7/C#	
Gm/Eb Eb7M	B/Db	Db4/7(9)	Abm7/Db	
G#m/E E7M Abm/E	C/D	D4/7(9)	Am7/D	
Am/F F7M	C#/D#	D#4/7(9)	A#m7/D#	
A#m/F# F#7M	Db/Eb	Eb4/7(9)	Bbm7/Eb	
Bbm/Gb Gb7M	D/E	E4/7(9)	Bm7/E	
Bm/G G7M	Eb/F	F4/7(9)	Cm7/F	
Cm/G# G#7M	E/F#	F#4/7(9)	C#m7/F#	
Cm/Ab Ab7M	Fb/Gb	Gb4/7(9)	Dbm7/Gb	
C#m/A A7M Dbm/A	F/G	G4/7(9)	Dm7/G	
Dm/A# A#7M	F#/G#	G#4/7(9)	D#m7/G#	
Dm/Bb Bb7M	Gb/Ab	Ab4/7(9)	Ebm7/Ab	
D#m/B B7M Ebm/B	G/A	A4/7(9)	Em7/A	
Ebm/C Cm7(b5) D#m/C	G#/A#	A#4/7(9)	Fm7/A#	
Em/C# C#m7(b5)	Ab/Bb	Bb4/7(9)	Fm7/Bb	
Em/Db Dbm7(b5)	A/B	B4/7(9)	Gbm7/B	D#/F
Fm/D Dm7(b5)	Eb/C	Cm7		
F#m/D# D#m7(b5)	E/C#	C#m7		
Gbm/Eb Ebm7(b5)	E/Db	Dbm7		
Gm/E Em7(b5)	F/D	Dm7		
G#m/F Fm7(b5) Abm/F	F#/D#	D#m7		
Am/F# F#m7(b5)	Gb/Eb	Ebm7		
Am/Gb Gbm7(b5)	G/E	Em7		
A#m/G Gm7(b5) Bbm/G	Ab/FG#/F	Fm7		
Bm/G# G#m7(b5)	A/F#	F#m7	F#m7/B	
Bm/Ab Abm7(b5)	A/Gb	Gbm7		
Cm/A Am7(b5)	Bb/GA#/G	Gm7		
C#m/A# A#m7(b5)	B/G#	G#m7		
Dbm/Bb Bbm7(b5)	B/Ab	Abm7		
Dm/B Bm7(b5)	C/A	Am7		
C7#5 C7+5				

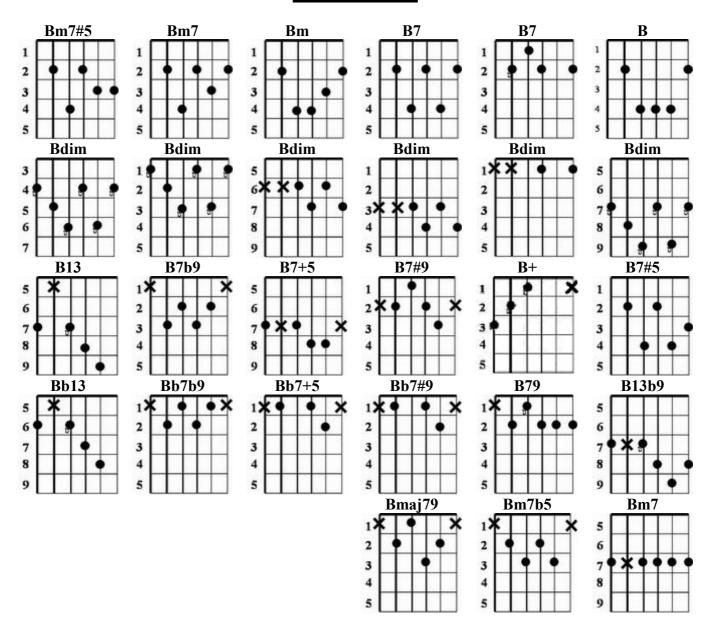
${f A}-$ אקורד



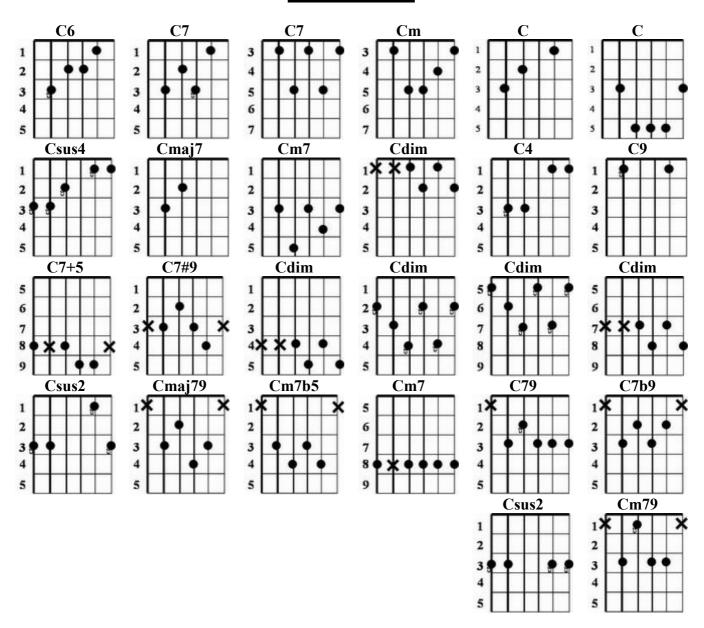
Bb-אקורד



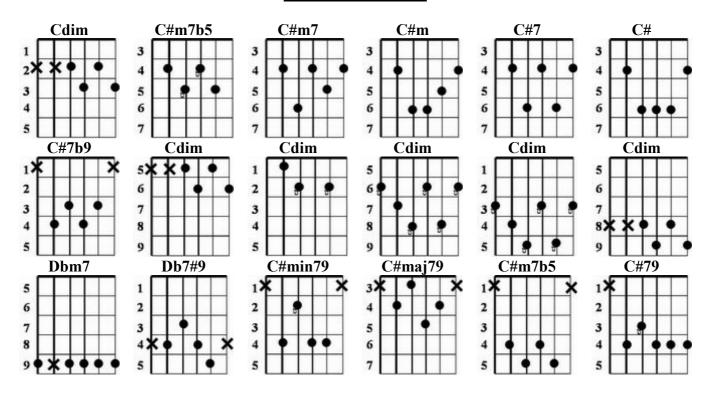
${f B}-$ אקורד



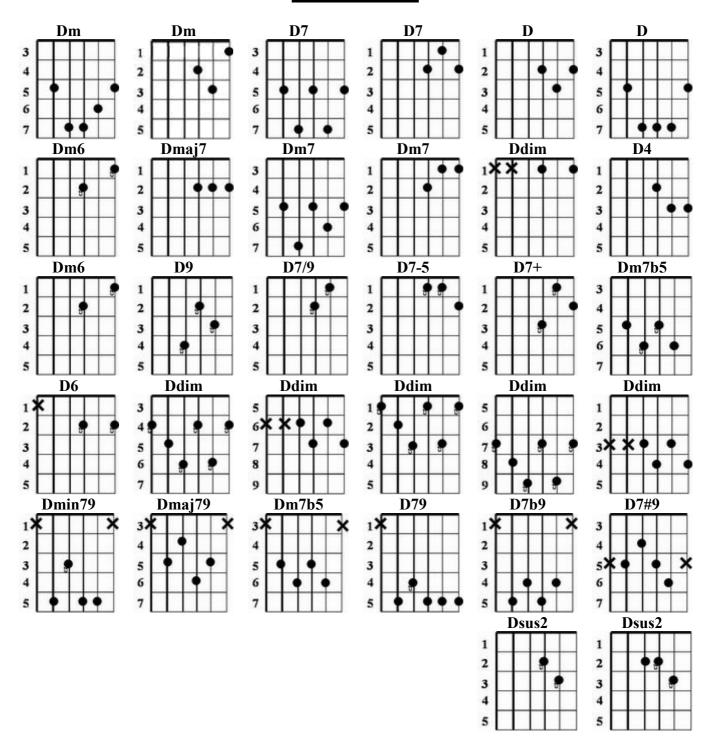
C - אקורד



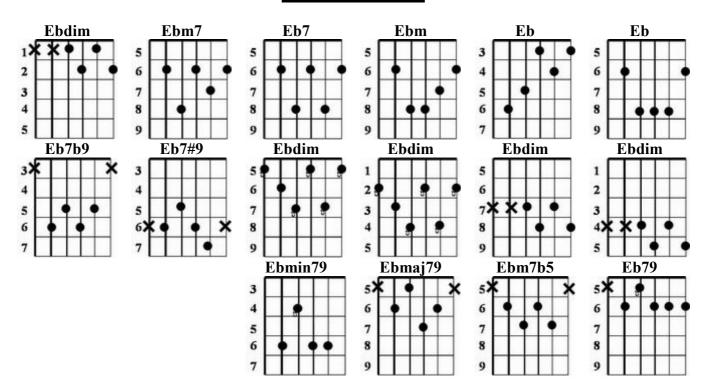
<u>C# – אקורד</u>



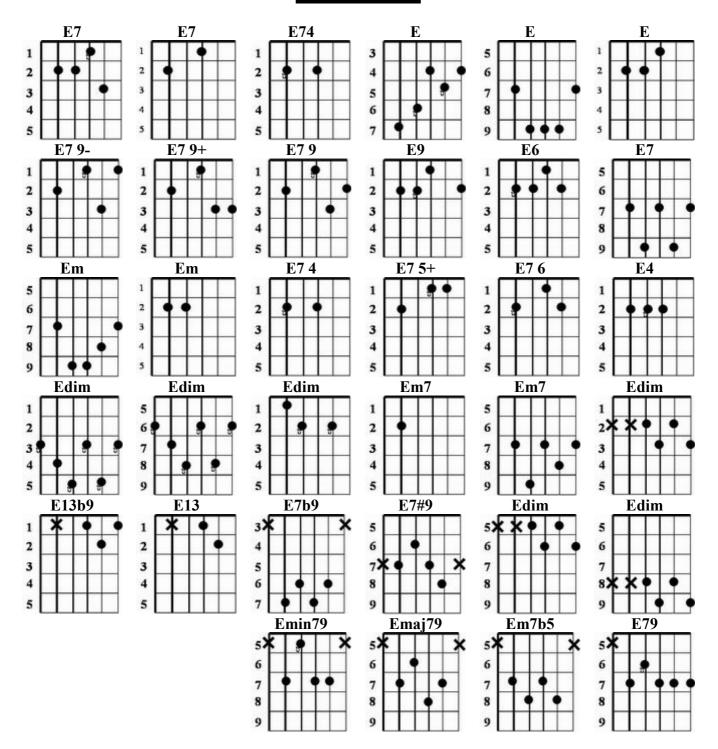
${f D}-$ אקורד



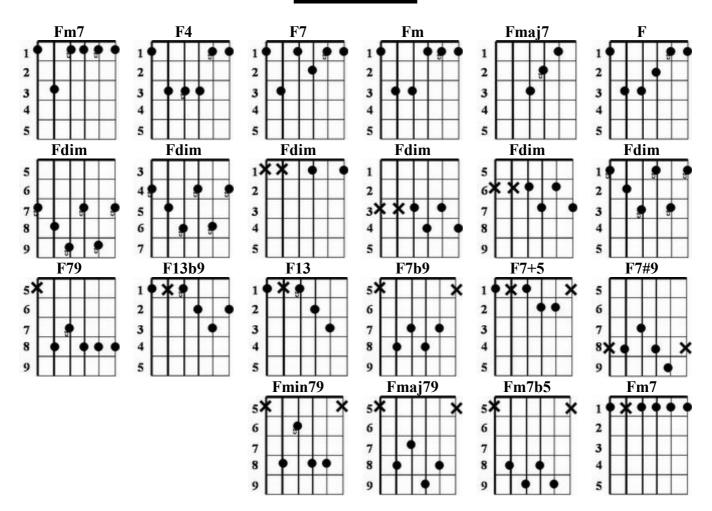
${f Eb}-$ אקורד



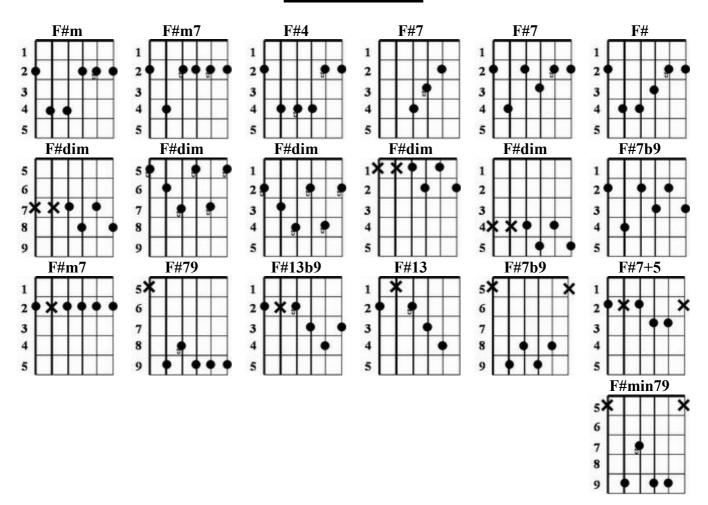
$\mathbf{E}-$ אקורד



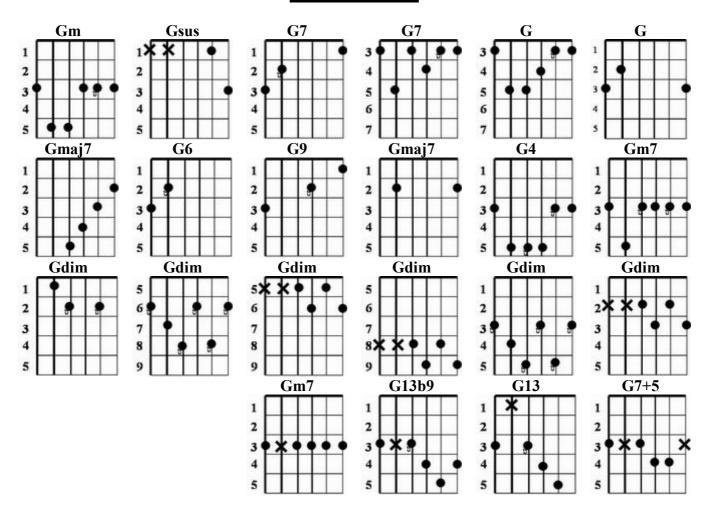
\mathbf{F} – אקורד



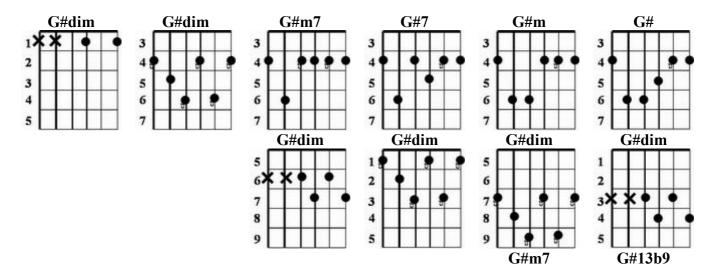
$\mathbf{F}\# -$ אקורד



G- אקורד



G#- אקורד



נספח: אינדקס אקורדים – טקסט

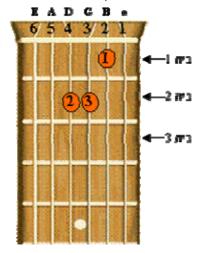
כל מספר מייצג את הבית אותו אנו חוסמים. הסימן X מסמן מיתר לא מנוגן. ניתן לא לנגן מיתר ע"י זה שלא פורטים עליו או שמחרישים אותו עם אחת מאצבעות יד שמאל. (ניתן להחריש ע"י נגיעה במיתר) מיקום המיתר .

EADGBe

:Am דוגמא לקריאת האקורד

Am [X 0 2 2 1 0]

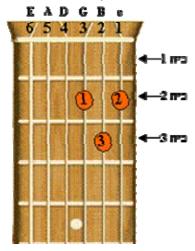
- פתוח כלומר מיתר (e) המיתר הדק פתוח 0
- ובית הראשון (B) בכית הראשון 1
 - השני בבית הסום בבית השני (G) מיתר מיתר 2
 - בבית השני (D) 4 מיתר בבית השני 2
 - ס כלומר מיתר (A) מיתר פתוח 0
 - מנוגן מנוגן המיתר העבה (E) אינו מנוגן X



דוגמא לקריאת האקורד <u>C</u>:

D [X X 0 2 3 2]

- בבית השני (e) המיתר הדק חסום בבית השני 2 כלומר מיתר
 - בבית השלישי (B) במיתר הסום בבית השלישי
 - שני בבית השני (G) המיתר הסום בבית השני 2
 - פתוח (D) 4 מיתר פתוח 0
 - אינו מנוגן (A) אינו מנוגן X
 - אינו מנוגן (E) 6 המיתר X כלומר מיתר X



שם האקורד	שם אלטרנטיבי	[E	A	D	G	В	e]
A	Amaj	[0	0	2	2	2	0]
A	Amaj	0]	4	Х	2	5	0]
A	Amaj	[5	7	7	6	5	5]
A	Amaj	[X	0	2	2	2	0]
A	Amaj	[X	4	7	Х	Χ	5]
A#5	Aaug	[X	0	3	2	2	1]
A#5	Aaug	[X	0	Χ	2	2	1]
A/Ab	·············	[X	0	2	1	2	0]
A/B		[0	0	2	4	2	0]
A/B		[X	0	7	6	0	0]
A/D		[X	0	0	2	2	0]
A/D		[X	Х	0	2	2	0]
A/D		[X	Х	0	6	5	5]
A/D		[X	Χ	0	9	10	
A/G		[3	Χ	2	2	2	0]
A/G		[X	0	2	0	2	0]
A/G		[X	0	2	2	2	3]
A/Gb		[0	0	2	2	2	2]
A/Gb		0]	X	4	2	2	0]
		[2	X	2	2	2	
A/Gb A/Gb		ι∠ [X	0	4	2	2	0]
				2	2	2	2]
A/Gb	7/ 2	[X	X				
A5	A(no 3rd)	[5	7	.7	X	X	5]
A5	A(no 3rd)	[X	0	2	2	X	0]
A5	A(no 3rd)	[5	7	7	X	X	0]
A6		0]	0	2	2	2	2]
A6		0]	Х	4	2	2	0]
A6		[2	X	2	2	2	0]
A6		[X	0	4	2	2	0]
A6		[X	X	2	2	2	2]
A6/7		[0	0	2	0	2	2]
A6/7 sus	A6/7 sus4	[5	5	4	0	3	0]
A6/7 sus	A6/7 sus4	[X			0	3	2]
A7	Adom 7	[3	X	2	2	2	0]
A7	Adom 7	[X	0	2	0	2	0]
A7	Adom 7	[X	0	2	2	2	3]
A7(#5)		[1	0	3	0	2	1]
A7/add11	A7/11	[X	0	0	0	2	0]
A7sus4		[X	0	2	0	3	0]
A7sus4		[X	0		0		
A7sus4							3]
A7sus4		[5	Χ	0	0	3	0]
A7sus4		[X	0	0	0	Χ	0]
Aadd9	A2	[0	0	2		2	0]
Aadd9	A2	[X	0	7	6	0	0]
Aaug/D		[X	Χ	0	2	2	1]
Aaug/G		[1	0	3	0	2	1]
Ab	Abmaj	[4	6	6	5	4	4]
Ab#5	Abaug	[X	3	2	1	1	0]
Ab/A		[X	Χ	1	2	1	4]
Ab/F		[X	8	1(3 C	3 9	8]
Ab/F		[X	Χ	1	1	1	1]
Ab/Gb		[X	Χ	1	1	1	2]
Ab/Gb		[X			5	4	4]

שם האקורד	שם אלטרנטיבי	[E A D G B e]
Ab5	Ab(no 3rd)	[4 6 6 X X 4]
Ab6		[X 8 10 8 9 8]
Ab6		[X X 1 1 1 1]
Ab7	Abdom 7	
	Abdom 7	[X X 1 1 1 2]
Ab7	Abdom 7	[X X 4 5 4 4]
Abdim/E		[0 2 0 1 0 0]
Abdim/E		[0 2 2 1 3 0]
Abdim/E		[X 2 0 1 3 0]
Abdim/E		[X X 0 1 0 0]
Abdim/Eb		[X X 0 4 4 4]
Abdim/F		[X 2 0 1 0 1]
Abdim/F		[X X 0 1 0 1]
Abdim/F		
Abdim7		[X 2 0 1 0 1]
Abdim7		[X X 0 1 0 1]
Abdim7		[X X 3 4 3 4]
Abm		[X X 6 4 4 4]
Abm/D		[X X 0 4 4 4]
Abm/E		[0 2 1 1 0 0]
Abm/E		[0 X 6 4 4 0]
Abm/E		[X X 1 1 0 0]
Abm/Gb		[X X 4 4 4 4]
Abm7		[X X 4 4 4 4]
Absus	Absus4	[X X 6 6 4 4]
Absus2/F		[X 1 3 1 4 1]
Adim/Ab		[X X 1 2 1 4]
Adim/E		[0 3 X 2 4 0]
Adim/F		[X X 1 2 1 1]
Adim/F		[X X 3 5 4 5]
Adim/G		[X X 1 2 1 3]
Adim/Gb		[X X 1 2 1 2]
Adim7		[X X 1 2 1 2]
_		
Am		[X 0 2 2 1 0]
Am		[X 0 7 5 5 5]
Am		[X 3 2 2 1 0]
Am		[8 12 X X X 0]
Am/B		[0 0 7 5 0 0]
Am/B		[X 3 2 2 0 0]
Am/D		[X X 0 2 1 0]
Am/D		[X X 0 5 5 5]
Am/Eb		[0 3 X 2 4 0]
Am/F		[0 0 3 2 1 0]
Am/F		
Am/F		[1 X 2 2 1 0]
Am/F		[X X 2 2 1 1]
Am/F		[X X 3 2 1 0]
Am/G		[0 0 2 0 1 3]
Am/G		[X 0 2 0 1 0]
Am/G		[X 0 2 2 1 3]
Am/G		[X 0 5 5 5 8]
Am/Gb		[X 0 2 2 1 2]
Am/Gb		[X X 2 2 1 2]
Am6		[X 0 2 2 1 2]
Am6		[X X 2 2 1 2]

Am7 [0 0 2 0 1 3] Am7 [X 0 2 2 1 3] Am7 [X 0 2 2 1 3] Am7 [X 0 2 2 1 3] Am7 (b5) Ao7 [X 0 2 2 1 2 0] Am7(b5) Ao7 [X 1 2 1 3] Am7(dd11 Am7/11 [X 5 7 5 8 0] Ama 7 Ama 7 A#7 [X 0 2 1 2 0] Amin/maj9 [X 0 0 5 5 7 7] S 0] Asus Asus Asus (10 0 2 2 3 0] Asus Asus Asus (10 0 2 2 3 0] Asus Asus Asus (10 0 2 2 3 0] Asus (15 7 7 X 0) Asus (15 7 7 X 0) Asus 2 Asus (10 0 2 2 0 0) Asus (2 0 0 2 2 0 0) Asus (2 0 0 2 2 0 0) Asus 2 Asud (10 0 3) [0 0 2 2 0 0 0] Asus (2 0 0 0) Asus 2 Asdd (10 0 3) [X 0 2 2 0 0] Asus (2 0 0 0) Asus 2 Asdd (10 0 3) [X 0 2 2 0 0] Asus (2 0 0 0) Asus 2 Asus (2 0 0 0) Asus (2 0 0 0) Asus (2 0 0 0) Asus (2 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0	שם האקורד	שם אלטרנטיבי	[E A D G B e]
Am7 [X 0 2 2 1 3] Am7 (b5) Ao7 [X 1 2 1 3] Am7/add11 Am7/11 [X 0 2 1 2 0] Amain/maj A#7 [X 0 2 1 2 0] Amin/maj9 Asus Asus4 [0 0 2 2 3 0] Asus Asus4 [X 0 6 5 5 7 7 7 X 0] Asus Asus4 [X 0 0 2 2 3 0] Asus Asus4 [X 0 0 2 2 3 0] Asus Asus4 [X 0 0 2 2 0 0] Asus2 Asus4 [X 0 0 2 2 0 0] Asus2 Aadd9(no3) [0 0 2 2 0 0] Asus2 Aadd9(no3) [0 0 2 2 0 0] Asus2 Aadd9(no3) [X 0 2 1 0] Asus2 Aadd9(no3) [X 0 2 2 0 0] Asus2/Ab [X 0 2 1 0] [X 0 2 1 0] Asus2/Ab [X 0 2 1 0] [X 0 2 1 0] Asus2/Ab [X 0 2 1 0] [X 0 2 1 0] Asus2/D [X 0 2 1 0] [X 0 2 1 0] Asus2/D [X 0 2 1 0] [X 0 2 0 0] Asus2/D [X 0 2 0 0] [X 0 0 0 0] Asus2/B [X	Am7		[0 0 2 0 1 3]
Am7 [X 0 2 2 1 3] Am7 (b5) Ao7 [X 1 2 1 3] Am7/add11 Am7/11 [X 0 2 1 2 0] Amain/maj A#7 [X 0 2 1 2 0] Amin/maj9 Asus Asus4 [0 0 2 2 3 0] Asus Asus4 [X 0 6 5 5 7 7 7 X 0] Asus Asus4 [X 0 0 2 2 3 0] Asus Asus4 [X 0 0 2 2 3 0] Asus Asus4 [X 0 0 2 2 0 0] Asus2 Asus4 [X 0 0 2 2 0 0] Asus2 Aadd9(no3) [0 0 2 2 0 0] Asus2 Aadd9(no3) [0 0 2 2 0 0] Asus2 Aadd9(no3) [X 0 2 1 0] Asus2 Aadd9(no3) [X 0 2 2 0 0] Asus2/Ab [X 0 2 1 0] [X 0 2 1 0] Asus2/Ab [X 0 2 1 0] [X 0 2 1 0] Asus2/Ab [X 0 2 1 0] [X 0 2 1 0] Asus2/D [X 0 2 1 0] [X 0 2 1 0] Asus2/D [X 0 2 1 0] [X 0 2 0 0] Asus2/D [X 0 2 0 0] [X 0 0 0 0] Asus2/B [X	Am7		[X 0 2 0 1 0]
Am7 [X	Am7		[X 0 2 2 1 3]
Am7 (b5) Ao7 (X X 1 2 1 3) Am7/add11 Am7/11 (X 5 7 5 8 0) Amaj 7 A#7 (X 0 2 1 2 0) Amin/maj 9 (X 0 6 5 5 7) Asus Asus4 (D 0 2 2 3 0) Asus Asus4 (X 0 0 2 3 0) Asus Asus4 (X 0 0 2 3 0) Asus Asus4 (X 0 0 2 3 0) Asus2 Aadd9 (no3) (D 0 2 2 0 0) Asus2 Aadd9 (no3) (D 0 2 2 0 0) Asus2 Aadd9 (no3) (X 0 2 2 0 0) Asus2 Aadd9 (no3) (X 0 2 2 0 0) Asus2 (A add9 (no3) (X 0 2 2 0 0) Asus2 (A add9 (no3) (X 0 2 2 0 0) Asus2 (A add9 (no3) (X 0 2 2 0 0) Asus2 (A add9 (no3) (X 0 2 1 0 0) Asus2 (A add9 (no3) (X 0 2 1 0 0) Asus2 (A add9 (no3) (X 0 2 1 0 0) Asus2 (A add9 (no3) (X 0 2 1 0 0) Asus2 (A add9 (no3) (X 0 2 1 0 0) Asus2 (A add9 (no3) (X 0 2 1 0 0) Asus2 (A add9 (no3) (X 0 2 0 0 0)			
Am7/addl1 Am7/11 [X 5 7 5 8 0] Amaj7 A#7 [X 0 2 1 2 0] 0 Amin/maj9 [X 0 6 5 5 7] Asus Asus Asus4 [D 0 2 2 3 0] Asus Asus4 [X 0 0 2 2 3 0] Asus Asus Asus4 [X 0 0 2 3 0] Asus Asus4 [X 0 0 2 2 0 0] Asus2 Asus4 [X 0 0 2 2 0 0] Asus2 Aadd9(no3) [0 0 2 2 0 0] Asus2 Aadd9(no3) [0 0 2 2 0 0] Asus2 Aadd9(no3) [X 0 2 2 0 0] Asus2/2 0 0] Asus2 Aadd9(no3) [X 0 2 2 0 0] Asus2/Ab [X 0 2 1 0 0] Asus2/2 0 0] Asus2/C [0 0 7 5 0 0] Asus2/C [X 0 2 1 0 0] Asus2/D [0 0 7 5 0 0] Asus2/D [X 2 0 2 0 0] Asus2/D [X 2 0 2 0 0] Asus2/D [X 2 0 2 0 0] Asus2/D [X 2 0 2 0 0] Asus2/D [X 2 0 2 0 0] Asus2/G [X 2 0 7 6 0] [X 2 0 7 6 0] [X 2 0 7 6 0] Asus2/G [X 2 0 7 6 0] [X 2 0 7 6 0]		Δ07	
Amaj 7 A#7 [X 0 6 5 5 7] Amin/maj 9 [X 0 6 5 5 7] Asus Asus 4 [0 0 2 2 3 0] Asus Asus 4 [5 5 7 7 7 X 0] Asus Asus 4 [5 5 7 7 7 X 0] Asus Asus 4 [5 5 7 7 7 X 0] Asus 2 Aadd9 (no 3) [0 0 2 2 0 0] Asus 2 Aadd9 (no 3) [0 0 2 2 0 0] Asus 2 Aadd9 (no 3) [0 0 2 2 2 0 0] Asus 2 Aadd9 (no 3) [0 0 2 2 2 0 0] Asus 2 Aadd9 (no 3) [0 0 2 2 2 0 0] Asus 2/Ab [X 0 2 1 0 0] Asus 2/Ab [X 0 2 1 0 0] Asus 2/C [0 0 7 2 0 0] Asus 2/C [1 0 0 7 5 0 0] Asus 2/D [X 2 0 2 0 0] Asus 2/D [X 2 0 2 0 0] Asus 2/D [X 2 0 2 0 0] Asus 2/B [X 2 0 2 0 0] Asus 2/B [X 2 0 2 0 0] Asus 2/B [X 2 0 2 0 0] Asus 2/G [X 2 0 2 0 0] Asus 2/G [X 2 0 2 0 0] Asus 2/G			
Amin/maj9 IX 0 6 5 5 7 Asus Asus4 [0 0 2 2 3 0] Asus Asus4 [X 0 2 2 3 0] Asus Asus4 [X 0 0 2 2 3 0] Asus Asus4 [X 0 0 2 2 0 0] Asus Asus4 [X 0 0 2 2 0 0] Asus2 Aadd9(no3) [0 0 2 2 0 0] Asus2 Aadd9(no3) [X 0 2 2 0 0] Asus2 Aadd9(no3) [X 0 2 2 0 0] Asus2 Aadd9(no3) [X 0 2 2 0 0] Asus2/Ab [X 0 2 2 1 0 0] Asus2/C [0 0 7 5 0 0] Asus2/C [X 3 2 2 0 0] Asus2/D [X 3 2 2 0 0] Asus2/D [X 2 0 2 0 0] Asus2/D [X 2 0 2 0 0] Asus2/Db [X 2 0 2 0 0] Asus2/Db [X 2 0 2 0 0] Asus2/Bb [X 2 1 2 0 0] Asus2/Gb [X 2 1 2 0 0] Asus2/Gb [X 2 1 2 0 0] Asus2/Gb [X 2 0 2 0 0] Asus2/Gb [X 0 0 2 2 0] Asus4/Bb [X 0 0 2 2 0] A			
Asus Asus4 [X 0 2 2 3 0] Asus Asus4 [X 0 2 2 3 0] Asus Asus4 [X 0 0 2 2 3 0] Asus Asus4 [X 0 0 2 2 0 0] Asus2 Aadd9 (no3) [0 0 2 2 0 0] Asus2 Aadd9 (no3) [0 0 2 2 0 0] Asus2 Aadd9 (no3) [X 0 2 2 0 0] Asus2 Aadd9 (no3) [X 0 2 2 0 0] Asus2 Aadd9 (no3) [X 0 2 2 0 0] Asus2/Ab [X 0 2 1 0 0] Asus2/Ab [X 0 2 1 0 0] Asus2/C [X 0 2 1 0 0] Asus2/C [X 3 2 2 0 0] Asus2/C [X 3 2 2 0 0] Asus2/D [X 2 0 2 3 0] Asus2/D [X 2 0 2 0 2 0] Asus2/Db [X 2 0 2 0 0] Asus2/Db [X 2 0 2 0 0] Asus2/Db [X 2 0 2 0 0] Asus2/Gb [X 2 0 2 0 0] Asus2/Gb [X 2 0 2 0 0] Asus2/G [X 2 0 2 0 0] Asus2/Gb [X 2 0 2 0 0] Asus4/Bb [0 2 0 2 0 0]		Α# /	
Asus Asus4 [5 5 7 7 8 8 0] Asus Asus4 [5 5 7 7 8 8 0] Asus2 Aadd9 (no3) [0 0 2 2 0 0] Asus2 Aadd9 (no3) [0 0 2 2 4 0 0] Asus2 Aadd9 (no3) [0 2 2 2 0 0] Asus2 Aadd9 (no3) [0 2 2 2 0 0] Asus2 Aadd9 (no3) [1 0 0 2 2 2 0 0] Asus2 Aadd9 (no3) [1 0 0 2 2 2 0 0] Asus2 Aadd9 (no3) [1 0 0 2 2 0 0] Asus2/Ab [1 0 0 7 5 0 0] Asus2/Ab [1 0 0 7 5 0 0] Asus2/C [1 0 0 7 5 0 0] Asus2/D [1 0 0 2 0 2 0 0] Asus2/D [1 0 0 2 0 2 0 0] Asus2/Db [1 0 0 2 0 2 0 0] Asus2/Db [1 0 0 2 0 2 0 0] Asus2/Eb [1 0 0 3 2 0 0] Asus2/Eb [1 0 0 3 2 0 0] Asus2/G [1 0 0 3 2 0 0] Asus2/G [1 0 0 3 2 0 0] Asus2/G [1 0 0 3 2 0 0] Asus2/Gb [1 0 0 3 2 0 0] Asus4/Ab [1 1 0 0 3 2 0 0] Asus4/B		7 1	
Asus Asus4 (5 5 7 7 8 0) Asus Asus4 (X 0 0 2 3 0) Asus2 Aadd9(no3) (0 0 2 2 4 0) Asus2 Aadd9(no3) (0 0 2 2 2 0 0) Asus2 Aadd9(no3) (X 0 2 2 0 0) Asus2 Aadd9(no3) (X 0 2 1 0 0) Asus2 Aadd9(no3) (X 0 2 1 0 0) Asus2/Ab (X 0 2 1 0 0) Asus2/C (0 0 7 5 0 0) Asus2/C (X 0 2 1 0 0) Asus2/D (0 0 0 7 5 0 0) Asus2/D (X 2 0 2 3 0) Asus2/D (X 2 0 2 3 0) Asus2/D (X 2 0 2 3 0) Asus2/D (X 0 7 6 0 0) Asus2/G (X 2 0 2 0 0) Asus2/G (X 0 7 6 0 0) Asus2/G (X 0 7 6 0 0) Asus2/G (X 0 7 6 0 0) Asus4/B (X 0 0 0 2 2 0)			
Asus Asus4 [X 0 0 2 3 0] Asus2 Aadd9(no3) [0 0 2 2 0 0] Asus2 Aadd9(no3) [0 0 2 2 0 0] Asus2 Aadd9(no3) [0 0 2 2 0 0] Asus2 Aadd9(no3) [X 0 2 0 0] Asus2 Aadd9(no3) [X 0 2 1 0 0] Asus2/Ab [X 0 2 1 0 0] Asus2/C [0 0 7 5 0 0] Asus2/C [X 0 2 1 0 0] Asus2/D [X 0 2 0 2 0 0] Asus2/D [X 2 0 2 3 0] Asus2/D [X 0 2 0 2 0 0] Asus2/Db [X 0 7 6 0 0] Asus2/Db [X 0 7 6 0 0] Asus2/Fb [X 0 7 6 0 0] Asus2/Fb [X 0 7 6 0 0] Asus2/Gb [X 0 2 0 0] Asus2/Gb [X 0 2 0 0] Asus2/Gb [X 0 2 0 0] Asus4/Ab [4 X 0 2 3 0] Asus4/Bb [0 1 X 2 3 0] Asus4/Cb [X 0 2 0 2 0]			
Asus2 Aadd9(no3) [0 0 2 2 0 0] Asus2 Aadd9(no3) [0 0 2 4 0 0] Asus2 Aadd9(no3) [0 0 2 2 0 0] Asus2 Aadd9(no3) [X 2 2 0 0] Asus2 Aadd9(no3) [X X 2 2 0 0] Asus2/Ab [X 0 2 1 0 0] Asus2/C [0 0 7 5 0 0] Asus2/C [X 3 2 2 0 0] Asus2/D [0 0 2 0 2 0 0] Asus2/D [X 2 0 2 3 0] Asus2/Db [0 0 2 0 2 0 0] Asus2/Db [0 0 2 4 2 0] Asus2/Db [0 0 2 7 6 0 0] Asus2/Cb [X 0 2 1 2 0 0] Asus2/Cb [X 0 2 2 0 0] Asus2/F [0 0 3 2 0 0] Asus2/F [0 0 3 2 0 0] Asus2/G [X 0 2 0 0] Asus2/G [X 0 2 0 0] Asus2/Gb [X 0 2 0 0] Asus2/Gb [X 0 2 0 0] Asus4/B [0 1 0 2 0 2 0] Asus4/B [0 1 0 2 0 2 0] Asus4/B [0 1 0 2 0 2 0] Asus4/C [X 0 0 0 2 0] Asus4/Db [X 0 0 0 2 0] Asus4/Db [X 0 0 0 0 2			
Asus 2 Aadd9 (no3) [0 0 2 2 4 0 0] Asus 2 Aadd9 (no3) [0 2 2 2 0 0] Asus 2 Aadd9 (no3) [X 0 2 2 0 0] Asus 2 Aadd9 (no3) [X 0 2 1 0 0] Asus 2 Ab [X 0 2 1 0 0] Asus 2 Ab [X 0 2 1 0 0] Asus 2 Ab [X 0 2 1 0 0] Asus 2 Ab [X 0 7 6 0] Asus 2 Ab [X 2 0 2 3 0] Asus 2 Ab [X 2 0 2 3 0] Asus 2 Ab [X 2 0 2 3 0] Asus 2 Ab [X 2 0 2 3 0] Asus 2 Ab [X 2 0 2 3 0] Asus 2 Ab [X 2 0 2 3 0] Asus 2 Ab [X 2 0 2 3 0] Asus 2 Ab [X 2 1 2 0 0] Asus 2 Ab [X 2 1 2 0 0] Asus 2 Ab [X 2 1 2 0 0] Asus 2 Ab [X 2 1 0 0] Asus 2 Ab [X 2 1 0 0] Asus 2 Ab [X 2 2 2 0 0] Asus 2 Ab [X 2 2 2 0 0] Asus 2 Ab [X 2 2 2 2 0] Asus 4 Ab [X 2 2 2 2 0] Asus 4 Ab [X 2 2 2 2 0] Asus 4 Ab [X 2 2 2 0] Asus 4 Ab [X			
Asus2 Aadd9(no3) [0 2 2 2 2 0 0] Asus2 Aadd9(no3) [X 0 2 2 0 0] Asus2/Ab [X 0 2 1 0 0] Asus2/C [0 0 7 5 0 0] Asus2/C [X 3 2 2 0 0] Asus2/D [0 2 0 2 0 2 0 0] Asus2/D [0 2 0 2 0 2 0 0] Asus2/D [0 2 4 2 0] Asus2/D [0 0 2 4 2 0] Asus2/D [X 2 0 2 3 0] Asus2/D [X 2 0 2 3 0] Asus2/D [X 2 0 2 0 0] Asus2/D [X 2 0 2 0 0] Asus2/D [X 2 0 2 0 0] Asus2/F [0 0 3 2 0 0] Asus2/G [X 2 0 2 0 0] Asus2/G [X 0 2 0 0] Asus2/G [X 0 2 0 0] Asus2/G [X 0 2 0 0] Asus2/Gb [X 0 2 0 0] Asus4/B [0 2 0 2 0 0] Asus4/B [0 2 0 2 0 0] Asus4/B [0 2 0 2 0 0] Asus4/Db [X 0 0 2 2 0] Asus4/Db [X 0 0 2 2 0] Asus4/Db [X 0 0 2 2 0] Asus4/Db [X 0 0 0 2 3 0] Asus4/Gb [X 0 0 0 2 3 0] <td></td> <td></td> <td></td>			
Asus2 Aadd9(no3) [X	Asus2		
Asus2 Aadd9(no3) [X X Z 2 2 0 0] Asus2/Ab [X 0 2 1 0 0] Asus2/C [0 0 7 5 0 0] Asus2/C [X 3 2 2 0 0] Asus2/D [0 2 0 2 0 2 0 0] Asus2/D [X 2 0 2 3 0] Asus2/Db [0 0 2 4 2 0] Asus2/Db [X 0 7 6 0 0] Asus2/Db [X 2 1 2 0 0] Asus2/Cb [X 2 1 2 0 0] Asus2/Cg [X 2 2 0 0] Asus2/Cg [X 2 0 2 0 0] Asus2/Cg [X 0 5 4 5 0] Asus2/Gb [X 0 0 2 2 0 0] Asus4/Ab [4 X 0 2 3 0] Asus4/B [0 1 X 2 4 2 5 2] Asus4/B [0 1 X 2 3 0] Asus4/B [0 1 X 2 3 0] Asus4/C [X X 0 5 5 5] Asus4/Ch [X X 0 0 2 2 0] Asus4/Db [X X 0 0 2 2 0] Asus4/Db [X X 0 0 2 2 3 3] Asus4/G [X X 0 2 2 3 3] Asus4/G [X X 0 2 2 3 3	Asus2	Aadd9(no3)	[0 2 2 2 0 0]
Asus2/Ab [X 0 2 1 0 0] Asus2/C [0 0 7 5 0 0] Asus2/D [X 3 2 2 0 0] Asus2/D [X 2 0 2 3 0] Asus2/Db [X 2 0 2 3 0] Asus2/Db [X 0 7 6 0 0] Asus2/Eb [X 0 7 6 0 0] Asus2/F [0 0 3 2 0 0] Asus2/F [0 0 3 2 0 0] Asus2/G [X 0 2 0 0] Asus2/G [X 0 5 4 5 0] Asus2/Gb [X 0 5 4 5 0] Asus2/Gb [X 0 4 4 0 0] Asus4/Ab [X 2 4 2 5 2] Asus4/B [0 2 0 2 0 0] Asus4/B [0 1 X 2 3 0] Asus4/C [X X 0 2 1 0] Asus4/Db [X X 0 2 2 0] Asus4/G [X X 0 2 2 0] Asus4/G [X X 0 2 2 3] Asus4/G	Asus2	Aadd9(no3)	[X 0 2 2 0 0]
Asus2/C [0 0 7 5 0 0] Asus2/D [x 3 2 2 0 0] Asus2/D [0 2 0 2 0 2] 0] Asus2/D [x 2 0 2 3 0] Asus2/Db [0 0 2 4 2 0] Asus2/Db [x 0 7 6 0 0] Asus2/Eb [x 0 7 6 0 0] Asus2/F [0 0 3 2 0 0] Asus2/G [x 0 5 4 5 0] Asus2/G [x 0 5 4 5 0] Asus2/G [x 0 5 4 5 0] Asus2/Gb [x 0 4 4 0 0] Asus4/Ab [x 2 4 2 5 2] Asus4/B [0 2 0 2 0 0] Asus4/B [0 1 x 2 3 0] Asus4/C [x x 0 2 1 0] Asus4/Db [x x 0 2 2 0] Asus4/Db [x x 0 2 2 0] Asus4/Db [x x 0 2 2 0] Asus4/Db [x x 0 0 2 2 3] Asus4/Gb [x 0 0 0 2 3 2] Asus4/Gb [x 0 0 0 2 3 2]	Asus2	Aadd9(no3)	[X X 2 2 0 0]
Asus2/C [X 3 2 2 0 0] Asus2/D [0 2 0 2 0 2] 0] Asus2/D [X 2 0 2 3 0] 0] Asus2/Db [0 0 2 4 2 0] 0] Asus2/Db [X 0 7 6 0] 0] Asus2/Eb [X 2 1 2 0] 0] Asus2/F [0 0 3 2 0] 0] Asus2/G [X 0 2 0 0] 0] Asus2/G [X 0 5 4 5 0] 0] Asus2/Gb [X 0 4 4 0] 0] Asus2/Gb [X 0 2 0 2 0] 0] Asus4/Ab [X 2 4 2 5 2] Asus4/B [0 2 0 2 0 2] 0] Asus4/Bb [0 1 X 2 3] 0] Asus4/C [X X 0 2 1] 0] Asus4/Db [X X 0 2 2] 0] Asus4/Gb [X 0 0 0 0 2] 0] Asus4/Gb [X 0 0 0 0 2] 0] Asus4/Gb	Asus2/Ab		[X 0 2 1 0 0]
Asus2/C [X 3 2 2 0 0] Asus2/D [0 2 0 2 0 2 0] Asus2/D [X 2 0 2 3 0] Asus2/Db [0 0 2 4 2 0] Asus2/Db [X 0 7 6 0] Asus2/Eb [X 2 1 2 0] Asus2/F [0 0 3 2 0] Asus2/G [X 0 2 0 0] Asus2/G [X 0 5 4 5 0] Asus2/G [X 0 5 4 5 0] Asus2/Gb [X 0 2 0 2 0 0] Asus2/Gb [X 2 4 2 5 2] Asus4/Ab [4 X 0 2 3 0] Asus4/B [0 2 0 2 0 2 0] Asus4/B [0 1 X 2 3 0] Asus4/C [X X 0 2 1 0] Asus4/Db [X X 0 2 2 0] Asus4/Db [X X 0 2 2 0] Asus4/Db [X X 0 2 2 0] Asus4/Db [X X 0 0 2 2 0] Asus4/Db [X X 0 0 2 2 0] Asus4/Db [X X 0 0 2 2 0] Asus4/G [X X 0 0 2 2 0] Asus4/G [X X 0 0 2 2 0] Asus4/G [X 0 0 0 0 2 0] Asus4/G [X 0 0 0 0 2 0] Asus4/G [X 0 0 0 0 2 0] Asus4/Gb [X 0 0 0 0 2 0] <t< td=""><td>Asus2/C</td><td></td><td>[0 0 7 5 0 0]</td></t<>	Asus2/C		[0 0 7 5 0 0]
Asus2/D [0 2 0 2 0 2 0 0] Asus2/D [X 2 0 2 3 0] Asus2/Db [0 0 2 4 2 0] Asus2/Db [X 0 7 6 0 0] Asus2/Eb [X 2 1 2 0 0] Asus2/F [0 0 3 2 0 0] Asus2/G [3 X 2 2 0 0] Asus2/G [X 0 5 4 5 0] Asus2/G [X 0 5 4 5 0] Asus2/Gb [X 0 4 4 0 0] Asus2/Gb [X 0 2 3 0] Asus4/Ab [4 X 0 2 3 0] Asus4/B [0 2 0 2 0 0] Asus4/Bb [0 1 X 2 3 0] Asus4/C [X X 0 2 1 0] Asus4/Db [X 0 0 2 2 0] Asus4/Gb [X 0 0 2 2 3 3] Asus4/G [X 0 0 0 2 2 3 2] Asus4/G [X 0 0 0 2 2 3 2] Asus4/Gb [X 0 0 0 2 2 3 2]			[X 3 2 2 0 0]
Asus2/Db [X 2 0 2 3 0] Asus2/Db [0 0 2 4 2 0] Asus2/Db [X 0 7 6 0 0] Asus2/Eb [X 2 1 2 0 0] Asus2/F [0 0 3 2 0 0] Asus2/G [3 X 2 2 0 0] Asus2/G [X 0 2 0 0] Asus2/G [X 0 5 4 5 0] Asus2/Gb [X 0 4 4 0 0] Asus2/Gb [X 2 4 2 5 2] Asus4/Ab [4 X 0 2 3 0] Asus4/B [0 2 0 2 0 0] Asus4/B [0 1 X 2 3 0] Asus4/B [0 1 X 2 3 0] Asus4/B [0 1 X 2 3 0] Asus4/C [X X 0 5 5 5] Asus4/Db [X X 0 2 1 0] Asus4/Db [X X 0 5 5 5] Asus4/Db [X X 0 6 5 5] Asus4/Db [X X 0 2 2 0] Asus4/Gb [X 0 2 0 3 0] Asus4/G [X 0 2 0 3 0] Asus4/G [X 0 2 2 3 2] Asus4/Gb [X 0 2 2 3 2] Asus4/Gb <td></td> <td></td> <td></td>			
Asus2/Db [0 0 2 4 2 0] Asus2/Db [X 0 7 6 0 0] Asus2/Eb [X 2 1 2 0 0] Asus2/F [0 0 3 2 0 0] Asus2/G [3 X 2 2 0 0] Asus2/G [X 0 2 0 0] Asus2/G [X 0 5 4 5 0] Asus2/Gb [X 0 4 4 0 0] Asus2/Gb [X 2 4 2 5 2] Asus4/Ab [4 X 0 2 3 0] Asus4/Bb [0 2 0 2 0 0] Asus4/Bb [0 1 X 2 3 0] Asus4/C [X X 0 5 5 5] Asus4/C [X X 0 5 5 5] Asus4/Db [X X 0 2 2 0] Asus4/Db [X X 0 0 2 2 0] Asus4/Db [X X 0 0 5 5 5] Asus4/Db [X X 0 2 2 0] Asus4/Db [X X 0 0 2 2 0] Asus4/Db [X X 0 2 2 0] Asus4/Gb [X X 0 2 2 3 3] Asus4/G [X 0 0 0 X 0] Asus4/G [X 0 0 0 X 0] Asus4/G [X 0 0 0 X 0] Asus4/G [X 0 0 2 2 3 2] Asus4/G [X 0 0 2 2 3 2] Asus4/G [X 0 0 2 2 3 2] Asus4/G [X 0 0 2 2 3 2] <t< td=""><td></td><td></td><td></td></t<>			
Asus2/Db [X 0 7 6 0 0] Asus2/Eb [X 2 1 2 0 0] Asus2/F [0 0 3 2 0 0] Asus2/G [3 X 2 2 0 0] Asus2/G [X 0 2 0 0 0] Asus2/G [X 0 5 4 5 0] Asus2/Gb [X 0 4 4 0 0] Asus2/Gb [X 2 4 2 5 2] Asus4/Ab [4 X 0 2 3 0] Asus4/B [0 2 0 2 0 0] Asus4/B [0 1 X 2 3 0] Asus4/C [X X 0 2 1 0] Asus4/C [X X 0 2 1 0] Asus4/Db [X X 0 5 5 5] Asus4/Db [X X 0 2 2 0] Asus4/G [X X 0 2 2 0 3 0] Asus4/G [X X 0 2 2 3 3] Asus4/G [X 0 0 0 X 0] Asus4/G [X 0 0 0 2 3 2] Asus4/G [X 0 0 0 2 3 2] Asus4/Gb [X 0 0 0 2 3 2] Asus4/Gb [X 0 2 2 3 2] Asus4/Gb [X 0 2 2 3 2]			
Asus2/Eb [X 2 1 2 0 0] Asus2/F [0 0 3 2 0 0] Asus2/G [3 X 2 2 0 0] Asus2/G [X 0 2 0 0 0] Asus2/G [X 0 5 4 5 0] Asus2/Gb [X 0 4 4 0 0] Asus2/Gb [X 2 4 2 5 2] Asus4/Ab [4 X 0 2 3 0] Asus4/B [0 2 0 2 0 0] Asus4/B [0 1 X 2 3 0] Asus4/C [X X 0 5 5 5] Asus4/C [X X 0 5 5 5] Asus4/Db [X X 0 2 2 0] Asus4/Db [X X 0 5 5 5] Asus4/Db [X X 0 2 2 0] Asus4/Db [X X 0 2 2 0] Asus4/Db [X X 0 2 2 0] Asus4/Db [X X 0 6 5 5] Asus4/Db [X X 0 2 2 0 3 0] Asus4/G [X X 0 0 2 2 3 3] Asus4/G [X 0 2 0 3 3] Asus4/G [X 0 2 0 3 3] Asus4/G [X 0 2 2 3 3] Asus4/G [X 0 2 2 3 3] Asus4/G [X 0 2 2 3 2] Asus4/G [X 0 2 2 3 2] Asus4/Gb [X 0 2 2 3 2] Asus4/Gb [X 0 2 2 3 2] Asus4/			
Asus2/F [0 0 3 2 0 0] Asus2/G [3 X 2 2 0 0] Asus2/G [X 0 2 0 0 0] Asus2/G [X 0 5 4 5 0] Asus2/Gb [X 0 4 4 0 0] Asus4/Ab [X 2 4 2 5 2] Asus4/Ab [X 2 0 2 0 2 0 0] Asus4/B [0 2 0 2 0 2 0 0] Asus4/B [0 1 X 2 3 0] Asus4/C [X X 0 2 1 0] Asus4/Db [X X 0 2 2 1 0] Asus4/Db [X X 0 2 2 0 3 0] Asus4/G [X X 0 2 0 3 3] Asus4/G [X 0 2 0 3 3] Asus4/G [X 0 2 2 3 3] Asus4/G [X 0 2 2 3 2] Asus4/Gb [X 0 2 2 3 2] Asus4/Gb [X 0 2 2 3 2] <t< td=""><td></td><td></td><td></td></t<>			
Asus2/G [3 X 2 2 0 0] Asus2/G [X 0 2 0 0 0] Asus2/G [X 0 5 4 5 0] Asus2/Gb [X 0 4 4 0 0] Asus2/Gb [X 2 4 2 5 2] Asus4/Ab [4 X 0 2 3 0] Asus4/B [0 2 0 2 0 2 0 0] Asus4/Bb [0 1 X 2 3 0] Asus4/C [X X 0 2 1 0] Asus4/C [X X 0 5 5 5] Asus4/Db [X X 0 2 2 0] Asus4/G [X X 0 2 0 3 0] Asus4/G [X X 0 2 0 3 3] Asus4/G [X 0 2 2 3 3] Asus4/Gb [X 0 2 2 3 2]			
Asus2/G [X 0 2 0 0 0] Asus2/Gb [X 0 5 4 5 0] Asus2/Gb [X 0 4 4 0 0] Asus4/Ab [X 2 4 2 5 2] Asus4/B [0 2 0 2 0 2 0 0] Asus4/B [0 1 x 2 3 0] Asus4/B [0 1 x 0 2 1 0] Asus4/C [x x 0 5 5 5] Asus4/Db [x x 0 5 5 5] Asus4/Db [x x 0 0 2 2 0] Asus4/Db [x x 0 0 2 2 0] Asus4/Db [x x 0 0 5 5 5] Asus4/Db [x x 7 0 6 5 5] Asus4/Db [x x 0 2 2 3 3] Asus4/F [x x 7 7 6 0] Asus4/G [x 0 2 2 3 3] Asus4/G [x 0 2 2 3 3] Asus4/G [x 0 2 2 3 3] Asus4/Gb [x 0 2 2 3 2]			
Asus2/G [X 0 5 4 5 0] Asus2/Gb [X 0 4 4 0 0] Asus2/Gb [X 2 4 2 5 2] Asus4/Ab [4 X 0 2 3 0] Asus4/B [0 2 0 2 0 0] Asus4/Bb [0 1 X 2 3 0] Asus4/C [X X 0 2 1 0] Asus4/C [X X 0 5 5 5] Asus4/Db [X X 0 2 2 0] Asus4/Db [X X 0 2 2 0] Asus4/Db [X X 0 6 5 5] Asus4/Db [X X 0 9 10 9] Asus4/Db [X X 7 7 6 0] Asus4/G [X X 7 7 6 0] Asus4/G [X X 0 2 0 3 3] Asus4/G [X 0 2 0 3 3] Asus4/G [X 0 2 2 3 3] Asus4/Gb [X 0 2 2 3 2] Asus			
Asus2/Gb [X 0 4 4 0 0] Asus2/Gb [X 2 4 2 5 2] Asus4/Ab [4 X 0 2 3 0] Asus4/B [0 2 0 2 0 0] Asus4/Bb [0 1 X 2 3 0] Asus4/C [X X 0 2 1 0] Asus4/C [X X 0 5 5 5] Asus4/Db [X X 0 2 2 0] Asus4/Db [X X 0 2 2 0] Asus4/Db [X X 0 6 5 5] Asus4/Db [X X 0 9 10 9] Asus4/F [X X 7 7 6 0] Asus4/G [X X 0 2 0 3 0] Asus4/G [X X 0 2 0 3 3] Asus4/G [X 0 2 2 3 3] Asus4/G [X 0 2 2 3 3] Asus4/Gb [X 0 2 2 3 2] As			
Asus2/Gb [X 2 4 2 5 2] Asus4/Ab [4 X 0 2 3 0] Asus4/B [0 2 0 2 0 0] Asus4/Bb [0 1 X 2 3 0] Asus4/C [X X 0 2 1 0] Asus4/C [X X 0 5 5 5] Asus4/Db [X X 0 0 2 2 0] Asus4/Db [X X 0 0 2 2 0] Asus4/Db [X X 0 6 5 5] Asus4/Db [X X 0 9 10 9] Asus4/F [X X 7 7 6 0] Asus4/G [X X 0 2 0 3 0] Asus4/G [X 0 2 0 3 3] Asus4/G [X 0 2 2 3 3] Asus4/G [X 0 0 0 X 0] Asus4/Gb [0 0 0 2 3 2] Asus4/Gb [0 0 0 2 3 2] Asus4/Gb [X 0 2 2 3 2]			
Asus4/Ab [4			
Asus4/B [0 2 0 2 0 0] Asus4/Bb [0 1 x 2 3 0] Asus4/C [x x 0 2 1 0] Asus4/C [x x 0 5 5 5] Asus4/Db [x 0 0 2 2 0] Asus4/Db [x x 0 6 5 5] Asus4/Db [x x 0 9 10 9] Asus4/Db [x x 7 7 6 0] Asus4/F [x x 7 7 6 0] Asus4/G [x 0 2 0 3 3] Asus4/G [x 0 2 0 3 3] Asus4/G [x 0 2 2 3 3] Asus4/Gb [x 0 0 0 x 0] Asus4/Gb [0 0 0 2 3 2] Asus4/Gb [x 0 2 2 3 2] Asus4/Gb [x x 2 2 3 0] Asus4/Gb [x x 2 2 3 0] Asus4/Gb [x 5 4 2 3 0] Asus4/Gb [x 5 4 2 3 0] Asus4/Gb [x 2 4 4 4 2]	Asus2/Gb		
Asus4/Bb [0 1			
Asus4/C [X X 0 2 1 0] Asus4/Db [X X 0 2 2 0] Asus4/Db [X X 0 2 2 0] Asus4/Db [X X 0 2 2 0] Asus4/Db [X X 0 6 5 5] Asus4/Db [X X 0 9 10 9] Asus4/F [X X 7 7 6 0] Asus4/G [X 0 2 0 3 0] Asus4/G [X 0 2 2 3 3] Asus4/G [X 0 0 2 2 3 3] Asus4/Gb [X 0 0 0 X 0] Asus4/Gb [0 0 0 2 3 2] Asus4/Gb [X 0 2 2 3 0] Asus4/Gb [X 0 2 2 3 2] Asus4/Gb [X 0 2 2 4 4 4 4 2]	Asus4/B		
Asus4/C [X X 0 5 5 5] Asus4/Db [X 0 0 2 2 0] Asus4/Db [X X 0 2 2 0] Asus4/Db [X X 0 6 5 5] Asus4/Db [X X 0 9 10 9] Asus4/F [X X 7 7 6 0] Asus4/G [X 0 2 0 3 0] Asus4/G [X 0 2 0 3 3] Asus4/G [X 0 2 2 3 3] Asus4/G [X 0 2 2 3 3] Asus4/Gb [0 0 0 2 3 2] Asus4/Gb [0 0 4 2 3 0] Asus4/Gb [X 0 2 2 3 2] Asus4/Gb [X 0 2 2 4 4 4 2] B Bmaj	Asus4/Bb		[0 1 X 2 3 0]
Asus4/Db [X X 0 2 2 0] Asus4/Db [X X 0 2 2 0] Asus4/Db [X X 0 6 5 5] Asus4/Db [X X 0 9 10 9] Asus4/F [X X 7 7 6 0] Asus4/G [X 0 2 0 3 0] Asus4/G [X 0 2 0 3 3] Asus4/G [X 0 2 2 3 3] Asus4/G [X 0 0 0 X 0] Asus4/Gb [0 0 4 2 3 0] Asus4/Gb [2 X 0 2 3 0] Asus4/Gb [X 0 2 2 3 2] Asus4/Gb [X 0 2 2 4 4 4 2] Asus4/Gb [X 0 2 4 4 4 2]	Asus4/C		[X X 0 2 1 0]
Asus4/Db [X X 0 2 2 0] Asus4/Db [X X 0 6 5 5] Asus4/Db [X X 0 9 10 9] Asus4/F [X X 7 7 6 0] Asus4/G [X 0 2 0 3 0] Asus4/G [X 0 2 0 3 3] Asus4/G [X 0 2 2 3 3] Asus4/G [X 0 0 0 X 0] Asus4/Gb [0 0 0 2 3 2] Asus4/Gb [0 0 4 2 3 0] Asus4/Gb [X 0 2 2 3 2] Asus4/Gb [X 0 2 2 4 4 4 2] Asus4/Gb [X 0 2 2 4 4 4 2]	Asus4/C		[X X 0 5 5 5]
Asus4/Db [X X 0 6 5 5] Asus4/Db [X X 0 9 10 9] Asus4/F [X X 7 7 6 0] Asus4/G [X 0 2 0 3 0] Asus4/G [X 0 2 0 3 3] Asus4/G [X 0 2 2 3 3] Asus4/G [X 0 0 0 X 0] Asus4/Gb [0 0 0 2 3 2] Asus4/Gb [0 0 4 2 3 0] Asus4/Gb [X 0 2 2 3 2]	Asus4/Db		[X 0 0 2 2 0]
Asus4/Db [X X 0 9 10 9] Asus4/F [X X 7 7 6 0] Asus4/G [X 0 2 0 3 0] Asus4/G [X 0 2 0 3 3] Asus4/G [X 0 2 2 3 3] Asus4/G [X 0 0 0 X 0] Asus4/Gb [0 0 0 2 3 2] Asus4/Gb [0 0 4 2 3 0] Asus4/Gb [X 0 2 2 3 2] Asus4/Gb [X 0 2 2 3 2] Asus4/Gb [X 5 4 2 3 0] Asus4/Gb [X 2 4 4 4 4 2]	Asus4/Db		[X X 0 2 2 0]
Asus4/F [X X 7 7 6 0] Asus4/G [X 0 2 0 3 0] Asus4/G [X 0 2 0 3 3] Asus4/G [X 0 2 2 3 3] Asus4/G [X 0 0 0 0 X 0] Asus4/Gb [0 0 0 2 3 2] Asus4/Gb [0 0 4 2 3 0] Asus4/Gb [X 0 2 2 3 2] As	Asus4/Db		[X X 0 6 5 5]
Asus4/G [X 0 2 0 3 0] Asus4/G [X 0 2 0 3 3] Asus4/G [X 0 2 2 3 3] Asus4/G [X 0 0 0 X 0] Asus4/Gb [0 0 0 2 3 2] Asus4/Gb [0 0 4 2 3 0] Asus4/Gb [X 0 2 2 3 2] Asus4/Gb [X 0 2 2 4 4 4 2]	Asus4/Db		[X X 0 9 10 9]
Asus4/G [X 0 2 0 3 0] Asus4/G [X 0 2 0 3 3] Asus4/G [X 0 2 2 3 3] Asus4/G [X 0 0 0 X 0] Asus4/Gb [0 0 0 2 3 2] Asus4/Gb [0 0 4 2 3 0] Asus4/Gb [X 0 2 2 3 2] Asus4/Gb [X 0 2 2 3 2] Asus4/Gb [X X 2 2 3 2] Asus4/Gb [X X 2 2 3 0] Asus4/Gb [X 5 4 2 3 0] Asus4/Gb [X 5 4 2 3 0] Asus4/Gb [X 2 4 4 4 2]	Asus4/F		[X X 7 7 6 0]
Asus4/G [X 0 2 0 3 3] Asus4/G [X 0 2 2 3 3] Asus4/G [X 0 0 0 X 0] Asus4/Gb [0 0 0 2 3 2] Asus4/Gb [0 0 4 2 3 0] Asus4/Gb [X 0 2 2 3 2] Asus4/Gb [X 0 2 2 3 2] Asus4/Gb [X X 2 2 3 2] Asus4/Gb [X 5 4 2 3 0] Asus4/Gb [X 5 4 2 3 0] Asus4/Gb [X 7 7 7 X 0] B Bmaj			
Asus4/G [X 0 2 2 3 3] Asus4/G [X 0 0 0 X 0] Asus4/Gb [0 0 0 2 3 2] Asus4/Gb [0 0 4 2 3 0] Asus4/Gb [2 X 0 2 3 0] Asus4/Gb [X 0 2 2 3 2] Asus4/Gb [X X 2 2 3 2] Asus4/Gb [X 5 4 2 3 0] Asus4/Gb [X 5 4 2 3 0] Asus4/Gb [X 7 7 7 X 0] B Bmaj			
Asus4/G [X 0 0 0 X 0] Asus4/Gb [0 0 0 2 3 2] Asus4/Gb [0 0 4 2 3 0] Asus4/Gb [X 0 2 2 3 2] Asus4/Gb [X 0 2 2 3 2] Asus4/Gb [X X 2 2 3 2] Asus4/Gb [X 5 4 2 3 0] Asus4/Gb [X 5 4 2 3 0] Asus4/Gb [X 2 4 4 4 2]			
Asus4/Gb [0 0 0 2 3 2] Asus4/Gb [0 0 4 2 3 0] Asus4/Gb [2 X 0 2 3 0] Asus4/Gb [X 0 2 2 3 2] Asus4/Gb [X X 2 2 3 2] Asus4/Gb [X 5 4 2 3 0] Asus4/Gb [X 5 4 2 3 0] Asus4/Gb [X 2 4 4 4 2]			
Asus4/Gb [0 0 4 2 3 0] Asus4/Gb [2 X 0 2 3 0] Asus4/Gb [X 0 2 2 3 2] Asus4/Gb [X X 2 2 3 2] Asus4/Gb [X 5 4 2 3 0] Asus4/Gb [X 9 7 7 X 0] B Bmaj			
Asus4/Gb [2 X 0 2 3 0] Asus4/Gb [X 0 2 2 3 2] Asus4/Gb [X X 2 2 3 2] Asus4/Gb [X 5 4 2 3 0] Asus4/Gb [X 9 7 7 X 0] B Bmaj [X 2 4 4 4 2]			
Asus4/Gb [X 0 2 2 3 2] Asus4/Gb [X X 2 2 3 2] Asus4/Gb [X 5 4 2 3 0] Asus4/Gb [X 9 7 7 X 0] B Bmaj [X 2 4 4 4 2]			
Asus4/Gb [X X 2 2 3 2] Asus4/Gb [X 5 4 2 3 0] Asus4/Gb [X 9 7 7 X 0] B Bmaj [X 2 4 4 4 2]			
Asus4/Gb [X 5 4 2 3 0] Asus4/Gb [X 9 7 7 X 0] B Bmaj [X 2 4 4 4 2]			
Asus4/Gb [X 9 7 7 X 0] B Bmaj [X 2 4 4 4 2]			
B Bmaj [X 2 4 4 4 2]			
B#5 Baug [3 2 1 0 0 3]		Bmaj	
	B#5	Baug	[3 2 1 0 0 3]

שם האקורד	שם אלטרנטיבי	[E	A	D	G	В	<u>e]</u>
B#5	Baug	[3	Χ	1	0	0	3]
B/A		[2	Χ	1	2	0	2]
B/A		[X	0	1	2	0	2]
B/A		[X	2	1	2	0	2]
B/A		[X	2	4	2	4	2]
B/Ab		[X	Χ	4	4	4	4]
B/E		[X	2	2	4	4	2]
B/E		[X	Χ	4	4	4	0]
B5	B(no 3rd)	[7	9	9	Χ	Х	2]
B5	B(no 3rd)	[X	2	4	4	X	2]
B6	2(110 510)	[X	X	4	4	4	4]
B7	Bdom 7	[2	X	1	2	0	2]
B7	Bdom 7	[X	0	<u>+</u> 1	2	0	2]
B7	Bdom 7	[X	2	1	2	0	2]
В7 В7	Bdom 7	[X	2	<u>+</u>	2	4	2]
B7/add11	B7/11	0]	0	4	4	4	0]
B7/add11	B7/11	[0	2	1	2	0	2]
B7sus4		[X	0	4	4	0	0]
B7sus4		[X	2	4	2	5	2]
Baug/E		[3	Х	1	0	0	0]
Baug/E		[X	Χ	1	0	0	0]
Bb	Bbmaj	[1	1	3	3	3	1]
Bb	Bbmaj	[X	1	3	3	3	1]
Bb	Bbmaj	[X	Χ	0	3	3	1]
Bb#5	Bbaug	[X	Х	0	3	3	2]
Bbb5		[X	Х	0	3	Χ	0]
Bb/A		[1	1	3	2	3	1]
Bb/Ab		[X	1	3	1	3	1]
Bb/Ab		[X	Χ	3	3	3	4]
Bb/Db		[X	Χ	0	6	6	6]
Bb/E		[X	1	3	3	3	0]
Bb/G		[3	5	3	3	3	3]
Bb/G		[X	Х	3	3	3	3]
Bb5	Bb(no 3rd)	[6		8		Х	6]
Bb5	Bb(no 3rd)	[X		3			6]
Bb6		[3	5	3	3	3	3]
Bb6		[X		3			3]
Bb6/add9	Bb6/9	[X	3		3		3]
Bb7	Bbdom 7	[X	1	3	1	3	11
Bb7	Bbdom 7	[X	Y.		3	3	4]
Bb7sus4	BBGOIII 7	[X		3		4	1]
Bb/sus4 Bbadd#11		[X	1	3			0]
Bbaug/E		[2	X	4	3	3	0]
Bbdim/C		[X	3		3	2	0]
Bbdim/D		[X		0	3	2	0]
Bbdim/G		[X	1	2	0	2	0]
Bbdim/G		[X	X			2	3]
Bbdim/Gb		[2					2]
Bbdim/Gb		[X	Х				0]
Bbdim7		[X	1	2	0	2	0]
Bbdim7		[X			3	2	3]
Bbm		[1		3		2	1]
Bbm/Ab		[X	1	3	1	2	1]
Bbm/D		[X	Х	0	6	6	6]

שם האקורד	שם אלטרנטיבי	[E	A	D	G	В	e]
Bbm/Gb		[X	Χ	3	3	2	2]
Bbm7		[X	1	3	1	2	1]
Bbmaj7	Bb#7	[1	1	3	2	3	1]
Bbmaj9	Bb9(#7)	[X	3	3	3	3	5]
Bbsus2	Bbadd9(no3)	[X	Χ	3	3	1	1]
Bbsus2/G		[X	3	5	3	6	3]
Bbsus4/Ab		[X	1	3	1	4	11
Bdim/A		[1	2	3	2	3	1]
Bdim/A		[X	2	0	2	0	11
Bdim/A		[X	X	0	2	0	11
Bdim/Ab		[X	2	0	1	0	11
Bdim/Ab		[X	X	0	1	0	1]
Bdim/Ab		[X	X	3	4	3	4]
Bdim/G		[1	X	0	0	0	3]
Bdim/G		լ⊥ [3	2	0	0	0	1]
Bdim/G		[X	X	0	0	0	1]
Bdim7		[X	2	0	1	0	1]
Bdim7		[X	X	0	1	0	1]
Bdim7		[X	X	3	4	3	4]
Bm		[2	2	4	4	3	2]
Bm		[X	2	4	4	3	2]
Bm		[X	Х	0	4	3	2]
Bm/A		[X	0	4	4	3	2]
Bm/A		[X	2	0	2	0	2]
Bm/A		[X	2	0	2	3	2]
Bm/A		[X	2	4	2	3	2]
Bm/A		[X	Χ	0	2	0	2]
Bm/G		[2	2	0	0	0	3]
Bm/G		[2	2	0	0	3	3]
Bm/G		[3	2	0	0	0	2]
Bm/G		[X	Χ	4	4	3	3]
Bm7		[X	0	4	4	3	2]
Bm7		[X	2	0	2	0	2]
Bm7		[X	2	0	2	3	2]
Bm7		[X	2	4	2	3	2]
Bm7		[X	Χ	0	2	0	2]
Bm7(b5)	Во7	[1	2	3	2	3	1]
Bm7(b5)	Во7	[X	2	0	2	0	1]
Bm7(b5)	Во7	[X	Χ	0	2	0	1]
Bm7/add11	Bm7/11	[0	0	2	4	3	2]
Bm7/add11	Bm7/11	[0	2	0	2	0	2]
Bmaj7/#11		[X	2	3	3		2]
Bsus	Bsus4	[7	9	9		Х	0 1
Bsus	Bsus4	[X	2	4		Χ	01
Bsus2	Badd9(no3)	[X		4		X	21
Bsus2	Badd9(no3)	[X	X	4	4	2	2]
Bsus2/E	2000	[X	4			X	01
Bsus4/A		[X				0	0]
Bsus4/A		[X				5	2]
Bsus4/Ab		[0	2	2	1	0	2]
Bsus4/Ab		[0	X		. <u>.+</u>	0	01
		[2			_ <u>+</u> _	0	
Bsus4/Ab							0]
Bsus4/Db		[X		4			0]
Bsus4/Eb		[X		2	4	4	2]

שם האקורד	שם אלטרנטיבי	[E	A	D	G	В	e]
Bsus4/Eb		[X	Х	4	4	4	0]
Bsus4/G		[0	2	2	0	0	2]
Bsus4/G		[0	2	4	0	0	01
Bsus4/G		[0	Х	4	0	0	0]
Bsus4/G		[2	2	2	0	0	0]
C	Cmaj	0]	3	2	0	1	0]
С	Cmaj	0]	3	5	5	5	3]
C	Cmaj	[3	3	2	0	1	0]
C	Cma j	[3	Х	2	0	1	0]
C	Cmaj	[X	3	2	0	1	0]
C		[X	3	5	5	5	0]
	Cmaj						
C#5	Caug	[X	3	2	_1	1	0]
Cb5		[X	Χ	4	5	Χ	0]
C/A		0]	0	2	0	1	3]
C/A		[X	0	2	0	1	0]
C/A		[X	0	2	2	1	3]
C/A		[X	0	5	5	5	8]
C/B		[0	3	2	0	0	0]
C/B		[X	2	2	0	1	01
C/B		[X	3	5	4	5	3]
C/Bb		[X	3	5	3	5	3]
C/D		[3	Χ	0	0	1	0]
C/D		[X	3	0	0	1	0]
C/D		[X	3	2	0	3	0]
C/D		[X	3	2	0	3	3]
C/D		[X	X	0	0	1	0]
C/D		[X	X	0	5	5	3]
C/D		[X	5	5	5	Х	0]
C/F		[X	3	3	0	1	0]
C/F		[X	Χ	3	0	1	0]
C5	C(no 3rd)	[X	3	5	5	Χ	3]
C6		0]	0	2	0	1	3]
C6		[X	0	2	0	1	0]
C6		[X	0	2	2	<u>.</u>	3]
		[X		5	5	. <u></u>	8]
C6			0			5	
C6/add9	C6/9	[X	5	7	5	8	0]
C7	Cdom 7	[X	3	5	3	5	3]
C7sus4		[X	3	5	3	6	3]
C9(b5)		0]	3	Χ	3	3	2]
Cadd9	C2	[3	Χ	0	0	1	0]
Cadd9	C2	[X	3	0	0	1	0]
Cadd9	C2	[X	3		0	3	0]
Cadd9	C2	[X	3	2			3]
Cadd9		[X	Χ	0	0	1	0]
Cadd9		[X	Х	0	5	5	3]
Cadd9	C2	[X	3	2	0	3	0]
Cadd9	C2	[X	5	5	5	Х	0]
Cdim/A		[X	Χ	1	2	1	2]
Cdim/Ab		[X		1	1	1	2]
				<u>⊹.</u> . 4			4]
Cdim/Ab		[X			5	4	
Cdim/D		[X	5	4	5	4	2]
Cdim7		[X	Х	1	2	1	2]
Cm		[X	3	5	5	4	3]
Cm		[X	Χ	5	5	4	3]

Cm/A (X X 1 2 1 3) Cm/Bb (X 3 5 3 4 3) Cm6 (X X 1 2 1 3) Cm7 (X 3 5 3 4 3) Cm7 (X 3 5 2 4 3) Cmaj7 C#7 (X 3 5 2 4 3) Cmaj7 C#7 (X 3 5 4 5 3) Cmaj9 C9(#7) (X 3 5 4 5 3) Csus (X 3 7 7) (X 3 7 0 1 1) Csus (X 3 7 1 1) (X 3 7 0 1 1) Csus (X 3 7 1 1) (X 3 7 0 1 1) Csus (X 3 7 1 1) (X 3 7 0 1 1) Csus (X 3 7 1 1 1) (X 3 7 0 1 3) Csus (X 3 7 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	שם האקורד	שם אלטרנטיבי	ſΕ	A	D	G	В	e]
Cm/8b (X 3 5 3 4 3) Cm6 (X X 1 2 1 3) Cm7 (X 3 5 3 4 3) Cmaj? C#7 (D 3 2 0 0 0) Cmaj? C#7 (X 2 2 0 1 0) Cmaj? C#7 (X 3 5 4 5 3) Cmaj? C#7 (X 3 5 4 5 3) Cmaj9 C9(#7) (X 3 3 0 1 1) Csus Csus4 (X 3 3 0 1 1) Csus Csus4 (X 3 3 0 1 1) Csus2 Cadd9(no3) (X 5 5 5 X 3) Csus2 Cadd9(no3) (X 3 5 5 3 3) Csus2/A (X 3 0 0 3) (X 3 0 0 3) Csus2/A (X 3 0 0 0 3) Csus2/B (3 3 0 0 0 3) Csus2/B (3 3 0 0 0 3) Csus2/B (3 3 0 0 0 1 0) Csus2/E (X 3 0 0 0 1 0) Csus4/A (X 3 0 0 0 0 1 0) Csus4/B (X 3 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0			ſх	Χ	1			
Cm6 [X X 1 2 1 3] Cm7 [X 3 5 3 4 3] Cma17 C#7 [0 3 2 0 0 0] Cma17 C#7 [X 3 5 4 5 3] Cma17 C#7 [X 3 5 4 5 3] Cma19 C99 (#7) [X 3 3 0 0 1 1] Csus Csus4 [X 3 3 0 1 1] Csus Csus4 [X 3 3 0 1 1] Csus Csus4 [X 3 3 0 0 3 3] Csus2 Cadd9(no3) [X 3 5 5 3 3] Csus2 Cadd9(no3) [X 3 5 5 3 3] Csus2 (Add9(no3)) [X 3 5 5 5 3 3] Csus2 (A [X 3 7 7 5 8 3] Csus2 (A [X 3 7 7 5 8 3] Csus2 (A [X 3 7 7 5 8 3] Csus2 (A [X 3 7 7 5 8 3] Csus2 (A [X 3 7 0 0 0 3] Csus2 (B [3 3 3 0 0 0 0 3] Csus2 (B [3 3 3 0 0 0 0 3] Csus2 (B [3 3 3 0 0 0 0 3] Csus2 (B [3 3 3 0 0 0 0 3] Csus2 (B [3 3 3 0 0 0 0 3] Csus2 (B [3 3 3 0 0 0 0 3] Csus2 (B [3 3 3 0 0 0 0 3]								
Cm7 Cm3 7 C#7 (0 3 2 0 0 0) (0 1 0) (0 0 0 0 0) (0 0 0 0) (0 0 0 0) (0 0 0 0) (0 0 0 0) (0 0 0 0) (0 0 0 0) (0 0 0 0) (0 0 0 0) (0 0 0 0) (0 0 0 0) (0 0 0 0) (0 0 0 0) (0 0 0 0) (0 0 0 0) (0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0 0) (0 0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) (0 0 0 0 0) <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td>								
Cmaj7 C#7 [0 3 2 0 0 0] Cmaj7 C#7 [X 2 2 0 1 0] Cmaj7 C#7 [X 3 5 4 5 3] Cmaj9 C9(#7) [X 3 0 0 0 0] Csus Csus4 [X 3 3 0 1 1] Csus Csus4 [X 3 3 0 0 1 1] Csus2 Cadd9(no3) [X 3 0 0 3 3] Csus2 Cadd9(no3) [X 3 0 0 3 3] Csus2 Cadd9(no3) [X 3 0 0 0 3] Csus2/A [X 5 7 5 8 3] Csus2/A [X 3 0 0 0 3] Csus2/B [3 3 0 0 0 0 3] Csus2/B [3 3 0 0 0 0 3] Csus2/B [3 3 0 0 0 0 3] Csus2/E [X 3 0 0 0 0 3] Csus2/E [X 3 0 0 0 1 0] Csus4/A [3 3 0 0 0 1 1] Csus4/B [3 3 0 0 0 1 1] <t< td=""><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td></t<>								
Cmaj7 C#7 IX 2 2 0 1 0 C Cmaj7 C#7 IX 3 5 4 5 3 0 0 0 Cmaj9 C9 (H7) IX 3 0 0 0 0 0 0 Csus Csus4 IX 3 3 0 1 1 1 Csus Csus4 IX 3 3 0 1 1 1 Csus2 Cadd9(no3) IX 5 5 5 X 3 1 Csus2 Cadd9(no3) IX 3 5 5 3 3 3 Csus2/A IX X 0 0 3 3 IX 3 0 0 3 3 3 Csus2/A IX X 0 0 1 3 IX 3 0 0 0 3 3 Csus2/B IX 3 0 0 0 0 3 3 Csus2/B IX 3 0 0 0 0 3 3 Csus2/B IX 3 0 0 0 0 3 0 Csus2/E IX 3 0 0 0 1 0 0 Csus2/E IX 3 0 0 0 1 0 0 Csus2/E IX 3 0 0 1 0 0 Csus2/E IX 3 0 0 0 1 1 0 Csus4/A IX 3 0 0 0 1 1 0 Csus4/A IX X 3 0 0 0 1 1 0 Csus4/B IX X 0 0 0 2 3 2 0		G#7						
Cmaj7 C#7 [X 3 5 4 5 3] Cmaj9 C9(#7) [X 3 0 0 0 0] Csus Csus4 [X 3 3 0 1 1] Csus Csus4 [X X 3 0 1 1] Csus2 Cadd9(no3) [X 5 5 5 X 3] Csus2 Cadd9(no3) [X 3 5 5 5 3 3] Csus2 Cadd9(no3) [X 3 5 5 5 3 3] Csus2/A [X 3 0 0 2 1] 3 Csus2/A [X 3 0 0 0 3] 3 Csus2/B [3 3 0 0 0 3] 3 Csus2/E [3 3 0 0 1 0] 0 Csus2/E [X 3 2 0 3 0] 0 Csus2/E [X 3 2 0 3 0] 0 Csus2/E [X 3 2 0 3 0] 0 Csus2/F [X 5 5 5 X 0] Csus4/A [X 5 5 5 X 0] Csus4/B [X 3 3 0 0 1 1] Csus4/B [X 3 3 0 0 0 1] Csus4/B [X 2 3 0 0 0 1] Dmaj								
Cmaj9 C9 (#7) [X 3 0 0 0 0 1] Csus Csus4 [X 3 3 0 1 1] Csus Csus4 [X X 3 0 0 1 1] Csus2 Cadd9 (no3) [X 5 5 5 X 3] Csus2 Cadd9 (no3) [X 3 0 0 3 3] Csus2 Cadd9 (no3) [X 3 0 0 0 3 3] Csus2/A [X 5 7 5 8 3] Csus2/B [X 3 0 0 0 1 0] Csus2/E [X 3 0 0 0 1 0] Csus2/F [X 3 0 0 0 1 1] Csus4/A [X 5 5 5 X 0] Csus4/A [X 5 5 5 X 0] Csus4/B [X 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0								
CSus CSus4 [X X 3 3 0 1 1] CSus CSus4 [X X 5 5 5 X 3] CSus2 Cadd9(no3) [X 3 5 5 5 3] CSus2 Cadd9(no3) [X 3 5 5 5 3] CSus2 (Add9(no3)) [X 3 5 5 5 3] CSus2/A [X 5 7 5 8 8] CSus2/A [X 3 0 0 0 0 3] CSus2/B [X 3 0 0 0 0 3] CSus2/B [X 3 0 0 0 0 3] CSus2/B [X 3 0 0 0 0 0] CSus2/E [X 3 0 0 0 1 0] CSus2/F [X 3 0 0 0 1 1] CSus2/F [X 3 0 0 0 1 1] CSus2/F [X 3 0 0 0 1 1] CSus4/A [X 3 0 0 0 1 1] CSus4/A [X 3 0 0 0 1 1] CSus4/B [X 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0								
Csus Csus4 [X X 3 0 0 1 1] Csus2 Cadd9(no3) [X 5 5 5 X 3] Csus2 Cadd9(no3) [X 3 0 0 3 3] Csus2 Cadd9(no3) [X 3 5 5 5 3] Csus2/A [X X 5 7 5 8 3] Csus2/A [X X 0 2 1 3] Csus2/B [3 3 0 0 0 3] Csus2/B [3 3 0 0 0 3] Csus2/B [3 3 0 0 0 1 0] Csus2/E [3 3 0 0 0 1 0] Csus2/E [X 3 2 0 3 3] Csus2/E [X 3 3 0 0 1 0] Csus4/A [X 5 5 5 X 0] Csus4/A [X 5 5 5 X 0] Csus4/A [X 3 3 0 0 0 1 1] Csus4/B [X 3 3 0 0 0 1 1] Csus4/B [X 3 3 0 0 0 1 1] Csus4/B [X 3 3 0 0 0 1 1] Csus4/B [X 3 3 0 0 0 1 1] Csus4/B [X 3 3 0 0 0 1 1] Csus4/B								
Csus2 Cadd9 (no3) [X 5 5 5 X 3] Csus2 Cadd9 (no3) [X 3 0 0 3 3] Csus2 (A) [X 5 7 5 8 8] Csus2/A [X 5 7 5 8 8] Csus2/B [X 3 0 0 0 3] Csus2/B [3 3 0 0 0 0 3] Csus2/B [3 3 0 0 0 1 0] Csus2/E [3 3 0 0 0 1 0] Csus2/E [X 3 0 0 0 1 0] Csus4/E [X 3 0 0 0 1 0] Csus4/A [3 3 0 0 0 1 1 0] Csus4/A [3 3 0 0 0 1 1 0] Csus4/B [X 3 3 0 0 0 1 1 0] Csus4/B [X 3 3 0 0 0 1 1 0] Csus4/B [X 3 3 0 0 0 1 1 0] Csus4/B [X 3 3 0 0 0 1 1 0] Csus4/B [X 3 3 0 0 0 1 1 0] Csus4/B [X								
Csus2 Cadd9(no3) [X 3 0 0 3 3] Csus2/A [X 5 7 5 8 3] Csus2/A [X 5 7 5 8 3] Csus2/A [X 8 0 2 1 3] Csus2/B [3 3 0 0 0 3] Csus2/B [3 3 0 0 0 0 3] Csus2/B [3 3 0 0 1 0] Csus2/E [3 3 0 0 1 1] Csus2/E [3 3 3 0 0 1 1] Csus2/E [3 3 3 0 0 1 1] Csus2/F [3 3 3 0 0 1 1] Csus2/F [3 3 3 0 0 1 1] Csus4/A [3 3 3 0 0 1 1] Csus4/B [3 3 3 0 0 1 0] D [3 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0	Csus		[X		3		1	
Csus2 (A (X 3 5 5 3 3) Csus2/A (X 5 7 5 8 3) Csus2/B (3 3 0 0 0 3) Csus2/B (3 3 0 0 0 3) Csus2/B (3 3 X 0 0 1 0) Csus2/E (3 3 X 0 0 1 0) Csus2/E (X 3 0 0 1 0) Csus2/E (X X 0 0 1 0) Csus4/E (X X 0 0 0 1 1) Csus4/A (3 3 X 3 2 1 1) Csus4/A (3 3 X 3 0 0 1 1) Csus4/B (X 3 3 0 0 0 1 1) Csus4/B (X 3 3 0 0 0 1 1) Csus4/B (X 3 3 0 0 1 0) Csus4/B (X 3 3 0 0 1 0) Csus4/E (X 3 3 0 0 1 0) D (X 3 3 0 0 0 1 0) D (X 3 3 0 0 0 1 0) </td <td>Csus2</td> <td>Cadd9(no3)</td> <td>[X</td> <td>5</td> <td>5</td> <td>5</td> <td>Χ</td> <td>3]</td>	Csus2	Cadd9(no3)	[X	5	5	5	Χ	3]
Csus2/A [X 5 7 5 8 3] Csus2/B [X 0 2 1 3] Csus2/B [X 3 0 0 0 3] Csus2/B [X 3 0 0 0 3] Csus2/E [X 3 0 0 0 1 0] Csus2/E [X 3 2 0 3 0] Csus2/E [X 3 2 0 3 0] Csus2/E [X 3 2 0 3 0] Csus2/E [X X 0 0 1 0] Csus2/E [X X 0 0 1 0] Csus2/E [X X 0 0 5 5 3] Csus2/E [X X 5 5 5 5 0] Csus2/F [X 3 3 0 0 1 1] Csus2/F [X 5 5 5 5 0] Csus4/A [X X 3 2 1 1] Csus4/A [X X 3 3 0 0 1 1] Csus4/B [X 3 3 0 0 1 1] Csus4/B [X 3 3 0 0 1 1] Csus4/B [X 3 3 0 0 1 0] Csus4/E [X 3 3 0 0 1 0] D Dmaj [X 5 4 2 3 2] D Dmaj	Csus2	Cadd9(no3)	[X	3	0	0	3	3]
Csus2/A [X X 0 2 1 3] Csus2/B [3 3 0 0 0 3] Csus2/B [X 3 0 0 0 3] Csus2/E [X 3 0 0 1 0] Csus2/E [X 3 0 0 1 0] Csus2/E [X 3 2 0 3 3] Csus2/E [X 3 2 0 3 3] Csus2/E [X X 0 0 1 0] Csus2/F [X X 0 0 1 1] Csus4/A [X X 0 0 1 1] Csus4/A [X X 0 0 3] Csus4/B [X X 0 0 3] Csus4/B [X 3 0 0 0 1] Csus4/B [X 2 0 0 0 2 3 2] D Dmaj [X 5 4 2 3 2] D Dmaj [X 5 4 2 3 2] D Dmaj	Csus2	Cadd9(no3)	[X	3	5	5	3	3]
Csus2/B [3 3 0 0 0 3] Csus2/B [X 3 0 0 0 3] Csus2/E [X 3 0 0 1 0] Csus2/E [X 3 0 0 1 0] Csus2/E [X 3 2 0 3 0] Csus2/E [X 3 2 0 3 0] Csus2/E [X X 0 0 1 0] Csus2/E [X X 0 0 1 0] Csus2/E [X X 0 0 1 0] Csus2/E [X X 5 5 5 3 0] Csus2/F [3 3 0 0 0 1 1] Csus2/F [3 3 0 0 0 1 1] Csus4/A [3 X 3 2 1 1] Csus4/A [3 X 3 2 1 3] Csus4/B [X 3 3 0 0 0 1 1] Csus4/B [X 3 3 0 0 0 1 1] Csus4/B [X 3 3 0 0 1 0] Csus4/E [X 3 3 0 0 1 0] Csus4/E [X 3 3 0 0 0 1 1] Csus4/E [X 3 3 0 0 0 1 1] Csus4/E [X 3 3 0 0 0 1 1] Csus4/E [X 3 3 0 0 0 1 1] D Dmaj [X 2 0 2 3 2] D Dmaj [X 2 0 2 3 2] D Dmaj [X 2 0 2 0 2] D/B [X 2 0 2 0 2] [X 2 0 2 0 2]<	Csus2/A		[X	5	7	5	8	3]
Csus2/B [3 3 0 0 0 3] Csus2/B [X 3 0 0 0 3] Csus2/E [X 3 0 0 1 0] Csus2/E [X 3 0 0 1 0] Csus2/E [X 3 2 0 3 0] Csus2/E [X 3 2 0 3 0] Csus2/E [X X 0 0 1 0] Csus2/E [X X 0 0 1 0] Csus2/E [X X 0 0 1 0] Csus2/E [X X 5 5 5 3 0] Csus2/F [3 3 0 0 0 1 1] Csus2/F [3 3 0 0 0 1 1] Csus4/A [3 X 3 2 1 1] Csus4/A [3 X 3 2 1 3] Csus4/B [X 3 3 0 0 0 1 1] Csus4/B [X 3 3 0 0 0 1 1] Csus4/B [X 3 3 0 0 1 0] Csus4/E [X 3 3 0 0 1 0] Csus4/E [X 3 3 0 0 0 1 1] Csus4/E [X 3 3 0 0 0 1 1] Csus4/E [X 3 3 0 0 0 1 1] Csus4/E [X 3 3 0 0 0 1 1] D Dmaj [X 2 0 2 3 2] D Dmaj [X 2 0 2 3 2] D Dmaj [X 2 0 2 0 2] D/B [X 2 0 2 0 2] [X 2 0 2 0 2]<	Csus2/A		[X	Χ	0	2	1	3]
Csus2/B [X 3 0 0 0 3] Csus2/E [3 X 0 0 1 0] Csus2/E [X 3 0 0 1 0] Csus2/E [X 3 2 0 3 0] Csus2/E [X 3 2 0 3 3] Csus2/E [X X 0 0 1 0] Csus2/E [X X 0 0 5 5 3] Csus2/E [X X 0 0 5 5 3] Csus2/E [X X 3 2 1 1] Csus2/F [X 3 3 0 1 1 1] Csus4/A [X X 3 2 1 3] Csus4/A [X X 3 3 0 0 1 1] Csus4/B [X X 3 3 0 0 1 1] Csus4/B [X 3 3 0 0 1 0] Csus4/B [X 3 3 0 0 1 0] Csus4/B [X 3 3 0 0 1 0] D Dmaj [X 5 4 2 3 2] D Dmaj [X 0 0 2 2 3 2] D </td <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td>								
Csus2/E [3								
Csus2/E [X 3 0 0 1 0] Csus2/E [X 3 2 0 3 0] Csus2/E [X 3 2 0 3 3] Csus2/E [X X 0 0 1 0] Csus2/E [X X 0 0 1 0] Csus2/E [X 5 5 5 X 0] Csus2/F [3 3 0 0 1 1] Csus4/A [3 X 3 2 1 1] Csus4/A [X X 3 2 1 3] Csus4/B [X 3 5 6 3] Csus4/B [X 3 3 0 0 1 0] Csus4/B [X 3 3 0 0 0 1 1] Csus4/B [X 3 3 0 0 0 1 1] Csus4/B [X 3 3 0 0 0 1 1] Csus4/B [X 3 3 0 0 0 1 1] Csus4/B [X 3 3 0 0 0 1 1] Csus4/B [X 3 5 7 7 7 X 2] D Dmaj [X 5 7 0 2 0 2 3 2] D Dmaj [X 5 7 0 2 0 2 3 2]								
Csus2/E [X 3 2 0 3 3] Csus2/E [X X 0 0 1 0] Csus2/E [X X 0 0 1 0] Csus2/E [X X 0 0 5 5 3] Csus2/E [X X 0 0 1 1] Csus2/E [X X 0 0 1 1] Csus2/F [3 3 0 0 1 1] Csus4/A [3 X 3 2 1 3] Csus4/A [X X 3 3 0 0 3] Csus4/B [X X 3 5 3 6 3] Csus4/Bb [X X 3 0 1 0] Csus4/B [X X 3 0 1 0] Csus4/E [X X 3 0 1 0] Csus4/E [X X 3 0 1 0] D Dmaj [X X 0 0 2 2 3 2] D Dmaj [X X 0 0 2 2 3 2] D Dmaj [X X 0 0 2 2 3 2] D Dmaj [X X 0 0 2 2 3 2] D Dmaj [X X 0 0 2 2 3 2] D Dmaj [X X 0 0 2 2 3 2] D Dmaj [X X 0 0 2 2 3 2] D Dmaj [X X 0 0 2 2 3 2] D/B [X X 0 0 2 2 3 2] D/B [X X 0 0 2 2 3 2] D/B [X X 0 0 2 2 3 2]								
Csus2/E [X X 0 0 1 0] Csus2/E [X X 0 0 1 0] Csus2/E [X X 0 5 5 3] Csus2/F [X 5 5 5 X 0] Csus2/F [X 3 2 1 1] Csus4/A [X X 3 2 1 1] Csus4/A [X X 3 2 1 3] Csus4/B [X 3 5 3 6 3] Csus4/B [X 3 3 0 0 1 1] Csus4/E [X X 3 3 0 1 0] Csus4/E [X X 3 3 0 1 0] D Dmaj [X X 3 3 0 1 0] D Dmaj [X X 3 3 0 1 0] D Dmaj [X X 3 3 0 1 0] D Dmaj [X X 3 3 0 1 0] D Dmaj [X X 0 2 0 2 3 2] D Dmaj [X X 0 0 2 2 3 2] D Dmaj [X X 0 0 2 2 3 2] D Dmaj [X X 0 0 7 7 5] D#5 Daug [X X 0 0 7 7 5] D/B [X X 0 0 2 2 3 2] D/B [X X 0 0 2 2 3 2] D/B [X X 0 0 2 2 3 2] D/B [X X 0 0 2 2 3 2] D/C [X X 0 0 2 2 3 2] <								
Csus2/E [X X 0 0 1 0] Csus2/E [X X 0 0 5 5 3] Csus2/F [X 5 5 5 5 X 0] Csus2/F [3 3 0 0 1 1] Csus4/A [3 X 3 2 1 1] Csus4/A [X X 3 2 1 1] Csus4/B [X 3 5 3 6 3] Csus4/Bb [X 3 5 3 6 3] Csus4/E [X 3 3 0 1 0] Csus4/E [X X 3 0 1 0] D Dmaj [X 5 4 2 3 2] D Dmaj [X 0 0 2 3 2] D/B [X 0 0 2 2 3 2]								
Csus2/E [X X 0 5 5 3] Csus2/F [X 5 5 5 5 X 0] Csus4/A [3 3 0 0 1 1] Csus4/A [X 3 3 2 1 1] Csus4/A [X 3 5 3 6 3] Csus4/B [X 3 5 3 6 3] Csus4/B [X 3 5 3 6 3] Csus4/D [3 3 0 0 1 0] Csus4/E [X 3 5 3 0 1 0] Csus4/E [X 3 3 0 1 0] D Dmaj [X 5 4 2 3 2] D Dmaj [X 5 4 2 3 2] D Dmaj [X 0 0 2 3 2] D/B [X 0 0 2 3 2] 2] D/C [X 0 0 2 3 2] 2]								
Csus2/F [X 5 5 5 X 0] Csus2/F [3 3 0 0 1 1] Csus4/A [3 X 3 2 1 1] Csus4/A [X X 3 2 1 3] Csus4/B [X 3 3 0 0 3] Csus4/Bb [X 3 3 0 0 1 1] Csus4/Bb [X 3 3 0 0 1 1] Csus4/E [X X 3 0 1 0] D Dmaj [X 5 4 2 3 2] D Dmaj [X 9 7 7 X 2] D Dmaj [X 0 0 2 3 2] D Dmaj [X 0 0 2 3 2] D Dmaj [X 0 4 4 3 2] D Dmaj [X 0 4 4 3 2] D/B [X 0 0 2 1 2] D/B [X 0 0 2 2 3 2] D/C [X 0 0 0 2 1 2] D/C [X 0 0 0 2 3 2] D/C<								
Csus2/F [3 3 0 0 1 1] Csus4/A [3 x 3 2 1 1] Csus4/A [x x 3 2 1 3] Csus4/B [x 3 5 3 6 3] Csus4/Bb [x 3 5 3 6 3] Csus4/D [3 3 0 0 1 1] Csus4/E [x x 3 3 0 1 0] Csus4/E [x x 3 0 1 0] D Dmaj [x 5 4 2 3 2] D Dmaj [x 0 0 2 3 2] D Dmaj [x x 0 2 2 3 2] D Dmaj [x x 0 2 2 3 2] D Dmaj [x x 0 2 2 3 2] D/B [x x 0 2 2 3 2] D/B [x x 2 0 2 2 3 2] D/B [x x 2 0 2 2 3 2] D/B [x x 2 0 2 2 3 2] D/C [x x 5 7 5 7 5 7 5] D/C [x x 5 7 5 7 5 7 5] D/C [x x 5 7 5 7 5 7 5] D/D [x x 0 2 2 3 2] D/E <td< td=""><td></td><td></td><td>[X</td><td></td><td></td><td></td><td></td><td>3]</td></td<>			[X					3]
Csus4/A [3 X 3 2 1 1] Csus4/B [X 3 3 0 0 3] Csus4/Bb [X 3 5 3 6 3] Csus4/D [3 3 0 0 1 1] Csus4/E [X 3 3 0 1 0] Csus4/E [X 3 3 0 1 0] D Dmaj [X 5 4 2 3 2] D Dmaj [X 9 7 7 X 2] D Dmaj [X 0 0 2 3 2] D Dmaj [X 0 0 2 3 2] D Dmaj [X 0 0 2 3 2] D Dmaj [X 0 4 4 3 2] D Dmaj [X 0 4 4 3 2] D/B [X 0 4 4 3 2] D/B [X 0 4 4 3 2] D/B [X 2 0 2 0 2] D/B [X 3 0 2 0 2] D/C [X 5 7 5 7 5] D	Csus2/E		[X	5	5	5	Χ	0]
Csus4/A [X X 3 2 1 3] Csus4/B [X 3 3 0 0 3] Csus4/Bb [X 3 5 3 6 3] Csus4/D [3 3 0 0 1 1] Csus4/E [X 3 3 0 1 0] Csus4/E [X X 3 0 1 0] D Dmaj [X 5 4 2 3 2] D Dmaj [X 9 7 7 X 2] D Dmaj [X 0 0 2 3 2] D Dmaj [X 0 0 2 3 2] D Dmaj [X 0 4 4 3 2] D Dmaj [X 0 0 2 3 2] D/B [X 0 0 2 0 2] 2 D/B [X 2 0 2 0 2] 2 D/B [X 2 0 2 0 2] 2 D/C [X 3 0 2 2 2] 2 D/C [X 5 7 5 7 5 7 5] 2 D/C [X 5 7 5 7 5 7 5] 3 D/C [X 5 7 5 7 5 7 5] 3 D/C [X 5 7 5 7 5 7 5] 3 D/C [X 5 7 5 7 5 7 5] 3 D/E [0 0 0 2 3 2] <td< td=""><td>Csus2/F</td><td></td><td></td><td>3</td><td>0</td><td>0</td><td>1</td><td>1]</td></td<>	Csus2/F			3	0	0	1	1]
Csus4/Bb [X 3 5 3 6 3] Csus4/D [3 3 0 0 1 1] Csus4/E [X 3 3 3 0 0 1 0] Csus4/E [X X 3 0 1 0] Csus4/E [X X 3 0 1 0] D Dmaj [X 5 4 2 3 2] D Dmaj [X 9 7 7 X 2] D Dmaj [X 0 0 2 3 2] D Dmaj [X 0 4 2 3 2] D/B [X 0 4 4 3 3 2] D/B [X 0 0 2 3 2] D/B [X 2 0 2 0 2] D/B [X 2 0 2 0 2] D/C [X 5 7 5 7 5 7 2] D/C [X 3 X 2 3 2] D/C [X 5 7 5 7 5 7 5] D/C [X 5 7 5 7 5 7 5] D/C [X 5 7 5 7 5 7 5] D/C [X 5 7 5 7 5 7 5] D/E [0 0 4 2	Csus4/A		[3	Χ	3	2	1	1]
Csus4/Bb [X 3 5 3 6 3] Csus4/D [3 3 0 0 1 1] Csus4/E [X 3 3 0 1 0] D [X X 3 0 1 0] D Dmaj [X 5 4 2 3 2] D Dmaj [X 9 7 7 X 2] D Dmaj [X 0 0 2 3 2] D Dmaj [X 0 0 2 3 2] D Dmaj [X 0 4 2 3 2] D Dmaj [X X 0 7 7 5] D Dmaj [X X 0 7 7 5] D Dmaj [X X 0 3 3 2] D Dmaj [X X 0 2 3 2] D Dmaj [X X 0 2 3 2] D [X X 0 2 2 3 2] D/B [X X 0 2 2 2 2] D/B [X 2 0 2 3 2] D/B [X 2 2 4 2 3 2] D/B [X X 0 2 2 2] D/C [X 3 X 2 3 2] D/C [X 5 7 5 7 5 7 5] D/D [X 0 0 2 2 3 2] D/E [0 0 0 2 3 2] D/E </td <td>Csus4/A</td> <td></td> <td>[X</td> <td>Х</td> <td>3</td> <td>2</td> <td>1</td> <td>3]</td>	Csus4/A		[X	Х	3	2	1	3]
Csus4/Bb [X 3 5 3 6 3] Csus4/D [3 3 0 0 1 1] Csus4/E [X 3 3 0 1 0] D Dmaj [X 5 4 2 3 2] D Dmaj [X 9 7 7 X 2] D Dmaj [X 0 0 2 3 2] D Dmaj [X 0 0 2 3 2] D Dmaj [X 0 4 2 3 2] D Dmaj [X X 0 7 7 5] D Dmaj [X X 0 7 7 5] D Dmaj [X X 0 3 3 2] D Dmaj [X X 0 7 7 5] D#5 Daug [X X 0 3 3 2] D/B [X X 0 3 3 2] D/B [X X 0 2 2 2] D/B [X 2 0 2 3 2] D/B [X 2 0 2 3 2] D/B [X 2 0 2 3 2] D/C [X 3 X 2 3 2] D/C [X 5 7 5 7 5 7 5] D/D [X X 0 2 2 2] D/C [X 3 X 2 3 2] D/E [X 0 0 2 2 3 2] D/E [X 0 0 2 2 3 2] D/E	Csus4/B		[X	3	3	0	0	3]
Csus4/D [3 3 0 0 1 1] Csus4/E [X 3 3 0 1 0] D Dmaj [X 5 4 2 3 2] D Dmaj [X 9 7 7 X 2] D Dmaj [X 0 0 2 3 2] D Dmaj [X 0 0 2 3 2] D Dmaj [X 0 4 4 3 2] D Dmaj [X 0 4 4 3 2] D/B [X 0 4 2 3 2] D/B [X 0 0 2 3 2] D/B [X 0 0 2 3 2] D/C [X 0 0 2 1 2] D/C [X 0 0 2 1 2] D/C [X 0 0 0 2 3 2] D/C [X 0 0 0 2 3 2] D/E [0 0 0 0 2 3 2] D/E [0 0 0 4 2 3 0] D/E<			[X	3	5	3	6	
Csus4/E [X X 3 3 0 1 0] Csus4/E [X X 3 0 1 0] D Dmaj [X 5 4 2 3 2] D Dmaj [X 9 7 7 X 2] D Dmaj [X 0 0 2 3 2] D Dmaj [X 0 4 2 3 2] D Dmaj [X X 0 2 3 2] D Dmaj [X X 0 7 7 5] D Dmaj [X X 0 3 3 3 2] D Dmaj [X X 0 3 3 3 2] D/B [X X 0 4 4 3 2] D/B [X 2 0 2 0 2] D/B [X 2 0 2 3 2] D/B [X 2 0 2 0 2] D/C [X 3 X 2 2 3 2] D/C [X 3 X 2 3 2] D/E [0 0 0 2 2 3 2] D/E [0 0 0 4 2 3 0] D/E [0 0 0 4 2 3 0]								
Csus4/E [X X 3 0 1 0] D Dmaj [X 5 4 2 3 2] D Dmaj [X 9 7 7 X 2] D Dmaj [2 0 0 2 3 2] D Dmaj [X 0 4 2 3 2] D Dmaj [X X 0 2 3 2] D Dmaj [X X 0 7 7 5] D Dmaj [X X 0 7 7 5] D#5 Daug [X X 0 3 3 2] D/B [X 2 0 2 0 2] D/B [X 2 0 2 0 2] D/B [X 2 4 2 3 2] D/B [X X 0 2 0 2] D/C [X 3 X 2 3 2] D/C [X 3 X 0 2 2 2] D/E [0 0 0 2 3 2] D/E [0 0 0 4 2 3 0] D/E [0 0 0 4 2 3 0]							1	
D Dmaj [X 5 4 2 3 2] D Dmaj [X 9 7 7 X 2] D Dmaj [2 0 0 2 3 2] D Dmaj [X 0 4 2 3 2] D Dmaj [X 0 4 2 3 2] D Dmaj [X 0 4 2 3 2] D Dmaj [X 0 7 7 5] D#5 Daug [X 0 3 3 2] D/B [X 0 4 4 3 2] D/B [X 2 0 2 0 2] D/B [X 2 0 2 3 2] D/B [X 2 4 2 3 2] D/B [X 2 4 2 3 2] D/C [X 5 7 5 7 5 7 2] D/C [X 3 X 2 3 2] D/C [X 3 X 2 3 2] D/C [X 3 X 2 3 2] D/C [X 5 7 5 7 5 7 5] D/D [X 3 X 2 3 2] D/C [X 3 X 2 3 2] D/C [X 3 X 2 3 2] D/C [X 3 X 2 3 2] D/E [0 0 0 2 3 2] D/E [0 0 0 2 3 2] D/E [0 0 0 4 2 3 0] D/E [0 0 0 4 2 3 0]							1	
D Dmaj [X 9 7 7 X 2] D Dmaj [2 0 0 2 3 2] D Dmaj [X 0 0 2 3 2] D Dmaj [X 0 4 2 3 2] D Dmaj [X X 0 2 3 2] D Dmaj [X X 0 7 7 5] D#5 Daug [X X 0 3 3 2] D/B [X 0 4 4 3 2] D/B [X 2 0 2 0 2] D/B [X 2 0 2 3 2] D/B [X 2 4 2 3 2] D/B [X X 0 2 0 2] D/C [X 5 7 5 7 2] D/C [X 3 X 2 3 2] D/E [X 0 0 2 2 3 2] D/E [0 0 0 2 3 2] D/E [0 0 0 2 3 2] D/E [0 0 0 4 2 3 0] D/E [0 0 0 2 3 2] D/E [0 0 0 2 3 2] D/E [0 0 0 2 3		 Dma i					ユ	
D Dmaj [2 0 0 2 3 2] D Dmaj [X 0 0 2 3 2] D Dmaj [X 0 4 2 3 2] D Dmaj [X X 0 2 3 2] D Dmaj [X X 0 7 7 5] D#5 Daug [X X 0 3 3 2] D/B [X 0 4 4 3 2] D/B [X 2 0 2 0 2] D/B [X 2 0 2 0 2] D/B [X 2 4 2 3 2] D/B [X X 0 2 0 2] D/B [X X 0 2 0 2] D/B [X X 0 2 0 2] D/C [X 5 7 5 7 5 7 2] D/C [X 3 X 2 3 2] D/C [X 3 X 0 2 2 2] D/E [0 0 0 2 3 2] D/E [0 0 0 2 3 2] D/E [0 0 0 2 3 3 0]								ر تے ت
D Dmaj [x 0 0 2 3 2] D Dmaj [x 0 4 2 3 2] D Dmaj [x x 0 2 3 2] D Dmaj [x x 0 7 7 5] D#5 Daug [x x 0 3 3 2] D/B [x 0 4 4 3 2] D/B [x 2 0 2 0 2] D/B [x 2 0 2 3 2] D/B [x 2 4 2 3 2] D/B [x x 0 0 2 0 2] D/B [x x 0 0 2 1 2] D/C [x 5 7 5 7 5 7 2] D/C [x 3 x 2 3 2] D/C [x 3 x 2 3 2] D/C [x x 0 0 2 1 2] D/C [x x 3 x 2 3 2] D/C [x x 3 x 2 3 2] D/C [x x 0 0 2 2 1 2] D/C [x x 0 0 2 2 2 2] D/Db [x x 0 0 2 2 3 2] D/E [0 0 0 2 3 2] D/E [0 0 0 4 2 3 0] D/E [2 x 0 2 3 0]	<u> </u>							ე]]
D Dmaj [X 0 4 2 3 2] D Dmaj [X X 0 2 3 2] D Dmaj [X X 0 7 7 5] D#5 Daug [X X 0 3 3 2] D/B [X 0 4 4 3 2] D/B [X 2 0 2 0 2] D/B [X 2 0 2 3 2] D/B [X X 0 2 0 2] D/B [X X 0 2 0 2] D/C [X X 0 2 0 2] D/C [X 5 7 5 7 5 7 2] D/C [X 3 X 2 3 2] D/C [X 5 7 5 7 5 7 5] D/Db [X X 0 2 2 2 2] D/E [0 0 0 2 3 2] D/E [0 0 0 2 3 2] D/E [0 0 4 2 3 0] D/E [2 X 0 2 3 0]	<u> </u>							
D Dmaj [X X 0 2 3 2] D Dmaj [X X 0 7 7 5] D#5 Daug [X X 0 3 3 2] D/B [X 0 4 4 3 2] D/B [X 2 0 2 0 2] D/B [X 2 0 2 3 2] D/B [X 2 4 2 3 2] D/B [X X 0 2 0 2] D/B [X X 0 2 0 2] D/C [X 5 7 5 7 7 2] D/C [X 3 X 2 3 2] D/C [X X 0 2 2 2 2] D/Db [X X 0 2 2 2 2] D/E [0 0 4 2 3 0] D/E [0 0 4 2 3 0] D/E [2 X 0 2 3 0]	<u> </u>				<u>-</u>			
D Dmaj [X X 0 7 7 5] D#5 Daug [X X 0 3 3 2] D/B [X 0 4 4 3 2] D/B [X 2 0 2 0 2] D/B [X 2 0 2 3 2] D/B [X 2 4 2 3 2] D/B [X X 0 2 0 2] D/C [X 5 7 5 7 5 7 2] D/C [X 3 X 2 3 2] D/Db [X X 0 2 2 2 2] D/E [0 0 0 2 3 2] D/E [0 0 0 4 2 3 0] D/E [2 X 0 2 3 0]	D							2]
D#5 Daug [X X 0 3 3 2] D/B [X 0 4 4 3 2] D/B [X 2 0 2 0 2] D/B [X 2 0 2 3 2] D/B [X 2 4 2 3 2] D/B [X X 0 2 0 2] D/C [X 5 7 5 7 2] D/C [X 3 X 2 3 2] D/Db [X X 0 2 2 2] D/E [0 0 0 2 3 2] D/E [0 0 4 2 3 0] D/E [2 X 0 2 3 0]	D			Х	0	2	3	2]
D/B [X 0 4 4 3 2] D/B [X 2 0 2 0 2] D/B [X 2 0 2 3 2] D/B [X 2 4 2 3 2] D/B [X X 0 2 0 2] D/C [X 5 7 5 7 2] D/C [X 3 X 2 3 2] D/C [X 3 X 2 3 2] D/C [X 5 7 5 7 5] D/C [X 5 7 5 7 5] D/Db [X X 0 2 2 2] D/E [0 0 0 2 3 2] D/E [0 0 4 2 3 0] D/E [2 X 0 2 3 0]		Dmaj			0	7	7	
D/B [X 2 0 2 0 2] D/B [X 2 4 2 3 2] D/B [X X 0 2 0 2] D/C [X 5 7 5 7 2] D/C [X 3 X 2 3 2] D/C [X 5 7 5 7 5] D/Db [X X 0 2 2 2] D/E [0 0 0 2 3 2] D/E [0 0 4 2 3 0] D/E [2 X 0 2 3 0]	D#5	Daug		Χ	0			
D/B [X 2 0 2 3 2] D/B [X 2 4 2 3 2] D/B [X X 0 2 0 2] D/C [X 5 7 5 7 2] D/C [X 3 X 2 3 2] D/C [X 3 X 2 3 2] D/C [X 5 7 5 7 5] D/Db [X X 0 2 2 2] D/E [0 0 0 2 3 2] D/E [0 0 4 2 3 0] D/E [2 X 0 2 3 0]	D/B		[X	0	4	4	3	2]
D/B [X 2 4 2 3 2] D/B [X X 0 2 0 2] D/C [X 5 7 5 7 2] D/C [X 0 0 2 1 2] D/C [X 3 X 2 3 2] D/C [X 5 7 5 7 5] D/Db [X X 0 2 2 2] D/E [0 0 0 2 3 2] D/E [0 0 4 2 3 0] D/E [2 X 0 2 3 0]	D/B		[X	2	0	2	0	2]
D/B [X X 0 2 0 2] D/C [X 5 7 5 7 2] D/C [X 0 0 2 1 2] D/C [X 3 X 2 3 2] D/C [X 5 7 5 7 5] D/Db [X X 0 2 2 2] D/E [0 0 0 2 3 2] D/E [0 0 4 2 3 0] D/E [2 X 0 2 3 0]	D/B		[X	2	0	2	3	2]
D/C [X 5 7 5 7 2] D/C [X 0 0 2 1 2] D/C [X 3 X 2 3 2] D/C [X 5 7 5 7 5] D/Db [X X 0 2 2 2] D/E [0 0 0 2 3 2] D/E [0 0 4 2 3 0] D/E [2 X 0 2 3 0]	D/B		[X	2	4	2	3	2]
D/C [X 5 7 5 7 2] D/C [X 0 0 2 1 2] D/C [X 3 X 2 3 2] D/C [X 5 7 5 7 5] D/Db [X X 0 2 2 2] D/E [0 0 0 2 3 2] D/E [0 0 4 2 3 0] D/E [2 X 0 2 3 0]	D/B		[X	Χ	0	2	0	2]
D/C [X 0 0 2 1 2] D/C [X 3 X 2 3 2] D/C [X 5 7 5 7 5] D/Db [X X 0 2 2 2] D/E [0 0 0 2 3 2] D/E [0 0 4 2 3 0] D/E [2 X 0 2 3 0]			ſχ	5	7	5	7	21
D/C [X 3 X 2 3 2] D/C [X 5 7 5 7 5] D/Db [X X 0 2 2 2] D/E [0 0 0 2 3 2] D/E [0 0 4 2 3 0] D/E [2 X 0 2 3 0]				0	0		1	21
D/C [X 5 7 5 7 5] D/Db [X X 0 2 2 2] D/E [0 0 0 2 3 2] D/E [0 0 4 2 3 0] D/E [2 X 0 2 3 0]					<u>-</u>			
D/Db [X X 0 2 2 2] D/E [0 0 0 2 3 2] D/E [0 0 4 2 3 0] D/E [2 X 0 2 3 0]								
D/E [0 0 0 2 3 2] D/E [0 0 4 2 3 0] D/E [2 X 0 2 3 0]								ر ک آ
D/E [0 0 4 2 3 0] D/E [2 X 0 2 3 0]								2]
D/E [2 X 0 2 3 0]								
D/E [X 0 2 2 3 2]	_ /_							
	D/E		ĮΧ	Ü	2	2	3	2]

D/E	שם האקורד	שם אלטרנטיבי	[E	Α	D	G	В	e]
D/E			[X	Х	2	2	3	
D/E			[X		4			0]
D/G					7	7		0]
D/G					4	0	3	5]
D5 D(no 3rd) [5 5 7 7 7 8 5] D5 D(no 3rd) [X 0 4 4 3 2] D6 [X 2 0 2 0 2] 2 D6/add9 D6/9 [0 0 2 2 4 3 2] D7 Ddom 7 [X 5 7 5 7 2] D7 Ddom 7 [X 5 7 5 7 2] D7 Ddom 7 [X 3 X 2 3 2] D7 Ddom 7 [X 3 X 2 3 2] D7 Ddom 7 [X 3 X 2 3 2] D7 Ddom 7 [X 3 X 2 2 3 2] D7 Ddom 9 [0 0 0 2 2 1 2] D7 Ddom 9 [0 0 0 2 2 1 3] D7sus4 [X 5 7 5 8 8] D7sus4 [X 5 7 5 8 8] D9 Ddom 9 [0 0 0 2 2 1 2] D9 Ddom 9 [0 0 0 2 2 0 2] D9				Χ				
D5		D(no 3rd)		5	7	7		
D6					0			
D6			ſχ	0	4	4	3	
D6								
D6 [X X 0 2 0 2] 2 D6 [X X 0 2 0 2] 2 D6/add9 D6/9 [0 0 2 2 0 2 0 2] D7 Ddom 7 [X 5 7 5 7 5 7 2] D7 Ddom 7 [X 0 0 2 1 2] D7 Ddom 7 [X 3 X 2 2 3 2] D7 Ddom 7 [X 5 7 5 7 5 7 5] D7 Ddom 7 [X 5 7 5 7 5 7 5] D7sus4 [X X 0 2 1 3] D9 Ddom 9 [X X 0 2 1 3] D9 Ddom 9 [X 5 7 5 7 5 7 0] D9 Ddom 9 [X 5 7 5 7 5 7 0] D9 (#5) [0 0 3 X 3 3 2] Dadd9 [X 5 7 5 7 5 7 0] D9(#5) [0 0 3 X 3 3 2] Dadd9 [X 5 7 5 7 5 7 0] D9(#5) [0 0 3 X 3 3 2] Dadd9 [X 5 7 5 7 5 7 0] D9(#5) [0 0 3 X 3 3 2] Dadd9 D2 [0 0 0 4 2 3 0] Dadd9 D2 [0 0 0 4 2 3 0] Dadd9 D2 [X 8 0 2 2 3 0] Dadd9 D2 [X 8 0 2 2 3 0]								
D6 [X X 0 2 0 2] 2 0 2 2 0 2 2 0 2 2 0 2 2 0 2 2 0 2 0 2 0 2 2 0 2 0 2 0 2 2 0 2 0 2 0 2 2 0 2 0 2 0 2 0 2 2 0 2 0 2 0 2 0 2 2 0 2 0 2 0 2 0 2 2 0 2 0 2 0 2 0 2 2 0 2 0 2 0 2 0 2 2 0 2 0 2 0 2 0 2 2 0 2 0 2 0 2 0 2 2 0 2 0 2 0 2 2 0 2 1 2 2 0 2 1 2 2 0 2 1 2 2 0 2 1 2 2 0 2 1 2 2 0 2 1 2 2 0 2 1 2 2 0 2 1 2 2 0 2 1 2 2 0 2 1 2 2 0 2 1 2 2 0 2 1 2 2 0 2 1 2 2 0 2 1 3 2 0 2 1 3 2 0 2 1 3 2 0 2 1 3 2 0 2 1 2 3 1 2 2 0 2 1 3 3 0 2 1 2 3 0 2 1 2 3 0 2 3 0 2 1 2 3 0 2 1 2 3 0 2 2 1 2 3 0 2 3 0 2 2 1 2 3 0 2 2 1 2 3 0 2 2 1 2 3 0 2 2 1 2 3 0 2 2 1 2 3 0 2 2 1 2 3 0 2 2 1 2 3 0 2 2 1 2 3 0 2 2 1 2 3 0 2 2 1 2 3 0 2 2 1 2 3 0 2 2 1 2 3 0 2 2 2 3 2 3 0 2 2 2 3 2 3 0 2 2 2 3 2 3 0 2 2 2 3 2 3 0 2 2 2 3 2 3 0 2 2 2 3 2 3 0 2 2 2 3 2 3 0 2 2 2 3 2 3 0 2 2 2 3 2 3 0 2 2 2 3 2 3 0 2 2 2 3 2 3 0 2 2 3 2 3 0 2 2 2 3 2 3 0 2 2 2 3 2								
D6/add9 D6/9 [0 0 2 4 3 2] D6/add9 D6/9 [0 2 0 2 0 2] D7 Ddom 7 [x 5 7 5 7 2] D7 Ddom 7 [x 3 x 2 3 2] D7 Ddom 7 [x 3 x 2 3 2] D7 Ddom 7 [x 5 7 5 7 5 7 5] D7sus4 [x 5 7 5 7 5 8 3] D7sus4 [x 2 x 0 2 1 0] D9 Ddom 9 [0 0 0 0 2 1 2] D9 Ddom 9 [2 x 0 2 1 0] D9 Ddom 9 [2 x 0 2 1 0] D9 Ddom 9 [2 x 0 2 1 0] D9 (#5) [0 3 x 3 3 2] Dadd9 D2 [0 0 0 2 3 2] Dadd9 D2 [0 0 0 4 2 3 0] Dadd9 D2 [0 0 0 4 2 3 0] Dadd9 D2 [0 0 4 2 3 0] Dadd9 D2 [x 0 0 4 2 3 0] Dadd9 D2 [x 0 0 4 2 3 0] Dadd9 D2 [x 0 0 4 2 3 0] Dadd9 D2 [x 0 0 4 2 3 0] Dadd9 D2 [x 0 0 4 2 3 0]								
D6/add9		n6/9						
D7 Ddom 7 [X 5 7 5 7 2] D7 Ddom 7 [X 0 0 2 1 2] D7 Ddom 7 [X 3 X 2 3 2] D7 Ddom 7 [X 5 7 5 7 5 8 3] D7sus4 [X 5 7 5 8 3] D7sus4 [X X 7 0 2 1 3] D9 Ddom 9 [0 0 0 2 1 2] D9 Ddom 9 [X 5 7 7 7 0] D9 Ddom 9 [X 5 7 7 7 0] D9 (#5) [0 3 X 3 3 2] Dadd9 D2 [0 0 4 2 3 0] Dadd9 D2 [X 0 2 2 3 2] Dadd9 D2 [X 0 2 2 2 3 2] Dadd9								
D7 Ddom 7 [X 0 0 2 1 2] D7 Ddom 7 [X 3 X 2 3 2] D7 Ddom 7 [X 5 7 5 7 5 7 5] D7sus4 [X 5 7 5 8 3] D7sus4 [X X 0 2 1 3] D9 Ddom 9 [0 0 0 2 1 2] D9 Ddom 9 [2 X 0 2 1 0] D9 Ddom 9 [X 5 7 5 7 7 0] D9 Ddom 9 [X 5 7 5 7 7 0] D9 Ddom 9 [X 5 7 5 7 7 0] D9 Ddom 9 [X 5 7 5 7 7 0] D9 Ddom 9 [X 5 7 5 7 7 7 0] D9 Ddom 9 [X 5 7 7 5 7 7 0] D9 Ddom 9 [X 5 7 7 5 7 7 0] D9 Ddom 9 [X 5 7 7 7 0] D9 DD [X 0 3 2 2] Dadd9 D2 [X 0 3 3 2] Dadd9 D2 [X 0 3 2 2]								
D7 Ddom 7 [X 3 X 2 3 2] D7 Ddom 7 [X 5 7 5 7 5 7 5] D7sus4 [X 5 7 5 8 3] D7sus4 [X X 0 2 1 3] D9 Ddom 9 [0 0 0 2 1 2] D9 Ddom 9 [2 X 0 2 1 0] D9 Ddom 9 [X 5 7 5 7 0] D9 Ddom 9 [X 5 7 5 7 0] D9 (#5) [0 0 0 2 3 2] Dadd9 D2 [0 0 0 4 2 3 0] Dadd9 D2 [0 0 0 4 2 3 0] Dadd9 D2 [0 0 0 4 2 3 0] Dadd9 D2 [0 0 0 4 2 3 0] Dadd9 D2 [2 X 0 2 3 0] Dadd9 D2 [X 0 2 2 3 0] Dadd9 D2 [X 0 2 2 3 2] Dadd9 D2 [X 0 2 2 2 3 2] Dadd9 D2 [X 0 2 2 2 3 2] Dadd9								
D7 Ddom 7 [X 5 7 5 7 5 8 3] D7sus4 [X 5 7 7 5 8 3] D7sus4 [X X 0 2 1 3] D9 Ddom 9 [0 0 0 2 1 2] D9 Ddom 9 [2 X 0 2 1 0] D9 Ddom 9 [2 X 0 2 2 1 0] D9 Ddom 9 [X 5 7 5 7 0] D9(#5) [0 3 X 3 3 2] Dadd9 D2 [0 0 0 2 3 2] Dadd9 D2 [0 0 0 2 3 2] Dadd9 D2 [0 0 0 2 2 3 0] Dadd9 D2 [0 0 0 2 2 3 0] Dadd9 D2 [X 0 2 2 2 3 0] Dadd9 D2 [X 0 2 2 2 3 0] Dadd9 D2 [X 0 2 2 2 3 0] Daug/E [X 0 2 2 2 3 0] Db Dbmaj <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td>								
D7sus4 [X 5 7 5 8 3] D7sus4 [X X 0 0 2 1 3] D9 Ddom 9 [0 0 0 2 1 2] D9 Ddom 9 [2 X 0 2 1 0] D9 Ddom 9 [X 5 7 5 7 0] D9 Ddom 9 [X 5 7 5 7 0] D9(#5) [0 3 X 3 3 2] Dadd9 D2 [0 0 4 2 3 0] Dadd9 D2 [0 0 4 2 3 0] Dadd9 D2 [2 X 0 2 3 0] Dadd9 D2 [X 2 X 0 2 3 0] Dadd9 D2 [X 2 X 0 2 2 3 0] Dadd9 D2 [X 2 X 0 2 2 3 0] Dadd9 D2 [X 2 X 4 2 3 0] Dadd9 D2 [X 2 X 4 2 3 0] Dadd9 D2 [X 2 X 4 2 3 0] Daug/E [X 2 X 4 3 3 0] Db Dbmaj [X 4 4 6 6 6 4] Db Dbmaj [X 4 4 6 6 6 4] Db#5 Dba								
D7sus4		Daoiii 7						
D9								
D9 Ddom 9 [2 x 0 2 1 0] D9 Ddom 9 [x 5 7 5 7 0] D9(#5) [0 3 x 3 3 2] Dadd9 D2 [0 0 0 2 3 2] Dadd9 D2 [0 0 4 2 3 0] Dadd9 D2 [x 0 2 2 3 2] Dadd9 D2 [x 0 2 2 3 2] Dadd9 D2 [x x 2 2 3 0] Dadd9 D2 [x x 3 2 2 3 0] Dadd9 D2 [x x 3 2 2 3 0] Dadd9 D2 [x x 3 2 2 2 3 0] Dadd9 D2 [x x 3 3 0] Dadd9 D2 [x x 4 3 3 0] Dadd9 D2 [x x 4 3 3 0] Daug/E [x x 4 3 3 1 2 1] Db Dbmaj [x 4 4 6 6 6 4] Db Dbmaj [x x 4 3 1 2 1] Db Dbmaj [x x x 3 0 2 2 1] DbH5 Dbaug [x x x 3 1 2 2 1]		Ddom 0						
D9 Ddom 9 [x 5 7 5 7 0] D9(#5) [0 3 X 3 3 2] Dadd9 D2 [0 0 0 2 3 2] Dadd9 D2 [0 0 4 2 3 0] Dadd9 D2 [2 X 0 2 3 2] Dadd9 D2 [2 X 0 2 3 2] Dadd9 D2 [x X 2 2 3 2] Dadd9 D2 [x 5 4 2 3 0] Dadd9 D2 [x 8 7 7 7 X 0] Dadd9 D2 [x 8 7 7 7 X 0] Dadd9 D2 [x 8 4 3 1 2 1] Daug/E [x 8 4 4 6 6 6 4] Db Dbmaj [x 4 4 6 6 6 4] Db Dbmaj [x 4 4 6 6 6 4] Db Dbmaj [x 8 4 3 1 2 1] Db#5 Dbaug [x 8 4 3 4 0 4] Db/B [x 8 4 3 4 0 4] Db/B [x 8 4 3 4 0 4] Db/B [x 8 4 6 5 6 4] Db/C [x 8 4 6 5 6 4] <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td>								
D9(#5) [0 3 X 3 3 2] Dadd9 D2 [0 0 0 2 3 2] 2] Dadd9 D2 [0 0 4 2 3 0] 0] Dadd9 D2 [2 X 0 2 3 0] 0] Dadd9 D2 [X 0 2 2 3 2] 2] Dadd9 D2 [X 5 4 2 3 0] 2] Dadd9 D2 [X 5 4 2 3 0] 2 Dadd9 D2 [X 7 7 7 X 0] 3 0] Dadd9 D2 [X 7 7 7 X 0] 0 0 4 2 3 0] Dadd9 D2 [X 7 7 7 X 0] 0 1 <td< td=""><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td></td<>								
Dadd9 D2 [0 0 0 2 3 2] 2 Dadd9 D2 [0 0 4 2 3 0] 0 Dadd9 D2 [2 X 0 2 3 0] 0 Dadd9 D2 [X 0 2 2 3 2] 0 Dadd9 D2 [X 5 4 2 3 0] 0 Dadd9 D2 [X 9 7 7 X 0] 0 Dadd9 D2 [X 9 7 7 X 0] 0 Dadd9 D2 [X 9 7 7 X 0] 0 Dadd9 D2 [X 9 7 7 X 0] 0 Dadd9 D2 [X 4 3 3 0] 0 Dadd9 D2 [X 4 3 3 0] 0 Dadd9 D2 [X 4 4 3 3 0] 0 Db Dbmaj [X 4 4 6 6 6 4] 0 Db Dbmaj [X 4 8 6 6 6 4] 0 Db Dbmaj [X 8 8 6 6 6 4] 0 0 1 Db#5 Dbaug [X 8 8 6 6 6 4] 0 0 1 0 0 1 0 0 1 1 0 0 <		Daoiii 9						
Dadd9 D2 [0 0 4 2 3 0] Dadd9 D2 [2 x 0 2 3 0] Dadd9 D2 [x x 2 2 3 2] Dadd9 D2 [x x 2 2 3 2] Dadd9 D2 [x 5 4 2 3 0] Dadd9 D2 [x 9 7 7 x 0] Dadd9 D2 [x 9 7 7 x 0] Daug/E [2 x 4 3 3 0] Db Dbmaj [x 4 6 6 6 4] Db Dbmaj [x 4 6 6 6 4] Db Dbmaj [x x 3 1 2 1] Db Dbmaj [x x 3 3 1 2 1] Db Dbmaj [x x 3 3 0 2 1] Db#5 Dbaug [x x 3 3 0 2 1] Db#5 Dbaug [x x 3 3 0 2 1] Db/B [x x 3 3 1 2 1] Db/C [x 3 3 3 1 2 1] Dbf [x 4 6 6 x 4] Dbf [x 4 6 6 x 4] Dbf [x 4 6 6 x 4]								
Dadd9 D2 [2 x 0 2 3 0] Dadd9 D2 [x 0 2 2 3 2] Dadd9 D2 [x x 2 2 3 2] Dadd9 D2 [x 5 4 2 3 0] Dadd9 D2 [x 9 7 7 x 0] Daug/E [2 x 4 3 3 0] Db Dbmaj [x 4 6 6 6 4] Db Dbmaj [x 4 6 6 6 4] Db Dbmaj [x x 3 1 2 1] Db Dbmaj [x x 3 1 2 1] Db Dbmaj [x x 3 0 2 2] Db Dbmaj [x x 3 0 2 2] Db#5 Dbaug [x 0 x 2 2 1] Db#5 Dbaug [x 0 x 2 2 1] Db/B [x 1 3 1 2 1] Db/B [x 1 3 1 2 1] Db/C [x 3 3 1 2 1] Db/C [x 3 3 1 2 1] Db/C [x 4 6 6 x 4] Db/C [x 3 3 1 2 1] Db/C [x 3 3 3 1 2 1] Db/C [x 3 4 6 5 6 4] Db/C [x 3 3 1 2 1] Db/C [x 4 6 6 x 4] Db/C								
Dadd9 D2 [X 0 2 2 3 2] Dadd9 D2 [X X 2 2 3 2] Dadd9 D2 [X 5 4 2 3 0] Dadd9 D2 [X 9 7 7 X 0] Daug/E [2 X 4 3 3 0] Db Dbmaj [4 4 6 6 6 4] Db Dbmaj [X 4 3 1 2 1] Db Dbmaj [X 4 6 6 6 4] Db Dbmaj [X X 3 1 2 1] Db#5 Dbaug [X X 0 3 2 2 1] Db/B [X X 3 3 0 2 1] Db/B [X X 3 3 1 2 1] Db/C [X X 3 3 1 2 1] Db/C [X X 4 6 6 6 X 4] Db5 [X 4 6 6 X 4] Db6 [X 1 3 1 2 1] Db7 [X 4 6 6 X 4] Dba								
Dadd9 D2 [X X 2 2 3 2] Dadd9 D2 [X 5 4 2 3 0] Dadd9 D2 [X 9 7 7 X 0] Daug/E [2 X 4 3 3 0] Db Dbmaj [4 4 6 6 6 4] Db Dbmaj [X 4 3 1 2 1] Db Dbmaj [X X 3 0 2 2 1] Db#5 Dbaug [X X 3 0 2 1] Db/5 [X X 3 0 2 1] Db/B [X X 3 3 1 2 1] Db/B [X X 3 3 1 2 1] Db/B [X X 3 3 1 2 1] Db/C [X 3 3 1 2 1] Db/C [X 4 6 5 6 4] Db5 [X 4 6 5 6 4] Db5 [X 4 6 5 6 4] Db7 Db(no 3rd) [X 4 6 5 6 4] Db7 Dbdom 7 [X 4 3 4 0 4] Dbaug/D [X X 0 2 2 2 1] Dbaug/G [1 0 3 0 2 1] Dbdim/A [X 0 2 2 2 2 3] Dbdim/A <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td>								
Dadd9 D2 [X 5 4 2 3 0] Dadd9 D2 [X 9 7 7 X 0] Daug/E [2 X 4 3 3 0] Db Dbmaj [4 4 6 6 6 4] Db Dbmaj [X 4 3 1 2 1] Db Dbmaj [X X 3 0 2 2 1] Db#5 Dbaug [X X 3 0 2 1] Db/B [X X 3 0 2 1] Db/B [X X 3 3 1 2 1] Db/B [X X 3 3 1 2 1] Db/Bb [X X 3 3 1 2 1] Db/C [X X 3 3 1 2 1] Db/C [X X 3 3 1 2 1] Db5 Db(no 3rd) [X 4 6 5 6 4] Db5 Db(no 3rd) [X 4 3 4 0 4] Db7 Dbdom 7 [X 4 3 4 0 4] Dbaug/G [1 0 3 0 2 1] Dbdim/A [X 0 2 2 2 2 3] Dbdim/A [X 0 2 2 2 2 3] Dbdim/B [X 0 2 2 2 2 3]								
Dadd9 D2 [X 9 7 7 X 0] Daug/E [2 X 4 3 3 0] Db Dbmaj [4 4 6 6 6 4] Db Dbmaj [X 4 3 1 2 1] Db Dbmaj [X X 3 1 2 1] Db Dbmaj [X X 3 1 2 1] Db Dbmaj [X X 6 6 6 4] Db Dbmaj [X X 3 1 2 1] Db Dbmaj [X X 6 6 6 4] Db#5 Dbaug [X X 3 2 2 2 1] Db#5 Dbaug [X X 3 0 2 2 1] Db/B [X X 3 3 1 2 1] Db/B [X X 3 3 1 2 1] Db/Bb [X X 3 3 1 2 1] Db/C [X X 3 3 1 2 1] Db/C [X X 4 6 5 6 4] Db5 Db(no 3rd) [X 4 6 6 X 4] Db6 [X 1 3 1 2 1] Db7 Dbdom 7 [X X 0 2 2 2 1] Dbaug/G [1 0 3 0 2 1] Dbdim/A [X 0 2 2 2 2 3] Dbdim/A [X 0 2 2 2 2 3] Dbdim/A [X 0 2 2 2 2 2 3]								
Daug/E [2 X 4 3 3 0] Db Dbmaj [4 4 6 6 6 4] Db Dbmaj [X 4 3 1 2 1] Db Dbmaj [X 4 6 6 6 4] Db Dbmaj [X X 3 1 2 1] Db Dbmaj [X X 6 6 6 4] Db#5 Dbaug [X 0 3 2 2 1] Db#5 Dbaug [X 0 3 2 2 1] Db/B [X 4 3 4 0 4] Db/Bb [X 1 3 1 2 1] Db/C [X 3 3 1 2 1] Db6 [X 4 6 5 6 4] Db5 Db(no 3rd) [X 4 6 6 X 4] Db6 [X 1 3 1 2 1] Db7 Dbdom 7 [X 4 3 4 0 4] Dbaug/D [X 1 3 1 2 1] Dbdim/A [X 2 2 2 2 0] Dbdim/A [X 0 2 2 2 2 3] Dbdim/A [X 0 2 2 2 2 3] Dbdim/B [0 2 2 0 2 0 2 0]								
Db Dbmaj [4 4 6 6 6 4] Db Dbmaj [x 4 3 1 2 1] Db Dbmaj [x 4 6 6 6 4] Db Dbmaj [x x 3 1 2 1] Db Dbmaj [x x 6 6 6 4] Db#5 Dbaug [x 0 x 2 2 1] Db#5 Dbaug [x x 3 0 2 1] Db/B [x x 3 3 0 2 1] Db/B [x x 3 3 1 2 1] Db/Bb [x x 3 3 1 2 1] Db/C [x x 3 3 1 2 1] Db/C [x x 4 6 5 6 4] Db5 Db(no 3rd) [x x 4 6 6 x 4] Db6 [x x 1 3 1 2 1] Db7 Dbdom 7 [x x 3 3 1 2 1] Dbaug/D [x x 3 3 2 2 2 1] Dbaug/G [x x 3 3 2 2 2 2] Dbdim/A [x 0 2 2 2 2] Dbdim/A [x 0 2 2 2 2] Dbdim/A [x 0 2 2 2 2] Dbdim/B [0 2 2 0 2 0 2 0]								
Db Dbmaj [X 4 3 1 2 1] Db Dbmaj [X 4 6 6 6 4] Db Dbmaj [X X 3 1 2 1] Db Dbmaj [X X 6 6 6 4] Db#5 Dbaug [X 0 X 2 2 1] Db#5 Dbaug [X X 3 0 2 1] Db/B [X 4 3 4 0 4] Db/Bb [X 1 3 1 2 1] Db/C [X 3 3 1 2 1] Db/C [X 4 6 5 6 4] Db5 Db(no 3rd) [X 4 6 6 X 4] Db6 [X 1 3 1 2 1] Db7 Dbdom 7 [X 4 3 4 0 4] Dbaug/D [X X 0 2 2 2 1] Dbdim/A [X 2 2 2 0] Dbdim/A [X 0 2 2 2 2 3] Dbdim/A [X 0 2 2 2 2 3] Dbdim/B [0 2 2 0 2 0 2 0]		Dhana i						
Db Dbmaj [X 4 6 6 6 4] Db Dbmaj [X X 3 1 2 1] Db Dbmaj [X X 6 6 6 4] Db#5 Dbaug [X 0 X 2 2 1] Db#5 Dbaug [X X 3 0 2 1] Dbb5 [X X 3 3 0 2 1] Db/B [X 1 3 1 2 1] Db/Bb [X 1 3 1 2 1] Db/C [X 3 3 1 2 1] Db/C [X 4 6 5 6 4] Db5 Db(no 3rd) [X 4 6 6 X 4] Db6 [X 1 3 1 2 1] Db7 Dbdom 7 [X 4 3 4 0 4] Dbaug/D [X X 0 2 2 1] Dbdim/A [3 X 2 2 2 2 0] Dbdim/A [X 0 2 0 2 0 2 0] Dbdim/A [X 0 2 2 2 2 3] Dbdim/B [0 2 2 0 2 0 2 0]								
Db Dbmaj [X X 3 1 2 1] Db Dbmaj [X X 6 6 6 4] Db#5 Dbaug [X 0 X 2 2 1] Dbb5 [X X 3 0 2 1] Db/B [X X 3 0 2 1] Db/B [X 4 3 4 0 4] Db/Bb [X 1 3 1 2 1] Db/C [X 4 6 5 6 4] Db/C [X 4 6 5 6 4] Db5 Db(no 3rd) [X 4 6 6 X 4] Db6 [X 1 3 1 2 1] Db7 Dbdom 7 [X 4 3 4 0 4] Dbaug/D [X X 0 2 2 1] Dbdim/A [3 X 2 2 2 2 0] Dbdim/A [X 0 2 0 2 0] Dbdim/A [X 0 2 0 2 0] Dbdim/B [0 2 2 0 2 0]								
Db Dbmaj [X X 6 6 6 4] Db#5 Dbaug [X 0 3 2 2 1] Db#5 Dbaug [X 0 X 2 2 1] Dbb5 [X X 3 0 2 1] Db/B [X 4 3 4 0 4] Db/Bb [X 1 3 1 2 1] Db/C [X 3 3 1 2 1] Db/C [X 4 6 5 6 4] Db5 Db(no 3rd) [X 4 6 6 X 4] Db6 [X 1 3 1 2 1] Db7 Dbdom 7 [X 4 3 4 0 4] Dbaug/D [X X 0 2 2 2 1] Dbdim/A [3 X 2 2 2 2 0] Dbdim/A [X 0 2 0 2 0 2 0] Dbdim/A [X 0 2 0 2 0 2 0] Dbdim/B [0 2 2 0 2 0 2 0]								4]
Db#5 Dbaug [X 0 3 2 2 1] Db#5 Dbaug [X 0 X 2 2 1] Dbb5 [X X 3 0 2 1] Db/B [X 4 3 4 0 4] Db/Bb [X 1 3 1 2 1] Db/C [X 3 3 1 2 1] Db/C [X 4 6 5 6 4] Db5 Db(no 3rd) [X 4 6 6 X 4] Db6 [X 1 3 1 2 1] Db7 Dbdom 7 [X 4 3 4 0 4] Dbaug/D [X X 0 2 2 1] Dbdim/A [3 X 2 2 2 0] Dbdim/A [X 0 2 0 2 0] Dbdim/A [X 0 2 2 2 3] Dbdim/B [0 2 2 0 2 0]						=		
Db#5 Dbaug [X 0 X 2 2 1] Dbb5 [X X 3 0 2 1] Db/B [X 4 3 4 0 4] Db/Bb [X 1 3 1 2 1] Db/C [X 3 3 1 2 1] Db/C [X 4 6 5 6 4] Db5 Db(no 3rd) [X 4 6 6 X 4] Db6 [X 1 3 1 2 1] Db7 Dbdom 7 [X 4 3 4 0 4] Dbaug/D [X X 0 2 2 1] Dbdim/A [3 X 2 2 2 0] Dbdim/A [X 0 2 0 2 0] Dbdim/A [X 0 2 2 2 3] Dbdim/B [0 2 2 0 2 0]								
Dbb5 [X X 3 0 2 1] Db/B [X 4 3 4 0 4] Db/Bb [X 1 3 1 2 1] Db/C [X 3 3 1 2 1] Db/C [X 4 6 5 6 4] Db5 Db(no 3rd) [X 4 6 6 X 4] Db6 [X 1 3 1 2 1] Db7 Dbdom 7 [X 4 3 4 0 4] Dbaug/D [X X 0 2 2 1] Dbaug/G [1 0 3 0 2 1] Dbdim/A [X 0 2 2 2 2 0] Dbdim/A [X 0 2 2 2 2 3] Dbdim/A [X 0 2 2 2 2 0] Dbdim/B [0 2 2 0 2 0]								<u> </u>
Db/B [X 4 3 4 0 4] Db/Bb [X 1 3 1 2 1] Db/C [X 3 3 1 2 1] Db/C [X 4 6 5 6 4] Db5 Db(no 3rd) [X 4 6 6 X 4] Db6 [X 1 3 1 2 1] Db7 Dbdom 7 [X 4 3 4 0 4] Dbaug/D [X X 0 2 2 1] Dbdim/A [3 X 2 2 2 0] Dbdim/A [X 0 2 0 2 0] Dbdim/A [X 0 2 2 2 3] Dbdim/B [0 2 2 0 2 0]								<u> </u>
Db/Bb [X 1 3 1 2 1] Db/C [X 3 3 1 2 1] Db/C [X 4 6 5 6 4] Db5 Db(no 3rd) [X 4 6 6 X 4] Db6 [X 1 3 1 2 1] Db7 Dbdom 7 [X 4 3 4 0 4] Dbaug/D [X X 0 2 2 1] Dbaug/G [1 0 3 0 2 1] Dbdim/A [X 0 2 0 2 0] Dbdim/A [X 0 2 0 2 0] Dbdim/A [X 0 2 2 2 0] Dbdim/B [0 2 2 0 2 0]								
Db/C [X 3 3 1 2 1] Db/C [X 4 6 5 6 4] Db5 Db(no 3rd) [X 4 6 6 X 4] Db6 [X 1 3 1 2 1] Db7 Dbdom 7 [X 4 3 4 0 4] Dbaug/D [X X 0 2 2 1] Dbaug/G [1 0 3 0 2 1] Dbdim/A [X 0 2 2 2 0] Dbdim/A [X 0 2 2 2 3] Dbdim/A [X 0 2 2 2 0 2 0] Dbdim/B [0 2 2 0 2 0]								
Db/C [X 4 6 5 6 4] Db5 Db(no 3rd) [X 4 6 6 X 4] Db6 [X 1 3 1 2 1] Db7 Dbdom 7 [X 4 3 4 0 4] Dbaug/D [X X 0 2 2 1] Dbaug/G [1 0 3 0 2 1] Dbdim/A [3 X 2 2 2 0] Dbdim/A [X 0 2 0 2 0] Dbdim/A [X 0 2 2 2 3] Dbdim/B [0 2 2 0 2 0]								
Db5 Db(no 3rd) [X 4 6 6 X 4] Db6 [X 1 3 1 2 1] Db7 Dbdom 7 [X 4 3 4 0 4] Dbaug/D [X X 0 2 2 1] Dbaug/G [1 0 3 0 2 1] Dbdim/A [3 X 2 2 2 0] Dbdim/A [X 0 2 0 2 0] Dbdim/A [X 0 2 2 2 3] Dbdim/B [0 2 2 0 2 0]								1]
Db6 [X 1 3 1 2 1] Db7 Dbdom 7 [X 4 3 4 0 4] Dbaug/D [X X 0 2 2 1] Dbaug/G [1 0 3 0 2 1] Dbdim/A [3 X 2 2 2 0] Dbdim/A [X 0 2 0 2 0] Dbdim/A [X 0 2 2 2 3] Dbdim/B [0 2 2 0 2 0]		-1./						
Db7 Dbdom 7 [X 4 3 4 0 4] Dbaug/D [X X 0 2 2 1] Dbaug/G [1 0 3 0 2 1] Dbdim/A [3 X 2 2 2 0] Dbdim/A [X 0 2 0 2 0] Dbdim/A [X 0 2 2 2 3] Dbdim/B [0 2 2 0 2 0]		Db(no 3rd)						4]
Dbaug/D [X X 0 2 2 1] Dbaug/G [1 0 3 0 2 1] Dbdim/A [3 X 2 2 2 0] Dbdim/A [X 0 2 0 2 0] Dbdim/A [X 0 2 2 2 3] Dbdim/B [0 2 2 0 2 0]								1]
Dbaug/G [1 0 3 0 2 1] Dbdim/A [3 X 2 2 2 0] Dbdim/A [X 0 2 0 2 0] Dbdim/A [X 0 2 2 2 3] Dbdim/B [0 2 2 0 2 0]		Dbdom 7						
Dbdim/A [3 X 2 2 2 0] Dbdim/A [X 0 2 0 2 0] Dbdim/A [X 0 2 2 2 3] Dbdim/B [0 2 2 0 2 0]								
Dbdim/A [X 0 2 0 2 0] Dbdim/A [X 0 2 2 2 3] Dbdim/B [0 2 2 0 2 0]								1]
Dbdim/A [X 0 2 2 2 3] Dbdim/B [0 2 2 0 2 0]								
Dbdim/B [0 2 2 0 2 0]								
Dbdim/Bb [x 1 2 0 2 0]								0]
	Dbdim/Bb		[X	1	2	0	2	0]

שם האקורד	שם אלטרנטיבי	[E	Α	D	G	В	e]
Dbdim/Bb		[X	Х	2	3	2	3]
Dbdim/D		[3		0	0	2	0]
Dbdim/D		[X		0	0	2	0]
Dbdim7		[X	1	2	0	2	0]
Dbdim7		[X	X	2	3	2	3]
			<u>.</u> 4		6		4]
Dbm		[X		6		5 2	
Dbm				2	1		0]
Dbm		[X	4	6	6	X	0]
Dbm/A		[X	0	2	1	2	0]
Dbm/B		[0	2	2	1	2	0]
Dbm/B		[X	4	6	4	5	4]
Dbm7		[0	2	2	1	2	0]
Dbm7		[X	4	6	4	5	4]
Dbm7(b5)	Dbo7	[0	2	2	0	2	0]
Dbmaj7	Db#7	[X	3	3	1	2	1]
Dbmaj7	Db#7	[X	4	6	5	6	4]
Dbsus2	Dbadd9(no3)	[X	Х	6	6	4	4]
Dbsus4/Bb		[X		4	3	2	4]
Ddim/B		[X	2	0	1	0	1]
Ddim/B		[X	X	0	1	0	1]
Ddim/B		[X		3	4	3	4]
Ddim/Bb		[X	1	3	1	3	1]
		[X	X		3		
Ddim/Bb				3		3	4]
Ddim/C		[X		0	1	1	1]
Ddim7		[X	2	0	1	0	1]
Ddim7		[X	Χ	0	1	0	1]
Ddim7		[X	Х	3	4	3	4]
Dm		[X	0	0	2	3	1]
Dm/B		[1	2	3	2	3	1]
Dm/B		[X	2	0	2	0	1]
Dm/B		[X	Х	0	2	0	1]
Dm/Bb		[1	1	3	2	3	1]
Dm/C		[X	5	7	5	6	5]
Dm/C		[X	Χ	0	2	1	1]
Dm/C		[X	Χ	0	5	6	5]
Dm/Db		[X	Χ	0	2	2	1]
Dm/E		[X	Χ	7	7	6	0 1
Dm6		[1	2	3	2	3	11
Dm6		[X	2	0	2	0	11
Dm6		[X		0	2	0	1]
Dm7		[X	5	7	5	6	5]
Dm7		[X		0	2	1	1]
Dm7	D-0	[X		0	5	6	5]
Dm7 (b5)	Do7	[X		0	1	1	
Dm7/add11	Dm7/11	[3	Х	0	2	1	
Dmaj7	D#7	[X	Х	0	2	2	2]
Dmin/maj7		[X		0	2	2	1]
Dsus	Dsus4	[5	Х	0	0	3	5]
Dsus	Dsus4	[3	0	0	0	3	3]
Dsus	Dsus4	[X	0	0	0	3	3]
Dsus	Dsus4	[X	Х	0	2	3	3]
Dsus2	Dadd9(no3)	[5	5	7	7	Χ	0]
Dsus2	Dadd9(no3)	[X	0	0	2	3	0]
Dsus2	Dadd9(no3)	0]	0	2	2	3	0]

שם האקורד	שם אלטרנטיבי	[E	A	D	G	В	e]	_
Dsus2	Dadd9(no3)	[X	0	2	2	3	0]	
Dsus2	Dadd9(no3)	[X	Χ	0	2	3	0]	
Dsus2/Ab		[4	Χ	0	2	3	0]	•
Dsus2/B		[0	2	0	2	0	0]	
Dsus2/B		[X	2	0	2	3	0]	•
Dsus2/Bb		[0	1		2	3	0]	•
Dsus2/C		[X			2	1	0]	-
Dsus2/C			X		5	5	5]	•
Dsus2/Db		[X	0	0	2	2		•
		[X					0]	•
Dsus2/Db					2	2	0]	-
Dsus2/Db					6	5	5]	-
Dsus2/Db		[X	Х	0	9	10		
Dsus2/F		[X	Х	7	7	6	0]	
Dsus2/G			0	2	0	3	0]	-
Dsus2/G		[X	0	2	0	3	3]	
Dsus2/G		[X	0	2	2	3	3]	_
Dsus2/G		[5	Х	0	0	3	0]	_
Dsus2/G		[X	0	0	0	Χ	0]	
Dsus2/Gb		[0	0	0	2	3	2]	•
Dsus2/Gb		[0	0	4	2	3	0]	
Dsus2/Gb		[2	X		2	3	0]	
Dsus2/Gb		[X		2	2	3	2]	•
Dsus2/Gb			X	2	2	3	2]	•
					2			•
Dsus2/Gb		[X	5	4		3	0]	
Dsus2/Gb		[X	9	7	7	X	0]	-
Dsus4/B		[3	0	0	0	0	3]	
Dsus4/B		[3	2	0	2	0	3]	
Dsus4/C		[X	5	7	5	8	3]	•
Dsus4/C		[X	Χ	0	2	1	3]	
Dsus4/E		[X	0	2	0	3	0]	_
Dsus4/E		[X	0	2	0	3	3]	_
Dsus4/E		[X	0	2	2	3	3]	
Dsus4/E		[5	Χ	0	0	3	0]	
Dsus4/E		[X	0	0	0	Χ	0]	•
Dsus4/Gb		[5	Х	4	0	3	5]	
Dsus4/Gb		[3	Χ	0	2	3	21	•
E	Emaj	[0	2	2	1	0	01	•
<u></u> E	Emaj	[X	7	6	4	5	0 J	•
E#5	Eaug	[X	3	2	<u>-</u>	1	U 1	•
Ε/A	Eaug	[X	0	2	<u>+</u> . 1	0	01	•
		[0	2	0	. <u>.</u> ±. 1	0	01	•
E/D					‡-			•
E/D		[0	2	2		3	0]	
E/D		[X	2	0	<u>∔</u>	3	0]	
E/D		[X	Χ	0	1	0	0]	
E/Db		[0	2	2	1	2	0]	-
E/Db		[X	4	6	4	5	4]	
E/Eb		[0	2	1	1	0	0]	_
E/Eb		[0	Х	6	4	4	0]	_
E/Eb		[X	Х	1	1	0	0]	-
E/Gb		[0	2	2	1	0	2]	
E/Gb		[0	Χ	4	1	0	0]	
E/Gb		[2	2	2	1	0	0]	
E11/b9		[0	0	3	4	3	41	•
E5	E(no 3rd)	[0	2			X	01	
	-\110 3-4/						٠ ٦	•

שם האקורד	שם אלטרנטיבי	[E	Α	D	G	В	e]
E5	E(no 3rd)	[X	7	9	9	Χ	0]
E6		[0	2	2	1	2	0]
E6		[X	4	6	4	5	4]
E7	Edom 7	[0	2	0	1	0	0]
E7	Edom 7	[0	2	2	1	3	0]
E7	Edom 7	[X	2	0	1	3	0]
E7	Edom 7	[X	<u>г</u> .	0	1	0	0]
E7/add11	E7/11	[X	0	0	1	0	0]
E7/b9(b5)	11/11	[0	1	3	1	3	1]
E7sus4		0]	2	0	2	0	0]
E75054	Edom 9	0]	2	0	1	0	2]
E9	Edom 9	[2	2	0	1	0	0]
		[0	2	2			
Eadd9	E2 E2				1	0	2]
Eadd9		0]	X	4	1	0	0]
Eadd9	E2	[2	2	2	1	0	0]
Eb	Ebmaj	[X	_1	1	3	4	3]
Eb	Ebmaj	[X	X	1	3	4	3]
Eb	Ebmaj	[X	X	5	3	4	3]
Eb#5	Ebaug	[3	2	1	0	0	3]
Eb#5	Ebaug	[3	Х	1	0	0	3]
Eb/C		[X	3	5	3	4	3]
Eb/D		[X	6	8	7	8	6]
Eb/Db		[X	1	1	3	2	3]
Eb/Db		[X	6	8	6	8	6]
Eb/Db		[X	Χ	1	3	2	3]
Eb/E		[X	Х	5	3	4	0]
Eb5	Eb(no 3rd)	[X	6	8	8	Х	6]
Eb6		[X	3	5	3	4	3]
Eb7	Ebdom 7	[X	1	1	3	2	3]
Eb7	Ebdom 7	[X	6	8	6	8	6]
Eb7	Ebdom 7	[X	Χ	1	3	2	3]
Ebaug/E		[3	Х	1	0	0	0]
Ebaug/E		[X	Х	1	0	0	0]
Ebdim/B		[2	Χ	1	2	0	2]
Ebdim/B		[X	0	1	2	0	2]
Ebdim/B		[X	2	1	2	0	2]
Ebdim/B		[X		4	2	4	2]
Ebdim/C		[X	Χ	1	2	1	2]
Ebdim7		[X		1	2	1	2]
Ebm		[X		4	3		2]
Ebm/Db		[X					2]
Ebm7		[X					2]
Ebmaj7	Eb#7	[X		8	7	8	6]
Ebsus2/Ab		[X		3	1	4	11
Ebsus4/F		[X		3	1	4	11
Edim/C		[X			3		3]
Edim/D		[3			3	3	0]
Edim/Db		[X					0]
Edim/Db		[X		2	3		3]
Edim/Eb		[X			3	4	0]
Edim7		[X			0	2	0]
Edim7							
		[X		2		2	3]
Em					0	0	0]
Em		[3	Λ	2	0	0	0]

שם האקורד	שם אלטרנטיבי	[E	Α	D	G	В	e]
Em		[X	2	5	Х	Х	0]
Em/A		[3	Χ	2	2	0	0]
Em/A		[X	0	2	0	0	0]
Em/A		[X	0	5	4	5	0]
Em/C		[0	3	2	0	0	0]
Em/C		[X	2	2	0	1	0]
Em/C		[X	3	5	4	5	3]
Em/D		[0	2	0	0	0	0]
Em/D		[0	2	0	0	3	0]
Em/D		[0	2	2	0	3	0]
Em/D		0]	2	2	0	3	3]
Em/D		[X	<u>-</u>	0	9	8	71
Em/D		[X	X	2	4	3	3]
Em/D		0]	X	0	0	0	0]
Em/Db		[0	2	2	0	2	0]
Em/Eb		[3	Х	1	0	0	0]
Em/Eb		[X	Х	1	0	0	0]
Em/Gb		[0	2	2	0	0	2]
Em/Gb		[0	2	4	0	0	0]
Em/Gb		[0	Χ	4	0	0	0]
Em/Gb		[2	2	2	0	0	0]
Em6		[0	2	2	0	2	0]
Em7		0]	2	0	0	0	0]
Em7		0]	2	0	0	3	0]
Em7		[0	2	2	0	3	0]
Em7		[0	2	2	0	3	3]
Em7		[X	Χ	0	0	0	0]
Em7		[X	Х	0	9	8	7]
Em7		[X	Χ	2	4	3	3]
Em7		[0	Χ	0	0	0	0]
Em7(b5)	E07	[3	Х	0	3	3	0]
Em7/add11	Em7/11	0 1	0	0	0	0	0]
Em7/add11	Em7/11		0		0		3]
Em7/add11	Em7/11	[3			2		0]
	Em / / 11	[0	2		0		2]
Em9							
Em9			2		0	3	
Em9		[2			0		0]
Emaj7	E#7		2		1		0]
Emaj7	E#7	[0	Х		4		
Emaj7	E#7						0]
Emaj9	E9(#7)	[0	2	1	1	0	2]
Emaj9	E9(#7)	[4	Χ	4	4	4	0]
Emin/maj7		[3	Х				0]
Emin/maj7		[X				0	0]
Emin/maj9		[0	6				0]
	Esus4	[0	0	2	2		
Esus							0]
Esus	Esus4	0]		2			0]
Esus	Esus4						0]
Esus	Esus4	[X					0]
Esus	Esus4	[X		2	2	0	0]
Esus2	Eadd9(no3)	[7	9	9	Х	Х	0]
Esus2	Eadd9(no3)	[X	2	4	4	Х	0]
Esus2/A		[X					0]
Esus2/A							2]
			=-		=-		=

שם האקורד	שם אלטרנטיבי	[E	Α	D	G	В	e]
Esus2/Ab		0]	2	2	1	0	2]
Esus2/Ab		0]	Χ	4	1	0	0]
Esus2/Ab		[2	2	2	1	0	0]
Esus2/Db		[X	4	4	4	Х	0]
		[X	<u></u> 2	2	4	4	2]
Esus2/Eb							
Esus2/Eb		[X	X	4	4	4	0]
Esus2/G		[0	2	2	0	0	2]
Esus2/G		[0	2	4	0	0	0]
Esus2/G		0]	Х	4	0	0	0]
Esus2/G		[2	2	2	0	0	0]
Esus4/Ab		[X	0	2	1	0	0]
Esus4/C		[0	0	7	5	0	0]
Esus4/C		[X	3	2	2	0	0]
		[0	2	0	2	0	0]
Esus4/D							
Esus4/D		[X		0	2	3	0]
Esus4/Db		0]	0	2	4	2	0]
Esus4/Db		[X	0	7	6	0	0]
Esus4/Eb		[X	2	1	2	0	0]
Esus4/F		[0	0	3	2	0	0]
Esus4/G		[3	Х	2	2	0	0]
Esus4/G		[X	0	2	0	0	0]
Esus4/G		[X	0	5	4	5	0]
Esus4/Gb		[X	0	4	4	0	0]
Esus4/Gb		[X	2	4	2	5	2]
F	Fmaj	[1	3	3	2	1	1]
F	Fmaj	[X		3	2	1	1]
F	Fmaj	[X	3	3	2	1	1]
F	Fmaj	[X	Х	3	2	1	1]
F#5	Faug	[X	0	3	2	2	1]
F#5	Faug	[X	0	Χ	2	2	1]
F/D		[X	5	7	5	6	5]
F/D		[X		0	2	1	1]
F/D		[X					5]
				0	5		
F/E		[0	0	3		1	0]
F/E						1	0]
F/E		[1	Х	2	2		0]
F/E		[X		2	2	1	1]
F/E		[X	Χ	3	2	1	0]
F/Eb		[X	Х	1	2	1	1]
F/Eb		[X	Χ	3	5	4	5]
F/G		[3		3	2		11
F/G		[X					3]
F5		[1				X	1]
F5		[X	8	1(Δ. ()	
F6							
		[X		7			5]
F6		[X				1	1]
F6		[X	X	0	5		5]
F6/add9		[3	Х	0		1	1]
F7	Fdom 7	[X	Х	1	2	1	1]
F7	Fdom 7	[X	Х	3	5	4	5]
Fadd9	F2	[3	Х	3	2		11
Fadd9	F2	[X		3		1	3]
Faug/D		[X			2		ر ر 1 1
				3			1 7
Faug/G		[1	U	3	0	2	<u> </u>

Figure F	שם האקורד	שם אלטרנטיבי	[E	A	D	G	В	e]
Fdim/D			[X	2	0	1	0	1]
Fdim/D				Χ				
Fdim								
Fdim7								
Fdim7 [X X 3 0 1 0 1] Pdim7 [X X 3 3 1 1 1] Fm [X 3 3 1 1 1] Fm [X X 3 1 1 1] Fm/D [X X 0 1 1 1] Fm/Db [X 4 6 5 6 4] Fm/Db [X 8 10 8 9 8] Fm/Eb [X 8 10 8 9 8] Fm/Eb [X X 0 1 1 1] Fm6 [X X 1 1 1 1] Fm7 [X X 1 1 1 1] Fmaj7 F#7 [X X 3 2 1 0] Fmaj7 F#7 [X X 3 2 1 0] Fmaj7 F#7 [X X 3 2 2 1 0] Fmaj7 F#7 [X X 3 2 2 1 0] Fmaj7 F#7 [X X 3 2 2 1 0] Fmaj7 F#7 [X X 3 3 0 1 1] Fmaj7 F#7 [X X 3 3 0 1 1] Fmaj7 F#7 [X X 3 3 0 1 1] Fmaj7 F#7 [X X 3 3 0 1 1] Fmaj7 F#7 [X X 3 3 0 1 1] <t< td=""><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td></t<>								
Fdim7 [X X 3 3 4 3 4] Fm [X 3 3 1 1 1] Fm [X X 3 1 1 1] Fm/D [X X 0 1 1 1] Fm/Db [X 3 3 1 2 1] Fm/Db [X 4 6 5 6 8 9 8] Fm/Eb [X 8 10 8 9 8] Fm/Eb [X X 1 1 1 1] Fm6 [X X 1 1 1 1] Fm7 [X 8 10 8 9 8] Fm7 [X X 1 1 1 1] Fmaj7 [X X 1 1 1 1] Fmaj7 [X X 1 1 1 1] Fmaj7 F#7 [0 0 3 2 1 0] Fmaj7 F#7 [1 3 3 2 1 0] Fmaj7 F#7 [X X 2 2 1 1] Fmaj7 F#7 [X X 2 2 2 1 0] Fmaj7 F#7 [X X 3 3 2 0] Fmaj7 F#7 [X X 3 3 2 0] Fmaj7 F#7 [X X 3 3 2 1 1] Fmaj7 F#7 [X X 3 3 2 1 1] Fmaj9 F9(#7) [0 0 3 0 1 3] Fsus2 Fadd9 (no3) [X X 3 3 0 1 1] Fsus2 Fadd9 (no3) [X X 3 3 0 1 1] Fsus2/B								
Fm [X X 3 1 1 1] Fm [X X 3 1 1 1] Fm/D [X X 3 1 1 1] Fm/Db [X X 3 3 1 2 1] Fm/Db [X X 8 1 0 8 9 8] Fm/Eb [X X 1 1 1] Fm/Eb [X X 1 1 1] Fm6 [X X 1 1 1] Fm7 [X 8 10 8 9 8] Fm7 [X 8 10 8 9 8] Fm7 [X X 1 1 1] Fmaj7 F#7 [1 3 3 2 1 0] Fmaj7 F#7 [1 3 3 2 1 0] Fmaj7 F#7 [1 3 3 2 1 0] Fmaj7 F#7 [X X 2 2 1 1] Fmaj7 F#7 [X X 2 2 1 0] Fmaj7 F#7 [X X 3 2 1 0] Fmaj7 F#7 [X X 3 3 0 1 1] Fmaj7 F#7 [X X 3 3 0 1 1] Fmaj7 F#7 [X X 3 3 0 1 1] Fmaj7 F#7 [X X 3 3 0 1 1] Fmaj7			ĮΧ	Х				
Fm/D [X X 0 1 1 1] Fm/Db [X 3 3 1 2 1] Fm/Db [X 3 3 1 2 1] Fm/Db [X 3 6 5 6 4] Fm/Eb [X 8 10 8 9 8] Fm/Eb [X X 1 1 1] Fm6 [X X 0 1 1 1] Fm7 [X X 1 1 1 1] Fm7 [X X 1 1 1 1] Fm37 F47 [0 0 3 2 1 0] Fmaj7 F47 [0 0 3 2 1 0] Fmaj7 F47 [X X 2 2 1 0] Fmaj7 F47 [X X 2 2 1 1] Fmaj7 F47 [X X 3 2 1 0] Fmaj7 F47 [X X 3 3 0 1 1] Fmaj9 F9(#7) [0 0 3 0 1 1] Fsus Psus4 [X X 3 3 0 1 1] Fsus Psus2 Fadd9 (no3) [X X 3 3 0 1 1] Fsus 2/B [X X 3 3 0 0 1 1] Fsus 2/B [X X 3 3 0 0 0 1]	Fdim7		[X	Χ	3	4	3	4]
Fm/D (X X 0 1 1 1) Fm/Db (X 3 3 1 2 1) Fm/Db (X 4 6 5 6 8 9 8) Fm/Eb (X 8 10 8 9 8) Fm/Eb (X X 1 1 1 1) Fm6 (X X 0 1 1 1) Fm7 (X 8 10 8 9 8) Fm7 (X X 1 1 1 1 1) Fm3 7 (X X 1 1 1 1 1) Fmaj7 F#7 (0 0 3 2 1 0) Fmaj7 F#7 (1 X 2 2 1 0) Fmaj7 F#7 (X X 3 3 1 1) Fmaj7 F#7 (X X 3 3 1 1) Fmaj7/#11 [0 2 3 3 0 1 3] Fsus Fsus4 (X X 3 3 1 1) Fsus Fsus4 (X X 3 3 1 1) Fsus2/A Fadd9(no3) [X X 3 3 0 1 1] Fsus2/A [X X 3 3 0 1 0] Fsus2/B [X X 3 3 0 0 0] Fsus2/B [X X 3 3 0 0 0] Fsus2/	Fm		[X	3	3	1	1	1]
Fm/Db [X	Fm		[X	Χ	3	1	1	1]
Fm/Db [X	Fm/D		ſχ	Χ	0	1	1	11
Fm/Db [X 4 6 5 6 4] Fm/Eb [X 8 10 8 9 8] Fm/Eb [X X 1 1 1] Fm6 [X X 0 1 1 1] Fm6 [X X 1 1 1] Fm7 [X 8 10 8 9 8] Fm7 [X X 1 1 1 1] Fmaj7 F#7 [0 0 3 2 1 0] Fmaj7 F#7 [1 X 2 2 1 0] Fmaj7 F#7 [X X 3 3 1 1] Fmaj7 F#7 [X X 3 3 1 1] Fmaj7 F#7 [X X X 3 2 1 0] Fmaj7 F#7 [X X X 3 2 1 0] Fmaj7 F#7 [X X X 3 2 1 0] Fmaj7 F#7 [X X X 3 2 1 0] Fmaj7						1	2	11
Fm/Eb [X & 10 & 8 & 9 & 8] Fm/Eb [X X & 1 & 1 & 1] Fm6 [X X & 1 & 1 & 1] Fm7 [X & 8 & 10 & 8 & 9 & 8] Fm7 [X X & 1 & 1 & 1] Fmaj7 F#7 [0 & 3 & 2 & 1 & 0] Fmaj7 F#7 [1 & 3 & 2 & 2 & 1 & 0] Fmaj7 F#7 [X X X 3 & 2 & 1 & 0] Fmaj7 F#7 [X X X 3 & 2 & 1 & 0] Fmaj7 F#7 [X X X 3 & 2 & 1 & 0] Fmaj7 F#7 [X X X 3 & 2 & 1 & 0] Fmaj7 F#7 [X X X 3 & 2 & 1 & 0] Fmaj7 F#7 [X X X 3 & 2 & 1 & 0] Fmaj7 F#7 [X X X 3 & 2 & 1 & 0] Fmaj7 F#7 [X X X 3 & 2 & 1 & 0] Fmaj7 F#7 [X X X 3 & 2 & 1 & 0] Fmaj7 F#7 [X X X 3 & 2 & 1 & 0] Fmaj7 F#7 [X X X 3 & 2 & 1 & 0] Fmaj7 F#7 [X X X 3 & 2 & 1 & 0] Fmaj7 F#7 [X X X 3 & 2 & 1 & 0] Fsus 2 Fadd9(no3) [X X X 3 & 0 & 1 & 1]						=-		=-:
Fm/Eb [X X 1 1 1 1] Fm6 [X X 0 1 1 1] Fm7 [X 8 10 8 9 8] Fm7 [X X 1 1 1 1] Fmaj7 F#7 [0 0 3 2 1 0] Fmaj7 F#7 [1 3 3 2 1 0] Fmaj7 F#7 [1 X 2 2 1 0] Fmaj7 F#7 [X X 3 2 0] Fmaj7 F#7 [X X 3 2 0] Fmaj9 F9(#7) [0 0 3 0 1 3] Fsus2 Fadd9(no3) [X X 3 3 0 1 1] Fsus2 Fadd9(no3) [X X 3 3 0 1 1] Fsus2/B [X X 3 3 0 1 1] Fsus2/B [X X 3 3 0 1 1] Fsus2/B [X X 3 3 0 1 0] Fsus2/B [X X 3 3 0 0 1 0] <td< td=""><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td></td<>								
Fm6 [X X 0 1 1 1] Fm7 [X 8 10 8 9 8] Fm7 [X X 1 1 1 1] Fmaj7 F#7 [0 0 3 2 1 0] Fmaj7 F#7 [1 X 2 2 1 0] Fmaj7 F#7 [1 X 2 2 1 1] Fmaj7 F#7 [X X 3 2 1 0] Fmaj7 F#7 [X X 3 2 1 0] Fmaj7 F#7 [X X 3 2 1 0] Fmaj7/#11 [0 2 3 2 1 0] Fmaj9 F9(#7) [0 0 3 0 1 3] Fsus Fsus4 [X X 3 3 1 1] Fsus2 Fadd9(no3) [X X 3 3 0 1 1] Fsus2/A [3 X 3 2 1 1] Fsus2/A [3 X 3 2 1 1] Fsus2/B [X X 3 3 0 0 1 1] Fsus2/B [X 3 3 0 0 1 1] Fsus2/B [X 3 3 0 0 0 1] Fsus2/B [X 3 3 0 0 0 0 3] Fsus2/C [X 3 3 0 0 0 0 3] Fsus2/C [X 3 3 0 0 0 0 3] Fsus2/C [X 3 3 0 0 0 0 3] G Gmaj [3 X 0 0 0 3] G Gmaj [3 X 0 0 0 0 3]								
Fm7 [X X 1 1 1 1] Fm7 [X X 1 1 1 1] Fmaj7 F#7 [0 0 3 2 1 0] Fmaj7 F#7 [1 3 3 2 1 0] Fmaj7 F#7 [1 X 2 2 1 0] Fmaj7 F#7 [X X 3 2 1 0] Fmaj7/#11 [1 0 2 3 0 1 3] Fmaj9 F9(#7) [0 0 3 0 1 3] Fsus Fsus4 [X X 3 3 1 1] Fsus2 Fadd9(no3) [X X 3 3 0 1 1] Fsus2/A [3 X 3 2 1 1] Fsus2/A [3 X 3 3 0 1 1] Fsus2/A [X X 3 3 0 0 3] Fsus2/B [X 3 3 3 0 0 1 1] Fsus2/B [X 3 3 3 0 0 1 0] Fsus2/B [X 3 3 3 0 1 0] Fsus2/B [X 3 3 3 0 1 0] Fsus2/B [X 3 3 3 0 0 1 0] Fsus4/G [X 3 3 3 0 0 1 0] G Gmaj [X 3 5 5 4 3 3]								
Fm7 [X X 1 1 1 1 1] Fmaj7 F#7 [0 0 3 2 1 0] Fmaj7 F#7 [1 3 3 2 1 0] Fmaj7 F#7 [1 X X 2 2 1 0] Fmaj7 F#7 [X X 2 2 1 0] Fmaj7 F#7 [X X 3 2 1 0] Fmaj7/#11 [0 2 3 2 1 0] Fmaj9 F9(#7) [0 0 3 3 1 3] Fsus Fsus4 [X X 3 3 1 1] Fsus2 Fadd9(no3) [X X 3 3 0 1 1] Fsus2 Fadd9(no3) [X X 3 3 0 1 1] Fsus2/A [X X 3 3 0 1 1] Fsus2/A [X X 3 3 0 1 1] Fsus2/A [X X 3 3 0 1 1] Fsus2/B [X X 3 3 0 0 1 1] Fsus2/B [X X 3 3 0 1 0] Fsus2/B [X X 3 3 0 0 0 1 1] Fsus2/B [X X 3 3 0 0 0 0 3] Fsus2/B [X X 3 3 0 0 0 0 3] Fsus2/B [X X 3 3 0 0 0 0 3] Fsus4/G [X X 3 3 0 0 0 0 3] G Gmaj [3 X 0 0 0 0 3] G Gmaj [3 X 0 0 0 0 3] G Gmaj </td <td></td> <td></td> <td>ĮΧ</td> <td></td> <td>0</td> <td>1</td> <td>1</td> <td>1]</td>			ĮΧ		0	1	1	1]
Fmaj7 F#7 [0 0 3 2 1 0] Fmaj7 F#7 [1 3 3 2 1 0] Fmaj7 F#7 [1 X 2 2 1 0] Fmaj7 F#7 [X X 3 2 1 0] Fmaj7 F#7 [X X 3 2 1 0] Fmaj7 F#7 [X X 3 2 1 0] Fmaj7/#11 [0 0 3 0 1 3] 2 0 0] Fmaj9 F9(#7) [0 0 3 0 1 3] 1 Fsus Fsus F Fsus 4 [X X 3 3 0 1 1] 1 Fsus2 Fadd9(no3) [X X 3 3 0 1 1] 1 Fsus2/A Fadd9(no3) [X X 3 3 0 1 1] 1 Fsus2/A [3 X 3 2 1 3] 1 Fsus2/A [X X 3 3 0 0 1 1] 1 Fsus2/B [X X 3 3 0 0 0 1 1] 1 Fsus2/B [X X 3 3 0 0 0 1 1] 1 Fsus2/B [X X 3 3 0 0 0 1 1] 1 Fsus2/C [X X 3 3 0 0 0 1 1] 1 Fsus4/G [X X 3 5 3 6 3] 3 G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 X 0 0 0 3]	Fm7		[X	8	1() (3 9	8]
Fmaj7 F#7 [1 3 3 2 1 0] Fmaj7 F#7 [1 x 2 2 1 0] Fmaj7 F#7 [x x 2 2 1 0] Fmaj7 F#7 [x x 2 2 1 0] Fmaj7/#11 [0 2 3 2 1 0] Fmaj7/#11 [1 3 3 2 0 0] Fmaj9 F9(#7) [0 0 3 0 1 3] Fsus Fsus4 [x x 3 3 0 1 1] Fsus2 Fadd9(no3) [x x 3 0 1 1] Fsus2 Fadd9(no3) [x x 3 0 1 1] Fsus2/A [x x 3 0 1 1] Fsus2/A [x x 3 0 0 1] Fsus2/B [x x 3 0 0 0 3] Fsus2/B [x x 3 0 0 0 3] Fsus2/B [x x 3 0 0 0 1] Fsus2/B [x x 3 0 0 0 1] Fsus2/B [x x 3 0 0 0 1] Fsus2/B [x x 3 0 0 0 0 1] Fsus2/B [x x 3 0 0 0 0 1] Fsus4/G [x x 3 0 0 0 0 1] G Gmaj [x x 3 0 0 0 0 3] G Gmaj [x x 0 0 0 3] G Gmaj [x x 0 0 0 3] G Gmaj [x x 0	Fm7		[X	Χ	1	1	1	1]
Fmaj7 F#7 [1 3 3 2 1 0] Fmaj7 F#7 [1 x 2 2 1 0] Fmaj7 F#7 [x x 2 2 1 0] Fmaj7 F#7 [x x 2 2 1 0] Fmaj7/#11 [0 2 3 2 1 0] Fmaj7/#11 [1 3 3 2 0 0] Fmaj9 F9(#7) [0 0 3 0 1 3] Fsus Fsus4 [x x 3 3 0 1 1] Fsus2 Fadd9(no3) [x x 3 0 1 1] Fsus2 Fadd9(no3) [x x 3 0 1 1] Fsus2/A [x x 3 0 1 1] Fsus2/A [x x 3 0 0 1] Fsus2/B [x x 3 0 0 0 3] Fsus2/B [x x 3 0 0 0 3] Fsus2/B [x x 3 0 0 0 1] Fsus2/B [x x 3 0 0 0 1] Fsus2/B [x x 3 0 0 0 1] Fsus2/B [x x 3 0 0 0 0 1] Fsus2/B [x x 3 0 0 0 0 1] Fsus4/G [x x 3 0 0 0 0 1] G Gmaj [x x 3 0 0 0 0 3] G Gmaj [x x 0 0 0 3] G Gmaj [x x 0 0 0 3] G Gmaj [x x 0	Fmaj7	F#7	[0	0	3	2	1	0]
Fmaj7 F#7 [1 X 2 2 1 0] Fmaj7 F#7 [X X 3 2 1 0] Fmaj7 F#7 [X X 3 2 1 0] Fmaj7/#11 [0 2 3 2 1 0] Fmaj7/#11 [1 3 3 2 0 0] Fmaj9 F9(#7) [0 0 3 0 1 3] Fsus Fsus4 [X X 3 3 1 1] Fsus2 Fadd9(no3) [X X 3 0 1 1] Fsus2/A [3 X 3 2 1 1] Fsus2/A [3 X 3 2 1 1] Fsus2/A [X 3 3 0 0 1 1] Fsus2/B [X 3 3 0 0 3] Fsus2/B [X 3 3 0 0 1 1] Fsus2/B [X 3 3 0 0 1 1] Fsus2/E [X 3 3 0 0 1 1] Fsus2/E [X 3 3 0 0 0 1 1] Fsus4/G [X 3 3 0 0 0 1 1] G Gmaj [3 2 0 0 0 3] G#5 Gaug [3 2 1 0 0 3]<				3	3	2	1	0 1
Fmaj7 F#7 [X X Z Z Z 1 1] Fmaj7 F#7 [X X 3 Z 1 0] Fmaj7/#11 [0 Z 3 Z 1 0] Fmaj7/#11 [1 3 3 Z 0 0] Fmaj9 F9(#7) [0 0 3 0 1 3] Fsus Fsus4 [X X 3 3 1 1] Fsus2 Fadd9(no3) [X X 3 0 1 1] Fsus2 Fadd9(no3) [X X 3 0 1 1] Fsus2/A [X X 3 2 1 1] Fsus2/A [X X 3 2 1 1] Fsus2/A [X X 3 2 1 1] Fsus2/B [X X 3 2 0 0 3] Fsus2/B [X X 3 3 0 0 1 1] Fsus2/B [X X 3 3 0 0 1 1] Fsus2/E [X X 3 3 0 0 1 0] Fsus2/E [X X 3 3 0 0 1 0] Fsus4/G [X X 3 5 3 6 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 2 0 0 0 3] G Gmaj							1	
Fmaj7 F#7 [X X 3 2 1 0] Fmaj7/#11 [0 2 3 2 1 0] Fmaj9 F9(#7) [0 0 3 0 1 3] Fsus Fsus4 [X X 3 3 0 1 1] Fsus2 Fadd9(no3) [X X 3 3 0 1 1] Fsus2/A [3 X 3 2 1 1] Fsus2/A [3 X 3 2 1 1] Fsus2/A [X X 3 3 0 1 1] Fsus2/B [X X 3 3 0 0 3] Fsus2/B [X 3 5 3 6 3] Fsus2/B [X 3 3 0 0 1 1] Fsus2/B [X 3 3 0 0 1 1] Fsus2/E [X 3 3 0 0 1 1] Fsus2/E [X 3 3 0 0 0 1 1] Fsus4/G [X X 3 3 0 0 0 1 1] G Gmaj [X X 3 0 0 0 0 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [X X 0 4 3 3] G Gmaj [X X 0 4 3 3] G Gmaj [X X 0 0 0 3] G Gmaj [X X 0 0 0 0 3] G Gmaj [X X 0 0 0 0 3] G#5 Gaug [3								
Fmaj7/#11 [0 2 3 2 1 0] Fmaj7/#11 [1 3 3 2 0 0] Fmaj9 F9(#7) [0 0 3 0 1 3] Fsus Fsus4 [X X 3 3 0 1 1] Fsus2 Fadd9(no3) [X X 3 0 1 1] Fsus2 Fadd9(no3) [X X 3 0 1 1] Fsus2/A [3 X X 3 2 1 1] Fsus2/A [X X 3 2 1 3] Fsus2/B [X X 3 5 3 6 3] Fsus2/Bb [X 3 5 3 6 3] Fsus2/PE [X X 3 0 1 0] Fsus2/E [X X 3 0 1 0] Fsus4/G [X X 3 5 3 6 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 2 0 0 0 0 3] G Gmaj [3 2 0 0 0 0 3] G Gmaj [3 2 0 0 0 0 3] G Gmaj [3 2 0 0 0 0 3] G Gmaj [3 2 0 0 0 0 3] G Gmaj [3 2 0 0 0 0 0] G#5								
Fmaj7/#11 [1 3 3 2 0 0] Fmaj9 F9(#7) [0 0 3 0 1 3] Fsus Fsus4 [X X 3 3 0 1 1] Fsus2 Fadd9(no3) [X 3 3 0 1 1] Fsus2 Fadd9(no3) [X X 3 0 1 1] Fsus2/A [3 X 3 2 1 1] Fsus2/A [X X 3 2 1 3] Fsus2/B [X 3 3 0 0 3] Fsus2/B [X 3 3 0 0 1 1] Fsus2/B [X 3 3 0 0 1 1] Fsus2/B [X 3 3 0 0 1 0] Fsus2/B [X 3 3 0 0 1 0] Fsus2/B [X 3 3 0 0 1 0] Fsus2/E [X 3 3 0 0 1 0] Fsus4/G [X 3 3 0 0 1 0] G Gmaj [X 3 2 0 0 0 3] G Gmaj [3 2 0 0 0 3] G Gmaj [3 2 0 0 0 3] G Gmaj [X X 0 4 3 3] G Gmaj [X X 0 4 0 0 0]		F#/						
Fmaj9 F9(#7) [0 0 3 0 1 3] Fsus Fsus4 [X X 3 3 0 1 1] Fsus2 Fadd9(no3) [X X 3 0 1 1] Fsus2 Fadd9(no3) [X X 3 0 1 1] Fsus2/A [3 X 3 2 1 1] Fsus2/A [X X 3 2 1 3] Fsus2/B [X 3 3 0 0 3] Fsus2/B [X 3 3 0 0 1 1] Fsus2/B [X 3 3 0 0 1 1] Fsus2/E [X 3 3 0 0 1 0] Fsus2/E [X 3 3 0 0 1 0] Fsus4/G [X X 3 5 3 6 3] G Gmaj [3 2 0 0 0 3] G Gmaj [X X 0 4 3 3] G <								
Fsus Fsus4 [X X 3 3 3 1 1] Fsus2 Fadd9(no3) [X X 3 3 0 1 1] Fsus2 Fadd9(no3) [X X 3 0 1 1] Fsus2/A [3 X 3 2 1 1] Fsus2/A [X X 3 2 1 3] Fsus2/B [X 3 3 0 0 3] Fsus2/B [X 3 5 3 6 3] Fsus2/Bb [X 3 3 0 0 1 0] Fsus2/C [X 3 3 0 0 1 0] Fsus2/E [X 3 3 5 3 6 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 2 0 0 0 0 3] G Gmaj [3 2 0 0 0 0 3] G Gmaj [3 3 0 0 0 0 3] G Gmaj [3 3 0 0 0 0 0 3]							0	
Fsus2 Fadd9(no3) [X X 3 3 0 1 1] Fsus2/A [3 X 3 2 1 1] Fsus2/A [3 X 3 2 1 1] Fsus2/A [X X 3 2 1 3] Fsus2/B [X X 3 2 1 3] Fsus2/B [X 3 3 0 0 3] Fsus2/Bb [X 3 3 0 0 1 1] Fsus2/D [3 3 0 0 1 0] Fsus2/E [X X 3 0 1 0] Fsus4/G [X X 3 5 3 6 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 5 5 4 3 3] G Gmaj [3 5 5 4 3 3] G Gmaj [3 X 0 0 0 3] G Gmaj [X X 0 4 3 3] G Gmaj [X X 0 4 3 3] G Gmaj [X X 0 4 3 3] G Gmaj [X X 0 0 7 8 7] G#5 Gaug [3 X 1 0 0 3] G#5 Gaug [3 X 1 0 0 3] G/A [3 2 0 0 0 0 3] G/C [3 3 0 0 0 0 3] G/C [3 3 0 0 0 0 0 3] G/E	Fmaj9	F9(#7)	[0	0			1	3]
Fsus2/A Fadd9(no3) [X X 3 0 1 1] Fsus2/A [3 X 3 2 1 1] Fsus2/A [X X 3 2 1 3] Fsus2/B [X X 3 3 0 0 3] Fsus2/Bb [X 3 5 3 6 3] Fsus2/D [3 3 0 0 1 1] Fsus2/E [X X 3 0 1 0] Fsus2/E [X X 3 0 1 0] Fsus4/G [X X 3 5 3 6 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 5 5 4 3 3] G Gmaj [3 5 5 4 3 3] G Gmaj [X X 0 0 0 0 3] G Gmaj [X X 0 0 0 0 3] G#5 Gaug [3 X 1 0 0 0 0 3] G/A [3 2 0 0 0 0 0 3] G/C [3 3 0 0 0 0 3] G/C [3 3 0 0 0 0 3] G/E [0 2 0 0 0 0 3] G/E [0 2 0 0 0 3]<	Fsus	Fsus4	[X	Χ	3	3	1	1]
Fsus2/A [3 X 3 2 1 1] Fsus2/B [X X 3 2 1 3] Fsus2/Bb [X 3 5 3 6 3] Fsus2/D [3 3 0 0 1 1] Fsus2/E [X 3 3 0 1 0] Fsus2/E [X X 3 0 1 0] Fsus4/G [X 3 5 3 6 3] G Gmaj [3 2 0 0 0 3] G Gmaj [3 2 0 0 0 3] G Gmaj [3 2 0 0 0 3] G Gmaj [3 5 5 4 3 3] G Gmaj [3 5 5 4 3 3] G Gmaj [X X 0 0 0 3] G#5 Gaug [3 X 1 0 0 0 3] G/A [3 3 0 0 0 0 3] G/C [3 3 0 0 0 0 3] G/C [3 3 0 0 0 0 3] G/C [3 3 0 0 0 0 0 3] G/E [0 2 0 0 0 3 0] G/E [0 2 0 0 0 3 0]	Fsus2	Fadd9(no3)	[X	3	3	0	1	1]
Fsus2/A [3 X 3 2 1 1] Fsus2/B [X X 3 2 1 3] Fsus2/Bb [X 3 5 3 6 3] Fsus2/D [3 3 0 0 1 1] Fsus2/E [X 3 3 0 1 0] Fsus2/E [X X 3 0 1 0] Fsus4/G [X 3 5 3 6 3] G Gmaj [3 2 0 0 0 3] G Gmaj [3 2 0 0 0 3] G Gmaj [3 2 0 0 0 3] G Gmaj [3 5 5 4 3 3] G Gmaj [3 5 5 4 3 3] G Gmaj [X X 0 0 0 3] G#5 Gaug [3 X 1 0 0 0 3] G/A [3 3 0 0 0 0 3] G/C [3 3 0 0 0 0 3] G/C [3 3 0 0 0 0 3] G/C [3 3 0 0 0 0 0 3] G/E [0 2 0 0 0 3 0] G/E [0 2 0 0 0 3 0]	Fsus2	Fadd9(no3)	[X	Χ	3	0	1	1]
Fsus2/A [X X 3 2 1 3] Fsus2/B [X 3 3 0 0 3] Fsus2/Bb [X 3 5 3 6 3] Fsus2/D [3 3 0 0 1 1] Fsus2/E [X X 3 0 1 0] Fsus2/E [X X 3 0 1 0] Fsus4/G [X X 3 5 3 6 3] G Gmaj [3 2 0 0 0 3] G Gmaj [3 2 0 0 0 3] G Gmaj [3 5 5 4 3 3] G Gmaj [3 5 5 4 3 3] G Gmaj [X X 0 0 0 3] G Gmaj [X X 0 7 8 7] G Gmaj [X X 0 0 0 3] G Gmaj [X X 0 7 8 7] G#5 Gaug [3 X 1 0 0 3] G/A [3 2 0 0 0 0 3] G/A [3 3 0 0 0 0 3] G/C [X X 0 0 0 0 3] G/C [X X 0 0 0 0 3] G/C [X X 0 0 0 0 3] G/E [0 2 0 0 0 3 0]			Γ3	Χ	3	2	1	11
Fsus2/Bb [X 3 3 0 0 3] Fsus2/Db [3 3 0 0 1 1] Fsus2/D [3 3 0 0 1 1] Fsus2/E [X 3 3 0 1 0] Fsus2/E [X 3 3 0 1 0] Fsus4/G [X 3 5 3 6 3] G Gmaj [3 2 0 0 0 3] G Gmaj [3 2 0 0 0 3] G Gmaj [3 5 5 4 3 3] G Gmaj [3 5 5 4 3 3] G Gmaj [X 5 5 4 3 3]								
Fsus2/Bb [X 3 5 3 6 3] Fsus2/D [3 3 0 0 1 1] Fsus2/E [X 3 3 0 0 1 0] Fsus2/E [X X 3 0 1 0] Fsus4/G [X 3 5 3 6 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 5 5 4 3 3] G Gmaj [3 5 5 4 3 3] G Gmaj [X 7 0 4 3 3] G#5 Gaug [X 7 0 0 3] G#5 Gaug [3 2 1 0 0 3] G/A [3 2 0 0 0 0 3] G/C [3 3 0 0 0 0 3] G/C [3 3 0 0 0 0 3] G/C [3 2 0 0 0 0 3] G/C <t< td=""><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td></t<>								
Fsus2/D [3 3 0 0 0 1 1] Fsus2/E [X 3 3 0 0 1 0] Fsus2/E [X X 3 0 1 0] Fsus4/G [X 3 5 3 6 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 5 5 4 3 3] G Gmaj [3 X 0 0 0 0 3] G Gmaj [X X 0 4 3 3] G Gmaj [X X 0 7 8 7] G#5 Gaug [3 2 1 0 0 3] G#5 Gaug [3 X 1 0 0 3] G/A [3 0 0 0 0 0 3] G/A [3 2 0 2 0 3] G/C [3 3 0 0 0 0 3] G/C [3 3 0 0 0 0 3] G/E [0 2 0 0 0 0] G/E [0 2 0 0 3 0]								
Fsus2/E [X X 3 3 0 1 0] Fsus2/E [X X 3 0 1 0] Fsus4/G [X 3 5 3 6 3] G Gmaj [3 2 0 0 0 3 3] G Gmaj [3 5 5 4 3 3] G Gmaj [3 X 0 0 0 0 3] G Gmaj [X 5 5 4 3 3] G Gmaj [X X 0 4 3 3] G Gmaj [X X 0 7 8 7] G#5 Gaug [3 2 1 0 0 3] G#5 Gaug [3 X 1 0 0 3] G/A [3 0 0 0 0 0 3] G/A [3 2 0 2 0 3] G/C [X 3 0 0 0 0 3] G/E [0 2 0 0 3 0]								3 J
Fsus2/E [X X 3 0 1 0] Fsus4/G [X 3 5 3 6 3] G Gmaj [3 2 0 0 3 3] G Gmaj [3 5 5 4 3 3] G Gmaj [3 X 0 0 0 3] G Gmaj [X 5 5 4 3 3] G Gmaj [X 7 0 7 8 7] G#5 Gaug [3 2 1 0 0 3] G#5 Gaug [3 2 1 0 0 3] G/A [3 2 0 0 0 0 3] G/C [3 3 0 0 0 0 3] G/C [3 3 0 0 0 0 3] G/C [X 3 0 0 0 0 3] G/E [0 2 0 0 0 0 3] G/E [0 2 0 0 0 3] G/E [0 2 0 0 0 3] G/C [0 2 0 0 0							_ <u>_</u>	T]
Fsus4/G [X 3 5 3 6 3] G Gmaj [3 2 0 0 0 3] G Gmaj [3 2 0 0 3] G Gmaj [3 5 5 4 3] G Gmaj [3 X 0 0 0 0 3] G Gmaj [X 5 5 4 3 3] G Gmaj [X X 0 4 3 3] G Gmaj [X X 0 4 3 3] G Gmaj [X X 0 7 8 7] G#5 Gaug [3 2 1 0 0 3] G/A [3 2 0 0 0 3] G/A [3 2 0 0 0 0 3] G/C [3 3 0 0 0 0 3] G/C [3 3 0 0 0 0 3] G/C [3 3 0 0 0 0 3] G/E [0 2 0 0 0 3]							1	0]
G Gmaj [3 2 0 0 0 3] G Gmaj [3 5 5 4 3 3] G Gmaj [3 5 5 4 3 3] G Gmaj [x 5 5 4 3 3] G Gmaj [x 5 5 4 3 3] G Gmaj [x x 0 4 3 3] G Gmaj [x x 0 7 8 7] G#5 Gaug [3 2 1 0 0 3] G/A [3 2 1 0 0 3] G/A [3 2 0 2 0 3] G/C [3 3 0 0 0 0 3] G/C [3 3 0 0 0 0 3] G/C [x 3 0 0 0 0 3] G/E [0 2 0 0 0 3 0] G/E [0 2 0 0 0 3 0] G/E [0 2 0 0 3 0] G/E [0 2 0 0 3 3] G/E [0 2 0 0 3 3]	Fsus2/E		ĮΧ	Х	3	0		0]
G Gmaj [3 2 0 0 3 3] G Gmaj [3 5 5 4 3 3] G Gmaj [3 X 0 0 0 0 3] G Gmaj [X 5 5 4 3 3] G Gmaj [X X 0 4 3 3] G Gmaj [X X 0 7 8 7] G#5 Gaug [3 2 1 0 0 3] G/A [3 X 1 0 0 3] G/A [3 0 0 0 0 3] G/C [3 3 0 0 0 0 3] G/C [X 3 0 0 0 0 3] G/E [0 2 0 0 0 0 0] G/E [0 2 0 0 3 0]	Fsus4/G		[X	3	5	3	6	3]
G Gmaj [3 2 0 0 3 3] G Gmaj [3 5 5 4 3 3] G Gmaj [3 X 0 0 0 3] G Gmaj [X 5 5 4 3 3] G Gmaj [X X 0 4 3 3] G Gmaj [X X 0 7 8 7] G#5 Gaug [3 2 1 0 0 3] G/A [3 0 0 0 0 3] G/A [3 0 0 0 0 3] G/C [3 3 0 0 0 0 3] G/C [3 3 0 0 0 0 3] G/E [0 2 0 0 0 0] G/E [0 2 0 0 0 3] G/E [0 2 0 0 3 0]	G	Gmaj	[3	2	0	0	0	3]
G Gmaj [3 5 5 4 3 3] G Gmaj [3 X 0 0 0 3] G Gmaj [X 5 5 4 3 3] G Gmaj [X X 0 4 3 3] G Gmaj [X X 0 7 8 7] G#5 Gaug [3 2 1 0 0 3] G/A [3 0 0 0 0 3] G/A [3 2 0 2 0 3] G/C [3 3 0 0 0 3] G/C [3 3 0 0 0 3] G/E [0 2 0 0 0 0] G/E [0 2 0 0 3 0] G/E [0 2 0 0 3 0] G/E [0 2 2 0 3 3] G/E [0 2 2 0 3 3]		Gmaj	[3	2	0	0	3	3]
G Gmaj [3 x 0 0 0 3] G Gmaj [x 5 5 4 3 3] G Gmaj [x x 0 4 3 3] G Gmaj [x x 0 7 8 7] G#5 Gaug [3 2 1 0 0 3] G/A [3 0 0 0 0 3] G/A [3 2 0 2 0 3] G/C [3 3 0 0 0 0 3] G/C [x 3 0 0 0 0 3] G/E [0 2 0 0 0 0] G/E [0 2 0 0 0 3 0] G/E [0 2 0 0 3 0] G/E [0 2 0 0 3 0] G/E [0 2 0 0 3 3]			٢3	5	5	4	3	3 1
G Gmaj [X 5 5 4 3 3] G Gmaj [X X 0 4 3 3] G Gmaj [X X 0 7 8 7] G#5 Gaug [3 2 1 0 0 3] G/A [3 X 1 0 0 3] G/A [3 2 0 2 0 3] G/C [3 3 0 0 0 0 3] G/C [X 3 0 0 0 0 3] G/E [0 2 0 0 0 0] G/E [0 2 0 0 3 0] G/E [0 2 0 0 3 0] G/E [0 2 2 0 3 0] G/E [0 2 2 0 3 3]				X	0	0		
G Gmaj [X X 0 4 3 3] G Gmaj [X X 0 7 8 7] G#5 Gaug [3 2 1 0 0 3] G#5 Gaug [3 X 1 0 0 3] G/A [3 0 0 0 0 0 3] G/A [3 2 0 2 0 3] G/C [X 3 0 0 0 3] G/C [X 3 0 0 0 3] G/E [0 2 0 0 0 3 0] G/E [0 2 0 0 3 0] G/E [0 2 0 0 3 0] G/E [0 2 2 0 3 0] G/E [0 2 2 0 3 3]								
G Gmaj [X X 0 7 8 7] G#5 Gaug [3 2 1 0 0 3] G#5 Gaug [3 X 1 0 0 3] G/A [3 0 0 0 0 0 3] G/C [3 3 0 0 0 0 3] G/C [X 3 0 0 0 0 3] G/E [0 2 0 0 0 0] G/E [0 2 0 0 3 0] G/E [0 2 0 0 3 0] G/E [0 2 2 0 3 3] G/E [0 2 2 0 3 3]								
G#5 Gaug [3 2 1 0 0 3] G#5 Gaug [3 X 1 0 0 3] G/A [3 0 0 0 0 0 3] G/C [3 3 0 0 0 3] G/C [X 3 0 0 0 3] G/E [0 2 0 0 0 0] G/E [0 2 0 0 3 0] G/E [0 2 2 0 3 0] G/E [0 2 2 0 3 3]					0			2]
G#5 Gaug [3 X 1 0 0 3] G/A [3 0 0 0 0 3] G/A [3 2 0 2 0 3] G/C [3 3 0 0 0 3] G/C [X 3 0 0 0 3] G/E [0 2 0 0 0 0] G/E [0 2 0 0 3 0] G/E [0 2 2 0 3 0] G/E [0 2 2 0 3 3]					0			/]
G/A [3 0 0 0 0 0 3] G/A [3 2 0 2 0 3] G/C [3 3 0 0 0 3] G/C [X 3 0 0 0 3] G/E [0 2 0 0 0 0] G/E [0 2 0 0 3 0] G/E [0 2 2 0 3 0] G/E [0 2 2 0 3 3]		Gaug		2	1	0	0	3]
G/A [3 2 0 2 0 3] G/C [3 3 0 0 0 3] G/C [X 3 0 0 0 3] G/E [0 2 0 0 0 0] G/E [0 2 0 0 3 0] G/E [0 2 2 0 3 0] G/E [0 2 2 0 3 3]	G#5	Gaug	[3	Χ	1	0	0	3]
G/C [3 3 0 0 0 3] G/C [X 3 0 0 0 3] G/E [0 2 0 0 0 0] G/E [0 2 0 0 3 0] G/E [0 2 2 0 3 0] G/E [0 2 2 0 3 3]	G/A		[3	0	0	0	0	3]
G/C [3 3 0 0 0 3] G/C [X 3 0 0 0 3] G/E [0 2 0 0 0 0] G/E [0 2 0 0 3 0] G/E [0 2 2 0 3 0] G/E [0 2 2 0 3 3]	G/A		[3	2	0	2	0	3]
G/C [X 3 0 0 0 3] G/E [0 2 0 0 0 0] G/E [0 2 0 0 3 0] G/E [0 2 2 0 3 0] G/E [0 2 2 0 3 3]			[3	3	0	0	0	3]
G/E [0 2 0 0 0 0] G/E [0 2 0 0 3 0] G/E [0 2 2 0 3 0] G/E [0 2 2 0 3 3]								3 1
G/E [0 2 0 0 3 0] G/E [0 2 2 0 3 0] G/E [0 2 2 0 3 3]								
G/E [0 2 2 0 3 0] G/E [0 2 2 0 3 3]								
G/E [0 2 2 0 3 3]								
G/E [X X 0 9 8 7]								3]
	G/E		ĮΧ	Х	0	9	8	7]

שם האקורד	שם אלטרנטיבי	[E	Α	D	G	В	e]
G/E		[X	Х	2	4	3	3]
G/E		[0	Χ	0	0	0	0]
G/F		[1	Χ	0	0	0	3]
G/F		[3	2	0	0	0	1]
G/F		[X	Χ	0	0	0	1]
G/Gb		[2	2	0	0	0	3]
G/Gb		[2	2	0	0	3	3]
G/Gb		[3	2	0	0	0	2]
G/Gb		[X	Χ	4	4	3	3]
G5	G(no 3rd)	[3	5	5	Х	Х	3]
G5	G(no 3rd)	[3	Χ	0	0	3	3]
G6		[0	2	0	0	0	0]
G6		[0	2	0	0	3	0]
G6		[0	2	2	0	3	0]
G6		[0	2	2	0	3	3]
G6		[X	Χ	0	9	8	7]
G6		[X	Χ	2	4	3	3]
G6		[0	Χ	0	0	0	0]
G6/add9	G6/9	[0	0	0	0	0	0]
G6/add9	G6/9	[0	0	0	0	0	3]
G6/add9	G6/9	[3	X	0	2	0	0]
G7	Gdom 7	[1	X	0	0	0	3]
G7	Gdom 7	[3	2	0	0	0	1]
G7	Gdom 7	[X	X	0	0	0	11
G7/add11	G7/11	[X	3	0	0	0	11
G7sus4		[3	3	0	0	1	11
G9	Gdom 9	[X	0	0	0	0	1]
G9	Gdom 9	[X	2	3	2	3	3]
Gadd9	G2	[3	0	0	0	0	3]
Gadd9	G2	[3	2	0	2	0	3]
Gaug/E		[3	. <u>-</u> .	1	0	0	0]
Gaug/E		ſΧ	X	1	0	0	01
Gb	Gbmaj	[2	4	4		2	2]
Gb	Gbmaj	[X		4		2	2]
Gb	Gbmaj	[X	X		3	2	2]
Gb#5	Gbaug	[X	X		3	3	2]
Gb/Ab		[X	X	4	3	2	4]
Gb/E		[2	4	2	3	2	2]
Gb/E		[X	X	4	3	2	0]
Gb/Eb		[X				2	2]
Gb/F		[X					2]
Gb6		[X	X				2]
Gb7	Gbdom 7	[2	4	2	3	2	2]
Gb7	Gbdom 7	[X	X		3	2	01
Gb7(#5)		[2		4	3	3	01
Gb7/#9		[X	0	4	3	2	0]
Gb7sus4		[X	4	4	4	X	0]
Gbadd9	Gb2	[X				2	4]
Gbaug/E		[2	X		3	3	0]
Gbdim/D		[X	5	7	5	7	2]
Gbdim/D		[X	0	0	2	1	2]
Gbdim/D		[X		X	2	3	2]
Gbdim/D		[X	5	7	5	7	5]
Gbdim/E		[X		2	2	1	2]
CDGTIII/ E		ιΛ					ر ک

Gbdim/E [X X 2 2 1 2] Gbdim/Eb [X X 1 2 1 2] Gbdim7 [X X 1 2 1 2] Gbm [2 4 4 2 2 2] Gbm [X 4 4 2 2 2] Gbm [X X 4 2 2 2] Gbm/D [X X 0 2 2 2] Gbm/E [0 0 2 2 2 2] Gbm/E [0 X 4 2 2 0] Gbm/E [2 X 2 2 2 0] Gbm/E [X 0 4 2 2 0]
Gbdim/Eb [X X 1 2 1 2] Gbdim7 [X X 1 2 1 2] Gbm [2 4 4 2 2 2] Gbm [X X 4 2 2 2] Gbm [X X 4 2 2 2] Gbm/D [X X 0 2 2 2] Gbm/E [0 0 2 2 2 2 2] Gbm/E [0 X 4 2 2 0] Gbm/E [2 X 2 2 2 0]
Gbdim7 [X X 1 2 1 2] Gbm [2 4 4 2 2 2] Gbm [X 4 4 2 2 2] Gbm [X X 4 2 2 2] Gbm/D [X X 0 2 2 2] Gbm/E [0 0 2 2 2 2] Gbm/E [0 X 4 2 2 0] Gbm/E [2 X 2 2 2 0]
Gbm [2 4 4 2 2 2] Gbm [X 4 4 2 2 2] Gbm [X X 4 2 2 2] Gbm/D [X X 0 2 2 2] Gbm/E [0 0 2 2 2 2] Gbm/E [0 X 4 2 2 0] Gbm/E [2 X 2 2 2 0]
Gbm [X 4 4 2 2 2] Gbm [X X 4 2 2 2] Gbm/D [X X 0 2 2 2] Gbm/E [0 0 2 2 2 2] Gbm/E [0 X 4 2 2 0] Gbm/E [2 X 2 2 2 0]
Gbm [X X 4 2 2 2] Gbm/D [X X 0 2 2 2] Gbm/E [0 0 2 2 2 2] Gbm/E [0 X 4 2 2 0] Gbm/E [2 X 2 2 2 0]
Gbm/D [X X 0 2 2 2] Gbm/E [0 0 2 2 2 2] Gbm/E [0 X 4 2 2 0] Gbm/E [2 X 2 2 2 0]
Gbm/E [0 0 2 2 2 2 2] Gbm/E [0 X 4 2 2 0] Gbm/E [2 X 2 2 2 0]
Gbm/E [0 X 4 2 2 0] Gbm/E [2 X 2 2 2 0]
Gbm/E [2 X 2 2 2 0]
Gbm/E [X 0 4 2 2 0]
Gbm/E [X X 2 2 2 2]
Gbm7 [0 0 2 2 2 2]
Gbm7 [0 X 4 2 2 0]
Gbm7 [2 X 2 2 2 0]
Gbm7 [X 0 4 2 2 0]
Gbm7 [X X 2 2 2 2]
Gbm7(b5) Gbo7 [X 0 2 2 1 2]
Gbm7/b9 [0 0 2 0 2 2]
Gbmaj7 Gb#7 [X X 3 3 2 2]
Gbsus Gbsus4 [X 4 4 4 2 2]
Gbsus2/Bb [X X 4 3 2 4]
Gbsus4/E [X 4 4 4 X 0]
Gdim/E [X 1 2 0 2 0]
Gdim/E [X X 2 3 2 3]
Gdim/Eb [X 1 1 3 2 3]
Gdim/Eb [X 6 8 6 8 6]
Gdim/Eb [X X 1 3 2 3]
Gdim7 [X 1 2 0 2 0]
Gdim7 [X X 2 3 2 3]
Gm [3 5 5 3 3 3]
Gm [X X 0 3 3 3]
Gm/E [3 X 0 3 3 0]
Gm/F [3 5 3 3 3 3]
Gm/F [X X 3 3 3 3]
Gm13 [0 0 3 3 3 3]
Gm6 [3 X 0 3 3 0]
Gm7 [3 5 3 3 3]
Gm7 [X X 3 3 3 3]
Gm7/add11 Gm7/11 [X 3 3 3 3]
Gm9 [3 5 3 3 3 5]
Gmaj7 G#7 [2 2 0 0 0 3]
Gmaj7 G#7 [2 2 0 0 3 3]
Gmaj7 G#7 [3 2 0 0 0 2]
Gmaj7 G#7 [X X 4 4 3 3]
Gsus Gsus4 [X 3 0 0 3 3]
Gsus Gsus4 [X 3 5 5 3 3]
Gsus Gsus4 [X 5 5 5 3 3]
Gsus2 Gadd9(no3) [3 0 0 0 3 3]
Gsus2 Gadd9(no3) [X 0 0 0 3 3]
Gsus2 Gadd9(no3) [X X 0 2 3 3]

שם האקורד	שם אלטרנטיבי	[E A D G B e]
Gsus2/B		[3 0 0 0 0 3]
Gsus2/B		[3 2 0 2 0 3]
Gsus2/C		[X 5 7 5 8 3]
Gsus2/C		[X X 0 2 1 3]
Gsus2/E		[X 0 2 0 3 0]
Gsus2/E		[X 0 2 0 3 3]
Gsus2/E		[X 0 2 2 3 3]
Gsus2/E		[5 0 0 0 3 0]
Gsus2/Gb		[5 X 4 0 3 5]
Gsus2/Gb		[3 X 0 2 3 2]
Gsus4/A		[X 5 7 5 8 3]
Gsus4/A		[X X 0 2 1 3]
Gsus4/B		[3 3 0 0 0 3]
Gsus4/B		[X 3 0 0 0 3]
Gsus4/E		[3 X 0 0 1 0]
Gsus4/E		[X 3 0 0 1 0]
Gsus4/E		[X 3 2 0 3 0]
Gsus4/E		[X 3 2 0 3 3]
Gsus4/E		[X X 0 0 1 0]
Gsus4/E		[X X 0 5 5 3]
Gsus4/E		[X 5 5 5 X 0]
Gsus4/F		[3 3 0 0 1 1]