

作业纸正反面可答题但此区域（装订线外）正反面均不能答题

# 武汉工程大学 计算机科学与工程学院

课程名称	数字逻辑	章节内容	时序逻辑电路分析与设计			教师签名	
专业班级		姓名		学号		成绩	

## 一、 分析题（60 分，每小题 20 分）

1、由两个 JK 触发器组成的电路如下图所示，触发器初始状态为 0，试画出在 A、CP 作用下  $Q_1$ ， $Q_2$  的输出波形。

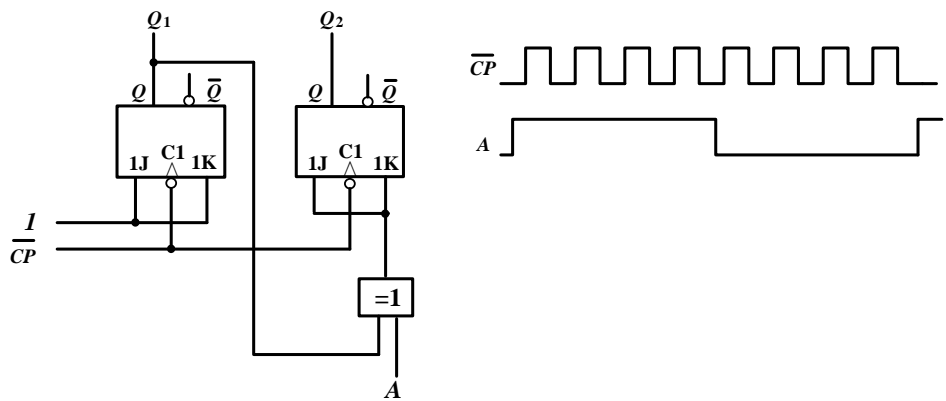
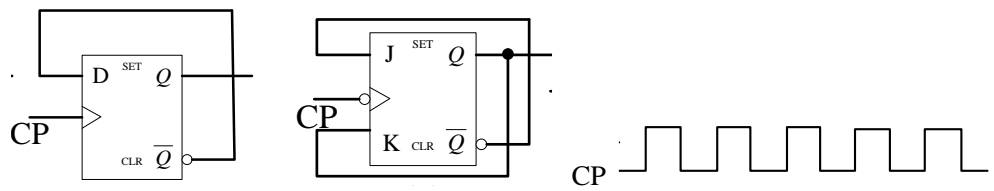


图 1

2、分析下图所示的时序逻辑电路。试画出下列各触发器 Q 端在初态为 0 条件下的波形。CP 端接图示波形。



线

- 

## 共 页

2、用 JK 触发器设计一个同步六进制计数器。

装

订

线

作业纸正反面可答题但此区域（装订线外）正反面均不能答题