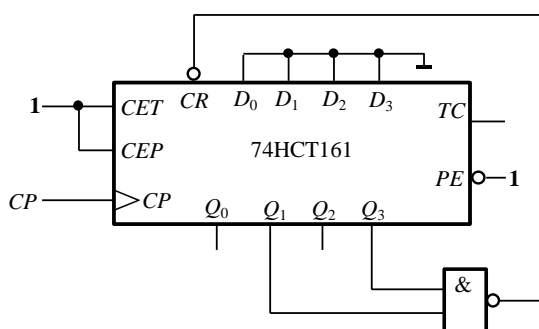
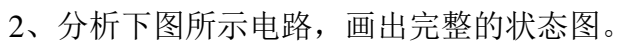


装

订

线



二、 设计题 （60 分，每小题 20 分）

1、试用 74LS161 设计一个模 10（即 10 进制）加计数器。解题时应先画出状态图，最终画出电路图。

2、试用 74LS161 设计一个模 13（即 13 进制）加计数器。解题时应先画出状态图，最终画出电路图。

作业纸正反面可答题但此区域（装订线外）正反面均不能答题

装

订

线

武汉工程大学 计算机科学与工程学院

- 3、试用 74LS161 设计一个模 5（即 5 进制）加计数器，要求用两种方法实现：（1）计数初值为 0000；（2）计数初值为 0100。解题时应先画出状态图，写出必要的表达式，最终画出电路图。

作业纸正反面可答题但此区域（装订线外）正反面均不能答题

装

订

线