湖北省计算机类专业人才培养合作联盟联合考试 期末考试试卷参考答案及评分标准 2017-2018 学年第 2 学期

课程名称: 计算机组成原理 试卷类: B卷 共 2 页

一、 单项选择题【每小题 2 分,共 20 分】

题号	1	2	3	4	5	6	7	8	9	10
答案	В	В	D	D	D	A	С	C	С	D

二、填空题【每空1分,共20分】

- 1. 定点,浮点; 2. 顺序,半顺序;
- 3. 顺序, 跳跃 4. 42, 8;
- 5. 19, 8 6. 17, 32KB.
- 7. 集中式、分布式 8. 传输速度、MB/s
- 9. 关中断、保护 PC 10. 硬件、软件

三、计算题【共40分】

1. 【10分】解:

[X]*=11. 0101000 [Y]*=00. 0100100 [-2*Y]*=11. 0111000 (2分) (1) [X+Y]*=11. 1110100 没有溢出 (4分)

(1) [X+Y]_{*}=11. 1110100 没有溢出
(2) [X-2*Y]_{*}=10. 1100000 有下溢出

2. 【10分】解:

(1) 道容量=184000/(4800/60)=2300B (3分)

总容量=4*250*2300=23*10⁵B; (3分)

(4分)

(2) 平均等待时间=1/(2*4800/60)=6.25ms。 (4分)

3. 【10分】解: 命中率 H=3850/(3850+150)=0.9625 (4分)

(1) Ta=0. 9625*40+(1-0.9625)*200=46 (ns) (3 %)

(2) E=tc/ta=40/46=86.96% (3分)

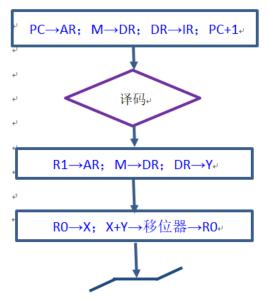
4. 【10分】解:

(1) CK = (20*4)/(4+20-1)=3.48 (5分)

(2) $TP=20/(4+20-1)*100=0.870*10^7$ (指令/秒) (5分)

四、应用题【每小题 10 分, 共 20 分】

- 1、解: (1)【3分】 1—ALU; 2-IR (指令寄存器器); 3-AR (地址寄存器);
- (2)【7分】 如下图所示。【建议得分点为:三个矩形框每个2分,可根据框中操作点给分;菱形框和公操作共1分。】



- 2、解: (1)【5分】该存储器由 4片 8K*8 位的 SRAM 芯片经过字扩展而成,16 根地址总线中的低 13 根 $(A12^{\sim}A0)$ 跟芯片的地址引脚相连,高三位地址 A15、A14、A13 经过3-8 译码器产生 8 根译码输出 (y0-y7),其中 y2、y3、y4、y5 四根译码线分别连接 4个 SRAM 芯片的片选控制端,选择 4个 SRAM 芯片,8 根数据总线与 4个芯片的 8 根数据引脚对应相连。
- (2)【5分】简图如下图所示。【**建议**得分点为:四个芯片和一个译码器共1分,数据线连接和地址低13位连接共1分,高3位连接1分,译码输出线连接1分,读写控制线连接1分。】

