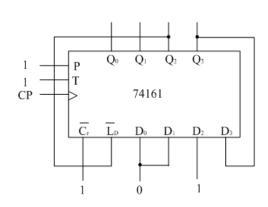
武汉工程大学 计算机科学与工程学院

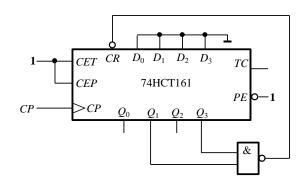
课程名称	数字逻辑	章节内容	中规模计数器应用		教师签名	
专业班级		姓名	学号		成绩	

一、 分析题(40分,每小题20分)

1、分析下图所示电路, 画出完整的状态图。



2、分析下图所示电路, 画出完整的状态图。



装

订

į

线

页

订

装

武汉工程大学 计算机科学与工程学院

- 二、 设计题 (60分,每小题20分)
 - 1、试用 74LS161 设计一个模 10(即 10 进制)加计数器。解题时应先画出状态图,最终画出电路图。

2、试用 74LS161 设计一个模 13(即 13 进制)加计数器。解题时应先画出状态图,最终画出电路图。

线

武汉工程大学 计算机科学与工程学院

3、试用 74LS161 设计一个模 5 (即 5 进制)加计数器,要求用两种方法实现: (1)计数 初值为 0000; (2)计数初值为 0100。解题时应先画出状态图,写出必要的表达式,最终画出电路图。

装

订

线

第 页 共 页