

## 2. (a)

**aig vs. strash:**

將兩者以 **show** 指令表示後發現，二者皆是 **directed acyclic graph**。

但 **aig** 的圖每個 **node** 容許多於二個以上的 **fan in**，並有特定的 **function**，來規範 **input**、**output**。

而 **strash** 是每個 **node** 皆為兩個 **fan in**，以虛線表示有 **inverter**，最後接到 **node** 代表 **and**。

**bdd vs. collapse:**

兩者以 **show\_bdd** 指令表示後，皆出現 **bdd**。

**bdd** 指令只出現兩層 **input**，而 **collapse** 則是會列出每一個 **input**。

## (b)

打上指令“**logic**”，就能轉換成 **SOP**。